

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A611A/J	Rev.	第1版
題名	サンプリングレートコンバータ (SRC) の使用上の注意事項		情報分類	技術情報	
適用製品	R5S72630P200FP	対象ロット等	関連資料	SH7263 グループハードウェアマニュアル (RJJ09B0284-0100 Rev.1.00)	
	R5S72631P200FP	全ロット			
	R5S72632P200FP				
	R5S72633P200FP				

上記適用製品に内蔵されているサンプリングレートコンバータ (SRC) において、使用上の注意事項がありますのでご連絡いたします。

○ フラッシュ処理について

SRC 制御レジスタ (SRCCTRL) の FL ビットに 1 が書き込まれると、SRC はそれまでに入力されたデータの終点以降に 0 データを付加して変換処理を行います。フラッシュ処理は、オーディオデータの終点となるデータの入力が完了し、後続するデータが存在しない場合に行ってください。

また、フラッシュ処理を実行した後に、再度、変換処理を行う場合は、下記のいずれかの動作によって内部ワークメモリをクリアしてください。

- ・ SRCCTRL の CL ビットに 1 を書き込む
- ・ SRCCTRL の SRCEN ビットに 0 を書き込んだ後に、1 を書き込む