

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A699A/J	Rev.	第1版
題名	リセット解除時の NMI 端子処理について		情報分類	技術情報	
適用製品	SH7243 全製品 SH7285 全製品 SH7286 全製品	対象ロット等	関連資料	SH7280 グループ ハードウェアマニュアル Rev.1.00 RJJ09B0366-0100	
		全ロット			

SH7243、SH7285、SH7286 の各シリーズにおいて、NMI 割り込みの不具合が判明しましたのでご案内致します。お手数をお掛けしますが、本内容をご配慮の上、ご使用くださいますよう宜しくお願い申し上げます。

敬具

- 記 -

1. 不具合内容

SH7243、SH7285、SH7286 の各シリーズにおいて、リセット解除時に NMI 端子を Low 入力していた場合、NMI 入力にエッジが無いにもかかわらず、リセット解除直後に NMI 立下りエッジを誤検出してしまい、NMI 割り込みが発生してしまいます。

2. 対応策

2.1 暫定対策

リセット中、およびリセット解除してから 3t_{cyc} 後までは、NMI 端子を High 側に固定してください。

2.2 恒久対策

対象製品のチップ改訂を実施致します。恒久対策版の提供時期は、2009年3月以降順次予定しています。詳細につきましては別途ご案内致します。

以上