

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A892A/J	Rev.	第1版
題名	バスステートコントローラ(BSC)の SDRAM モードレジスタ説明の追加		情報分類	技術情報	
適用製品	・SH7286 グループ	対象ロット等	関連資料	・SH7280 グループ、SH7243 グループ ユーザーズマニュアル ハードウェア編 Rev.3.00(R01UH0229JJ0300)	
		全ロット			

上記適用製品に内蔵されているバスステートコントローラ (BSC) に於いて、SDRAM モードレジスタの説明の追加がございますので連絡いたします。

SDRAM モードレジスタの説明

9.5.6 SDRAM インタフェース

【追加】

表9.18 SDRAM モードレジスタライト時のアクセスアドレス

・エリア2設定

バーストリード/シングルライト (バースト長1) の場合

データバス幅	CAS レイテンシ	アクセスアドレス	外部アドレス端子
16 ビット	2	H'FFFC4440	H'0000440
	3	H'FFFC4460	H'0000460
32 ビット*	2	H'FFFC4880	H'0000880
	3	H'FFFC48C0	H'00008C0

バーストリード/バーストライト (バースト長1) の場合

データバス幅	CAS レイテンシ	アクセスアドレス	外部アドレス端子
16 ビット	2	H'FFFC4040	H'0000040
	3	H'FFFC4060	H'0000060
32 ビット*	2	H'FFFC4080	H'0000080
	3	H'FFFC40C0	H'00000C0

・エリア3設定

バーストリード/シングルライト(バースト長1)の場合

データバス幅	CAS レイテンシ	アクセスアドレス	外部アドレス端子
16 ビット	2	H'FFFC5440	H'0000440
	3	H'FFFC5460	H'0000460
32 ビット*	2	H'FFFC5880	H'0000880
	3	H'FFFC58C0	H'00008C0

バーストリード/バーストライト(バースト長1)の場合

データバス幅	CAS レイテンシ	アクセスアドレス	外部アドレス端子
16 ビット	2	H'FFFC5040	H'0000040
	3	H'FFFC5060	H'0000060
32 ビット*	2	H'FFFC5080	H'0000080
	3	H'FFFC50C0	H'00000C0

【注】 * 32 ビットバス幅はSH7286 のみです。

モードレジスタ書き込みコマンド発行時の外部アドレス端子は、以下のようになります。

32 ビット幅接続*	A15~A9	0000000 (バーストリード&バーストライト) 0000100 (バーストリード&シングルライト)
	A8~A6	010 (CAS レイテンシ 2)、011 (CAS レイテンシ 3)
	A5	0 (ラップタイプ=シーケンシャル)
	A4~A2	000 (バースト長 1)
16 ビット幅接続	A14~A8	0000000 (バーストリード&バーストライト) 0000100 (バーストリード&シングルライト)
	A7~A5	010 (CAS レイテンシ 2)、011 (CAS レイテンシ 3)
	A4	0 (ラップタイプ=シーケンシャル)
	A3~A1	000 (バースト長 1)

【注】 * 32 ビットバス幅は SH7286 のみです。

以上