

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>

E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A368A/J	Rev.	第1版
題名	H8S/2116 グループ ハードウェアマニュアル LPC インタフェース誤記訂正		情報分類	技術情報	
適用製品	H8S/2116 グループ	対象ロット等	関連資料	H8S/2116グループハードウェアマニュアル (RJJ09B0270-0100 Rev.1.00)	
		全ロット			

H8S/2116 グループハードウェアマニュアルにおいて誤記がございましたので訂正いたします。

H8S/2116 グループ： 16 . LPC インタフェース(LPC)

表1 ハードウェアマニュアル正誤表1

修正箇所	ページ	訂正箇所
16.3.1 ホストインタフェース コントロールレジスタ0、1 (HICR0、HICR1) ・HICR0 ビット6 LPC2E	16-4	・LPC2E (誤) IDR2、ODR2、STR2に関してアドレス (H'0062、66) 一致発生なし。 (正) IDR2、ODR2、STR2に関してアドレス (LADR2) 一致発生なし。
16.3.1 ホストインタフェース コントロールレジスタ0、1 (HICR0、HICR1) ・HICR0 ビット5 LPC1E	16-4	・LPC1E (誤) IDR1、ODR1、STR1に関してアドレス (H'0060、64) 一致発生なし。 (正) IDR1、ODR1、STR1に関してアドレス (LADR1) 一致発生なし。
16.4.1 LPCインタフェースの 起動 2.	16-33	(誤) チャンネル4を使用する場合は、LADR4を設定してI/Oアドレスを決定します。 (正) チャンネル1、2、4を使用する場合は、LADR1、LADR2、LADR4を設定してI/Oアドレスを決定します。
16.4.1 LPCインタフェースの 起動 3.	16-33	(誤) チャンネル3を使用する場合は、LADR3を設定してチャンネル3のI/Oアドレスおよび双方向レジスタの使用の有無を決定します。 LPC/FWメモリサイクルを使用する場合は、関連するレジスタを設定します。 (正) チャンネル3を使用する場合は、LADR3を設定してチャンネル3のI/Oアドレスおよび双方向レジスタの使用の有無を決定します。

- 以上 -