

ルネサスIPパートナー ソリューション

株式会社エイシックデザイン

ルネサス IPパートナーソリューション

ご案内

エイシックデザインは1980年代ゲートアレイの開発へ取組んだ時代から2000年代にはルネサスのマイコンSH2AやSH4、H8S他にも各種IP開発にも参画して、長くルネサスの武蔵事業所で勤務した技術者が在籍する会社です。2016年創業の会社で論理回路の設計・検証を請負っています。

画像処理ICやプロセッサ(CPU)の周辺モジュール、センサーなど論理回路の設計・検証、FPGA開発およびネットワークコネクティビティ(*)を主要技術として有しています。

(*)一例として、弊社はETG(EtherCAT Technology Group)の会員です。

会社概要

ASiC Design



本社は福岡県筑紫野市ですが設計拠点である福岡デザインセンターは、福岡市内で企業が集まる百道地区にあります。

住所：

福岡市早良区百道浜3-8-33

福岡システムLSI総合開発センター514

ルネサスIP

ザイリンクスFPGA Spartan®-7の評価ボードを使用して、H8マイコンをIPとして実装しました。

新光商事LSIデザインセンター殿のご協力いただきE10Aエミュレータを接続してH8マイコンのプログラムデバッグを進めています。



問合せ先：

メールアドレス: sasaki@asicdesign.co.jp Tel. 092-980-1222

IDMであるルネサスが提供する高い信頼性と品質

IP製品 (IPライセンス)

より広く、より柔軟に設計資産を提供

ルネサスはデバイスの提供だけでなく、保有する膨大な設計資産をIPライセンスとしてお客様へ提供いたします。**8,000**を超えるIP資産から、より幅広くご活用頂けるIPを選びすぐりラインアップ。これによりお客様は弊社製品では実現出来ない機能の組合せをお客様ご自身のカスタムSoCへ組込んで頂くことが可能になります。



PoCから量産製品まで様々な用途へ提供が可能

1. カスタム製品の開発

ルネサスが提供するIPやサブシステムを導入することで、品質の高いカスタム製品を短TATで開発することが可能。



2. FPGAを活用し先行開発を実現

ルネサスが提供するIPを活用することで、FPGAを用いた初期評価や先行開発が可能。もちろんそのまま量産化可能。



3. ソフトウェア資産の有効活用

ルネサスの汎用デバイスを使用したソフトウェア資産をお持ちのユーザは、IPを活用頂くことでカスタムデバイスでも流用可能。ソフトウェア開発のリソースを大幅削減。

ルネサスが提供するIP製品 3つの特長

多くの半導体製品を提供しているルネサスだから実現できる価値あるIPの提供

① 豊富なIPソリューション

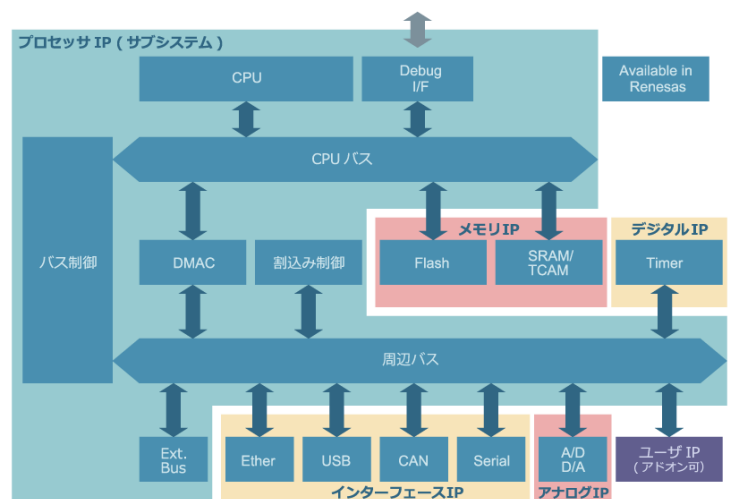
CPUや周辺IPに加え、バス制御、割込制御など複数IPを接続したサブシステムも提供可能。お客様の設計・検証期間を大幅に短縮。

② 高信頼性 / 高品質

設計から製造まで行われルネサスだから実現できる製品の量産実績による高い信頼性と品質。

③ 充実のテクニカルサポート

半導体メーカーのノウハウをベースに、IPの組み込みに向けた手厚い技術サポート。



更なるラインアップ拡充 6グループ80種を超えるIPを提供

<https://www.renesas.com/jp/ja/products/ip-products.html>

IP : intellectual property
 IDM : Integrated Device Manufacturer
 PoC : Proof of Concept
 SoC : System on a chip
 FPGA : Field Programmable Gate Array
 ASIC : Application specific integrated circuit