

RX63Tグループ Renesas Peripheral Driver Library V.2.00へのリビジョンアップのお知らせ

RX63Tグループ Renesas Peripheral Driver LibraryはV.1.02からV.2.00へ リビジョンアップしました。

Renesas Peripheral Driver Libraryの概要は以下のURLで参照ください。

<https://www.renesas.com/driver/rpdl>

1. リビジョンアップ内容

1.1 RX63Tグループ ユーザーズマニュアル Rev.2.00に対応

最新のユーザーズマニュアル Rev.2.00の仕様にあわせて、ライブラリ関数を更新しました。

1.2 対応MCUパッケージの追加

RX63TグループMCUの100ピン、112ピン、120ピンおよび144ピンパッケージに対応しました。

1.3 対応周辺機能の追加

10ビットA/DコンバータおよびD/Aコンバータに対応しました。

1.4 オプションおよび関数の追加

(1) API関数の追加と、オプションの追加および変更

RX63TグループMCUの100ピン、112ピン、120ピンおよび144ピンパッケージへの対応に伴い、下記の周辺機能のAPI仕様を変更しました。このAPI仕様の変更にはAPI関数の追加と、オプションの追加および変更を含みます。

CGC, INTC, IO_PORT, MPC, MCU, LVD, LPC, BSC, DMAC, DTC, POE, GPT, SCI, IIC, SPI, ADC_12

(2) シリアルコミュニケーションインタフェース (SCI) 調歩同期式通信時の連続受信モードオプションの追加

SCI受信関数 (R_SCI_Receive関数) の第2引数に、連続受信オプション "Continuous receive mode" を追加しました。

(3) I2Cバスインタフェース (RIIC) のマスタ送信関数およびマスタ受信関数に10ビットアドレスモードオプションを追加
RIICのマスタ送信関数 (R_IIC_MasterSend関数) の第2引数に、10ビットアドレス送信オプション "Slave address size override" を追加しました。
また、RIICのマスタ受信関数 (R_IIC_MasterReceive関数) の第2引数に、10ビットアドレス送信オプション "Slave address size override" を追加しました。

(4) ADC_12生成関数からのグループBスキャン機能オプションの削除と、ADC_12制御関数へのグループBスキャン機能オプションの追加
ADC_12生成関数 (R_ADC_12_CreateUnit関数) の第2引数から、ADC_12のグループBスキャン優先順位制御オプション "Scan priority control for Group B" を削除しました。
ADC_12制御関数 (R_ADC_12_Control関数) の第1引数に、ADC_12のグループBスキャン優先順位制御オプション "Scan priority control for Group B" を追加しました。

1.5 その他の変更点

その他の変更内容は、Renesas Peripheral Driver Library User's Manualの「Revision History」を参照ください。

2. アップデート方法

以下のページから、サンプルプログラムをダウンロードしてください。

(8月5日サンプルプログラム掲載予定)

<https://www.renesas.com/search/keyword-search.html#genre=sampleprogram&toollayer=300617>

タイトル: RX63T Group Renesas Peripheral Driver Library

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。