

【注意事項】

R20TS0313JJ0100

Rev.1.00

2018.05.16 号

CS+用 RL78 コード生成 (CS+ for CC),
CS+用 RL78 コード生成 (CS+ for CA,CX),
e² studio Code Generator プラグイン,
RL78 コード生成支援ツール AP4

概要

タイトルに記載している製品の使用上の注意事項を連絡します。

1. 未使用端子に対するポート関連レジスタの設定に関する注意事項

1. 未使用端子に対するポート関連レジスタの設定に関する注意事項**1.1 該当製品**

- CS+用 RL78 コード生成 V2.05.00 (CS+ for CC V3.00) 以降
- CS+用 RL78 コード生成 V2.05.00 (CS+ for CA,CX V3.00) 以降
- Code Generator プラグイン V2.0.2 (e² studio V3.0.1.9) 以降
- RL78 コード生成支援ツール AP4 V1.04.00 以降

1.2 該当 MCU

- RL78 ファミリ : RL78/I1D グループ

1.3 内容

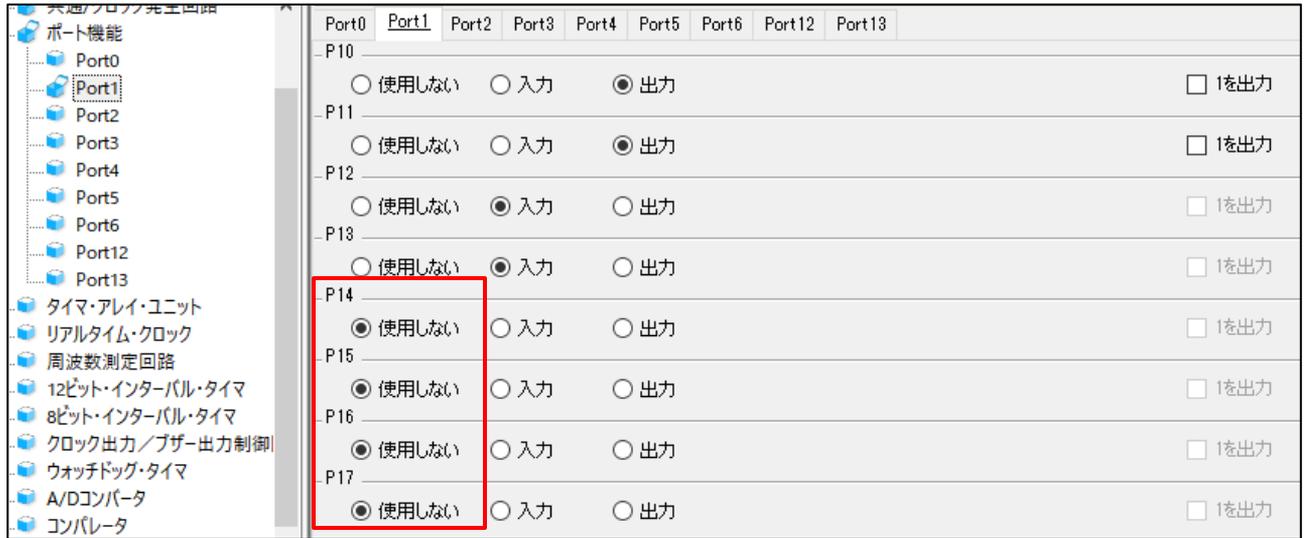
該当製品の「ポート機能」でポートの入出力モードの設定を行った場合、同一ポートの未設定ビットについて以下の不要なレジスタ設定を行います。このため、ポートとして使用しない端子から意図しないデータが出力されます。

- 不要なレジスタ設定
 - ・ポート・モード・レジスタ (PM_{xx}) : 出力モード (0)
 - ・ポート・モード・コントロール・レジスタ (PMC_{xx}) : デジタル入出力 (0)

なお、ポート機能以外の周辺機能として使用しているビットについては、本注意事項は該当しません。

➤ 例：Port1 の設定時

「使用しない」にチェックをしている P14～P17 ビット（赤枠内）が出力ポートの設定になります。



1.4 回避策

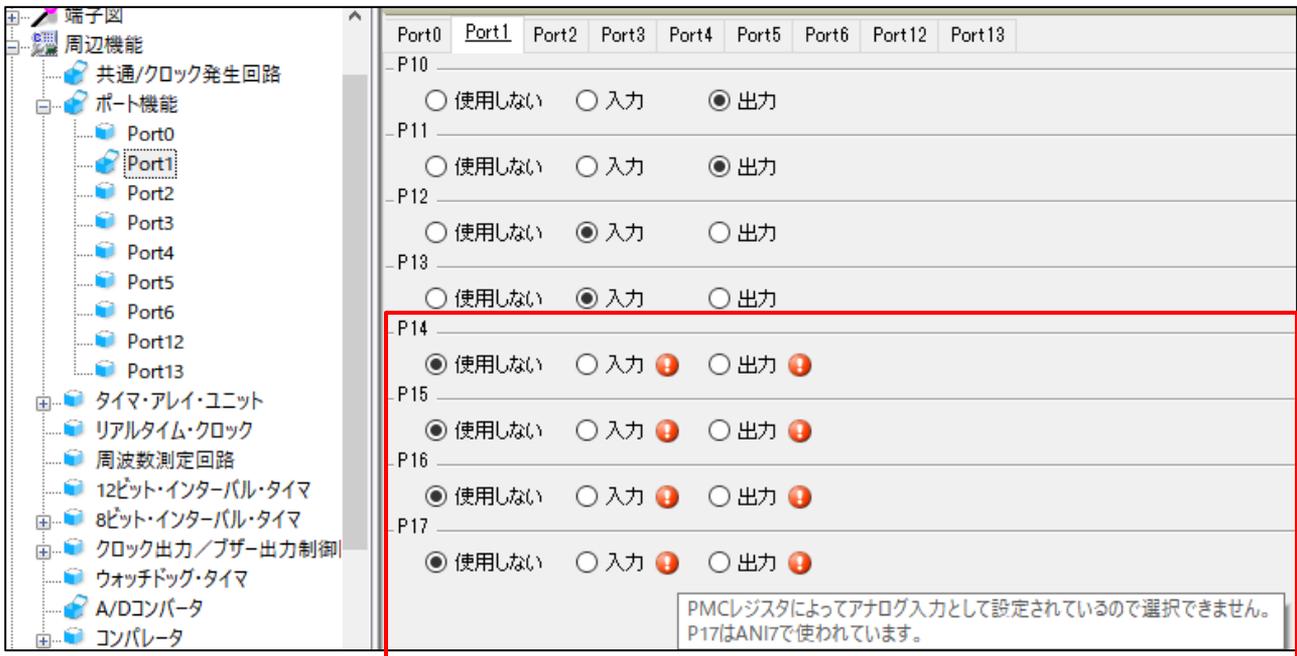
「ポート機能」で「使用しない」にチェックしているビットについて、「入力」または「出力」に設定を変更してください。

なお、ポート機能以外の周辺機能として使用しているビットについては、変更は不要です。

➤ 例：ポート以外の周辺機能使用時の設定

「使用しない」から「入力」または「出力」への変更はできません。

P14～P17 ビットを A/D コンバータのアナログ入力ポートとして使用している場合は、「使用しない」の設定のままで問題ありません。



1.5 恒久対策

今後のバージョンで改修予定です。(2018年7月予定)

以上

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2018.05.16	-	新規発行

ルネサスエレクトロニクス株式会社
 〒135-0061 東京都江東区豊洲 3-2-24 (豊洲フォレシア)

■総合お問い合わせ先
<https://www.renesas.com/contact/>

本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。

ニュース本文中の URL を予告なしに変更または中止することがありますので、あらかじめご承知ください。

すべての商標および登録商標は、それぞれの所有者に帰属します。