

## Renesas Peripheral Driver Library ご使用上のお願い --ポートGのbit7使用時の注意事項--

Renesas Peripheral Driver Libraryの使用上の注意事項を連絡します。

- ポートGのbit7使用時の注意事項

### 1. 該当製品

- RX62N, RX621 Group Renesas Peripheral Driver Library V.1.02

### 2. 内容

該当製品のI/Oポート関連のライブラリ関数において、ポートGのbit7と、その他のbit(0~6)を同時に操作対象とした場合、戻り値が必ずFalseで返され、その操作は無効になります。

発生例 :

```
-----  
/* RPDFL definitions */  
#include "r_pdl_io_port.h"  
/* RPDFL device-specific definitions */  
#include "r_pdl_definitions.h"  
  
void func(void)  
{  
    uint8_t output;  
  
    /* Read the output type */  
    R_IO_PORT_ReadControl(  
        //ポートGのbit7と、その他のbit (0~6) を同時に設定  
        PDL_IO_PORT_G_0 | PDL_IO_PORT_G_7,  
        PDL_IO_PORT_TYPE
```

```
    &output  
);  
}
```

---

### 3. 回避策

ポートGのbit7に対する操作は、その他のbit(0~6)と同時に行なわないでください。

ポートGのbit7の操作は、単独で行なってください。

同時に行ないたい場合は、直接ポートのI/Oレジスタを設定してください。

### 4. 恒久対策

今後のバージョンで改修する予定です。

---

#### [免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。