

Renesas Peripheral Driver Library および Peripheral Driver Generator ご使用上のお願い --USBクロック(UCLK)設定時の注意事項--

Renesas Peripheral Driver Library および Peripheral Driver Generatorの 使用上の注意事項を連絡します。

- USBクロック(UCLK)設定時の注意事項

1. 該当製品

- RX630 Group Renesas Peripheral Driver Library V.1.00
- Peripheral Driver Generator V.2.04以降

2. 内容

システムクロックを設定するR_CGC_Set関数の第9引数(UCLK)に"PDL_NO_DATA"を指定すると、SCKCR2.UCKビット(UCLK選択ビット)とSCKCR2.IEBCKビット(IECLK選択ビット)に正しい値が設定されません。

3. 発生条件

- (1) Renesas Peripheral Driver Libraryの場合
R_CGC_Set関数の第9引数に"PDL_NO_DATA"を指定して呼び出している。
- (2) Peripheral Driver Generatorの場合
RX630グループを使用している、かつ、クロック発生回路の[USBを使用する]をチェックしない状態で生成した関数R_PG_Clock_Setを呼び出している。

4. 回避策

(1) Renesas Peripheral Driver Libraryの場合

R_CGC_Set関数で他のクロックを設定した後、SCKCR2レジスタに直接UCLK, IEBCKの分周設定を行なってください。なお、R_CGC_Set関数の第8引数(IEBCK)、第9引数(UCLK)は"PDL_NO_DATA"を設定してください。

【例】

```
res = R_CGC_Set(PDL_CGC_CLK_MAIN, PDL_CGC_BCLK_DISABLE, 6000000,
               6000000.000000, 6000000.000000, 6000000.000000,
               PDL_NO_DATA,
               PDL_NO_DATA, /* 第8引数にPDL_NO_DATAを指定(IEBCKを設定しない) */
               PDL_NO_DATA); /* 第9引数にPDL_NO_DATAを指定(UCLKを設定しない) */
```

```
res = R_CGC_Set(PDL_CGC_CLK_PLL, PDL_CGC_BCLK_DISABLE, 150000000,
               75000000.000000, 37500000.000000, 37500000.000000,
               PDL_NO_DATA,
               PDL_NO_DATA, /* 第8引数にPDL_NO_DATAを指定(IEBCKを設定しない) */
               PDL_NO_DATA); /* 第9引数にPDL_NO_DATAを指定(UCLKを設定しない) */
```

```
res = R_CGC_Control(PDL_CGC_CLK_PLL, PDL_CGC_OSC_STOP_DISABLE,
PDL_NO_DATA);
```

```
/* 回避策 UCLKとIEBCKを設定する */
```

```
SYSTEM.PRCR.WORD = 0xA501; /* SCKCR2レジスタのプロテクト解除 */
```

```
SYSTEM.SCKCR2.WORD = 0x0012; /* USB機能未使用、IEBCKを4分周に設定する例 */
```

```
if(SYSTEM.SCKCR2.WORD); /* マイコンの注意事項により一度SCKCR2レジスタを読み出す */
```

```
SYSTEM.PRCR.WORD = 0xA500; /* SCKCR2レジスタのプロテクト有効 */
```

(2) Peripheral Driver Generatorの場合

USBクロックを使用しない([USBを使用する]をチェックしない)場合は、R_PG_Clock_Setを呼び出した後に、以下のようにSCKCR2レジスタに値を書き込んでください。GUI上でIEBクロックの分周率を指定した場合も、IEBクロックの分周比に対応した値をレジスタに書き込んでください。

【例】

```
res = R_PG_Clock_Set();
```

```
/* 回避策 UCLKとIEBCKを設定する */
```

```
SYSTEM.PRCR.WORD = 0xA501; /* SCKCR2レジスタのプロテクト解除 */
```

```
SYSTEM.SCKCR2.WORD = 0x0012; /* USB機能未使用、IEBCKを4分周に設定する例 */
```

```
if(SYSTEM.SCKCR2.WORD); /* マイコンの注意事項により一度SCKCR2レジスタ
```

を読み出す */

```
SYSTEM.PRCR.WORD = 0xA500;    /* SCKCR2レジスタのプロテクト有効 */
```

5. 恒久対策

今後のバージョンで改修する予定です。

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.