

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-SH7-A0925A/J	Rev.	1.00
題名	SH7786 2次キャッシュ使用上の注意事項		情報分類	技術情報	
適用製品	SH7786 グループ	対象ロット等	関連資料	SH7786 グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 2010年11月30日発行 (RJJ09B0533-0100)	
		全ロット			

[概要]

SH7786 グループユーザーズマニュアル: Rev.1.00 へ使用上の注意追記

[Priority level]

Importance: "Normal"

Urgency: "Normal"

[Web publication]

N/A (for specific users only)

“これは、見開きページの次の現在 (from) と修正 (to) を比較するための空の調整ページです。”

(PDF ビューアの 2 ページ表示を使用することで、奇数ページ、偶数ページに現在、修正を表示できます。)

[Correction]

1. A.5.4 使用上の注意、付録-51

現在 (from):

なし

修正 (to):

(2) OC アドレスアレイメモリ割り付けライト又は OCBP 命令の注意事項

図 A.14 に示す条件において L2 キャッシュミスが発生し性能低下となる場合があります。

”No”のフローがあれば問題ありません。

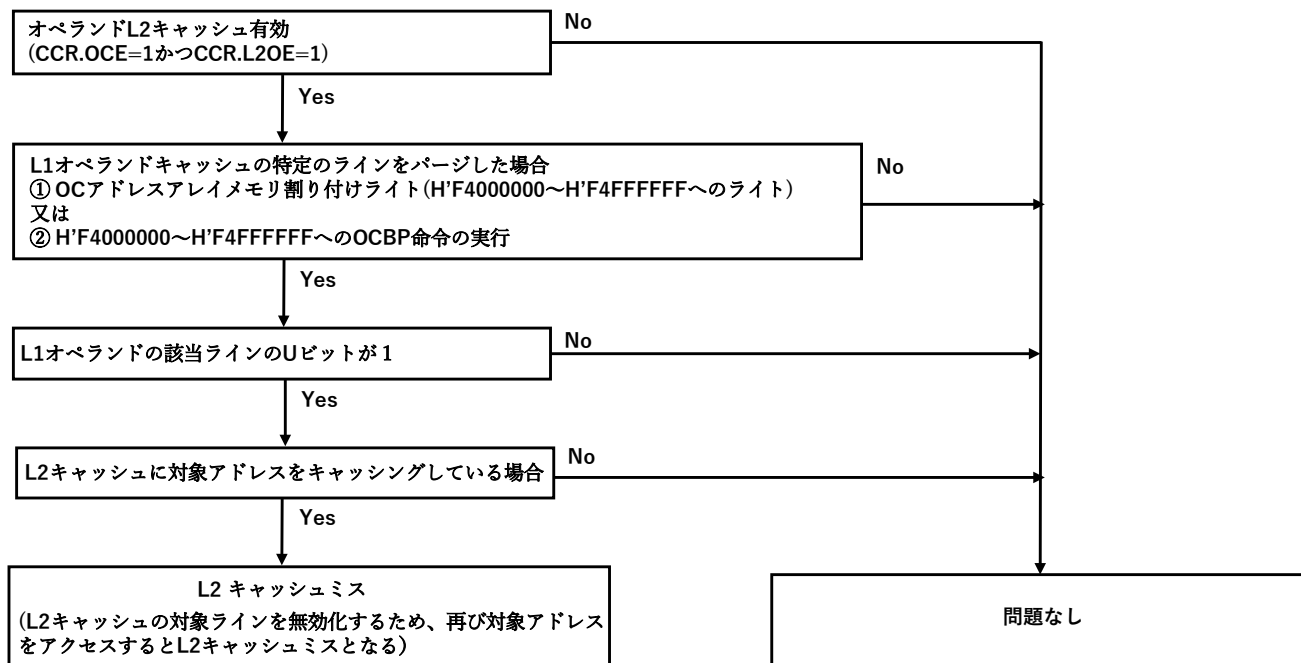


図 A.14 L2 キャッシュミスの発生条件

[Description]

OC アドレスアレイメモリ割り付けライト又は OCBP 命令の注意事項を追加する。

[Reason for Correction]

L2 キャッシュミスが発生し性能低下となる場合を回避するため。

- end of document -