

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

| | | | | | |
|------|---|--------|----------------|---|-----|
| 製品分類 | MPU & MCU | 発行番号 | TN-SH7-A874A/J | Rev. | 第1版 |
| 題名 | SH7450 グループ、SH7451 グループ ユーザーズマニュアル ハードウェア編 正誤表 Rev. B | | 情報分類 | ドキュメント訂正追加など | |
| 適用製品 | SH7450 グループ、SH7451 グループ | 対象ロット等 | 関連資料 | SH7450 グループ、SH7451 グループ ユーザーズマニュアルハードウェア編 Rev. 1.10 (R01UH0286JJ0110) | |

2011年9月20日に発行致しました「SH7450 グループ、SH7451 グループ ユーザーズマニュアル ハードウェア編 Rev.1.10」に、内容の訂正がありましたので、お知らせします。

SH7450 グループ、SH7451 グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 をご利用の際は、添付の正誤表をご利用ください。

なお、添付の正誤表 (Rev.B) には、下記の同マニュアルの正誤表 (Rev.A)、および CAN モジュールに関するユーザーズマニュアルの誤記訂正の内容も記載しています。

- ・テクニカルアップデート TN-SH7-A826A/J: 正誤表 (Rev.A)
- ・テクニカルアップデート TN-SH7-A859A/J: CAN モジュールに関するユーザーズマニュアルの誤記訂正

添付資料：「SH7450 グループ、SH7451 グループ ユーザーズマニュアル ハードウェア編 Rev.1.10」正誤表 Rev.B...9 枚

※下記において、赤字、下線の部分が追加/変更のある部分です。

| Rev. | ページ | 項目 | 内容 | | | | | | | | | | | | | | | | | | | | | | | | |
|---|------------|--|--|----|-----------------|------|------|----|-----|---|-----|---|---|----|-----------------|----|----|------|------|----|-----|--|-----|---|---|----|-----------------|
| Rev.A 追加 | 改訂 記録-8 | 付録 A CPU 動作 モードレジスタ (CPUOPM) | 誤 改訂記録への記載漏れ追加 前版ページ：付録-1 付録 A CPU 動作モードレジスタ (CPUOPM) のリセット後の値を訂正 ・RABD ビットのリセット後の値： <u>1</u> ----- 正 ・RABD ビットのリセット後の値： <u>0</u> | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.A 追加 | 38-38 | 表 38.29 DRI タイミング (特殊モード ON 時) | 誤 表 38.29 DRI タイミング(特殊モード ON 時)の項目を訂正 <table border="1"> <thead> <tr> <th>項目</th> <th>記号</th> <th>Min.</th> <th>Max.</th> <th>単位</th> <th>参照図</th> </tr> </thead> <tbody> <tr> <td>DIN1 による初期化レベル解除 前の DIN2~DIN4 サンプリング エッジ不定期間 <u>(ダイレクトリセット選択時)</u></td> <td>tar</td> <td>8</td> <td>-</td> <td>ns</td> <td>38.33~ 38.36</td> </tr> </tbody> </table> ----- 正 <table border="1"> <thead> <tr> <th>項目</th> <th>記号</th> <th>Min.</th> <th>Max.</th> <th>単位</th> <th>参照図</th> </tr> </thead> <tbody> <tr> <td>DIN1 による初期化レベル解除 前の DIN2~DIN4 サンプリング エッジ不定期間</td> <td>tar</td> <td>8</td> <td>-</td> <td>ns</td> <td>38.33~ 38.36</td> </tr> </tbody> </table> | 項目 | 記号 | Min. | Max. | 単位 | 参照図 | DIN1 による初期化レベル解除 前の DIN2~DIN4 サンプリング エッジ不定期間 <u>(ダイレクトリセット選択時)</u> | tar | 8 | - | ns | 38.33~ 38.36 | 項目 | 記号 | Min. | Max. | 単位 | 参照図 | DIN1 による初期化レベル解除 前の DIN2~DIN4 サンプリング エッジ不定期間 | tar | 8 | - | ns | 38.33~ 38.36 |
| 項目 | 記号 | Min. | Max. | 単位 | 参照図 | | | | | | | | | | | | | | | | | | | | | | |
| DIN1 による初期化レベル解除 前の DIN2~DIN4 サンプリング エッジ不定期間 <u>(ダイレクトリセット選択時)</u> | tar | 8 | - | ns | 38.33~ 38.36 | | | | | | | | | | | | | | | | | | | | | | |
| 項目 | 記号 | Min. | Max. | 単位 | 参照図 | | | | | | | | | | | | | | | | | | | | | | |
| DIN1 による初期化レベル解除 前の DIN2~DIN4 サンプリング エッジ不定期間 | tar | 8 | - | ns | 38.33~ 38.36 | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 12-9 | 12.3.2 フラッシュアクセス ステータスレジスタ (FASTAT) | 誤 12.3.2 フラッシュアクセスステータスレジスタ (FASTAT) の ROMAE ビット 説明の誤記を訂正 ・ユーザーブートマット選択時に ROM 書き込み/消去用アドレス H'FD80 0000 ~ <u>H'FD9F FFFF</u> 以外に対するアクセスを発行 ----- 正 ・ユーザーブートマット選択時に ROM 書き込み/消去用アドレス H'FD80 0000 ~ <u>H'FD80 7FFF</u> 以外に対するアクセスを発行 | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 12-27 | 図 12.8 ROM リードモード と P/E モード中のコ マンド遷移図 | 誤 図 12.8 ROM リードモードと P/E モード中のコマンド遷移図のレジスタ名の 誤記を訂正 ----- 正 図 12.8 ROM リードモードと P/E モード中のコマンド遷移図のレジスタ名の 誤記を訂正 | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 12-41 | 12.9.4 書き込み/消去中の リセット | 追加 12.9.4 書き込み/消去中のリセットに説明を追加 追加) <u>書き込み/消去処理中に、RESET#端子への"L"レベル入力によるハード ウェアリセット、電源切断、または FRESETR レジスタの FRESET ビット をセットして FCU リセットを実行すると、書き込み/消去対象領域の 全データは不定となります。不定となった領域を再度使用する場合は、 消去処理を行ってから使用してください。</u> | | | | | | | | | | | | | | | | | | | | | | | | |

| Rev. | ページ | 項目 | 内容 | | | | | | | | | | | | | | | | | | | | | | | | | |
|-------------|-------|---|--------|--|-------|-------|-----------------------|---|------|--------------------|---|---|-------|---|---|-------|-------|-------|-----------------------|---|------|-----------------------------------|---|---|-------|---|---|-------|
| Rev.B 追加 | 18-11 | 表 18.16 レジスタ構成 | 誤 正 | 表 18.16 レジスタ構成のレジスタ名の誤記を訂正 ・ポート DEF しきい値切替レジスタ ・ポート DEF 入力 しきい値切替レジスタ | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 18-12 | 表 18.16 レジスタ構成 | 誤 正 | 表 18.16 レジスタ構成のレジスタ名の誤記を訂正 ・ポート GHJ しきい値切替レジスタ ・ポート GHJ 入力 しきい値切替レジスタ | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 24-10 | 24.3.3 RSPIi 端子制御 レジスタ (SPiPCR) | 誤 正 | 24.3.3 RSPIi 端子制御レジスタ (SPiPCR) の MOIFE ビット説明の誤記を訂正 ・MOIFE ビットが"0"の場合には、RSPIi は SSL ネゲート期間中に前回のシリアル転送の最終 データ を MOSIi 端子に出力します。 ・0 : MOSIi 出力値は 前回転送の最終データ ・MOIFE ビットが"0"の場合には、RSPIi は SSL ネゲート期間中に前回のシリアル転送の最終 出力値 を MOSIi 端子に出力します (CPHA=0 の場合は不定)。 ・0 : MOSIi 出力値は 前回転送の最終出力値(CPHA=0 の場合は不定) | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 24-26 | 24.3.13 RSPIi コマンドレジスタ 0~3 (SPiCMD0~SPiCMD3) | 誤 正 | 24.3.13 RSPIi コマンドレジスタ 0~3 (SPiCMD0~SPiCMD3) の SPNDEN ビット説明の誤記を訂正 ・SPNDEN ビットが"0"の場合には、RSPIi は次アクセス遅延を 1RSPCK にします。 ・0 : 次アクセス遅延は 1RSPCK ・SPNDEN ビットが"0"の場合には、RSPIi は次アクセス遅延を 1RSPCK+2Pck にします。 ・0 : 次アクセス遅延は 1RSPCK+2Pck | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 24-33 | 表 24.7 SSL ネゲート期間の MOSIi 信号値の決定 方法 | 誤 正 | 表 24.7 SSL ネゲート期間の MOSIi 信号値の決定方法の誤記を訂正 <table border="1" style="margin: 5px 0;"><thead><tr><th>MOIFE</th><th>MOIFV</th><th>SSL ネゲート期間の MOSIi 信号値</th></tr></thead><tbody><tr><td>0</td><td>0, 1</td><td>前回転送の最終データ</td></tr><tr><td>1</td><td>0</td><td>常に"L"</td></tr><tr><td>1</td><td>1</td><td>常に"H"</td></tr></tbody></table> <table border="1" style="margin: 5px 0;"><thead><tr><th>MOIFE</th><th>MOIFV</th><th>SSL ネゲート期間の MOSIi 信号値</th></tr></thead><tbody><tr><td>0</td><td>0, 1</td><td>前回転送の最終出力値(CPHA=0 の場合は不定)</td></tr><tr><td>1</td><td>0</td><td>常に"L"</td></tr><tr><td>1</td><td>1</td><td>常に"H"</td></tr></tbody></table> | MOIFE | MOIFV | SSL ネゲート期間の MOSIi 信号値 | 0 | 0, 1 | 前回転送の最終 データ | 1 | 0 | 常に"L" | 1 | 1 | 常に"H" | MOIFE | MOIFV | SSL ネゲート期間の MOSIi 信号値 | 0 | 0, 1 | 前回転送の最終 出力値(CPHA=0 の場合は不定) | 1 | 0 | 常に"L" | 1 | 1 | 常に"H" |
| MOIFE | MOIFV | SSL ネゲート期間の MOSIi 信号値 | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 | 0, 1 | 前回転送の最終 データ | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 0 | 常に"L" | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 1 | 常に"H" | | | | | | | | | | | | | | | | | | | | | | | | | | |
| MOIFE | MOIFV | SSL ネゲート期間の MOSIi 信号値 | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 0 | 0, 1 | 前回転送の最終 出力値(CPHA=0 の場合は不定) | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 0 | 常に"L" | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 1 | 1 | 常に"H" | | | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 24-39 | 図 24.11 RSPI 転送フォーマット (CPHA="0") | 誤 正 | 図 24.11 RSPI 転送フォーマット (CPHA="0") の誤記を訂正 | | | | | | | | | | | | | | | | | | | | | | | | |

| Rev. | ページ | 項目 | 内容 | |
|-------------|-------|-------------------------------------|----|---|
| Rev.B 追加 | 24-40 | 図 24.12 RSPI 転送フォーマット (CPHA="1") | 誤 | <p>図 24.12 RSPI 転送フォーマット (CPHA="1") の誤記を訂正</p> |
| | | | 正 | |
| Rev.B 追加 | 24-55 | 24.4.9 (1) (g) 次アクセス遅延 (t3) | 誤 | <p>24.4.9 (1) (g) 次アクセス遅延 (t3) の説明の誤記を訂正</p> <ul style="list-style-type: none"> • RSPi は、シリアル転送で参照する SPiCMD レジスタをポインタ制御によって決定し、選択した SPiCMD レジスタの SPNDEN ビットと SPiND レジスタを使用して、表 24.11 のようにシリアル転送時の RSPCK 遅延を決定します。 |
| | | | 正 | <ul style="list-style-type: none"> • RSPi は、シリアル転送で参照する SPiCMD レジスタをポインタ制御によって決定し、選択した SPiCMD レジスタの SPNDEN ビットと SPiND レジスタを使用して、表 24.11 のようにシリアル転送時の 次アクセス 遅延を決定します。 |
| Rev.B 追加 | 26-7 | 表 26.3 レジスタ構成 | 誤 | <p>表 26.3 レジスタ構成のレジスタ名の誤記を訂正</p> <ul style="list-style-type: none"> • CAN チャネルサーチサポートレジスタ |
| | | | 正 | <ul style="list-style-type: none"> • CAN1チャネルサーチサポートレジスタ |

| Rev. | ページ | 項目 | 内容 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
|-----------------|--------|---|---|-------------|---|---------------|---------------|-------------|-----------|-----------------|--------|------|-------------|---------|-------|---|----|---|---|----|---|-----------------|---|------|-------------|---------|-------|---|---|---|---|---|---|-----------------|--------|------|-------------|---------|-------|---|---|---|---|---|---|-----------------|--------|------|-------------|---------|-------|---|---|---|---|---|---|-----------------|--------|------|-------------|---------|-------|
| Rev.B 追加 | 26-5 | 表 26.3 レジスタ構成 | <p>CANi クロック選択レジスタ (CiCLKR) (i=0~4) のリセット後の値を訂正</p> <table border="1"> <thead> <tr> <th>レジスタ名</th> <th>シンボル</th> <th>リセット後の値</th> <th>P4 領域 アドレス</th> <th>アクセス サイズ</th> <th>掲載 ページ</th> </tr> </thead> <tbody> <tr> <td>CAN0 クロック選択レジスタ</td> <td>C0CLKR</td> <td>H'00</td> <td>H'FFFF 6847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN1 クロック選択レジスタ</td> <td>C1CLKR</td> <td>H'00</td> <td>H'FFFF 7847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN2 クロック選択レジスタ</td> <td>C2CLKR</td> <td>H'00</td> <td>H'FFFF 8847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN3 クロック選択レジスタ</td> <td>C3CLKR</td> <td>H'00</td> <td>H'FFFF 9847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN4 クロック選択レジスタ</td> <td>C4CLKR</td> <td>H'00</td> <td>H'FFFF A847</td> <td>8、16、32</td> <td>26-17</td> </tr> </tbody> </table> | レジスタ名 | シンボル | リセット後の値 | P4 領域 アドレス | アクセス サイズ | 掲載 ページ | CAN0 クロック選択レジスタ | C0CLKR | H'00 | H'FFFF 6847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN1 クロック選択レジスタ | C1CLKR | H'00 | H'FFFF 7847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN2 クロック選択レジスタ | C2CLKR | H'00 | H'FFFF 8847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN3 クロック選択レジスタ | C3CLKR | H'00 | H'FFFF 9847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN4 クロック選択レジスタ | C4CLKR | H'00 | H'FFFF A847 | 8、16、32 | 26-17 |
| | | | レジスタ名 | シンボル | リセット後の値 | P4 領域 アドレス | アクセス サイズ | 掲載 ページ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN0 クロック選択レジスタ | C0CLKR | H'00 | H'FFFF 6847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN1 クロック選択レジスタ | C1CLKR | H'00 | H'FFFF 7847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN2 クロック選択レジスタ | C2CLKR | H'00 | H'FFFF 8847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN3 クロック選択レジスタ | C3CLKR | H'00 | H'FFFF 9847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN4 クロック選択レジスタ | C4CLKR | H'00 | H'FFFF A847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| | | | <p>誤</p> <table border="1"> <thead> <tr> <th>レジスタ名</th> <th>シンボル</th> <th>リセット後の値</th> <th>P4 領域 アドレス</th> <th>アクセス サイズ</th> <th>掲載 ページ</th> </tr> </thead> <tbody> <tr> <td>CAN0 クロック選択レジスタ</td> <td>C0CLKR</td> <td>不定</td> <td>H'FFFF 6847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN1 クロック選択レジスタ</td> <td>C1CLKR</td> <td>不定</td> <td>H'FFFF 7847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN2 クロック選択レジスタ</td> <td>C2CLKR</td> <td>不定</td> <td>H'FFFF 8847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN3 クロック選択レジスタ</td> <td>C3CLKR</td> <td>不定</td> <td>H'FFFF 9847</td> <td>8、16、32</td> <td>26-17</td> </tr> <tr> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> <td>：</td> </tr> <tr> <td>CAN4 クロック選択レジスタ</td> <td>C4CLKR</td> <td>不定</td> <td>H'FFFF A847</td> <td>8、16、32</td> <td>26-17</td> </tr> </tbody> </table> | レジスタ名 | シンボル | リセット後の値 | P4 領域 アドレス | アクセス サイズ | 掲載 ページ | CAN0 クロック選択レジスタ | C0CLKR | 不定 | H'FFFF 6847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN1 クロック選択レジスタ | C1CLKR | 不定 | H'FFFF 7847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN2 クロック選択レジスタ | C2CLKR | 不定 | H'FFFF 8847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN3 クロック選択レジスタ | C3CLKR | 不定 | H'FFFF 9847 | 8、16、32 | 26-17 | ： | ： | ： | ： | ： | ： | CAN4 クロック選択レジスタ | C4CLKR | 不定 | H'FFFF A847 | 8、16、32 | 26-17 |
| レジスタ名 | シンボル | リセット後の値 | P4 領域 アドレス | アクセス サイズ | 掲載 ページ | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN0 クロック選択レジスタ | C0CLKR | 不定 | H'FFFF 6847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN1 クロック選択レジスタ | C1CLKR | 不定 | H'FFFF 7847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN2 クロック選択レジスタ | C2CLKR | 不定 | H'FFFF 8847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN3 クロック選択レジスタ | C3CLKR | 不定 | H'FFFF 9847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ： | ： | ： | ： | ： | ： | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| CAN4 クロック選択レジスタ | C4CLKR | 不定 | H'FFFF A847 | 8、16、32 | 26-17 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 26-17 | 26.3.2 CANi クロック選択 レジスタ (CiCLKR) (i=0~4) | <p>26.3.2 CANi クロック選択レジスタ (CiCLKR) (i=0~4) のリセット後の値を訂正</p> <p>ビット： 7 6 5 4 3 2 1 0</p> <table border="1"> <tr> <td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>CCLKS</td> </tr> </table> <p>リセット後の値： 0 0 0 0 0 0 0 0</p> <p><リセット後の値： H'00></p> <table border="1"> <thead> <tr> <th>ビット</th> <th>シンボル</th> <th>リセット後の値</th> <th>R</th> <th>W</th> <th>説明</th> </tr> </thead> <tbody> <tr> <td>4</td> <td>—</td> <td>0</td> <td>?</td> <td>0</td> <td>予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。</td> </tr> </tbody> </table> | — | — | — | — | — | — | — | CCLKS | ビット | シンボル | リセット後の値 | R | W | 説明 | 4 | — | 0 | ? | 0 | 予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| | | | — | — | — | — | — | — | — | CCLKS | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ビット | シンボル | リセット後の値 | R | W | 説明 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 4 | — | 0 | ? | 0 | 予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| | | | <p>正</p> <p>ビット： 7 6 5 4 3 2 1 0</p> <table border="1"> <tr> <td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>—</td><td>CCLKS</td> </tr> </table> <p>リセット後の値： 0 0 0 不定 0 0 0 0</p> <p><リセット後の値： 不定></p> <table border="1"> <thead> <tr> <th>ビット</th> <th>シンボル</th> <th>リセット後の値</th> <th>R</th> <th>W</th> <th>説明</th> </tr> </thead> <tbody> <tr> <td>4</td> <td>—</td> <td>不定</td> <td>?</td> <td>0</td> <td>予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。</td> </tr> </tbody> </table> | — | — | — | — | — | — | — | CCLKS | ビット | シンボル | リセット後の値 | R | W | 説明 | 4 | — | 不定 | ? | 0 | 予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| — | — | — | — | — | — | — | CCLKS | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| ビット | シンボル | リセット後の値 | R | W | 説明 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| 4 | — | 不定 | ? | 0 | 予約ビット 書く場合、"0"を書いてください。読んだ場合、その値は不定。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |

| Rev. | ページ | 項目 | 内容 | | | | | | |
|-------------|-------|--|----|--|---------|-------------|---|---|---|
| Rev.B 追加 | 26-45 | 26.3.11 CANi 受信 FIFO ポイ ンタ制御レジスタ (CiRFPCR) (i=0~4) | 誤 | 26.3.11 CANi 受信 FIFO ポインタ制御レジスタ (CiRFPCR) (i=0~4) の CiRFPCR ビットの R のステータスを訂正 | | | | | |
| | | | | ビット | シンボル | リセット 後の値 | R | W | 説 明 |
| | | | | 7~0 | CiRFPCR | 不定 | R | W | CiRFPCR レジスタに"H'FF"を書き込 むと、受信 FIFO の CPU 側ポインタが 移動 |
| | | | 正 | 26.3.11 CANi 受信 FIFO ポインタ制御レジスタ (CiRFPCR) (i=0~4) の CiRFPCR ビットの R のステータスを訂正 | | | | | |
| | | | | ビット | シンボル | リセット 後の値 | R | W | 説 明 |
| | | | | 7~0 | CiRFPCR | 不定 | ? | W | CiRFPCR レジスタに"H'FF"を書き込 むと、受信 FIFO の CPU 側ポインタが 移動 |
| Rev.B 追加 | 26-49 | 26.3.13 CANi 送信 FIFO ポイ ンタ制御レジスタ (CiTFPCR) (i=0~4) | 誤 | 26.3.13 CANi 送信 FIFO ポインタ制御レジスタ (CiTFPCR) (i=0~4) の CiTFPCR ビット説明の R のステータスを訂正 | | | | | |
| | | | | ビット | シンボル | リセット 後の値 | R | W | 説 明 |
| | | | | 7~0 | CiTFPCR | 不定 | R | W | CiTFPCR レジスタに"H'FF"を書き込 むと、CPU 側の送信 FIFO ポインタが 移動します。 |
| | | | 正 | 26.3.13 CANi 送信 FIFO ポインタ制御レジスタ (CiTFPCR) (i=0~4) の CiTFPCR ビット説明の R のステータスを訂正 | | | | | |
| | | | | ビット | シンボル | リセット 後の値 | R | W | 説 明 |
| | | | | 7~0 | CiTFPCR | 不定 | ? | W | CiTFPCR レジスタに"H'FF"を書き込 むと、CPU 側の送信 FIFO ポインタが 移動します。 |
| Rev.B 追加 | 26-60 | 26.3.20 CANi エラー割り込 み要因判定レジスタ (CiEIFR) (i=0~4) | 誤 | 26.3.20 CANi エラー割り込み要因判定レジスタ (CiEIFR) (i=0~4) の BLIF ビット説明の誤記を訂正 (テクニカルアップデート TN-SH7-A859A/J: CAN モジュールに関するユー ザーズマニュアルの誤記訂正と内容は同じ) | | | | | |
| | | | | ビット | シンボル | リセット後 の値 | R | W | 説 明 |
| | | | | 7 | BLIF | 0 | R | W | バスロック検出フラグ*1 CAN モジュールが CAN オペレーションモードの間、CAN バス上に 32 の 連続するドミナントビットを検出すると、BLIF ビットは"1"になります。 "1"になった後、次の どちらかで再検出します。 • このビットを"1"から"0"にした後、レセシブビットを検出。 • このビットを"1"から"0"にした後、CANリセットモード またはCAN Halt モード に遷移し、再度CANオペレーションモードに遷移。 0: バスロック未検出 1: バスロック検出 |
| | | | 正 | 26.3.20 CANi エラー割り込み要因判定レジスタ (CiEIFR) (i=0~4) の BLIF ビット説明の誤記を訂正 (テクニカルアップデート TN-SH7-A859A/J: CAN モジュールに関するユー ザーズマニュアルの誤記訂正と内容は同じ) | | | | | |
| | | | | ビット | シンボル | リセット後 の値 | R | W | 説 明 |
| | | | | 7 | BLIF | 0 | R | W | バスロック検出フラグ*1 CAN モジュールが CAN オペレーションモードの間、CAN バス上に 32 の 連続するドミナントビットを検出すると、BLIF ビットは"1"になります。 "1"になった後、次の いずれかの条件が成立するとバスロックを再検出でき るようになります。 • このビットを"1"から"0"にした後、レセシブビットを検出 (バスロック解 消)。 • このビットを"1"から"0"にした後、CANリセットモードに遷移し、再度 CANオペレーションモードに遷移 (内部リセット)。 0: バスロック未検出 1: バスロック検出 |

| Rev. | ページ | 項目 | 内容 |
|-------------|-------|---|---|
| Rev.B 追加 | 26-76 | <p>図 26.9 CAN 動作モード間の遷移 (i=0~4)</p> | <p>図 26.9 CAN 動作モード間の遷移 (i=0~4) の誤記を訂正 (テクニカルアップデート TN-SH7-A859A/J: CAN モジュールに関するユーザーズマニュアルの誤記訂正と内容は同じ)</p> <p>CANM、SLPM、BOM、RBOC : CICTLRレジスタのビット</p> <p>【注】*1 バスオフ状態からCAN Haltモードへの遷移タイミングは、BOMビットの設定に依存します。BOMビットが"01"のとき、状態遷移のタイミングはバスオフ状態への遷移直後になります。BOMビットが"10"のとき、状態遷移のタイミングはバスオフ状態終了時になります。BOMビットが"11"のとき、状態遷移のタイミングはCANMビットが"10" (CAN Haltモード) の設定時になります。 *2 SLPMビットは、CANリセットモードまたはCAN Haltモード時に変更してください。SLPMビットを書き換える場合は、本ビットのみ"0"または"1"にしてください。</p> <p>【注】*3 CANバスがドミナントレベルでロックされている間は、CAN Haltモードに遷移しません。その場合は、CANリセットモードに遷移してください。</p> |

| Rev. | ページ | 項目 | 内容 | | | | | | | | | | | | | | | | |
|------------------------------------|--|--|---|-----|----|----|------|------------------------------------|--|--|---|--------------------------|--|---|---|--------------|--|--|--|
| Rev.B 追加 | 26-78 | 表 26.9 CAN リセットモードと CAN Halt モードでの動作 | <p>表 26.9 CAN リセットモードと CAN Halt モードでの動作の誤記を訂正 (テクニカルアップデート TN-SH7-A859A/J: CAN モジュールに関するユーザーズマニュアルの誤記訂正と内容は同じ)</p> <table border="1"> <thead> <tr> <th>モード</th> <th>受信</th> <th>送信</th> <th>バスオフ</th> </tr> </thead> <tbody> <tr> <td>CAN リセットモード (強制遷移) CANM="11"</td> <td>CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移</td> <td>CAN モジュールはメッセージ送信の終了を待たずに CAN リセットモードに遷移</td> <td>CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに遷移</td> </tr> <tr> <td>CAN リセットモード CANM="01"</td> <td>CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移</td> <td>CAN モジュールはメッセージ送信の終了を待って CAN リセットモードに遷移*1*4</td> <td>CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに遷移</td> </tr> <tr> <td>CAN Halt モード</td> <td>CAN モジュールは受信メッセージの終了を待って CAN Halt モードに遷移*2*3</td> <td>CAN モジュールはメッセージ送信の終了を待って CAN Halt モードに遷移*1*4</td> <td> [BOM ビットが"00"の場合] CAN モジュールはバスオフ復帰後のみ、プログラムの Halt 要求を受け付ける [BOM ビットが"01"の場合] CAN モジュールはバスオフ復帰の終了を待たずに自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"10"の場合] CAN モジュールはバスオフ復帰の終了を待って自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"11"の場合] CAN モジュールはバスオフ中にプログラムによる Halt 要求があると、CAN Halt モードに遷移 (バスオフ復帰の終了を待たずに) </td> </tr> </tbody> </table> <p>【注】 *1 いくつかのメッセージが送信要求されている場合、最初の送信完了後にモードを遷移します。サスペンドトランスマッション中に CAN リセットモードが要求されている状態では、バスアイドルになったとき、次の送信が終了したとき、または CAN モジュールが受信になったときに、モードを遷移します。</p> <p>*2 CANバスがドミナントレベルでロックされた場合、CIEIFRレジスタのBLIFビットをモニタすると、プログラムはバスロック状態を検出できます。</p> <p>*3 CAN Halt モードが要求された後、受信中に CAN バスエラーが発生すると、CAN Halt モードに遷移します。</p> <p>*4 CANリセットモードまたはCAN Haltモードが要求された後、送信中にCANバスエラーまたはCANアービトラージョンロストが発生すると、要求されたCAN モードに遷移します。</p> <p>【記号説明】 BOM ビット：CICTLR レジスタのビット (i=0~4)</p> | モード | 受信 | 送信 | バスオフ | CAN リセットモード (強制遷移) CANM="11" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待たずに CAN リセットモードに遷移 | CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに遷移 | CAN リセットモード CANM="01" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待って CAN リセットモードに遷移*1*4 | CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに遷移 | CAN Halt モード | CAN モジュールは受信メッセージの終了を待って CAN Halt モードに遷移*2*3 | CAN モジュールはメッセージ送信の終了を待って CAN Halt モードに遷移*1*4 | [BOM ビットが"00"の場合] CAN モジュールはバスオフ復帰後のみ、プログラムの Halt 要求を受け付ける [BOM ビットが"01"の場合] CAN モジュールはバスオフ復帰の終了を待たずに自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"10"の場合] CAN モジュールはバスオフ復帰の終了を待って自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"11"の場合] CAN モジュールはバスオフ中にプログラムによる Halt 要求があると、CAN Halt モードに遷移 (バスオフ復帰の終了を待たずに) |
| モード | 受信 | 送信 | バスオフ | | | | | | | | | | | | | | | | |
| CAN リセットモード (強制遷移) CANM="11" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待たずに CAN リセットモードに遷移 | CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに遷移 | | | | | | | | | | | | | | | | |
| CAN リセットモード CANM="01" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待って CAN リセットモードに遷移*1*4 | CAN モジュールはバスオフ復帰の終了を待たずに CAN リセットモードに遷移 | | | | | | | | | | | | | | | | |
| CAN Halt モード | CAN モジュールは受信メッセージの終了を待って CAN Halt モードに遷移*2*3 | CAN モジュールはメッセージ送信の終了を待って CAN Halt モードに遷移*1*4 | [BOM ビットが"00"の場合] CAN モジュールはバスオフ復帰後のみ、プログラムの Halt 要求を受け付ける [BOM ビットが"01"の場合] CAN モジュールはバスオフ復帰の終了を待たずに自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"10"の場合] CAN モジュールはバスオフ復帰の終了を待って自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"11"の場合] CAN モジュールはバスオフ中にプログラムによる Halt 要求があると、CAN Halt モードに遷移 (バスオフ復帰の終了を待たずに) | | | | | | | | | | | | | | | | |

| Rev. | ページ | 項目 | 内容 | | | | | | | | | | | | | | | | |
|---------------------------------|---|--|--|-----|----|----|------|---------------------------------|--|--|--------------------------------------|--------------------------|--|--|--------------------------------------|--------------|---|--|---|
| Rev.B 追加 | 26-78 | 表 26.9 CAN リセットモードと CAN Halt モードでの動作 | <table border="1"> <thead> <tr> <th>モード</th> <th>受信</th> <th>送信</th> <th>バスオフ</th> </tr> </thead> <tbody> <tr> <td>CAN リセットモード (強制遷移) CANM="11"</td> <td>CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移</td> <td>CAN モジュールはメッセージ送信の終了を待たずに CAN リセットモードに遷移</td> <td>CAN モジュールはバスオフ復帰を待たずに CAN リセットモードに遷移</td> </tr> <tr> <td>CAN リセットモード CANM="01"</td> <td>CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移</td> <td>CAN モジュールはメッセージ送信の終了を待って CAN リセットモードに遷移^{*1*}</td> <td>CAN モジュールはバスオフ復帰を待たずに CAN リセットモードに遷移</td> </tr> <tr> <td>CAN Halt モード</td> <td>CAN モジュールは受信メッセージの終了を待って CAN Halt モードに遷移^{*2*}</td> <td>CAN モジュールはメッセージ送信の終了を待って CAN Halt モードに遷移^{*1*}^{*2*}^{*4}</td> <td> [BOM ビットが"00"の場合] CAN モジュールはバスオフ復帰後のみ、プログラムの Halt 要求を受け付ける [BOM ビットが"01"の場合] CAN モジュールはバスオフ復帰を待たずに自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"10"の場合] CAN モジュールはバスオフ復帰を待って自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"11"の場合] CAN モジュールはバスオフ中にプログラムによる Halt 要求があると、CAN Halt モードに遷移 (バスオフ復帰を待たずに) </td> </tr> </tbody> </table> <p>【注】 *1 いくつかのメッセージが送信要求されている場合、最初の送信完了後にモードを遷移します。サスペンドトランスマッション中に CAN リセットモードが要求されている状態では、バスアイドルになったとき、次の送信が終了したとき、または CAN モジュールが受信になったときに、モードを遷移します。</p> <p>*2 CANバスがドミナントレベルでロックされた場合、CIEIFRレジスタのBLIFRビットをモニタすると、プログラムはバスロックを検出できます。CANバスがドミナントレベルでロックされている間は、CAN Haltモードに遷移しません。この場合は、CANリセットモードに遷移してください。</p> <p>*3 CAN Haltモードが要求された後、受信中にCANバスエラーが発生すると、CAN Haltモードに遷移します (ただし、CANバスがドミナントレベルでロックされている場合はCAN Haltモードに遷移しません)。</p> <p>*4 CANリセットモードまたはCAN Haltモードが要求された後、送信中にCANバスエラーまたはCANアービトレーションロストが発生すると、要求された動作モードに遷移します (ただし、CANバスがドミナントレベルでロックされている場合はCAN Haltモードに遷移しません)。</p> <p>【記号説明】 BOM ビット：CICLTR レジスタのビット (i=0~4)</p> | モード | 受信 | 送信 | バスオフ | CAN リセットモード (強制遷移) CANM="11" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待たずに CAN リセットモードに遷移 | CAN モジュールはバスオフ復帰を待たずに CAN リセットモードに遷移 | CAN リセットモード CANM="01" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待って CAN リセットモードに遷移 ^{*1*} | CAN モジュールはバスオフ復帰を待たずに CAN リセットモードに遷移 | CAN Halt モード | CAN モジュールは受信メッセージの終了を待って CAN Halt モードに遷移 ^{*2*} | CAN モジュールはメッセージ送信の終了を待って CAN Halt モードに遷移 ^{*1*} ^{*2*} ^{*4} | [BOM ビットが"00"の場合] CAN モジュールはバスオフ復帰後のみ、プログラムの Halt 要求を受け付ける [BOM ビットが"01"の場合] CAN モジュールはバスオフ復帰を待たずに自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"10"の場合] CAN モジュールはバスオフ復帰を待って自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"11"の場合] CAN モジュールはバスオフ中にプログラムによる Halt 要求があると、CAN Halt モードに遷移 (バスオフ復帰を待たずに) |
| モード | 受信 | 送信 | バスオフ | | | | | | | | | | | | | | | | |
| CAN リセットモード (強制遷移) CANM="11" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待たずに CAN リセットモードに遷移 | CAN モジュールはバスオフ復帰を待たずに CAN リセットモードに遷移 | | | | | | | | | | | | | | | | |
| CAN リセットモード CANM="01" | CAN モジュールは受信メッセージの終了を待たずに CAN リセットモードに遷移 | CAN モジュールはメッセージ送信の終了を待って CAN リセットモードに遷移 ^{*1*} | CAN モジュールはバスオフ復帰を待たずに CAN リセットモードに遷移 | | | | | | | | | | | | | | | | |
| CAN Halt モード | CAN モジュールは受信メッセージの終了を待って CAN Halt モードに遷移 ^{*2*} | CAN モジュールはメッセージ送信の終了を待って CAN Halt モードに遷移 ^{*1*} ^{*2*} ^{*4} | [BOM ビットが"00"の場合] CAN モジュールはバスオフ復帰後のみ、プログラムの Halt 要求を受け付ける [BOM ビットが"01"の場合] CAN モジュールはバスオフ復帰を待たずに自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"10"の場合] CAN モジュールはバスオフ復帰を待って自動的に CAN Halt モードに遷移 (プログラムの Halt 要求とは無関係に) [BOM ビットが"11"の場合] CAN モジュールはバスオフ中にプログラムによる Halt 要求があると、CAN Halt モードに遷移 (バスオフ復帰を待たずに) | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 28-11 | 28.3 レジスタの説明 | <p>28.3 レジスタの説明 DMA 転送要求許可ビットの説明を訂正</p> <p>•また、DMA の誤動作を防ぐため、DRI 取り込み許可 (DRIIDCAPCNT.DCPEN ビット="1") 時は <u>DMA 転送</u> マスクから <u>DMA 転送許可</u> への書き換えのみとしてください。DRI 取り込み許可時に <u>DMA 転送許可</u> から <u>DMA 転送</u> マスクへの書き換えをすると正常に <u>DMA 要求</u> が処理されない場合がありますので行わないでください。</p> <p>•また、DMA の誤動作を防ぐため、DRI 取り込み許可 (DRIIDCAPCNT.DCPEN ビット="1") 時は <u>DMA 転送要求</u> マスクから <u>DMA 転送要求許可</u> への書き換えのみとしてください。DRI 取り込み許可時に <u>DMA 転送要求許可</u> から <u>DMA 転送要求</u> マスクへの書き換えをすると正常に <u>DMA 転送要求</u> が処理されない場合がありますので行わないでください。</p> | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 28-16 | 28.3.4 DRI0DIN DMA 転送許可レジスタ (DRI0DINDEN) | <p>28.3.4 DRI0DIN DMA 転送許可レジスタ (DRI0DINDEN) の説明を訂正</p> <p>• DMA 転送 <u>禁止</u> マスク (禁止) 設定と内部 DMA 転送要求が同時に発生した場合は、<u>DMA 転送</u> マスク (禁止) が優先されます。</p> <p>また、DRI 取り込み許可 (DRIIDCAPCNT.DCPEN ビット="1") 時における DRI0DINDEN レジスタの書き換えは、<u>転送</u> マスクから <u>転送許可</u> に書き換えることのみ可能です。DRI 取り込み許可時は、<u>転送許可</u> から <u>転送</u> マスクへの書き換えを行わないでください。</p> <p>• DMA 転送 <u>要求</u> マスク (禁止) 設定と内部 DMA 転送要求が同時に発生した場合は、<u>DMA 転送要求</u> マスク (禁止) が優先されます。</p> <p>また、DRI 取り込み許可 (DRIIDCAPCNT.DCPEN ビット="1") 時における DRI0DINDEN レジスタの書き換えは、<u>DMA 転送要求</u> マスクから <u>DMA 転送要求許可</u> に書き換えることのみ可能です。DRI 取り込み許可時は、<u>DMA 転送要求許可</u> から <u>DMA 転送要求</u> マスクへの書き換えを行わないでください。</p> | | | | | | | | | | | | | | | | |

| Rev. | ページ | 項目 | 内容 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
|-------------|---|--|-----------------------|--|----|------|--------|--------|----|------|--------|-----------------------|----|---|-----------------------|--------|---|---|---|---|-----|---|------|-----------------------|----|------|--------|--------|----|------|--------|-----------------------|----|---|-----------------------|--------|---|---|---|---|-----|
| Rev.B 追加 | 28-21 | 28.3.8 DRIODEC DMA 転送 許可レジスタ (DRIODECDEN) | 誤 | 28.3.8 DRIODEC DMA 転送許可レジスタ (DRIODECDEN) の説明を訂正 <ul style="list-style-type: none"> DMA 転送禁止マスク (禁止) 設定と内部 DMA 転送要求が同時に発生した場合は、DMA 転送マスク (禁止) が優先されます。 また、DEC 動作許可 (DRiIDEChCNT.DECnEN ビット="1") 時における DRIODECDEN レジスタの書き換えは、転送マスクから転送許可に書き換えることのみ可能です。DEC 動作許可時は、転送許可から転送マスクへの書き換えを行わないでください。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| | | | 正 | <ul style="list-style-type: none"> DMA 転送要求マスク (禁止) 設定と内部 DMA 転送要求が同時に発生した場合は、DMA 転送要求マスク (禁止) が優先されます。 また、DEC 動作許可 (DRiIDEChCNT.DECnEN ビット="1") 時における DRIODECDEN レジスタの書き換えは、DMA 転送要求マスクからDMA 転送要求許可に書き換えることのみ可能です。DEC 動作許可時は、DMA 転送要求許可からDMA 転送要求マスクへの書き換えを行わないでください。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 28-27 | 28.3.12 DRIODMA 転送許可 レジスタ (DRIOTRM DEN) | 誤 | 28.3.12 DRIODMA 転送許可レジスタ (DRIOTRM DEN) の説明を訂正 <ul style="list-style-type: none"> DMA 転送禁止マスク (禁止) 設定と内部 DMA 転送要求が同時に発生した場合は、DMA 転送マスク (禁止) が優先されます。また、DRI 取り込み許可 (DRiIDCAPCNT.DCPEN ビット="1") 時における DRIOTRM DEN レジスタの書き換えは、転送マスクから転送許可に書き換えることのみ可能です。DRI 取り込み許可時は、転送許可から転送マスクへの書き換えを行わないでください。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| | | | 正 | <ul style="list-style-type: none"> DMA 転送要求マスク (禁止) 設定と内部 DMA 転送要求が同時に発生した場合は、DMA 転送要求マスク (禁止) が優先されます。また、DRI 取り込み許可 (DRiIDCAPCNT.DCPEN ビット="1") 時における DRIOTRM DEN レジスタの書き換えは、DMA 転送要求マスクからDMA 転送要求許可に書き換えることのみ可能です。DRI 取り込み許可時は、DMA 転送要求許可からDMA 転送要求マスクへの書き換えを行わないでください。 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 32-13 | 32.4.1 FlexRay 動作制御レ ジスタ (FXROC) | 誤 | 32.4.1 FlexRay 動作制御レジスタ (FXROC) の FBSEN ビット説明の誤記を訂正 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| | | | 正 | <ul style="list-style-type: none"> FRNVMn FRNVMn FRNMVn FRNMVn | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| Rev.B 追加 | 32-152 | 表 32.8 FlexRay モジュール の状態遷移条件 | 誤 | 表 32.8 FlexRay モジュールの状態遷移条件の誤記を訂正 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| | | | 正 | <table border="1"> <thead> <tr> <th>T#</th> <th>遷移条件</th> <th>遷移前の状態</th> <th>遷移後の状態</th> </tr> </thead> <tbody> <tr> <td>T1</td> <td>リセット</td> <td>すべての状態</td> <td>DEFAULT_CONFIG</td> </tr> <tr> <td>T2</td> <td>CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001")</td> <td>DEFAULT_CONFIG</td> <td>CONFIG</td> </tr> <tr> <td>:</td> <td>:</td> <td>:</td> <td>:</td> </tr> <tr> <td>T15</td> <td>CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001")</td> <td>HALT</td> <td>DEFAULT_CONFIG</td> </tr> </tbody> </table> <table border="1"> <thead> <tr> <th>T#</th> <th>遷移条件</th> <th>遷移前の状態</th> <th>遷移後の状態</th> </tr> </thead> <tbody> <tr> <td>T1</td> <td>リセット</td> <td>すべての状態</td> <td>DEFAULT_CONFIG</td> </tr> <tr> <td>T2</td> <td>CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001")</td> <td>DEFAULT_CONFIG</td> <td>CONFIG</td> </tr> <tr> <td>:</td> <td>:</td> <td>:</td> <td>:</td> </tr> <tr> <td>T15</td> <td>CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001")</td> <td>HALT</td> <td>DEFAULT_CONFIG</td> </tr> </tbody> </table> | T# | 遷移条件 | 遷移前の状態 | 遷移後の状態 | T1 | リセット | すべての状態 | DEFAULT_CONFIG | T2 | CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001") | DEFAULT_CONFIG | CONFIG | : | : | : | : | T15 | CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001") | HALT | DEFAULT_CONFIG | T# | 遷移条件 | 遷移前の状態 | 遷移後の状態 | T1 | リセット | すべての状態 | DEFAULT_CONFIG | T2 | CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001") | DEFAULT_CONFIG | CONFIG | : | : | : | : | T15 |
| T# | 遷移条件 | 遷移前の状態 | 遷移後の状態 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| T1 | リセット | すべての状態 | DEFAULT_CONFIG | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| T2 | CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001") | DEFAULT_CONFIG | CONFIG | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| : | : | : | : | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| T15 | CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001") | HALT | DEFAULT_CONFIG | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| T# | 遷移条件 | 遷移前の状態 | 遷移後の状態 | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| T1 | リセット | すべての状態 | DEFAULT_CONFIG | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| T2 | CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001") | DEFAULT_CONFIG | CONFIG | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| : | : | : | : | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |
| T15 | CONFIG コマンド発行 (CMD3~CMD0 ビット="B'0001") | HALT | DEFAULT_CONFIG | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | | |

以上