

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-RZ*-A012A/J	Rev.	第1版
題名	デジタルビデオデコーダ 同期分離回路に関する注意事項		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

拝啓、貴社益々ご清栄のこととお慶び申し上げます。また、日頃より格段のご愛顧を賜り深謝申し上げます。
下記適用製品に内蔵されているデジタルビデオデコーダの同期分離回路に関して仕様誤記(記載漏れ)があることが判明いたしましたので、ご案内致します。

お手数をお掛けしますが、本内容をご配慮の上、ご使用くださいますようよろしくお願い申し上げます。

敬具

記

■ 適用製品および関連資料

適用製品		関連資料	Rev.	管理番号
シリーズ	グループ			
SH7260 シリーズ	SH7268、SH7269	SH7268 グループ、SH7269 グループ ユーザーズマニュアル ハードウェア編	Rev.2.00	R01UH0048JJ0200
RZ/A シリーズ	RZ/A1M、RZ/A1H	RZ/A1H グループ、RZ/A1M グループ ユーザーズマニュアル ハードウェア編	Rev.2.00	R01UH0403JJ0200

【1】仕様記載漏れ内容

デジタルビデオデコーダの同期分離回路にて、水平同期信号および垂直同期信号の出力タイミング調整に関する注意事項がユーザーズマニュアルに記載されていませんでした。

【2】マニュアル改訂内容

RZ/A1M グループ、RZ/A1H グループを代表に訂正内容を記載します。

- ・ Page30-90 「(10) タイミング調整、信号判定」に朱書きの注意事項を追加します。

(10) タイミング調整、信号判定

(7)、(8) で生成された水平同期信号および垂直同期信号の出力タイミングを調整します。また、フィールド判別を行っており、`VSYNCSR.INTERLACED` にて、インタレースまたはプログレッシブの確認をすることができます。フィールド判別が安定しない場合は、`SYNSCR5.VSYNCDELAY=' 1'` にすることにより改善することがあります。

フィールド判別の結果に従って水平同期信号と垂直同期信号の位相調整を行っており、同期分離回路から出力される垂直同期信号は1水平期間遅延したものとなります。このため、本モジュールの出力信号をビデオディスプレイコントローラ 5 で取り込む場合は上記の遅延を考慮し、取り込み映像信号垂直位置設定 (`SC*_SCL*_DS2.SC*_RES_VS`)には以下を設定してください。

`VSYNC+V` バックポーチライン数-2

以上