

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0039A/J	Rev.	第1版
題名	RA6E1 グループ、端子一覧と I/O ポートに関する修正		情報分類	技術情報	
適用製品	RA6E1 グループ	対象ロット等	関連資料	Renesas RA6E1 グループ ユーザーズ マニュアル ハードウェア編 Rev1.00	
		すべて			

端子一覧と I/O ポートに関する情報を修正します。

・修正前 67 ページ

1. 概要

1.7 端子一覧

表 1.15 端子一覧 (1/3)

LPOFP100	LPOFP64	QFN48	電源、システム、 クロック、デバッグ、 CAC	I/O ポート	外部割り込み	SCI/IIC/SPI/CAN/USBFS/QSPI/SSIE/SDHI/MMC/EHTERC (RMII)	GPT/AGT/RTC	ADC12/DAC12
7	—	—	—	P406	—	SSIRXD0_A/RMII0_TXD1_B	GTIOC1B/AGT05	—
16	—	—	CACREF	P708	IRQ11	RXD1/SSLB3_B	—	—
32	23	—	CLKOUT	P205	IRQ1-DS	TXD4/CTS9_RTS9/SCL1_B/SSLA0_A/USB_OVRCURA-DS/ SD0DAT3_A/ET0_WOL	GTIOC4A/AGT01	—

・修正後

表 1.15 端子一覧 (1/3)

LPOFP100	LPOFP64	QFN48	電源、システム、 クロック、デバッグ、 CAC	I/O ポート	外部割り込み	SCI/IIC/SPI/CAN/USBFS/QSPI/SSIE/SDHI/MMC/EHTERC (RMII)	GPT/AGT/RTC	ADC12/DAC12
7	—	—	—	P406	—	SSLA3_C/SSIRXD0_A/RMII0_TXD1_B	GTIOC1B/AGT05	—
16	—	—	CACREF	P708	IRQ11	RXD1/SSLB3_B/AUDIO_CLK	—	—
32	23	—	CLKOUT	P205	IRQ1-DS	TXD4/CTS9_RTS9/SCL1_B/SSLA0_A/USB_OVRCURA-DS/ SSILRCK0/SD0DAT3_A/ET0_WOL	GTIOC4A/AGT01	—

・修正前 68 ページ

表 1.15 端子一覧 (2/3)

LPOFP100	LPOFP64	QFN48	電源、システム、 クロック、デバッグ、 CAC	I/O ポート	外部割り込み	SCI/IC/SPI/CAN/USBFS/QSPI/SSIE/SDHI/MMC/EHTERC (RMII)	GPT/AGT/RTC	ADC12/DAC12
75	48	36	—	P100	IRQ2	RXD0/SCK1/MISOB_A/QSPCLK/OM_SCLK	GTETRGA/GTIOC5B/AGTIO0	—
76	49	37	CACREF	P500	—	CTS5/USB_VBUSEN/QSPCLK	AGTOA0	—

・修正後

表 1.15 端子一覧 (2/3)

LPOFP100	LPOFP64	QFN48	電源、システム、 クロック、デバッグ、 CAC	I/O ポート	外部割り込み	SCI/IC/SPI/CAN/USBFS/QSPI/SSIE/SDHI/MMC/EHTERC (RMII)	GPT/AGT/RTC	ADC12/DAC12
75	48	36	—	P100	IRQ2	RXD0/SCK1/MISOB_A/QSPCLK/ OM_SCLK	GTETRGA/GTIOC5B/AGTIO0	—
76	49	37	CACREF	P500	—	CTS5 /USB_VBUSEN/QSPCLK	AGTOA0	—

・修正前 469 ページ

19. I/O ポート

19.6 製品ごとの周辺選択設定

表 19.6 入出力端子機能のレジスタ設定 (PORT1) (1/2)

PSEL[4:0] 設定値	機能	端子																
		P100	P101	P102	P103	P104	P105	P106	P107	P108	P109	P110	P111	P112	P113	P114	P115	
00000b (リ セット後 の値)	Hi-Z/ JTAG/SW D	Hi-Z										TMS/ SWDIO	TDO/S WO	TDI	Hi-Z			
00001b	AGT	AGTIO 0	AGTEE 0	AGTO0	AGTIO 2	AGTEE 2	AGTO2	AGTOB 0	AGTOA 0	AGTOA 3	AGTOB 3	AGTEE 3	AGTOA 5	AGTOB 5	AGTEE 5	AGTIO 5	—	
00010b	GPT(注2)	GTETR GA	GTETR GB	GTOW LO	GTOW UP	GTETR GB	GTETR GA	—	—	GTOUL O	GTOVU P	GTOVL O	—	—	—	—	—	
00011b	GPT(注2)	GTIOC 5B	GTIOC 5A	—	—	GTIOC 1B	GTIOC 1A	—	—	GTIOC 0B	GTIOC 1A	GTIOC 1B	—	—	—	—	GTIOC 4A	
00100b	SCI	RXD0/ MISO0/ SCL0	TXD0/ MOSI0/ SDA0	SCK0	CTS0_ RTS0/ SS0	RXD8/ MISO8/ SCL8	TXD8/ MOSI8/ SDA8	SCK8	CTS8_ RTS8/ SS8	—	—	CTS2_ RTS2/ SS2	SCK2	TXD2/ MOSI2/ SDA2/ TXDX2/ SIOX2	RXD2/ MISO2/ SCL2/ RXDX2	—	—	
00101b	SCI	SCK1	CTS1_ RTS1/ SS1	—	—	—	—	—	—	CTS9_ RTS9/ SS9	TXD9/ MOSI9/ SDA9	RXD9/ MISO9/ SCL9	SCK9	SCK1	—	CTS9	—	
00110b	SP(注1)	MISOB _A	MOSIB _A	RSPCK B_A	SSLB0 _A	SSLB1 _A	SSLB2 _A	SSLB3 _A	—	SSLA0 _B	MOSIA _B	MISOA _B	RSPCK A_B	SSLA0 _B	—	—	—	
01001b	CLKOUT/ RTC	—	—	—	—	—	—	—	—	—	CLKOU T	—	—	—	—	—	—	
01010b	CAC/ ADC12	—	—	ADTRG 0	—	—	—	—	—	—	—	—	—	—	—	—	—	
10000b	CAN	—	—	CRX0	CTX0	—	—	—	—	—	CTX1	CRX1	—	—	—	—	—	

・修正後

表 19.6 入出力端子機能のレジスタ設定 (PORT1) (1/2)

PSEL[4:0] 設定値	機能	端子																
		P100	P101	P102	P103	P104	P105	P106	P107	P108	P109	P110	P111	P112	P113	P114	P115	
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z									TMS/SWDIO	TDO/SWO	TDI	Hi-Z				
00001b	AGT	AGTIO0	AGTEE0	AGTO0	AGTIO2	AGTEE2	AGTO2	AGTOB0	AGTOA0	AGTOA3	AGTOB3	AGTEE3	AGTOA5	AGTOB5	AGTEE5	AGTIO5	—	
00010b	GPT(注2)	GTETRGA	GTETRGA	—	—	GTETRGA	GTETRGA	—	—	—	—	—	—	—	—	—	—	
00011b	GPT(注2)	GTIOC5B	GTIOC5A	GTIOC2B	GTIOC2A	GTIOC1B	GTIOC1A	—	—	—	GTIOC1A	GTIOC1B	—	—	GTIOC2A	GTIOC2B	GTIOC4A	
00100b	SCI	RXD0/MISO0/SCL0	TXD0/MOSI0/SDA0	SCK0	CTS0_RTS0/SS0	—	—	—	—	—	—	CTS2_RTS2/SS2	SCK2	TXD2/MOSI2/SDA2/TXD2/SIOX2	RXD2/MISO2/SCL2/RXD2	—	—	
00101b	SCI	SCK1	CTS1_RTS1/SS1	—	—	—	—	—	—	CTS9_RTS9/SS9	TXD9/MOSI9/SDA9	RXD9/MISO9/SCL9	SCK9	SCK1	—	CTS9	—	
00110b	SP(注1)	MISOB_A	MOSIB_A	RSPCK_B_A	SSLB0_A	SSLB1_A	SSLB2_A	SSLB3_A	—	SSLA0_B	MOSIA_B	MISOA_B	RSPCK_A_B	SSLA0_B	—	—	—	
01001b	CLKOUT/RTC	—	—	—	—	—	—	—	—	—	CLKOUT	—	—	—	—	—	—	
01010b	CAC/ADC12	—	—	ADTRG0	—	—	—	—	—	—	—	—	—	—	—	—	—	
10000b	CAN	—	—	CRX0	CTX0	—	—	—	—	—	—	—	—	—	—	—	—	

・修正前 470 ページ

表 19.7 入出力端子機能のレジスタ設定 (PORT2)

PSEL[4:0] 設定値	機能	端子												
		P200(注4)	P201	P205	P206	P207	P208	P209	P210	P211	P212	P213	P214	
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z												
00001b	AGT	—	—	AGTO1	—	—	—	AGTEE5	AGTOB5	AGTOA5	AGTEE1	AGTEE2	AGTO5	
00010b	GPT(注2)	—	—	GTIV	GTIU	—	GTOVLO	GTOVUP	GTIW	GTIV	GTETRGD	GTETRGC	GTIU	
00011b	GPT(注2)	—	—	GTIOC4A	—	—	—	—	—	—	GTIOC0B	GTIOC0A	—	
00100b	SCI	—	—	TXD4/MOSI4/SDA4	RXD4/MISO4/SCL4	TXD4/MOSI4/SDA4	—	—	—	—	—	—	—	
00101b	SCI	—	—	CTS9_RT S9/SS9	CTS9	—	—	—	—	—	RXD1/MISO1/SCL1/RXD1	TXD1/MOSI1/SDA1/TXD1/SIOX1	—	
00110b	SP(注1)	—	—	SSLA0_A	SSLA1_A	SSLA2_A	—	—	—	—	—	—	—	
00111b	IIC(注1)	—	—	SCL1_B	SDA1_B	—	—	—	—	—	—	—	—	
01001b	CLKOUT/RTC	—	—	CLKOUT	—	—	—	—	—	—	—	—	—	
01010b	CAC/ADC12	—	—	—	—	—	—	—	—	—	—	—	ADTRG1	—

・修正後

表 19.7 入出力端子機能のレジスタ設定 (PORT2)

PSEL[4:0]設定値	機能	端子											
		P200(注4)	P201	P205	P206	P207	P208	P209	P210	P211	P212	P213	P214
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z											
00001b	AGT	—	—	AGTO1	—	—	—	AGTEE5	AGTOB5	AGTOA5	AGTEE1	AGTEE2	AGTO5
00010b	GPT(注2)	—	—	—	—	—	—	—	—	—	—	—	—
00011b	GPT(注2)	—	—	GTIOC4A	—	—	—	—	—	—	—	—	—
00100b	SCI	—	—	TXD4/ MOSI4/ SDA4	RXD4/ MISO4/ SCL4	TXD4/ MOSI4/ SDA4	—	—	—	—	—	—	—
00101b	SCI	—	—	CTS9_RT S9/ SS9	CTS9	—	—	—	—	—	RXD1/ MISO1/ SCL1/ RXD1+	TXD1/ MOSI1/ SDA1/ TXD1+ SIOX1+	—
00110b	SPi(注1)	—	—	SSLA0_A	SSLA1_A	SSLA2_A	—	—	—	—	—	—	—
00111b	IIC(注1)	—	—	SCL1_B	SDA1_B	—	—	—	—	—	—	—	—
01001b	CLKOUT/ RTC	—	—	CLKOUT	—	—	—	—	—	—	—	—	—
01010b	CAC/ADC12	—	—	—	—	—	—	—	—	—	—	—	—

・修正前 471 ページ

表 19.8 入出力端子機能のレジスタ設定 (PORT3)

PSEL[4:0]設定値	機能	端子								
		P300	P301	P302	P303	P304	P305	P306	P307	
00000b (リセット後の値)	Hi-Z/JTAG/SWD	TCK/SWCLK	Hi-Z							
00001b	AGT	—	AGTIO0	—	—	AGTEE2	AGTOB2	AGTOA2	AGTEE4	
00010b	GPT(注2)	GTOUUP	GTOULO	GTOUUP	—	GTOWLO	GTOUUP	GTOULO	GTOUUP	
00011b	GPT(注2)	GTIOC0A	GTIOC4B	GTIOC4A	GTIOC7B	GTIOC7A	—	—	—	
00100b	SCI	—	RXD2/MISO2/SCL2/ RXDX2	TXD2/MOSI2/ SDA2/TXDX2/ SIOX2	—	RXD6/MISO6/ SCL6	TXD6/MOSI6/ SDA6	SCK6	CTS6_RTS6/ SS6	

・修正後

表 19.8 入出力端子機能のレジスタ設定 (PORT3)

PSEL[4:0]設定値	機能	端子								
		P300	P301	P302	P303	P304	P305	P306	P307	
00000b (リセット後の値)	Hi-Z/JTAG/SWD	TCK/SWCLK	Hi-Z							
00001b	AGT	—	AGTIO0	—	—	AGTEE2	AGTOB2	AGTOA2	AGTEE4	
00010b	GPT(注2)	—	—	—	—	—	—	—	—	
00011b	GPT(注2)	—	GTIOC4B	GTIOC4A	GTIOC7B	GTIOC7A	—	—	—	
00100b	SCI	—	RXD2/MISO2/SCL2/ RXDX2	TXD2/MOSI2/ SDA2/TXDX2/ SIOX2	—	—	—	—	—	

・修正前 471 ページ

表 19.9 入出力端子機能のレジスタ設定 (PORT4) (1/2)

PSEL[4:0] 設定値	機能	端子																
		P400	P401	P402	P403	P404	P405	P406	P407	P408	P409	P410	P411	P412	P413	P414	P415	
0000b (リセット後の値)	Hi-Z/ JTAG/SWD	Hi-Z																
00001b	AGT	AGTIO1	—	—	—	—	—	—	AGTO5	AGTIO0	AGTOB2	AGTOA2	AGTOA1	AGTOA1	AGTEE1	AGTEE3	AGTIO5	AGTIO4
00010b	GPT(注3)	—	GTETPGA	—	—	—	—	—	—	—	GTOWLO	GTOWUP	GTOVLO	GTOVUP	GTOULO	GTOULP	—	—
00011b	GPT(注3)	GTIOC6A	GTIOC6B	—	—	—	—	GTIOC1A	GTIOC1B	GTIOC6A	GTIOC6B	—	—	—	—	—	GTIOC0B	GTIOC0A
00100b	SCI	SCK4	CTS4_RTS4/SS4	CTS4	—	—	—	—	—	CTS4_RTS4/SS4	CTS4	—	RXD0/MISO0/SCL0	TXD0/MOSI0/SDA0	SCK0	CTS0_RTS0/SS0	CTS0	—
00101b	SCI	SCK7	TXD7/MOSI7/SDA7	RXD7/MISO7/SCL7	CTS7_RTS7/S7	CTS7	—	—	—	RXD3/MISO3/SCL3	TXD3/MOSI3/SDA3	SCK3	CTS3_RTS3/S3	CTS3	—	—	—	—
00110b	SPI(注2)	—	—	—	—	—	—	—	SSLA3_C	SSLA3_A	—	—	MISOB_B	MOSIB_B	RSPCK_B_B	SSLB0_B	SSLB1_B	SSLB2_B
00111b	IIC(注2)	SCL0_A	SDA0_A	—	—	—	—	—	—	SDA0_A	SCL0_B	—	—	—	—	—	—	—
01001b	CLKOUT/ RTC	—	—	—	—	—	—	—	—	RTCOU_T	—	—	—	—	—	—	—	—
01010b	CAC/ ADC12	ADTRG1	—	CACRE_F	—	—	—	—	—	ADTRG0	—	—	—	—	—	—	—	—
10000b	CAN	—	CTX0	CRX0	—	—	—	—	—	—	—	—	—	—	—	—	—	—

・修正後

表 19.9 入出力端子機能のレジスタ設定 (PORT4) (1/2)

PSEL[4:0] 設定値	機能	端子																
		P400	P401	P402	P403	P404	P405	P406	P407	P408	P409	P410	P411	P412	P413	P414	P415	
0000b (リセット後の値)	Hi-Z/ JTAG/SWD	Hi-Z																
00001b	AGT	AGTIO1	—	—	—	—	—	—	AGTO5	AGTIO0	AGTOB2	AGTOA2	AGTOB1	AGTOA1	AGTEE1	AGTEE3	AGTIO5	AGTIO4
00010b	GPT(注3)	—	GTETPGA	—	—	—	—	—	—	—	—	—	—	—	—	—	—	—
00011b	GPT(注3)	GTIOC6A	GTIOC6B	—	—	—	—	GTIOC1A	GTIOC1B	GTIOC6A	GTIOC6B	—	—	—	—	—	—	—
00100b	SCI	SCK4	CTS4_RTS4/SS4	CTS4	—	—	—	—	—	CTS4_RTS4/SS4	CTS4	—	RXD0/MISO0/SCL0	TXD0/MOSI0/SDA0	SCK0	CTS0_RTS0/SS0	CTS0	—
00101b	SCI	—	—	—	—	—	—	—	—	—	—	RXD3/MISO3/SCL3	TXD3/MOSI3/SDA3	SCK3	CTS3_RTS3/S3	CTS3	—	—
00110b	SPI(注2)	—	—	—	—	—	—	—	SSLA3_C	SSLA3_A	—	—	MISOB_B	MOSIB_B	RSPCK_B_B	SSLB0_B	SSLB1_B	SSLB2_B
00111b	IIC(注2)	SCL0_A	SDA0_A	—	—	—	—	—	—	SDA0_B	SCL0_B	—	—	—	—	—	—	—
01001b	CLKOUT/ RTC	—	—	—	—	—	—	—	—	RTCOU_T	—	—	—	—	—	—	—	—
01010b	CAC/ ADC12	—	—	CACRE_F	—	—	—	—	—	ADTRG0	—	—	—	—	—	—	—	—
10000b	CAN	—	CTX0	CRX0	—	—	—	—	—	—	—	—	—	—	—	—	—	—

・修正前 472 ページ

表 19.10 入出力端子機能のレジスタ設定 (PORT5) (1/2)

PSEL[4:0]設定値	機能	端子					
		P500	P501	P502	P503	P504	P505
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z					
00001b	AGT	AGTOA0	AGTOB0	AGTOA2	AGTOB2	AGTOA3	AGTOB3
00010b	GPT(注1)	GTIU	GTIV	GTIW	GTETRGC	GTETRGD	—
00011b	GPT(注1)	—	—	—	—	—	—
00100b	SCI	—	—	CTS6	CTS6_RTS6/SS6	SCK6	RXD6/MISO6/SCL6
00101b	SCI	CTS5	TXD5/MISO5/SDA5	RXD5/MISO5/SCL5	SCK5	CTS5_RTS5/S5	—
00111b	IIC	—	—	—	—	—	—
01010b	CAC/ADC12	CACREF	—	—	—	—	—
10000b	CAN	—	—	—	—	—	—
10001b	QSPI	QSPCLK	QSSL	QIO0	QIO1	QIO2	QIO3
10011b	USBFS	USB_VBUSEN	USB_OVRCURA	USB_OVRCURB	USB_EXICEN	USB_ID	—
ASEL ビット		AN116	AN117	AN118	AN119	AN120	AN121
ISEL ビット		—	IRQ11	IRQ12	—	—	IRQ14
DSCR[1:0]ビット	駆動能力制御	L/MH	L/MH	L/MH	L/MH	L/MH	L/MH
NCODR ビット	Nチャネルオープンドレイン	✓	✓	✓	✓	✓	✓
PCR ビット	ブルアップ	✓	✓	✓	✓	✓	✓

・修正後

表 19.10 入出力端子機能のレジスタ設定 (PORT5) (1/2)

PSEL[4:0]設定値	機能	端子					
		P500	P501	P502	P503	P504	P505
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z					
00001b	AGT	AGTOA0	AGTOB0	AGTOA2	AGTOB2	AGTOA3	AGTOB3
00010b	GPT(注1)	—	—	—	GTETRGC	GTETRGD	—
00011b	GPT(注1)	—	—	—	—	—	—
00100b	SCI	—	—	—	—	—	—
00101b	SCI	—	—	—	—	—	—
00111b	IIC	—	—	—	—	—	—
01010b	CAC/ADC12	CACREF	—	—	—	—	—
10000b	CAN	—	—	—	—	—	—
10001b	QSPI	QSPCLK	QSSL	QIO0	QIO1	QIO2	QIO3
10011b	USBFS	USB_VBUSEN	USB_OVRCURA	USB_OVRCURB	USB_EXICEN	USB_ID	—
ASEL ビット		—	—	—	—	—	—
ISEL ビット		—	IRQ11	IRQ12	—	—	IRQ14
DSCR[1:0]ビット	駆動能力制御	L/MH	L/MH	L/MH	L/MH	L/MH	L/MH
NCODR ビット	Nチャネルオープンドレイン	✓	✓	✓	✓	✓	✓
PCR ビット	ブルアップ	✓	✓	✓	✓	✓	✓

・修正前 473 ページ

表 19.11 入出力端子機能のレジスタ設定 (PORT6)

PSEL[4:0]設定値	機能	端子					
		P600	P601	P602	P608	P609	P610
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z					
00001b	AGT	AGTIO3	AGTEE3	AGTO3	—	AGTO5	AGTO4
00011b	GPT	GTIOC6B	GTIOC6A	GTIOC7B	GTIOC4B	GTIOC5A	GTIOC5B
00100b	SCI	—	—	—	—	—	—
00101b	SCI	SCK9	RXD9/MISO9/SCL9	TXD9/MOSI9/SDA9	—	—	CTS7
01001b	CLKOUT/RTC	CLKOUT	—	—	—	—	—
01010b	CAC/ADC12	CACREF	—	—	—	—	—
10000b	CAN	—	—	—	—	CTX1	CRX1

・修正後

表 19.11 入出力端子機能のレジスタ設定 (PORT6)

PSEL[4:0]設定値	機能	端子					
		P600	P601	P602	P608	P609	P610
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z					
00001b	AGT	AGTIO3	AGTEE3	AGTO3	—	AGTO5	AGTO4
00011b	GPT	GTIOC6B	GTIOC6A	GTIOC7B	GTIOC4B	GTIOC5A	GTIOC5B
00100b	SCI	—	—	—	—	—	—
00101b	SCI	SCK9	RXD9/MISO9/SCL9	TXD9/MOSI9/SDA9	—	—	—
01001b	CLKOUT/RTC	CLKOUT	—	—	—	—	—
01010b	CAC/ADC12	CACREF	—	—	—	—	—
10000b	CAN	—	—	—	—	—	—

・修正前 473 ページ

表 19.12 入出力端子機能のレジスタ設定 (PORT7)

PSEL[4:0]設定値	機能	端子
		P708
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z
00001b	AGT	—
00011b	GPT(注1)	—
00101b	SCI	RXD1/MISO1/SCL1/RXD1/SCL1

・修正後

表 19.12 入出力端子機能のレジスタ設定 (PORT7)

PSEL[4:0]設定値	機能	端子
		P708
00000b (リセット後の値)	Hi-Z/JTAG/SWD	Hi-Z
00001b	AGT	—
00011b	GPT(注1)	—
00101b	SCI	RXD1 /MISO1/SCL1/RXD1/SCL1