

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-R8C-A026A/J	Rev.	第1版
題名	R8C/LAxx グループ ユーザーズマニュアル ハードウェア編の記載内容の補足、訂正		情報分類	技術情報	
適用製品	R8C/LA3A グループ R8C/LA5A グループ R8C/LA6A グループ R8C/LA8A グループ R8C/LAPS グループ	対象ロット等	—	関連資料	

上記適用製品において、ユーザーズマニュアル ハードウェア編の記載内容を補足、又は訂正します。

当該機能のない製品もありますので、ご使用の製品のユーザーズマニュアル ハードウェア編でご確認ください。

1. ストップモード、パワーオフ 2 モードから復帰するときの CPU クロック

周辺機能割り込みでストップモードまたはパワーオフ 2 モードから復帰したときの CPU クロックは、CM3 レジスタの CM36、CM37 ビットで指定しているクロックの 8 分周です。詳細は、ユーザーズマニュアル ハードウェア編の CM3 レジスタ図および CM0 レジスタ図でご確認ください。

2. ストップモード、パワーオフ 0 モード、パワーオフ 2 モード時の端子の状態

ストップモード、パワーオフ 0 モード、パワーオフ 2 モード時の端子の状態一覧を以下に示します。

端子	ストップモード	パワーオフ 0 モード	パワーオフ 2 モード
入出力ポート	直前の状態を保持	ハイインピーダンス	直前の状態を保持
XIN、XOUT 機能選択時 (CM13=1)	P9_0 設定、P9_1 設定に従う	ハイインピーダンス	P9_0 設定、P9_1 設定に従う
XCIN、XCOUT	発振停止 (ハイインピーダンス)	発振停止 (ハイインピーダンス)	発振
COM、SEG、COMEXP 機能選択時	“L” 出力	“L” 出力	“L” 出力
VL3 機能選択時	“H” 出力	ハイインピーダンス	“H” 出力
VL2 機能選択時	ハイインピーダンス	ハイインピーダンス	ハイインピーダンス
VL1 機能選択時	ハイインピーダンス	ハイインピーダンス	ハイインピーダンス

3. タイマ RJ 使用上の注意

パルス周期測定モードで使用する場合、測定パルスの有効エッジ入力によるタイマ RJ のリロードとタイマ RJ のアンダフローが重なると、読み出し用バッファに保持される測定値の上位 8 ビットは無効になります

4. R8C/LA3A グループ、R8C/LA5A グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0024JJ0100) の誤記訂正

「10.9.4 パワーオフ0モード」のパワーオフ0モードに移行するプログラム例を以下に訂正します。

<< パワーオフ0モードに移行するプログラム例>>

```

BCLR    1,FMRO           ; CPU書き換えモード無効
MOV.B   #02H,POMCR0     ; パワーオフ0、WUKP1入力有効を選択
MOV.B   #88H,POMCR0     ; 固定値
MOV.B   #15H,POMCR0     ; 固定値
MOV.B   #92H,POMCR0     ; 固定値
MOV.B   #25H,POMCR0     ; 固定値
NOP
NOP
NOP
NOP
BSET    1,PRCR           ; パワーオフ0モードへ移行
BSET    3,PM0           ; ソフトウェアリセット
    
```

5. R8C/LAPS グループ ユーザーズマニュアル ハードウェア編 Rev.1.00 (R01UH0168JJ0100) の誤記訂正

「25.2 推奨動作条件」表 25.2 推奨動作条件の XIN クロック入力発振周波数、システムクロック周波数、CPU クロック周波数を以下に訂正します。

表 25.2 推奨動作条件

(指定のない場合は、Vcc = 1.8 V ~ 5.5 V、Topr = -20°C ~ 85°C(Nバージョン))

記号	測定条件	測定条件	規格値			単位
			最小	標準	最大	
f(XIN)	XIN クロック入力発振周波数	2.7 V ≤ Vcc ≤ 5.5 V	2	—	20	MHz
		2.0 V ≤ Vcc < 2.7 V	2	—	10	MHz
		1.8 V ≤ Vcc < 2.0 V	2	—	8	MHz
—	システムクロック周波数	2.7 V ≤ Vcc ≤ 5.5 V	—	—	20	MHz
		2.0 V ≤ Vcc < 2.7 V	—	—	10	MHz
		1.8 V ≤ Vcc < 2.0 V	—	—	8	MHz
f(BCLK)	CPU クロック周波数	2.7 V ≤ Vcc ≤ 5.5 V	0	—	20	MHz
		2.0 V ≤ Vcc < 2.7 V	0	—	10	MHz
		1.8 V ≤ Vcc < 2.0 V	0	—	8	MHz

以上