

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-R8C-A038A/J	Rev.	第1版
題名	R8C/L3xx グループ タイマ RE の記載内容の補足、訂正		情報分類	技術情報	
適用製品	R8C/L35A、L35B、L35C、L35M グループ R8C/L36A、L36B、L36C、L36M グループ R8C/L38A、L38B、L38C、L38M グループ R8C/L3AA、L3AB、L3AC、L3AM グループ	対象ロット等	—		
			関連資料		

上記適用製品において、タイマ RE の記載内容を訂正および追加します。

一部機能のない製品もありますので、ご使用の製品のユーザーズマニュアル ハードウェア編でご確認ください。

1. タイマ RE リセットビット (TRERST ビット) の記載内容訂正 (R8C/L35M、R8C/L36M、R8C/L38M、R8C/L3AM グループ ユーザーズマニュアル ハードウェア編 (R01UH0110JJ0100) の例)

22.2.5 タイマ RE 制御レジスタ 1 (TRECRC1)[リアルタイムクロックモード時]

アドレス 011Ch 番地

ビット	b7	b6	b5	b4	b3	b2	b1	b0
シンボル	TSTART	H12_H24	PM	TRERST	INT	TOENA	TCSTF	—
リセット後の値	X	X	X	X	X	0	X	X

ビット	シンボル	ビット名	機能	RW
b0	—	何も配置されていない。書く場合、“0”を書いてください。読んだ場合、その値は“0”。		—
b1	TCSTF	タイマ RE カウントステータスフラグ	0: カウント停止中 1: カウント中	R
b2	TOENA	TREO 端子出力許可ビット	0: クロック出力禁止 1: クロック出力許可	RW
b3	INT	割り込み要求タイミングビット	リアルタイムクロックモードでは“1”にしてください	RW
b4	TRERST	タイマ RE リセットビット	このビットを“1”にした後、“0”にすると次の状態になります。 ・ TRESEC、TREMINT、TREHR、TREWK、TRECRC2 レジスタが“00h” ・ TRECRC1 レジスタの TCSTF、INT、PM、H12_H24、TSTART ビットが“0” ・ 8ビットカウンタが“00h”、4ビットカウンタが“0h”	RW
b5	PM	午前/午後ビット	H12_H24 ビットが“0” (12時間モード) のとき (注1) 0: 午前 1: 午後 H12_H24 ビットが“1” (24時間モード) のとき、不定	RW
b6	H12_H24	動作モード選択ビット	0: 12時間モード 1: 24時間モード	RW
b7	TSTART	タイマ RE カウント開始ビット	0: カウント停止 1: カウント開始	RW

注1. タイマ RE がカウント中、自動的に変化します。

このビットを“1”にすると次の状態になり、タイマ RE 制御回路も初期化します。なお、このビットを“1”にした後は、“0”にしてください。

上記訂正内容は、アウトプットコンペアモード時も同様です。

2. タイマ RE 使用上の注意事項の記載内容訂正 (R8C/L35M、R8C/L36M、R8C/L38M、R8C/L3AM グループ ユーザーズ マニュアル ハードウェア編(R01UH0110JJ0100)の例)

22.4 タイマ RE 使用上の注意

22.4.1 リセット

タイマ RE はリセット入力により秒、分、時、曜日の情報を格納しているレジスタがリセットされません。そのため、電源投入後はすべてのレジスタを初期設定してください。

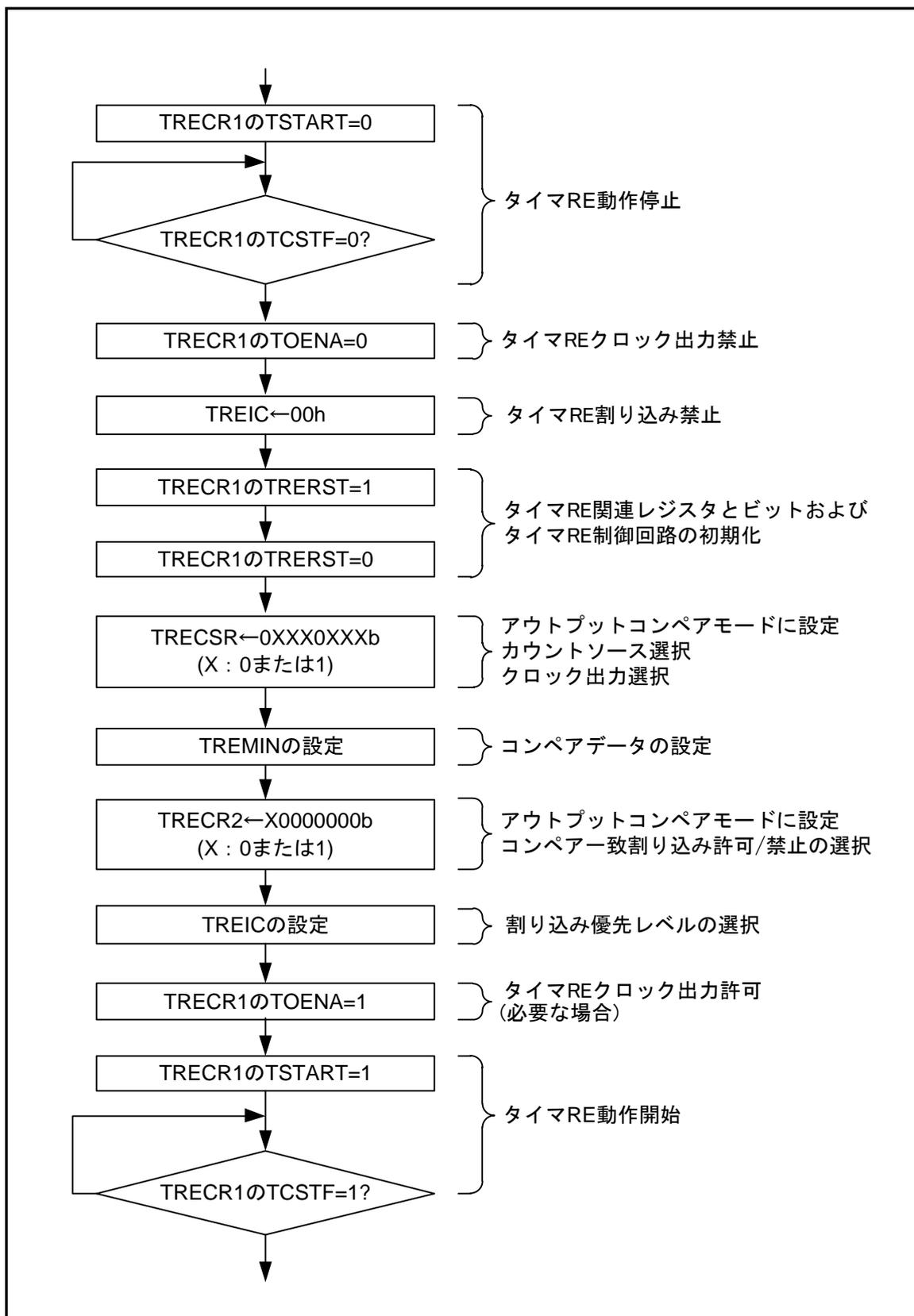
以下のタイマ RE 関連レジスタおよびビットは、ハードウェアリセット、パワーオンリセット、電圧監視 0 リセット、ウォッチドッグタイマリセットまたはソフトウェアリセットによりリセットされません。電源投入後は不定となるため、TRERST ビットに"0"を設定した後、以下のレジスタおよびビットを初期設定してください。なお、TRERST ビットを"1"にすると、以下のレジスタおよびビットをすべて"0"に初期化し、タイマ RE 制御回路も初期化します。TRERST ビットを"1"にした後は、"0"にしてください。

該当レジスタおよびビット

TRESEC、TREMIN、TREHR、TREWK、TRECR2 レジスタ

TRECR1 レジスタの TCSTF、INT、TRERST、PM、H12_H24、TSTART ビット

3. アウトプットコンペアモード時の設定例の追加



以上