

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-R8C-A025A/J	Rev.	第1版
題名	R8C/L3xx グループ ユーザーズマニュアル ハードウェア編の記載内容の補足	情報分類	技術情報		
適用製品	R8C/L35A、L35B、L35C、L35M グループ R8C/L36A、L36B、L36C、L36M グループ R8C/L38A、L38B、L38C、L38M グループ R8C/L3AA、L3AB、L3AC、L3AM グループ	対象ロット等	—		
		関連資料			

上記適用製品において、ユーザーズマニュアル ハードウェア編の記載内容を補足します。

当該機能のない製品もありますので、ご使用の製品のユーザーズマニュアル ハードウェア編でご確認ください。

1. ストップモードから復帰するときの CPU クロック

周辺機能割り込みでストップモードから復帰したときの CPU クロックは、CM3 レジスタの CM36、CM37 ビットで指定しているクロックの 8 分周です。詳細は、ユーザーズマニュアル ハードウェア編の CM3 レジスタ図および CM0 レジスタ図でご確認ください。

2. ストップモード、パワーオフ 0 モード、パワーオフ 1 モード時の端子の状態

ストップモード、パワーオフ 0 モード、パワーオフ 1 モード時の端子の状態一覧を以下に示します。

R8C/L3xA、R8C/L3xB グループのパワーオフモードは、パワーオフ 0 モードと同じ状態になります。

端子	ストップモード	パワーオフ 0 モード	パワーオフ 1 モード
入出力ポート	直前の状態を保持	ハイインピーダンス	ハイインピーダンス
XIN、XOUT 機能選択時(CM13=1)	P12_0 設定、P12_1 設定に従う	ハイインピーダンス	ハイインピーダンス
XCIN、XCOUT	発振停止 (ハイインピーダンス)	発振停止 (ハイインピーダンス)	発振
COM、SEG 機能選択時	“L” 出力	“L” 出力	“L” 出力
CL1、CL2 機能選択時	不定 (ハイインピーダンス /Vss/VL1/Vcc)	ハイインピーダンス	ハイインピーダンス
VL4、VL3、VL2	ハイインピーダンス	ハイインピーダンス	ハイインピーダンス
VL1	外付け分割抵抗使用 (LVUPE=0)	ハイインピーダンス	ハイインピーダンス
	内部昇圧回路使用 VL1 外部入力電圧使用 (LVUPE=1、LVURS=0)	ハイインピーダンス	ハイインピーダンス
	内部昇圧回路使用 VL1 内部生成電圧使用 (LVUPE=1、LVURS=1)	“L” 出力 注：外部より電圧を印加しないください。	ハイインピーダンス

3. XIN、XOUT 端子に関する注意事項

XIN 端子は P12_0 端子と、XOUT 端子は P12_1 端子と兼用です。XIN クロックを使用せずに、入出力ポート P12_0、P12_1 として使用する場合、CM13 ビットを “0” (入出力ポート)、CM05 ビットを “0” (発振) にしてください。

以上