

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル  
 株式会社 ルネサス テクノロジ  
 問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-16C-A145A/J	Rev.	第1版
題名	R8C/1A,1B グループ チップセレクト付クロック同期形シリアル I/O SSI 信号端子選択機能に関する注意事項		情報分類	技術情報	
適用製品	R8C/1A,1B グループ	対象ロット等	関連資料	-	

上記適用製品に内蔵されていますチップセレクト付クロック同期形シリアル I/O(SSU)において、使用上の注意事項がありますのでご連絡いたします。

## 1. 使用上の注意事項

4線式バス通信モードの標準モードで、かつスレーブデバイスとして動作させる場合、P1\_6をSSI端子として使用するときはCMOS出力で使用してください。SSI01端子をNMOSオープンドレイン出力で使用しないでください。

## 2. 設定内容

次の設定のとき、SSMR2レジスタのSOOSビットを"0"(CMOS出力)にしてください。

- ・SSMR2レジスタのSSUMSビット=1(4線式バス通信モード)
- ・SSMR2レジスタのBIDEビット=0(標準モード)
- ・SSCRHレジスタのMSSビット=0(スレーブデバイスとして動作)
- ・PMRレジスタのSSISELビット=1(P1\_6端子をSSI01端子に使用)

上記の設定のとき、SSI01端子をNMOSオープンドレイン出力で使用しないでください。