

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
 株式会社 ルネサス テクノロジ
 問合せ窓口 <http://japan.renesas.com/inquiry>
 E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-SH7-A738A/J	Rev.	第1版
題名	AND/NAND フラッシュメモリコントローラの共通コントロールレジスタ(FLCMNCR)のSNANDビットに関する注意事項		情報分類	技術情報	
適用製品	SH7265 グループ	対象ロット等	関連資料	SH7265 グループハードウェアマニュアル(RJJ09B0374-0100) SH7205 グループハードウェアマニュアル(RJJ09B0399-0100)	
	SH7205 グループ	全ロット			

上記適用製品の AND/NAND フラッシュメモリコントローラにおいて、以下の注意事項がありますので連絡します。

<追加注意事項>

・SNAND ビットに関する注意事項

共通コントロールレジスタ (FLCMNCR) の SNAND ビット使用時は、コマンド制御レジスタ (FLCMD CR) の DOCMD1、DOCMD 2 ビットの設定によらず、第 1 コマンド、第 2 コマンドのみの対応となります。

コマンド発行無し、もしくは第 1 コマンドのみを発行する場合、SNAND ビットには 0 を設定してください。