

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-RZ*-A0066A/J	Rev.	第1版
題名	RZ/A2Mグループ SPIマルチI/O バスコントローラのHSビットに関する注意事項		情報分類	技術情報	
適用製品	RZ/A2M グループ	対象ロット等	関連資料	RZ/A2M グループ ユーザーズ マニュアル ハードウェア編 Rev.3.00 (R01UH0746JJ0300)	
		全ロット			

RZ/A2MグループのSPIマルチI/O バスコントローラにおいて、PHYコントロールレジスタ (PHYCNT) のHSビットに関する注意事項がありますので連絡いたします。

## [HSビットの説明]

ビット	ビット名	初期値	R/W	説明
18	HS	0	R/W	<p>ハイスピード応答モード ハイスピード応答モードを設定する。</p> <p>0：リードデータは、DRCR.RBURSTで指定したデータ数リードした後、バスマスタへ出力する。</p> <p>1：DRCR.RBE=1のとき、リードデータはデバイスアクセスによってパラレルでバスマスタへ出力する。</p> <p>注1. このビットに1を設定した時は、DMA 転送を使用してください。転送サイズは DRCR.RBURST[4:0]=5'h1f 固定にしてください。</p> <p>注2. DMA 転送中にレジスタ領域にアクセスしないでください。</p> <p>注3. このビットに1を設定した時は、SPI マルチ I/O バス空間へのアクセスが必ず 256 バイト境界のアドレスから開始するようにしてください。また、DMA 転送を開始する前に、DRCR.RCF ビットに 1 を書き込んでリードキャッシュのクリアを行ってください。</p>

以上