

RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753
ルネサス エレクトロニクス株式会社
問合せ窓口 <http://japan.renesas.com/contact/>
E-mail: csc@renesas.com

製品分類	MPU & MCU	発行番号	TN-H8*-A434A/J	Rev.	第1版
題名	ポート F リティンステート出力機能使用制限		情報分類	技術情報	
適用製品	H8S/2164 グループ H8S/2472、H8S/2463、H8S/2462 グループ	対象ロット等	関連資料	H8S/2164 グループハードウェアマニュアル (RJJ09B0447 Rev.2.00) H8S/2472、H8S/2463、H8S/2462 グループハードウェアマニュアル (RJJ09B0430 Rev.2.00)	
		全ロット			

H8S/2164 グループ、H8S/2472、H8S/2463、H8S/2462 グループにおいてポート F リティンステート出力機能が機能せず、ウォッチドッグタイマからの内部リセットによりポートの入出力状態が変化することがあることが判明しました。

つきましては下記のとおり「使用上の制限」をご案内申し上げます。

－ 記 －

1、制限事項の対象となる機能

ハードウェアマニュアル 8.I/O ポート章のポート F レジスタの説明にリティンステート出力についての記載があります。

(1) ポート F データディレクションレジスタ (PFDDR)

PFDDR はシステムリセットでしか初期化されません。WDT の内部リセット信号が発生しても値を保持します。

(2) ポート F 出力 データレジスタ (PFODR)

PFODR はシステムリセットでしか初期化されません。WDT の内部リセット信号が発生しても値を保持します。

しかし、ウォッチドッグタイマからの内部リセットによりポートの入出力状態が変化することが判明しましたのでポート F のご使用に以下の制限をさせていただきます。

2、制限事項の対象となる条件

(1) ウォッチドッグタイマの内部リセットが発生する、もしくは発生する可能性がある場合。

(2) ポート F を入出力端子としてご使用になる場合。

上記、(1)と(2)を組み合わせでご使用して頂く場合、本制限事項の対象となります。

3. 制限事項

ウォッチドッグタイマからの内部リセットが発生する状況では、ポート F を入力専用端子としてご使用ください。また、その際に、PFODR レジスタの値は 0(初期状態)から変更しないでください。

ポート F を出力端子としてご使用の時にウォッチドッグタイマからの内部リセットが発生すると、ポートの Low レベル出力が High レベルに反転する場合があります。また、出力レベルの反転と同時に PFDDR レジスタの値が 0 に、または PFODR レジスタの値が 1 に変化することがあります。

－ 以上 －