

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RZ*-A0111A/J	Rev.	第1版
題名	イーサネットスイッチに関する不具合		情報分類	技術情報	
適用製品	RZ/T2M グループ RZ/N2L グループ	対象ロット等	関連資料	RZ/T2M グループ ユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0916JJ0110)	
		すべて		RZ/N2L グループ ユーザーズマニュアル ハードウェア編 Rev.1.20 (R01UH0955JJ0120)	

RZ/T2M グループ、RZ/N2L グループに搭載されているイーサネットスイッチ (ETHSW) の機能に不具合が判明しました。お手数をお掛けしますが、本内容をご配慮の上、ご使用くださいますようお願いいたします。

No.	不具合内容	回避策
1	TX_RESPONSE_OK_CNT レジスタ , TX_VERIFY_OK_CNT レジスタのカウント値が不正になる可能性あります。	回避策はありません。TX_RESPONSE_OK_CNT , TX_VERIFY_OK_CNT は使用しないでください。必要に応じてソフトウェアでフレームの数をカウントしてください。
2	ポート 3 (管理ポート)の FRM_LENGTH レジスタの値を非常に小さい値に設定した場合、受信したフレームを間違ってサイズオーバーと判断して、フレームを破棄する可能性があります。	ポート 3 の FRM_LENGTH レジスタの値は、初期値以上の値で使用してください。フレームの長さを制限したい場合は、ポート 0~2 の FRM_LENGTH で設定してください。
3	TDMA_CTR1 レジスタの INT_VALUE に 0 をセットした場合、割り込みが発生しません。	TDMA_CTR1 による割り込みを使用する場合は、INT_VALUE は 0 以外の値をセットしてください。
4	送信タイムスタンプキャプチャオーバーフローが発生したとき、送信タイムスタンプキャプチャオーバーフロー割り込みが発生しない可能性があります。	送信タイムスタンプキャプチャオーバーフロー割り込みは使用しないでください。代わりに送信タイムスタンプキャプチャ割り込みを使用してオーバーフローする前にキャプチャされたタイムスタンプを取得してください。
5	TSM_IRQ_STAT_ACK レジスタの IRQ_STAT ビットが、正しい TSM 割り込み保留状態を示しません。	TSM 割り込み保留状態の観測には、TSM_IRQ_STAT_ACK レジスタの IRQ_STAT ビットは使用せずに、INT_STAT_ACK レジスタの TSM_INT ビットを使用してください。
6	0x8102_0300~0x8102_033C に存在する統計カウンタレジスタをリードした後に、MDIO 関係のレジスタ (MDIO_CFG_STATUS, MDIO_COMMAND, MDIO_DATA) をリードすると、リードした値が不正になる可能性があります。	0x8102_0300~0x8102_033C に含まれる統計カウンタレジスタをリードするときは、そのリード後に、0x8102_0310 をダミーリードしてください。