

RENESAS TECHNICAL UPDATE

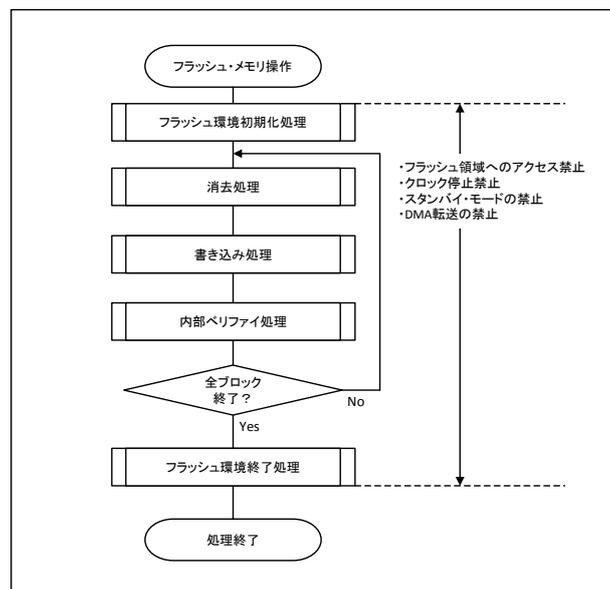
〒211-8668 神奈川県川崎市中原区下沼部 1753
 ルネサス エレクトロニクス株式会社
 問合せ窓口 <http://japan.renesas.com/contact/>
 E-mail: csc@renesas.com

| | | | | | |
|------|---------------------------|--------|----------------|-----------------|-----|
| 製品分類 | MPU & MCU | 発行番号 | TN-V85-A029A/J | Rev. | 第1版 |
| 題名 | 標準セルフ・プログラミング・フローに関する誤記訂正 | | 情報分類 | 技術情報 | |
| 適用製品 | V850E/Dx3 シリーズ | 対象ロット等 | 関連資料 | 適用製品のユーザーズマニュアル | |
| | | 全ロット | | | |

V850E/Dx3 シリーズ ユーザーズマニュアルに関して、フラッシュ・メモリの標準セルフ・プログラミング・フロー中の禁止に関する記述漏れがありましたので、下記の通り追記させていただきます。

1. 訂正内容

フラッシュ・メモリの標準セルフ・プログラミング・フローにおいて、フラッシュ環境期間中は「フラッシュ領域へのアクセス、クロック停止、スタンバイ・モード、DMA 転送を禁止」とさせていただきます。



標準セルフ・プログラミング・フロー

以上