

# RENESAS TECHNICAL UPDATE

〒211-8668 神奈川県川崎市中原区下沼部 1753

ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

| 製品分類 | MPU & MCU                                                                                                   | 発行番号   | TN-78K-A003A/J | Rev.                                                                                    | 第1版 |
|------|-------------------------------------------------------------------------------------------------------------|--------|----------------|-----------------------------------------------------------------------------------------|-----|
| 題名   | 誤記訂正通知 78K0R/KC3-L, 78K0R/KE3-L (USB コントローラ内蔵製品) ユーザーズマニュアル ハードウェア編 Rev.2.01                                |        | 情報分類           | 技術情報                                                                                    |     |
| 適用製品 | 78K0R/KC3-L, 78K0R/KE3-L(USB コントローラ内蔵製品)<br>μ PD78F1022, μ PD78F1023, μ PD78F1024, μ PD78F1025, μ PD78F1026 | 対象ロット等 | 関連資料           | 78K0R/KC3-L, 78K0R/KE3-L (USB コントローラ内蔵製品) ユーザーズマニュアル ハードウェア編 Rev.2.01 (R01UH0019JJ0201) |     |
|      |                                                                                                             | 全ロット   |                |                                                                                         |     |

ユーザーズマニュアルに下記訂正がございましたので、通知いたします。本訂正内容につきましては、次回ユーザーズマニュアル改版時に反映いたします。

## 【訂正内容】

### 1. 第 16 章 図 16-2 (P.799)

<訂正前>

アドレス：FFFD1H リセット時：00H R/W

略号 7 6 5 4 3 2 1 0

|      |        |       |   |                     |   |   |   |                    |
|------|--------|-------|---|---------------------|---|---|---|--------------------|
| IF2H | RSUMIF | USBIF | 0 | SREIF2 <sup>注</sup> | 0 | 0 | 0 | PIF11 <sup>注</sup> |
|------|--------|-------|---|---------------------|---|---|---|--------------------|

<訂正後>

アドレス：FFFD1H リセット時：00H R/W

略号 7 6 5 4 3 2 1 0

|      |                   |                  |              |                     |   |   |   |                    |
|------|-------------------|------------------|--------------|---------------------|---|---|---|--------------------|
| IF2H | <del>RSUMIF</del> | <del>USBIF</del> | <del>0</del> | SREIF2 <sup>注</sup> | 0 | 0 | 0 | PIF11 <sup>注</sup> |
|      | 0                 | RSUMIF           | USBIF        |                     |   |   |   |                    |

## 2. 第 16 章 図 16-3 (P.801)

&lt;訂正前&gt;

アドレス：FFFE4H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |      |      |   |      |      |      |       |        |
|------|------|------|---|------|------|------|-------|--------|
| MK0L | PMK5 | PMK4 | 0 | PMK2 | PMK1 | PMK0 | LVIMK | WDTIMK |
|------|------|------|---|------|------|------|-------|--------|

アドレス：FFFE7H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |        |   |      |                                          |      |        |       |      |
|------|--------|---|------|------------------------------------------|------|--------|-------|------|
| MK1H | TMMK04 | 0 | PMK6 | STMK2 <sup>注</sup><br>CSIMK20<br>IICMK20 | KRMK | RTCIMK | RTCMK | ADMK |
|------|--------|---|------|------------------------------------------|------|--------|-------|------|

アドレス：FFFD4H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |                    |                   |                   |   |       |        |        |        |
|------|--------------------|-------------------|-------------------|---|-------|--------|--------|--------|
| MK2L | PMK10 <sup>注</sup> | PMK9 <sup>注</sup> | PMK8 <sup>注</sup> | 0 | SRMK2 | TMMK07 | TMMK06 | TMMK05 |
|------|--------------------|-------------------|-------------------|---|-------|--------|--------|--------|

アドレス：FFFD5H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |        |       |   |                     |   |   |   |                    |
|------|--------|-------|---|---------------------|---|---|---|--------------------|
| MK2H | RSUMMK | USBMK | 0 | SREMK2 <sup>注</sup> | 0 | 0 | 0 | PMK11 <sup>注</sup> |
|------|--------|-------|---|---------------------|---|---|---|--------------------|

&lt;訂正後&gt;

アドレス：FFFE4H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |      |      |        |      |      |      |       |        |
|------|------|------|--------|------|------|------|-------|--------|
| MK0L | PMK5 | PMK4 | 0<br>1 | PMK2 | PMK1 | PMK0 | LVIMK | WDTIMK |
|------|------|------|--------|------|------|------|-------|--------|

アドレス：FFFE7H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |        |        |      |                                          |      |        |       |      |
|------|--------|--------|------|------------------------------------------|------|--------|-------|------|
| MK1H | TMMK04 | 0<br>1 | PMK6 | STMK2 <sup>注</sup><br>CSIMK20<br>IICMK20 | KRMK | RTCIMK | RTCMK | ADMK |
|------|--------|--------|------|------------------------------------------|------|--------|-------|------|

アドレス：FFFD4H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |                    |                   |                   |        |       |        |        |        |
|------|--------------------|-------------------|-------------------|--------|-------|--------|--------|--------|
| MK2L | PMK10 <sup>注</sup> | PMK9 <sup>注</sup> | PMK8 <sup>注</sup> | 0<br>1 | SRMK2 | TMMK07 | TMMK06 | TMMK05 |
|------|--------------------|-------------------|-------------------|--------|-------|--------|--------|--------|

アドレス：FFFD5H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|      |                        |                            |            |                     |        |        |        |                    |
|------|------------------------|----------------------------|------------|---------------------|--------|--------|--------|--------------------|
| MK2H | <del>RSUMMK</del><br>1 | <del>USBMK</del><br>RSUMMK | 0<br>USBMK | SREMK2 <sup>注</sup> | 0<br>1 | 0<br>1 | 0<br>1 | PMK11 <sup>注</sup> |
|------|------------------------|----------------------------|------------|---------------------|--------|--------|--------|--------------------|

## 2. 第 16 章 図 16-4 (P.802)

<訂正前>

アドレス：FFFE8H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |       |       |   |       |       |       |        |         |
|-------|-------|-------|---|-------|-------|-------|--------|---------|
| PR00L | PPR05 | PPR04 | 0 | PPR02 | PPR01 | PPR00 | LVIPR0 | WDTIPR0 |
|-------|-------|-------|---|-------|-------|-------|--------|---------|

アドレス：FFFECH リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |       |       |   |       |       |       |        |         |
|-------|-------|-------|---|-------|-------|-------|--------|---------|
| PR10L | PPR15 | PPR14 | 0 | PPR12 | PPR11 | PPR10 | LVIPR1 | WDTIPR1 |
|-------|-------|-------|---|-------|-------|-------|--------|---------|

<訂正後>

アドレス：FFFE8H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |       |       |        |       |       |       |        |         |
|-------|-------|-------|--------|-------|-------|-------|--------|---------|
| PR00L | PPR05 | PPR04 | 0<br>1 | PPR02 | PPR01 | PPR00 | LVIPR0 | WDTIPR0 |
|-------|-------|-------|--------|-------|-------|-------|--------|---------|

アドレス：FFFECH リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |       |       |        |       |       |       |        |         |
|-------|-------|-------|--------|-------|-------|-------|--------|---------|
| PR10L | PPR15 | PPR14 | 0<br>1 | PPR12 | PPR11 | PPR10 | LVIPR1 | WDTIPR1 |
|-------|-------|-------|--------|-------|-------|-------|--------|---------|

### 3. 第 16 章 図 16-4 (P.803)

&lt;訂正前&gt;

アドレス：FFFEBH リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |         |   |       |                                             |       |         |        |       |
|-------|---------|---|-------|---------------------------------------------|-------|---------|--------|-------|
| PR01H | TMPR004 | 0 | PPR06 | STPR02 <sup>注</sup><br>CSIPR020<br>IICPR020 | KRPR0 | RTCIPR0 | RTCPR0 | ADPR0 |
|-------|---------|---|-------|---------------------------------------------|-------|---------|--------|-------|

アドレス：FFFD8H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |                     |                    |                    |   |        |         |         |         |
|-------|---------------------|--------------------|--------------------|---|--------|---------|---------|---------|
| PR02L | PPR010 <sup>注</sup> | PPR09 <sup>注</sup> | PPR08 <sup>注</sup> | 0 | SRPR02 | TMPR007 | TMPR006 | TMPR005 |
|-------|---------------------|--------------------|--------------------|---|--------|---------|---------|---------|

アドレス：FFFDCH リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |                     |                    |                    |   |        |         |         |         |
|-------|---------------------|--------------------|--------------------|---|--------|---------|---------|---------|
| PR12L | PPR110 <sup>注</sup> | PPR19 <sup>注</sup> | PPR18 <sup>注</sup> | 0 | SRPR12 | TMPR107 | TMPR106 | TMPR105 |
|-------|---------------------|--------------------|--------------------|---|--------|---------|---------|---------|

アドレス：FFFD9H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |         |        |   |                      |   |   |   |                     |
|-------|---------|--------|---|----------------------|---|---|---|---------------------|
| PR02H | RSUMPR0 | USBPR0 | 0 | SREPR02 <sup>注</sup> | 0 | 0 | 0 | PPR011 <sup>注</sup> |
|-------|---------|--------|---|----------------------|---|---|---|---------------------|

アドレス：FFFDH リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |         |        |   |                      |   |   |   |                     |
|-------|---------|--------|---|----------------------|---|---|---|---------------------|
| PR12H | RSUMPR1 | USBPR1 | 0 | SREPR12 <sup>注</sup> | 0 | 0 | 0 | PPR111 <sup>注</sup> |
|-------|---------|--------|---|----------------------|---|---|---|---------------------|

&lt;訂正後&gt;

アドレス：FFFEBH リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |         |        |       |                                             |       |         |        |       |
|-------|---------|--------|-------|---------------------------------------------|-------|---------|--------|-------|
| PR01H | TMPR004 | 0<br>1 | PPR06 | STPR02 <sup>注</sup><br>CSIPR020<br>IICPR020 | KRPR0 | RTCIPR0 | RTCPR0 | ADPR0 |
|-------|---------|--------|-------|---------------------------------------------|-------|---------|--------|-------|

アドレス：FFFD8H リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |                     |                    |                    |        |        |         |         |         |
|-------|---------------------|--------------------|--------------------|--------|--------|---------|---------|---------|
| PR02L | PPR010 <sup>注</sup> | PPR09 <sup>注</sup> | PPR08 <sup>注</sup> | 0<br>1 | SRPR02 | TMPR007 | TMPR006 | TMPR005 |
|-------|---------------------|--------------------|--------------------|--------|--------|---------|---------|---------|

アドレス：FFFDCH リセット時：FFH R/W

略号 7 6 5 4 3 2 1 0

|       |                     |                    |                    |        |        |         |         |         |
|-------|---------------------|--------------------|--------------------|--------|--------|---------|---------|---------|
| PR12L | PPR110 <sup>注</sup> | PPR19 <sup>注</sup> | PPR18 <sup>注</sup> | 0<br>1 | SRPR12 | TMPR107 | TMPR106 | TMPR105 |
|-------|---------------------|--------------------|--------------------|--------|--------|---------|---------|---------|

アドレス：FFFD9H      リセット時：FFH      R/W

| 略号    | 7                  | 6                 | 5      | 4                   | 3 | 2 | 1 | 0                   |
|-------|--------------------|-------------------|--------|---------------------|---|---|---|---------------------|
| PR02H | <del>RSUMPR0</del> | <del>USBPR0</del> | 0      | SREPR0 <sup>注</sup> | 0 | 0 | 0 | PPR011 <sup>注</sup> |
|       | 1                  | RSUMPR0           | USBPR0 |                     | 1 | 1 | 1 |                     |

アドレス：FFFDDH      リセット時：FFH      R/W

| 略号    | 7                  | 6                 | 5      | 4                    | 3 | 2 | 1 | 0                   |
|-------|--------------------|-------------------|--------|----------------------|---|---|---|---------------------|
| PR12H | <del>RSUMPR1</del> | <del>USBPR1</del> | 0      | SREPR12 <sup>注</sup> | 0 | 0 | 0 | PPR111 <sup>注</sup> |
|       | 1                  | RSUMPR1           | USBPR1 |                      | 1 | 1 | 1 |                     |