

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-SH7-A565A/J	Rev.	第1版
題名	SH7720 ハードウェアマニュアルの訂正について		情報分類	技術情報	
適用製品	SH3-DSP SH7700 シリーズ SH7720 グループ	対象ロット等 全ロット	関連資料	SH7720 ハードウェアマニュアル (RJJ09B0027-0200 Rev.2.00)	

SH7720 ハードウェアマニュアル (Rev.2.00) に誤記、及び、記載漏れがありましたので、訂正のご連絡を致します。

<訂正内容>

- 11-5 ページ 「11.3.クロック動作モード」の「モード0」誤記
(誤) 入力クロック周波数は33.34MHz から 66.67MHz まで使用でき、CKIO の周波数レンジは、24.00MHz から 66.67MHz となります。
(正) 入力クロック周波数は24.00MHz から 66.67MHz まで使用でき、CKIO の周波数レンジは、24.00MHz から 66.67MHz となります。

- 11-10 ページ 「11.4.2 USBH/USBF クロック制御レジスタ (UCLKCR)」、ビット7,6,5 の説明の誤記
(誤)

ビット	ビット名	初期値	R/W	説明
7	USSCS2	0	R/W	ソースクロックセレクトビット
6	USSCS1	1	R/W	源クロックの選択を行います。
5	USSCS0	1	R/W	00X: クロック停止 01X: 設定禁止 10X: 設定禁止 110 :EXTAL_USB 111 :USB 水晶発振子

(正)

ビット	ビット名	初期値	R/W	説明
7	USSCS2	0	R/W	ソースクロックセレクトビット
6	USSCS1	1	R/W	源クロックの選択を行います。
5	USSCS0	1	R/W	000: クロック停止 001: 設定禁止 010: 設定禁止 011: 初期値 (ただし、USBH/USBF を動作させる場合は、"110 :EXTAL_USB" か "111 :USB 水晶発振子"に変更してからお使いください。) 100: 設定禁止 101: 設定禁止 110 :EXTAL_USB 111 :USB 水晶発振子

- 11-12 ページ 「11.6 使用上の注意事項」に以下を追記

USBH、USBF 使用時は、必ず P >13MHz 以上でご使用ください。そうでない場合には動作を保証しません。

4. 18-46 ページ「8.5 割り込み要因とDMAC」の誤記

(誤)

…。DMAC 起動をする場合は、下記の手順を取ってください。

1. 発生要因に対応する割り込みイネーブルビット (TIE, RIE, TDIE) を1にセットしてください。
2. 割り込みコントローラの割り込みマスクレジスタにより、対応する割り込み要求をマスクしてください。

(正)

…。DMAC 起動をする場合は、下記の手順を取ってください。

- 発生要因に対応する割り込みイネーブルビット(TIE, RIE)を1にセットしてください。
 その他の割り込みイネーブルビット (TSIE, ERIE, BRIE, DRIE) は0にセットください。

5. 25-52 ページ「2.5.9 使用上の注意事項」に以下追記

USBH、USBF 使用時は、必ず P >13MHz 以上でご使用ください。そうでない場合には動作を保証しません。

6. 37-3 ページ「5.7.1 レジスタアドレス一覧」の誤記

(誤)

レジスタ名称	略称	ビット数	アドレス	モジュール	アクセスサイズ ^{*1}
SDRAM モードレジスタ	SDMR3		H'A4FD 8xxx		16

(正)

レジスタ名称	略称	ビット数	アドレス	モジュール	アクセスサイズ ^{*1}
SDRAM モードレジスタ	SDMR3		H'A4FD 5xxx		16

7. 37-14 ページ「3.7.1 レジスタアドレス一覧」の誤記

(誤)

レジスタ名称	略称	ビット数	アドレス	モジュール	アクセスサイズ ^{*1}
ポートB データレジスタ	PBDR	8	H'A443 0142		8

(正)

レジスタ名称	略称	ビット数	アドレス	モジュール	アクセスサイズ ^{*1}
ポートB データレジスタ	PBDR	8	H'A405 0142		8

8. 付録-2 ページ「A 端子状態」

(誤)

分類		端子名	パワー オン リセット	マニュアル リセット	ソフト ウェア スタンバイ	ハード ウェア スタンバイ	バス解放	I/O	未使用端子 の処理
PLBG02 56GA-A	PLBG02 56KA-A								
B13	E16	USB2_pwr_en/PTH1	∇	O/P	O/K	Z/Z	O/P	O/I/O	プルアップ

(正)

分類		端子名	パワー オン リセット	マニュアル リセット	ソフト ウェア スタンバイ	ハード ウェア スタンバイ	バス解放	I/O	未使用端子 の処理
PLBG02 56GA-A	PLBG02 56KA-A								
B13	E16	USB2_pwr_en/PTH1	Z	O/P	O/K	Z/Z	O/P	O/I/O	プルアップ

9. 付録 A 端子状態」中の端子位置の誤記
付録-2 ページ

(誤)

分類		端子名	パワー オン リセット	マニュアル リセット	ソフト ウェア スタンバイ	ハード ウェア スタンバイ	バス 解放	I/O	未使用端子 の処理
PLBG02 56GA-A	PLBG02 56KA-A								
C19	B16	USB1_ovr_current/USBF_VBUS	I/I	I/I	I/I	I/I	I/I	I/I	プルダウン

(正)

分類		端子名	パワー オン リセット	マニュアル リセット	ソフト ウェア スタンバイ	ハード ウェア スタンバイ	バス 解放	I/O	未使用端子 の処理
PLBG02 56GA-A	PLBG02 56KA-A								
C19	B20	USB1_ovr_current/USBF_VBUS	I/I	I/I	I/I	I/I	I/I	I/I	プルダウン

付録-6 ページ

(誤)

分類		端子名	パワー オン リセット	マニュアル リセット	ソフト ウェア スタンバイ	ハード ウェア スタンバイ	バス 解放	I/O	未使用端子 の処理
PLBG02 56GA-A	PLBG02 56KA-A								
P4	R1	Vss	-	-	-	-	-	-	
P17	T20	Vcc	-	-	-	-	-	-	
P18	R21	AUDATA0/PTJ1	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
P19	R18	AUDCK/PTJ6	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
P20	U17	VssQ	-	-	-	-	-	-	
R1	T5	VccQ1	-	-	-	-	-	-	
R2	V1	A11	O	O	OZ	Z	Z	O	オープン
R3	V2	A13	O	O	OZ	Z	Z	O	オープン
R4	T1	A15	O	O	OZ	Z	Z	O	オープン
R17	U20	AUDSYNC/PTJ0	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
R18	T18	AEMD0	I	I	I	I	I	I	プルアップ
R19	U21	TRST/PTL7	I	I/P	Z/K	Z/Z	I/P	I/O	プルダウン
R20	V18	VccQ	-	-	-	-	-	-	
T1	R4	A16	O	O	OZ	Z	Z	O	オープン
T2	T4	A6	O	O	OZ	Z	Z	O	オープン
T3	W1	A5	O	O	OZ	Z	Z	O	オープン
T4	AA3	A12	O	O	OZ	Z	Z	O	オープン
T17	Y5	TMS/PTL6	I	I/P	Z/K	Z/Z	I/P	I/O	プルアップ
T18	Y6	TCK/PTL3	I	I/P	Z/K	Z/Z	I/P	I/O	プルアップ
T19	R1	PCC_RESET/PINT7/PTK3	V	O/I/P	O/I/P	Z/Z/Z	O/I/P	O/I/O	オープン
T20	T20	AEBRKAK/PTJ5	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
U1	R21	VssQ1	-	-	-	-	-	-	
U2	R18	A9	O	O	OZ	Z	Z	O	オープン
U3	U17	A4	O	O	OZ	Z	Z	O	オープン
U4	T5	A10	O	O	OZ	Z	Z	O	オープン
U5	V1	D11	Z	Z	Z	Z	Z	IO	プルアップ
U6	V2	D8	Z	Z	Z	Z	Z	IO	プルアップ

(正)

分類		端子名	パワー オン リセット	マニュアル リセット	ソフト ウェア スタンバイ	ハード ウェア スタンバイ	バス 解放	I/O	未使用端子 の処理
PLBG02 56GA-A	PLBG02 56KA-A								
P4	R5	Vss	-	-	-	-	-	-	
P17	P21	Vcc	-	-	-	-	-	-	
P18	R20	AUDATA0/PTJ1	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
P19	P18	AUDCK/PTJ6	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
P20	T17	VssQ	-	-	-	-	-	-	
R1	P4	VccQ1	-	-	-	-	-	-	
R2	T2	A11	O	O	OZ	Z	Z	O	オープン
R3	R2	A13	O	O	OZ	Z	Z	O	オープン
R4	R1	A15	O	O	OZ	Z	Z	O	オープン
R17	T20	AUDSYNC/PTJ0	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
R18	R21	AEMD0	I	I	I	I	I	I	プルアップ
R19	R18	TRST/PTL7	I	I/P	Z/K	Z/Z	I/P	I/O	プルダウン
R20	U17	VccQ	-	-	-	-	-	-	
T1	T5	A16	O	O	OZ	Z	Z	O	オープン
T2	V1	A6	O	O	OZ	Z	Z	O	オープン
T3	V2	A5	O	O	OZ	Z	Z	O	オープン
T4	T1	A12	O	O	OZ	Z	Z	O	オープン
T17	U20	TMS/PTL6	I	I/P	Z/K	Z/Z	I/P	I/O	プルアップ
T18	T18	TCK/PTL3	I	I/P	Z/K	Z/Z	I/P	I/O	プルアップ
T19	U21	PCC_RESET/PINT7/PTK3	V	O/I/P	O/I/P	Z/Z/Z	O/I/P	O/I/O	オープン
T20	V18	AEBRKAK/PTJ5	V	O/P	O/K	Z/Z	O/P	O/I/O	オープン
U1	R4	VssQ1	-	-	-	-	-	-	
U2	T4	A9	O	O	OZ	Z	Z	O	オープン
U3	W1	A4	O	O	OZ	Z	Z	O	オープン
U4	AA3	A10	O	O	OZ	Z	Z	O	オープン
U5	Y5	D11	Z	Z	Z	Z	Z	IO	プルアップ
U6	Y6	D8	Z	Z	Z	Z	Z	IO	プルアップ

以上