

お客様各位

---

## カタログ等資料中の旧社名の扱いについて

---

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

# RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル

株式会社 ルネサス テクノロジ

問合せ窓口 <http://japan.renesas.com/inquiry>E-mail: [csc@renesas.com](mailto:csc@renesas.com)

|      |                                   |        |                |  |     |
|------|-----------------------------------|--------|----------------|--|-----|
| 製品分類 | MPU&MCU                           | 発行番号   | TN-SH7-A581A/J | Rev.   | 第1版 |
| 題名   | マルチメディアカードインタフェース(MMCIF)の誤記訂正について |        | 情報分類           | 技術情報   |     |
| 適用製品 | HD6417720                         | 対象ロット等 | 関連資料           | SH7720 ハードウェアマニュアル Rev2.00 (RJJ09B0027-0200) |     |
|      |                                   | 全ロット   |                |  |     |

SH7720 ハードウェアマニュアル Rev2.00 のマルチメディアカードインタフェース(MMCIF)に、誤記、及び記載漏れがありましたので、訂正のご連絡をいたします。

1. 31-21ページ 「31.3.19 DMA コントロールレジスタ(DMACR)」 に制限事項を追加。

(誤) DMACR は、DMA 要求信号出力を制御します。DMAEN でDMA 要求信号の許可、禁止を設定し、SET2～SET0 で設定した値によりDMA 要求信号を出力します。

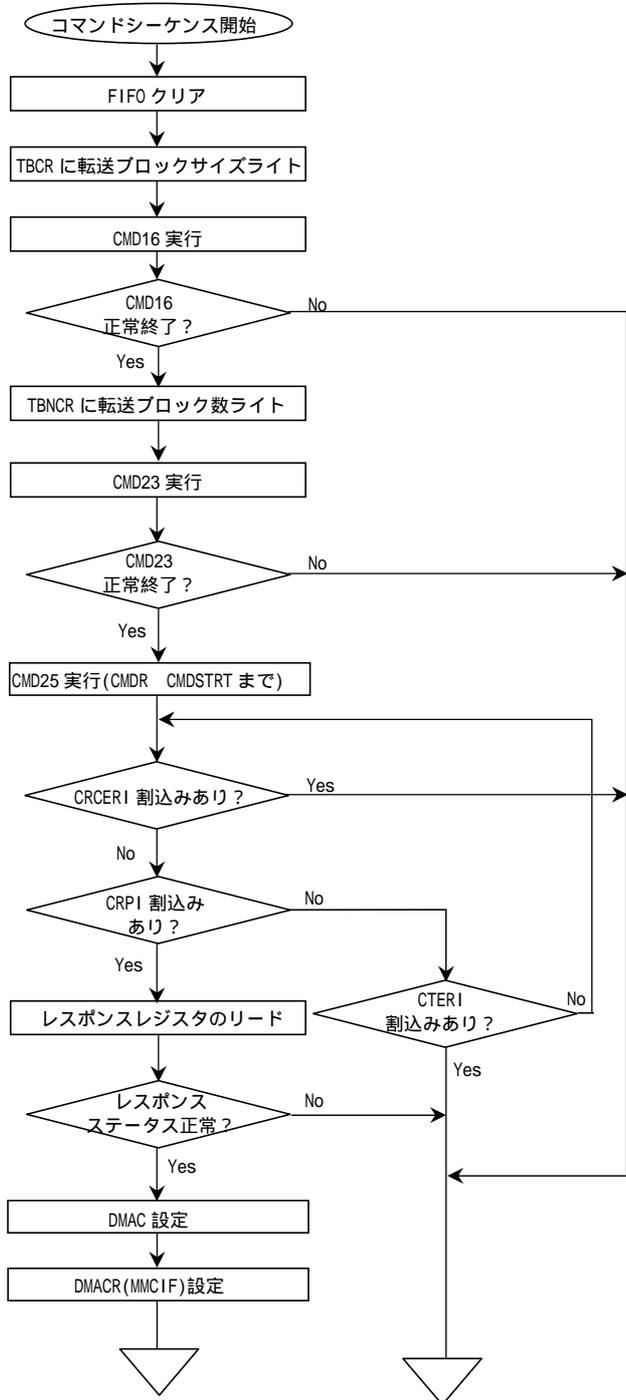
(正) DMACR は、DMA 要求信号出力を制御します。DMAEN でDMA 要求信号の許可、禁止を設定し、SET2～SET0 で設定した値によりDMA 要求信号を出力します。

マルチブロック転送のコマンド(CMD18、CMD25)を実行する前に本レジスタを設定してください。

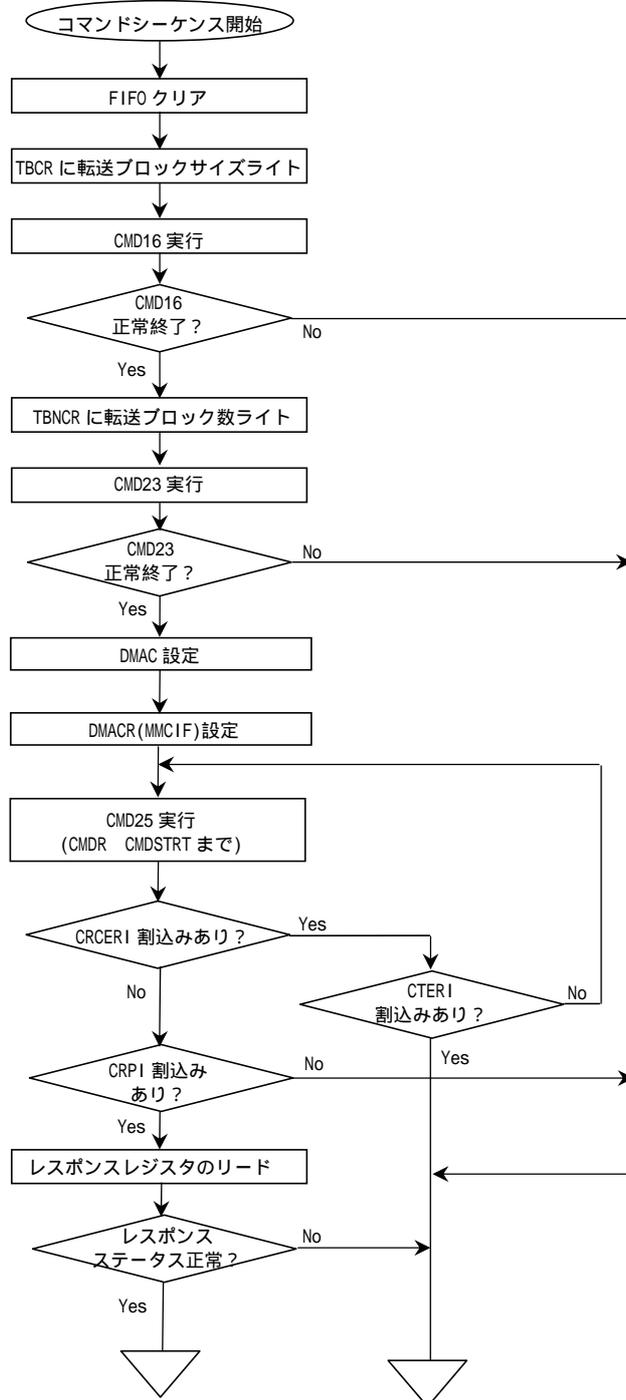
オートモードはopen-endedマルチブロック転送には使用できません。

2. 31-70ページ「図31.32 (1) オートモード pre-defined マルチブロックライト転送動作フローチャートの例」の変更。

(誤)



(正)



- 以上 -