

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
 ルネサス エレクトロニクス株式会社  
 問合せ窓口 <http://japan.renesas.com/contact/>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

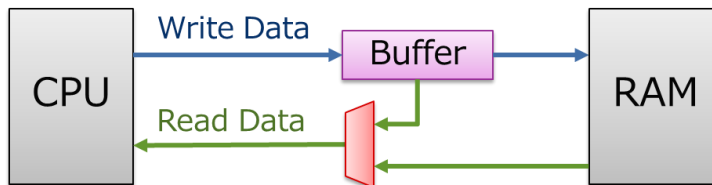
製品分類	MPU & MCU	発行番号	TN-SH7-A910A/J	Rev.	第1版
題名	RAM のストアバッファ動作の注意事項追記		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

下記適用製品のユーザーズマニュアル ハードウェア編におきまして、RAM に以下の注意事項を追記いたします。

## 【注意事項】

RAMとCPUの間には高速アクセス用のバッファが存在します。

ライト命令を行った後に同一アドレスからリード命令による読み出しを行うと、RAMではなくバッファからデータが読み出される場合があります。



確実にRAMからデータを読み出すには、

- RAMからデータを読み出したいアドレスとは異なるRAMのアドレスに対してライトを行った後、
- RAMからデータを読み出したいアドレスからリードして下さい。

尚、SH72AW, SH72AYについては「RAMサイズ32Kバイト」を選択した場合のみが対象となります。

(「RAMサイズ96Kバイト」を選択した場合は、バッファは使用されません。)

## 【適用製品及び関連資料】

シリーズ	グループ	関連資料	Rev.	管理番号
SH72AX	SH72AW	SH72AW グループ、SH72AY グループ ユーザーズマニュアル ハードウェア編	1.20	R01UH0145JJ0120
	SH72AY			

以上