

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: csc@renesas.com

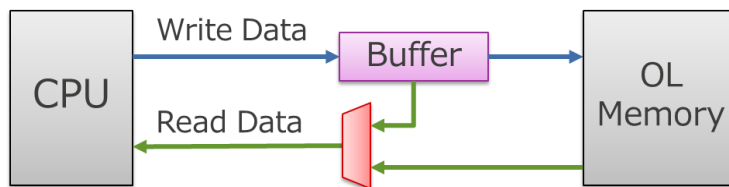
製品分類	MPU & MCU	発行番号	TN-SH7-A911A/J	Rev.	第1版
題名	OLメモリのストアバッファ動作の注意事項追記		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	下記参照	
		全ロット			

下記適用製品のユーザーズマニュアル ハードウェア編におきまして、OLメモリに以下の注意事項を追記いたします。

【注意事項】

OLメモリとCPUの間には高速アクセス用のバッファが存在します。

ライト命令を行った後に同一アドレスからリード命令による読み出しを行うと、OLメモリではなくバッファからデータが読み出される場合があります。



確実にOLメモリからデータを読み出すには、

OLメモリのアドレスにライトを行った後、SYNCO+NOP×2 命令を実行してからOLメモリをリードして下さい。

※SYNCO命令：本命令はデータ操作の同期に使用します。本命令を実行すると、

本命令に先行するバスアクセスの完了を待ってから、本命令より後の命令によるデータアクセスを開始します。

【適用製品及び関連資料】

シリーズ	グループ	関連資料	Rev.	管理番号
SH7450	SH7450	SH7450 グループ、SH7451 グループ ユーザーズマニュアル ハードウェア編	1.10	R01UH0286JJ0110
	SH7451			
SH7455	SH7455	SH7455 グループ、SH7456 グループ ユーザーズマニュアル ハードウェア編	1.10	R01UH0030JJ0110
	SH7456			
SH7457	SH7457	SH7457 グループ、SH7459 グループ ユーザーズマニュアル ハードウェア編	1.20	R01UH0420JJ0120
	SH7459			

以上