

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

RENESAS TECHNICAL UPDATE

〒100-0004 東京都千代田区大手町 2-6-2 日本ビル
株式会社 ルネサス テクノロジ
問合せ窓口 E-mail: csc@renesas.com

製品分類	MPU&MCU	発行番号	TN-H8*-A314A/J	Rev.	第 1 版
題名	H8/38086R グループ, H8/38076R グループのウォッチドッグ タイマ注意事項について		情報分類	技術情報	
適用製品	H8/38076R グループ H8/38086R グループ	対象ロット等 全ロット	関連資料	H8/38076R グループ ハードウェア マニュアル (RJJ09B0077-0300 Rev.3.00) H8/38086R グループ ハードウェア マニュアル (RJJ09B0194-0200 Rev.2.00)	

H8/38076R グループ、H8/38086R グループにてスタンバイ/ウォッチモード時に下記の注意事項がありますので追加いたします。詳細については下記をご参照下さい。

変更前

H8/38076R グループ ハードウェア マニュアル (P14-3)

H8/38086R グループ ハードウェア マニュアル (P14-3)

14.2.1 タイマコントロール/ステータスレジスタ WD1 (TCSRWD1)

ビット	ビット名	初期値	R/W	説明
2	WDON	0	R/W	ウォッチドッグタイマオン このビットを 1 にセットすると、TCWD がカウントアップを開始します。0 にクリアすると TCWD はカウントアップを停止します。 [クリア条件] ・リセット ・TCSRWE=1 の状態で B2WI に 0、WDON に 0 をライトしたとき [セット条件] ・TCSRWE=1 の状態で B2WI に 0、WDON に 1 をライトしたとき

H8/38076R グループ ハードウェア マニュアル (P24-25)

H8/38086R グループ ハードウェア マニュアル (P25-27)

モード	RES 端子	内部状態	各端子	LCD 電源	発振端子
ウォッチモード	Vcc	時計用タイムベースのみ動作 CPU 停止 WDT 内蔵発振器 OFF	Vcc	停止	システムクロック発振器：水晶発振子 サブクロック発振器：水晶発振子
スタンバイモード	Vcc	CPU、タイマともに停止 WDT 内蔵発振器 OFF	Vcc	停止	システムクロック発振器：水晶発振子 サブクロック発振器：X1 端子=GND (32KSTOP=0 のとき)

変更後

H8/38076R グループ ハードウェア マニュアル (P14-3)

H8/38086R グループ ハードウェア マニュアル (P14-3)

14.2.2 タイマコントロール/ステータスレジスタ WD1 (TCSRWD1)

ビット	ビット名	初期値	R/W	説明
2	WDON	0	R/W	ウォッチドッグタイマオン <u>(注1)</u> このビットを 1 にセットすると、TCWD がカウントアップを開始します。0 にクリアすると TCWD はカウントアップを停止します。 [クリア条件] ・リセット ・TCSRWE=1 の状態で B2WI に 0、WDON に 0 をライトしたとき [セット条件] ・TCSRWE=1 の状態で B2WI に 0、WDON に 1 をライトしたとき

(注1) タイマモードレジスタ WD(TMWD)でメイン系の内部クロックを選択し(CKS3=1)、ウォッチモード/スタンバイモードに遷移する場合、必ず WDON を 0 クリアし TCWD のカウントを停止させてください。

H8/38076R グループ ハードウェア マニュアル (P24-25)

H8/38086R グループ ハードウェア マニュアル (P25-27)

モード	RES 端子	内部状態	各端子	LCD 電源	発振端子
ウォッチモード	Vcc	時計用タイムベースのみ動作 CPU 停止 WDT 内蔵発振器 OFF <u>TCSRWD1(WDON)=0</u>	Vcc	停止	システムクロック発振器：水晶発振子 サブクロック発振器：水晶発振子
スタンバイモード	Vcc	CPU、タイマともに停止 WDT 内蔵発振器 OFF <u>TCSRWD1(WDON)=0</u>	Vcc	停止	システムクロック発振器：水晶発振子 サブクロック発振器：X1 端子=GND (32KSTOP=0 のとき)