

RZ/A2M Evaluation Board Kit

R20UT4400JJ0100

Rev.1.00

Sep 28, 2018

Release Note

はじめに

本リリースノートは RZ/A2M Evaluation Board Kit に搭載されている MCU の仕様制限事項について説明します。

1. 仕様制限

該当製品	同梱の CPU ボードにおいて、シリアル番号シールに 00000205783~00000205882 の印字がある場合に該当します。 (2018 年 9 月 28 日時点では全製品該当)
制限 No.1	クロックパルス発振器において、SSCG(Spread Spectrum Clock Generator)機能が有効になりません。出力クロックの周波数変調が動作しないため、輻射ノイズの低減効果が無効になります。
制限 No.2	割り込みコントローラにおいて、FIFO 内蔵シリアルコミュニケーションインタフェース(SCIFA)の ERI 割り込み(受信エラー)、および BRI 割り込み(オーバーラン)が発生しません。 受信エラー、オーバーランエラーを検出したい場合、ソフトウェアにて SCIFA のシリアルステータスレジスタの受信エラーフラグ、ラインステータスレジスタのオーバーランエラーフラグをポーリングする等の処理を実施してください。

2. 改修版 MCU 搭載品の出荷時期

次期製造ロット品より改修版 MCU 搭載品を出荷する予定です。次期製造ロット品の出荷開始時期が決まり次第、RZ/A2M Evaluation Board Kit 製品ページまたはツールニュース等でお知らせします。なお、次期製造ロット品への交換および改修版 MCU への張り替え改造に関するサポートはお受けできませんので、予めご了承ください。

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

RZ/A2M Evaluation Board Kit 製品ページ

<https://www.renesas.com/rza2mevb>

お問合せ先

<http://japan.renesas.com/contact/>

すべての商標および登録商標は、それぞれの所有者に帰属します。