CS+ RL78 コンパイラ CC-RL V1.06.00 リリースノート

R20UT4227JJ0101
Rev.1.01
2021.01.16

この度は，統合開発環境 CS+をご使用いただきまして，誠にありがとうございます。
この添付資料では，本製品をお使いいただく上での制限事項および注意事項等を記載しております。ご使用の前に，必ずお読みくださいますようお願い申し上げます。

目次

第1章　対象デバイスについて

CC-RL がサポートする対象デバイスに関しては，WEB サイトに掲載しています。
こちらをご覧ください。
CS+製品ページ：

https://www.renesas.com/cs+

第2章　ユーザーズ･マニュアルについて

本製品に対応したユーザーズ･マニュアルは，次のようになります。本文書と合わせてお読みください。

マニュアル名	資料番号
CC-RL コンパイラ ユーザーズマニュアル	R20UT3123JJ0106
CS+ 統合開発環境 ユーザーズマニュアル CC-RL ビルド・ツール操作編	R20UT3284JJ0105

第3章　アンインストール時の選択キーワード

本製品をアンインストールする場合は，2 つの方法があります。

・統合アンインストーラを使用する(CS+自体をアンインストールする)

・個別にアンインストールする(本製品のみをアンインストールする)

個別にアンインストールを行う場合，コントロールパネルの

・「プログラムと機能」

から，「CS+ CC-RL V1.06.00」を選択してください。

第4章　変更点

本章では、CC-RL V1.05.00 から V1.06.00 への主な変更点について説明します。

なお、professional 版のライセンス登録時のみ使用できる機能は【professional】と明記します。

4.1　C99規格

言語仕様として C99 規格に準拠し、コンパイル・オプション**-lang** と**-strict_std** を追加しました。
なお今版では、C99 規格のうち可変長配列型・複素数型・一部の標準ライブラリ関数は未サポートです。

-lang=*{c|c99}*

-lang=c オプション指定時、C90 規格に準拠します。
また、-lang=c99 オプション指定時、C99 規格に準拠します。

-strict_std

-lang オプションで指定した言語規格（C90 あるいは C99）に厳密に合わせて処理し、規格に反する記述に対してエラーや警告を出力します。
V1.05.00 以前には C90 規格に厳密に合わせて処理する-ansi オプションがありましたが、V1.06.00 からは-strict_std オプションに変更します。なお、V1.06.00 以降で-ansi オプションを指定した場合、-strict_std オプションに自動的に変換して入力を受け付けます。

4.2　MISRA-C:2012ルールによるチェック機能の拡充【professional】

MISRA-C:2012 ルールによりソース・チェックを行う-misra2012 オプションの引数に、下記の C99 規格用のルール番号を指定できるようにしました。

【必須ルール】　**17.6**

【必要ルール】　**8.14 , 9.4 , 9.5, 13.1, 18.7, 21.11**

【推奨ルール】　**21.12**

各リビジョンでチェック可能な MISRA-C:2012 ルール数は以下の通りです。

ルール分類（ルール数）	*V1.02.00*	*V1.03.00*	*V1.04.00*	*V1.05.00*	***V1.06.00***
必須ルール（16）	3	3	4	6	**7**
必要ルール（108）	31	58	76	80	**86**

推奨ルール（32）	7	21	23	25	**26**
合計ルール（156）	41	82	103	111	**119**

4.3 不正な間接関数呼び出し検出機能【professional】

不正なアドレスへの間接関数呼び出しを検出する機能を追加しました。

下記の手順で間接関数呼び出しの分岐先アドレスをチェックし、問題を検出した場合にエラー関数を呼び出します。

1. コンパイル時に、間接関数呼び出しされる可能性のある関数を C ソース・プログラムから自動で抽出し、リンク時にその情報を統合して関数リストを実行形式ファイル内に生成します。

2. C ソース・プログラムを解析して間接関数呼び出しが行われる直前に、チェック関数”__control_flow_integrity”を呼び出す処理を挿入します。このチェック関数には、当該間接関数呼び出しによる分岐先アドレスが引数として渡されます。

3. 実行時にチェック関数内で、引数の分岐先アドレスが関数リストに含まれるかをチェックします。含まれていない場合は不正な間接関数呼び出しと判断してエラー関数”__control_flow_chk_fail”を呼び出します。

下記の C ソースを例に説明します。

```
＜ソースコード例＞
extern void func1(void);
extern void func2(void);

void (*fp)(void) = &func1;

void main(void) {
    (*fp)();            // 関数func1の間接呼び出し
    func2();            // 関数func2の直接呼び出し
}
```

4 行目で関数 func1 のアドレスが取得されているため、間接呼び出しされる可能性のある関数と判断して関数リストに func1 を追加します。
7 行目で関数ポインタ fp を使用して間接呼び出ししているため、この呼び出しの直前で関数ポインタ fp の値を取得し、取得した値を引数としてチェック関数”__control_flow_integrity”を呼び出すコードを生成します。チェック関数内では、引数で指定した値（正常に実行している場合は func1 のアドレス）が関数リストに含まれるかをチェックし、次のように動作します。

- 含まれている場合 ⇒ C ソース・プログラムの処理を続行します。
- 含まれていない場合 ⇒ エラー関数”__control_flow_chk_fail”を呼び出します。

上記のように、不正な間接関数呼び出しを検出することが可能となります。
8 行目は関数 func2 の直接呼び出しのため、検出機能の対象外です。

本機能を有効にするには、下記のオプションを指定してください。

【コンパイル・オプション】

-control_flow_integrity

不正な間接関数呼び出しを検出するコードを生成します。

【リンク・オプション】

-cfi

不正な間接関数呼び出し検出時に用いる関数リストを生成します。

また、本機能に関連して下記のリンク・オプションも追加しました。

- **-cfi_add_func**
  引数に指定した関数のシンボルまたはアドレスを関数リストに追加します。
- **-cfi_ignore_module**
  引数に指定したファイルに含まれる関数のアドレスを関数リストへ追加しません。
- **-show=cfi**
  -list オプションを指定して出力するリスト・ファイルに関数リストの内容を出力します。

4.4 ハードウェア割り込みハンドラのベクタテーブルのアドレス複数指定対応

#pragma interrupt で同一関数に対し複数のベクタテーブルのアドレスを指定できるようにしました。

```
＜記述例＞
#pragma  interrupt  func(vect=2, vect=8)
  または
#pragma  interrupt  func(vect=2)
#pragma  interrupt  func(vect=8)
```

4.5 ポインタ間接参照を1バイト単位でアクセスする機能

CA78K0R からのコンパイラ移行支援として、volatile 指定がない型へのポインタ間接参照を 1 バイト単位でアクセスする -unaligned_pointer_for_ca78k0r オプションを追加しました。

4.6 最適化強化

主に以下のような最適化を実装することにより、生成コードの性能を改善しました。

(1) ビット演算の改善

ビット幅の狭いデータに対するビット演算を改善しました。

＜ソースコード例＞

```
void func(unsigned char *t, unsigned char i, unsigned char j, unsigned char v) {
        unsigned char *p = &t[i & 0xff];
        unsigned char m = j >> (i & 0xf);
        *p = v ? m : ~m;
}
```

＜V1.05.00 の生成コード＞

```
_func:
        .STACK _func = 8
        push bc
        push hl
        movw hl, ax
        mov a, b
        mov [sp+0x00], a
        mov a, c
        and a, #0x0F
        mov b, a
        mov a, [sp+0x00]
        shrw ax, 8+0x00000
        cmp0 b
        bz $.BB@LABEL@1_2
.BB@LABEL@1_1: ; entry
        shrw ax, 0x01
        dec b
        bnz $.BB@LABEL@1_1
.BB@LABEL@1_2: ; entry
        movw [sp+0x00], ax
        clrb a
        movw bc, ax
        mov a, e
        cmp0 a
        bnz $.BB@LABEL@1_4
.BB@LABEL@1_3: ; bb22
        movw ax, [sp+0x00]
        mov a, #0xFF
        xch a, x
        xor a, #0xFF
        xch a, x
        movw bc, ax
.BB@LABEL@1_4: ; bb25
        mov a, [sp+0x02]
        shrw ax, 8+0x00000
        addw ax, hl
        movw de, ax
        mov a, c
        mov [de], a
        addw sp, #0x04
        ret
```

＜V1.06.00 の生成コード＞

```
_func:
        .STACK _func = 8
        push bc
        push hl
        movw hl, ax
        mov a, b
        mov [sp+0x00], a
        mov a, c
        and a, #0x0F
        mov b, a
        mov a, [sp+0x00]
        shrw ax, 8+0x00000
        cmp0 b
        bz $.BB@LABEL@1_2
.BB@LABEL@1_1: ; entry
        shrw ax, 0x01
        dec b
        bnz $.BB@LABEL@1_1
.BB@LABEL@1_2: ; entry
        movw bc, ax
        mov a, e
        cmp0 a
        mov a, c
        mov b, a
        bnz $.BB@LABEL@1_4
.BB@LABEL@1_3: ; bb22
        xor a, #0xFF
        mov b, a
.BB@LABEL@1_4: ; bb25
        mov a, [sp+0x02]
        shrw ax, 8+0x00000
        addw ax, hl
        movw de, ax
        mov a, b
        mov [de], a
        addw sp, #0x04
        ret
```

(2) 別名解析の改善

別名解析の最適化を改善しました。別名解析は V1.05.00 で実装し、-Oalias=ansi オプション指定時に有効になる最適化です。

V1.05.00 では-Omerge_files オプション指定時は無効でしたが、V1.06.00 では-Omerge_files オプション指定時にも有効になるように改善しました。

別名解析の最適化が有効になったときに現れる効果は V1.05.00 と同じです。

＜ソースコード例＞

```
struct tag1 {
   char member1;
   int    member2;
   long long member3;
} StructArray[2];

struct tag2 {
   short index0;
   short index1;
   short index2;
};

void func(struct tag2 *p) {
   StructArray[p->index1].member1 = 1;
   StructArray[p->index1].member2 = 2;
   StructArray[p->index1].member3 = 3;
}
```

StructArray[p->index1]のアドレス計算を 3 回実施していたものを V1.06.00 では 1 回のみ実施します。

＜V1.04.00 の生成コード＞

```
movw de, ax
movw bc, #0x000C
movw ax, [de+0x02]
mulh
movw bc, ax
mov LOWW(_StructArray)[bc], #0x01
movw ax, [de+0x02]
movw bc, #0x000C
mulh
addw ax, #LOWW(_StructArray+0x00002)
movw hl, ax
onew ax
incw ax
movw [hl], ax
movw ax, [de+0x02]
movw bc, #0x000C
mulh
addw ax, #LOWW(_StructArray+0x00004)
movw de, ax
clrw ax
movw [de+0x06], ax
movw [de+0x04], ax
movw [de+0x02], ax
movw ax, #0x0003
movw [de], ax
ret
```

＜V1.06.00 の生成コード＞

```
push hl
movw de, ax
movw bc, #0x000C
movw ax, [de+0x02]
mulh
addw ax, #LOWW(_StructArray)
movw [sp+0x00], ax
movw de, ax
movw ax, de
mov [de+0x00], #0x01
incw ax
incw ax
movw de, ax
onew ax
incw ax
movw [de], ax
movw ax, [sp+0x00]
addw ax, #0x0004
movw de, ax
clrw ax
movw [de+0x06], ax
movw [de+0x04], ax
movw [de+0x02], ax
movw ax, #0x0003
movw [de], ax
pop hl
ret
```

4.7 メモリ使用量の上限拡張

CC-RL が使用できるホスト PC 上のメモリ量を拡張しました。

- 32bit/64bit OS とも 2G byte 【V1.05.00 以前】
- 32bit OS の場合は **3G byte**、64bit OS の場合は **4G byte** 【V1.06.00 以降】

4.8 メッセージ制御機能

警告メッセージをエラーメッセージに変更するためのコンパイル・オプション**-change_message** を追加することで、警告メッセージの見落としを防止することができるようになりました。

また、警告メッセージの出力を抑止するコンパイル・オプション-no_warning_num に 0510000 番台を指定できるようにしました。

- W0520000 ～ W0559999 が抑止可能 【V1.05.00 以前】
- W0510000 ～ W0559999 が抑止可能 【V1.06.00 以降】

4.9 ヘキサ・ファイルのレコード長固定機能

インテル拡張ヘキサ・ファイル(.hex)とモトローラ・S タイプ・ファイル(.mot)の出力アドレスを、指定したアライメントで整合し、固定レコード長で出力する**-fix_record_length_and_align** オプションを追加しました。常に一定のレコード長でヘキサ・ファイルを出力するため、ヘキサ・ファイルの比較等の作業効率が改善します。

また、-byte_count オプションを拡張し、-form=stype 指定時にも指定できるようにしました。

4.10 リンク時のメッセージ追加

V1.05.00 以前では、整列条件の異なる同名セクションをリンクした場合に警告メッセージ W0561322 を出力していましたが、V1.06.00 では整列条件の異なる同名セクションで、かつ、その整列条件の一方が他方の倍数ではないセクションをリンクした際に警告メッセージ **W0561331** を出力するようにしました。

W0561322：Section alignment mismatch : " セクション"

W0561331：Section alignment is not adjusted : " セクション"

いずれの警告も整列条件は最大の指定を有効にしてリンクします。

W0561322 は動作に問題はありませんので無視しても構いませんが、W0561331 は動作に問題がある可能性がありますので、整列条件を見直す必要があります。

4.11 注意事項の改修

以下 4 件の注意事項を改修しました。注意事項の詳細につきましてはツールニュースをご確認ください。

- 制御式に比較演算がある switch 文の注意事項 (CCRL#015)
- switch 文中のラベルへの goto 文を使用している場合の注意事項(CCRL#016)
- 関数が複数の引数を持ち、仮引数同士の代入または比較がある場合の注意事項 (CCRL#017)
- ループ制御変数の終了条件が定数のループ文に関する注意事項(CCRL#018)

4.12 その他変更・改善

ビルド時に内部エラーが発生する場合がありましたが、これを改善しました。

第5章　注意事項

CC-RL V1.06.00 の注意事項についてはマニュアルを参照してください。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
Rev.1.00	2017.12.20		新規作成
Rev.1.01	2021.01.16	10	注意事項の訂正

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。
   標準水準：　コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等
   高品質水準：輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等
   当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。
7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因しまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものといたします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注１において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1　2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。