

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

H8/300L SLP シリーズ

サーミスタ接続例

要旨

抵抗およびサーミスタをアナログ入力端子に接続し、7セグメントLEDに表示します。

動作確認デバイス

H8/38024

目次

1. 仕様	2
2. 使用機能説明	6
3. 動作原理	9
4. ソフトウェア説明	11
5. フローチャート	13
6. プログラムリスト	13

1. 仕様

- (1) 図 1 にサーミスタ接続例のハードウェア構成を示します。図 1 に示すように、抵抗および NTC サーミスタをアナログ入力端子 2 (AN2 端子) に接続します。
- (2) AN2 端子の A/D 変換を行い、A/D 変換結果を I/O ポートに接続された 7 セグメント LED に表示します。
- (3) 7 セグメント LED 表示は、A/D 変換結果の 10 ビットデータを 16 進数表示の H'000 ~ H'3FF で表示します。
- (4) A/D 変換は、0.5s 毎に行います。

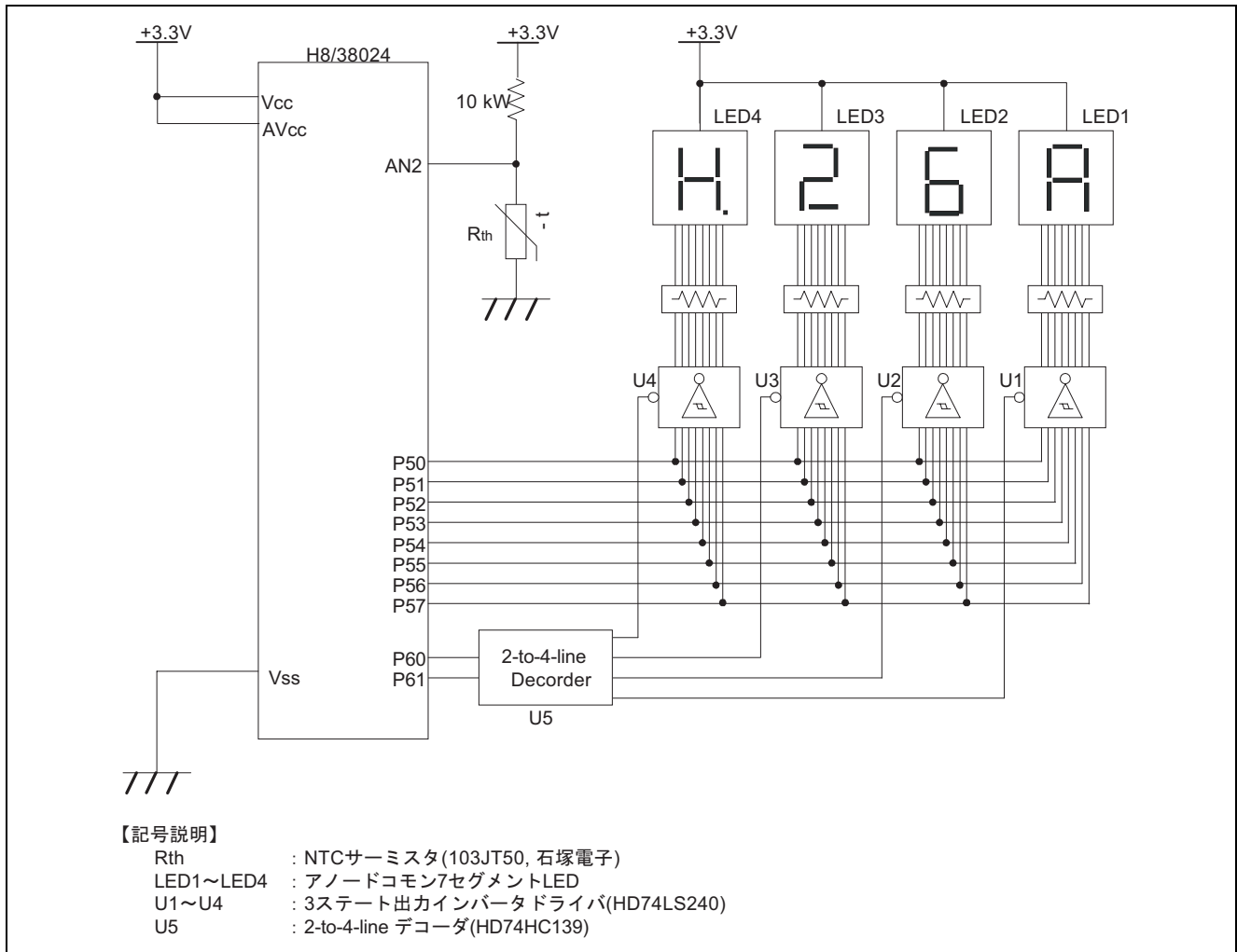


図 1 ハードウェア構成

- (5) タスク例における H8/38024 の動作電圧(Vcc)およびアナログ電源電圧(AVcc)は 3.3V、システムクロック発信周波数は 10MHz、サブクロック発信周波数は 32.768kHz です。
- (6) 本タスク例で使用している NTC サーミスタは、石塚電子(株)製の高精度・超薄型タイプのサーミスタ(型名: 103JT-50)です。以下に使用している NTC サーミスタの仕様を示します。
 - (a) 表 1 に NTC サーミスタ(103JT-50)の定格を示します。

表 1 定格

R25*1	許容差	B 定数*2	熱放散定数	熱時定数	最大許容力	使用温度範囲
10.0kΩ	±1%	343K±1%	約 0.7mW/°C	約 5s	3.5mW at 25°C	-50 ~ +90°C

- 【注】** *1: 25 における公称ゼロ負荷抵抗値
 *2: 25, 85 におけるゼロ負荷抵抗値より算出
 *3: 静止空気中にて測定

(b) 表 2 に NTC サーミスタ(103JT-50)の抵抗-温度特性データ(参考値)を示します。

表 2 抵抗温度特性データ (参考値)

温度(°C)	抵抗値(kΩ)	温度(°C)	抵抗値(kΩ)
50	367.7	25	10.00
45	272.6	30	8.301
40	204.7	35	6.925
35	154.9	40	5.811
30	118.5	45	4.896
25	91.27	50	4.147
20	71.02	55	3.525
15	55.43	60	3.011
10	43.67	65	2.582
5	34.63	70	2.224
0	27.70	75	1.922
5	22.29	80	1.668
10	18.07	85	1.451
15	17.74	90	1.267
20	12.11	—	—

(7) 本タスク例では、7セグメント LED を表示させるためにポート出力を 3 ステート出力インバータドライバ(HD74LS240)に入力して、ドライバの出力を 7 セグメント LED のカソードに接続しています。また 4 個の 7 セグメント LED を表示させるためのポートはすべての 7 セグメント LED に接続されており、7 セグメント LED の表示切り替えは、3 ステートインバータドライバのイネーブル端子により制御しています。また、7 セグメント LED の表示切り替えを行うための信号生成は、2-to-4-line デコーダ(HD74HC139)を使用して、2 本のポート出力により制御します。図 2 に 7 セグメント LED 制御方法について示します。

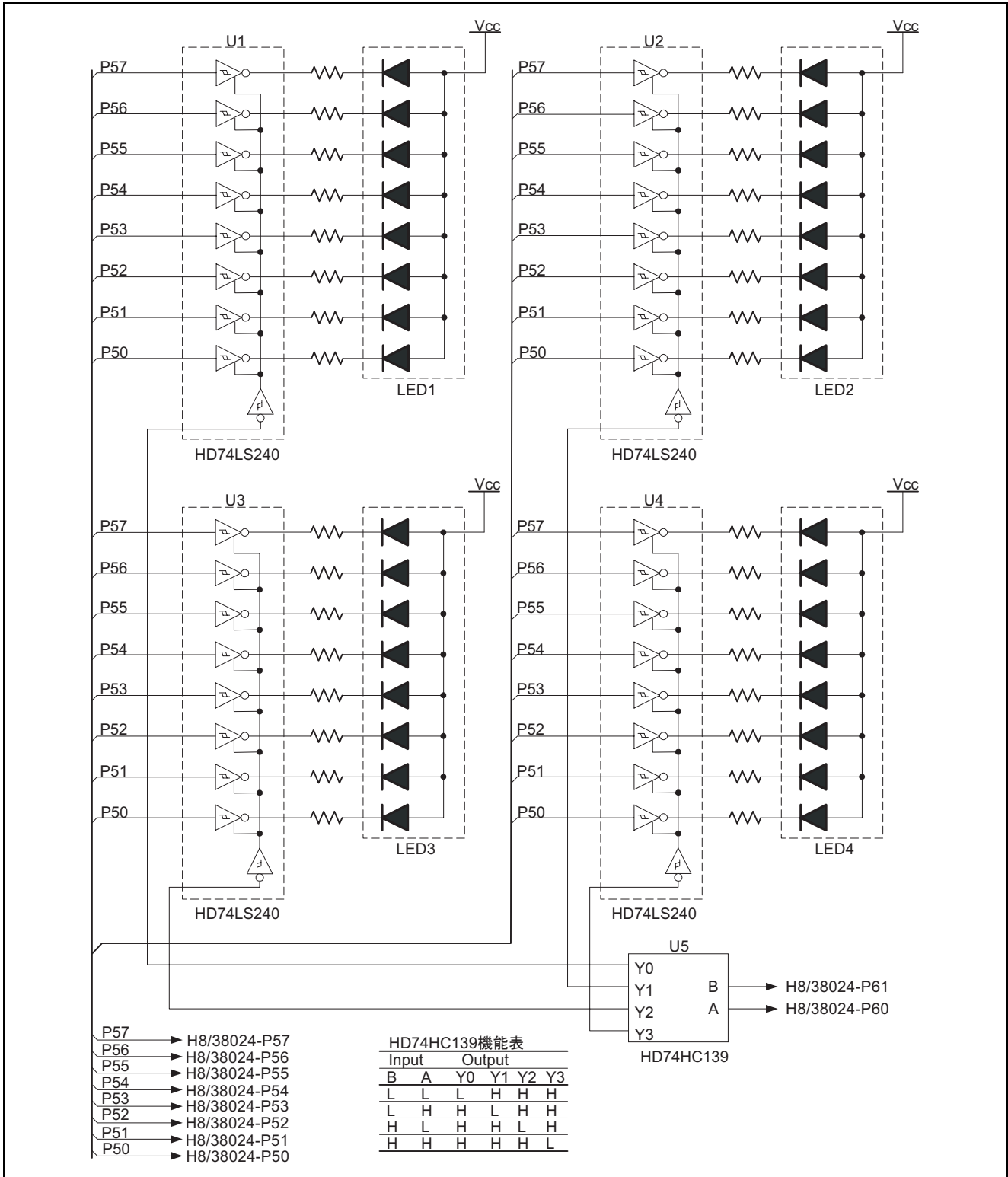


図2 7セグメントLED制御方法

(8) 本タスク例では、A/D 変換結果を 7 セグメント LED に 16 進数で表示(H'3FF~H'000)させます。図 3 に A/D 変換結果の LED 表示方法を示します。

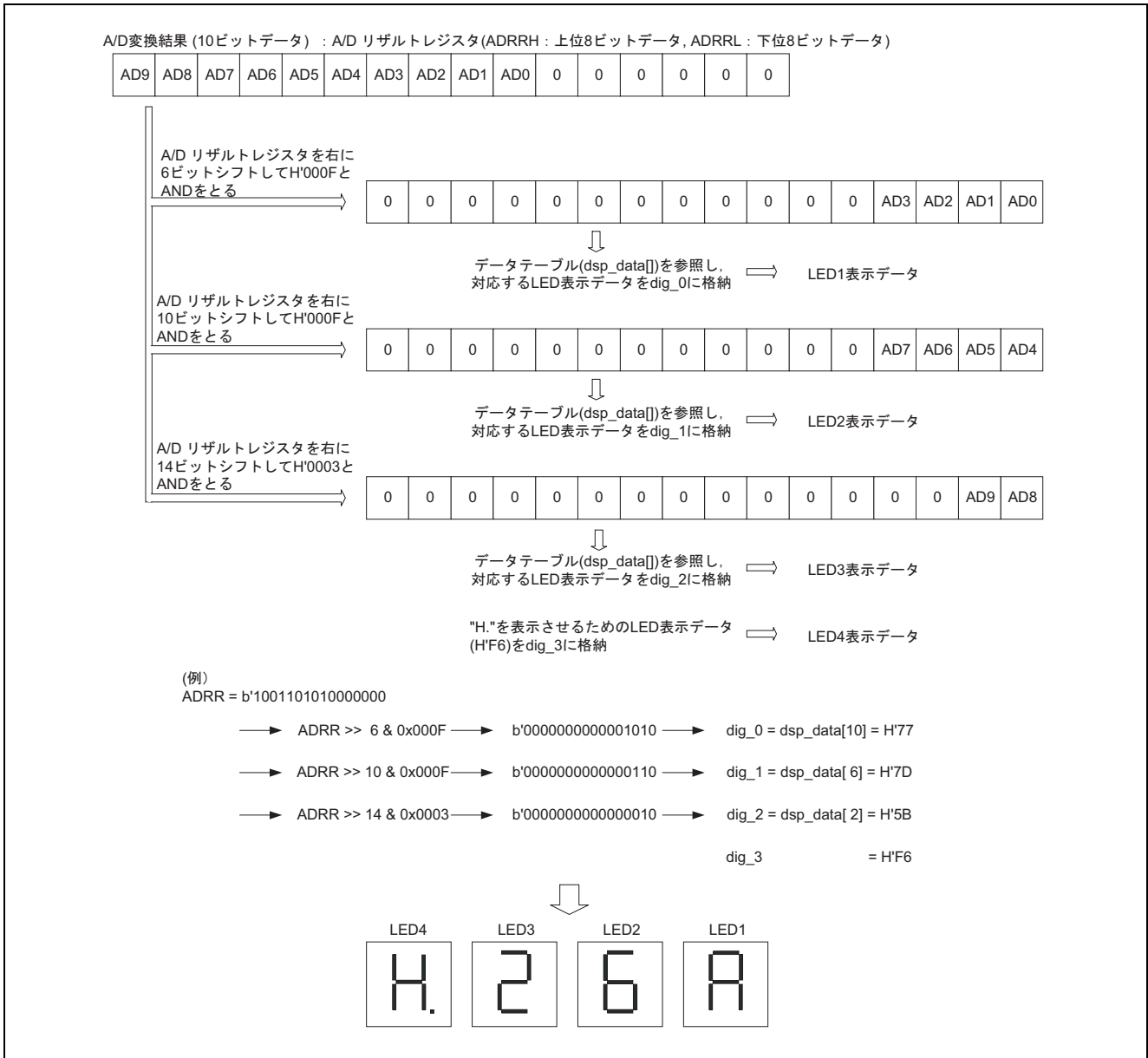


図 3 A/D 変換結果の LED 表示方法

2. 使用機能説明

(1) 図 4 に本タスク例における H8/38024 の使用機能のブロック図を，表 3 に機能割付を示します。

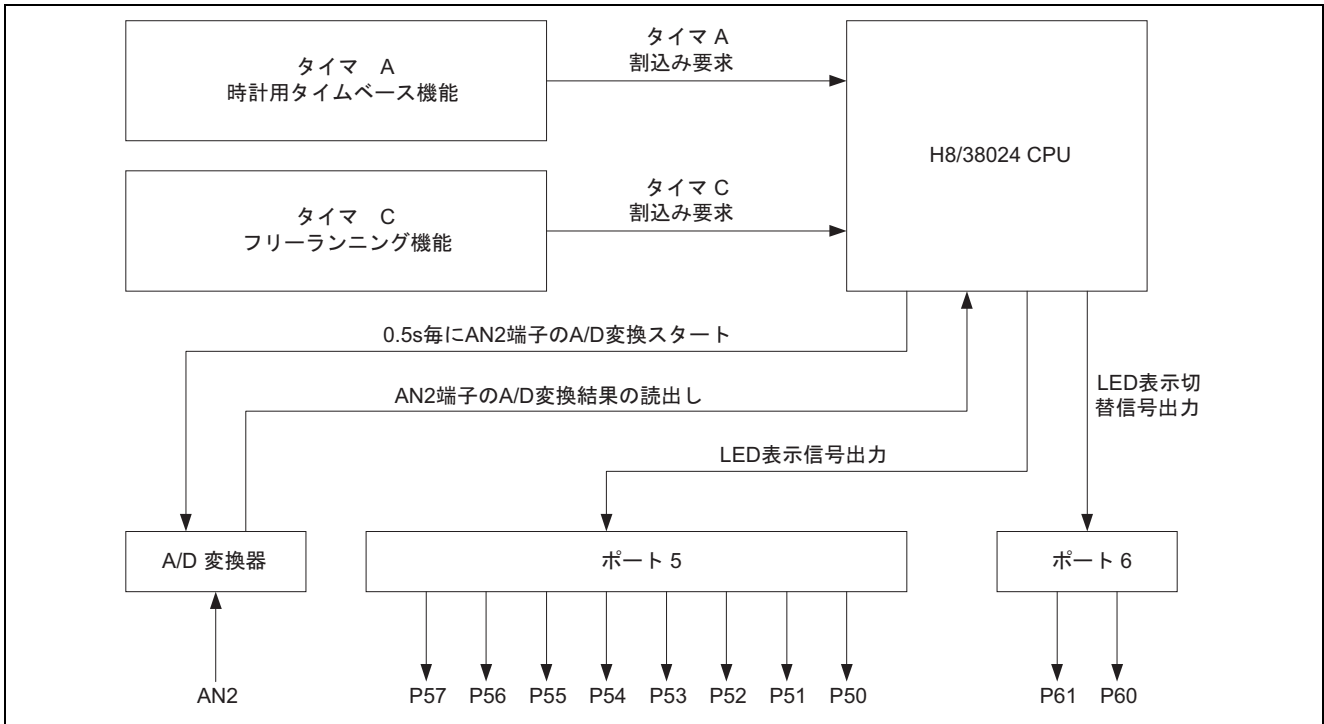


図 4 使用機能ブロック図

表3 機能割り込み

使用機能	機能割付け
タイマ A	タイマ A 時計用タイムベース機能を使用してアナログ入力端子 2 (AN2) の A/D 変換を行う周期である 0.5s を計測します。A/D 変換周期毎にタイマ A 割り込みを使用します。
タイマ C	タイマ C フリーランニング機能を使用して 7 セグメント LED の表示切り替え制御を行います。タイマ C オーバフロー周期 3.2768ms 毎に 4 個の 7 セグメント LED を順番に点灯させることによるダイナミック点灯を行います。
A/D 変換器	A/D 変換器のアナログ入力端子 2 (AN2) に接続されたサーミスタの温度による抵抗変化と、固定抵抗による AVcc ~ GND 間の分圧された電圧値を A/D 変換します。
ポート 6	ポート 6 の P60, P61 出力端子により，4 個の 7 セグメント LED の表示切り替えを行います。P60, P61 出力端子は 2 - to - 4 - line デコーダの入出端子に接続されています。
ポート 5	ポート 5 の P50 ~ P57 出力端子により，7 セグメント LED の表示を行います。AN2 端子の A/D 変換結果である 10 ビットデータを 3 桁の 16 進数表示データに変換して LED に出力します。

(2) 使用する 7 セグメント LED の接続図を図 5 に示します。図 5 に示すようにポート 5 から”High”を出力することにより対応する LED のセグメントが点灯します。また、ポート 5 出力と LED 表示データの関係を表 4 に示します。

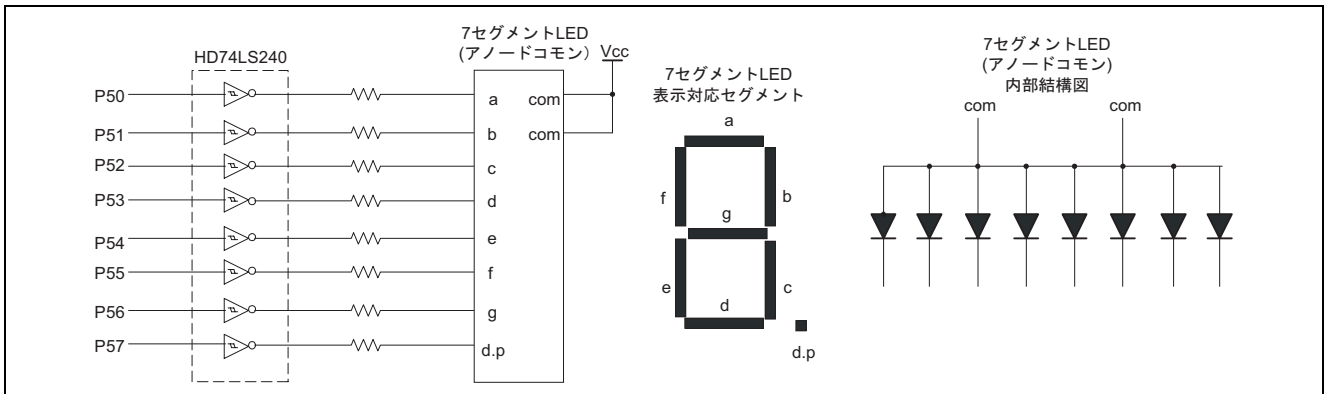




















図 5 7 セグメント LED 接続図および内部結線図

表4 ポート5出力と7セグメントLED表示データの関係

LED 表示	ポート5出力データ								LED 表示	ポート5出力データ							
	P57	P56	P55	P54	P53	P52	P51	P50		P57	P56	P55	P54	P53	P52	P51	P50
	0	0	1	1	1	1	1	1		0	1	1	1	0	1	1	1
	0	0	0	0	0	1	1	0		0	1	1	1	1	1	0	0
	0	1	0	1	1	0	1	1		0	0	1	1	1	0	0	1
	0	1	0	0	1	1	1	1		0	1	0	1	1	1	1	0
	0	1	1	0	0	1	1	0		0	1	1	1	1	0	0	1
	0	1	1	0	1	1	0	1		0	1	1	1	0	0	0	1
	0	1	1	1	1	1	0	1		0	1	0	0	0	0	0	0
	0	0	1	0	0	1	1	1		1	1	1	1	0	1	1	0
	0	1	1	1	1	1	1	1									
	0	1	1	0	1	1	1	1									

3. 動作原理

(1) 図 6 にタイマ A を使用した、AN2 端子の A/D 変換を行う際の動作原理を示します。図 6 に示すように、本タスク例では、A/D 変換割り込みを使用せずに tmra 割り込み処理ルーチンの中で、A/D 変換終了判定を行っています。

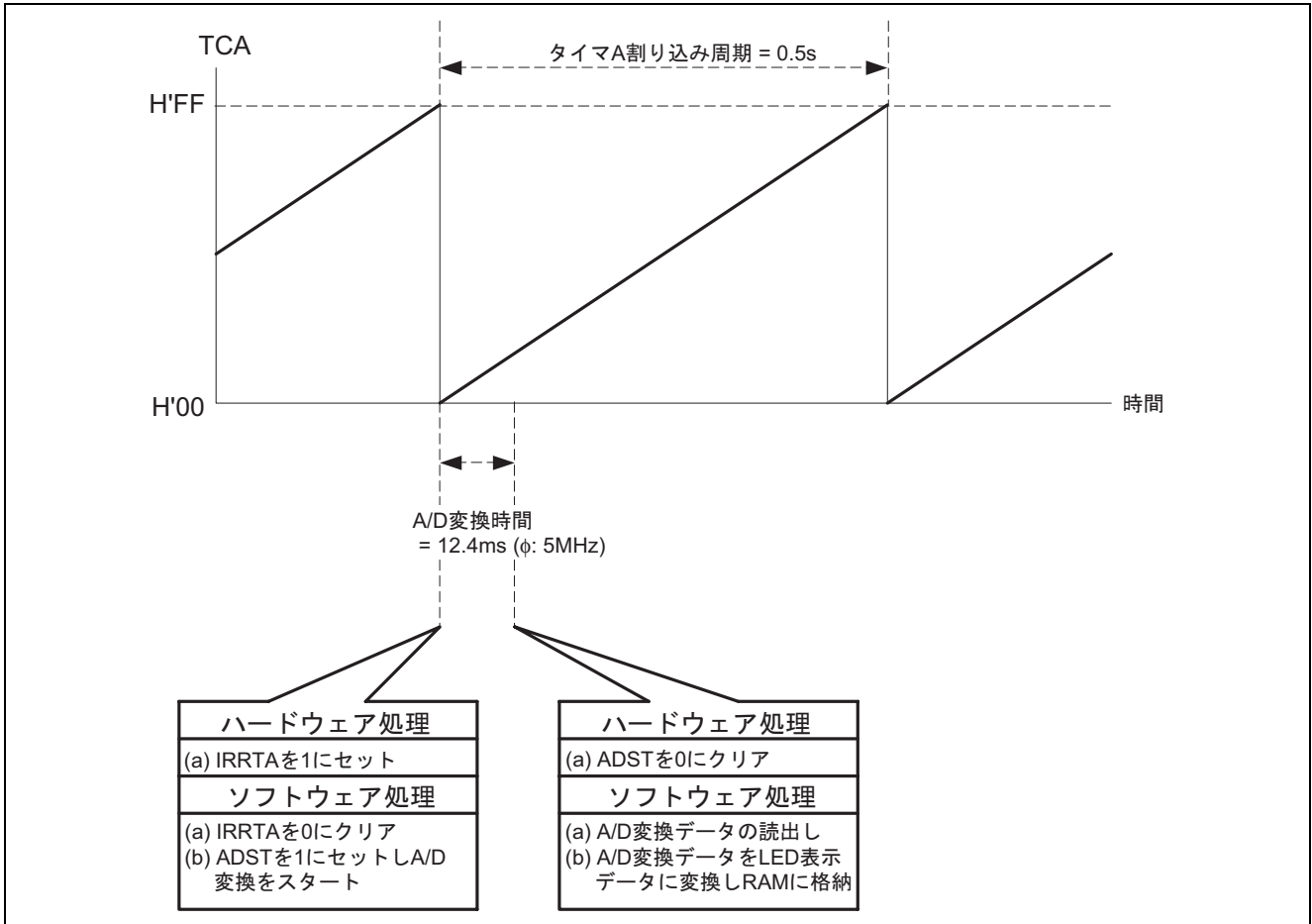


図 6 タイマ A を使用した AN2 端子の A/D 変換の動作原理

(2) 7セグメント LED の表示制御の動作原理について説明します。図7は LED4~LED1 に “3210” を表示する場合の動作原理について説明しています。図7に示すようにタイマ C オーバフロー周期ごとに LED1~LED4 を順番に表示させることにより 7セグメント LED のダイナミック表示を行っています。

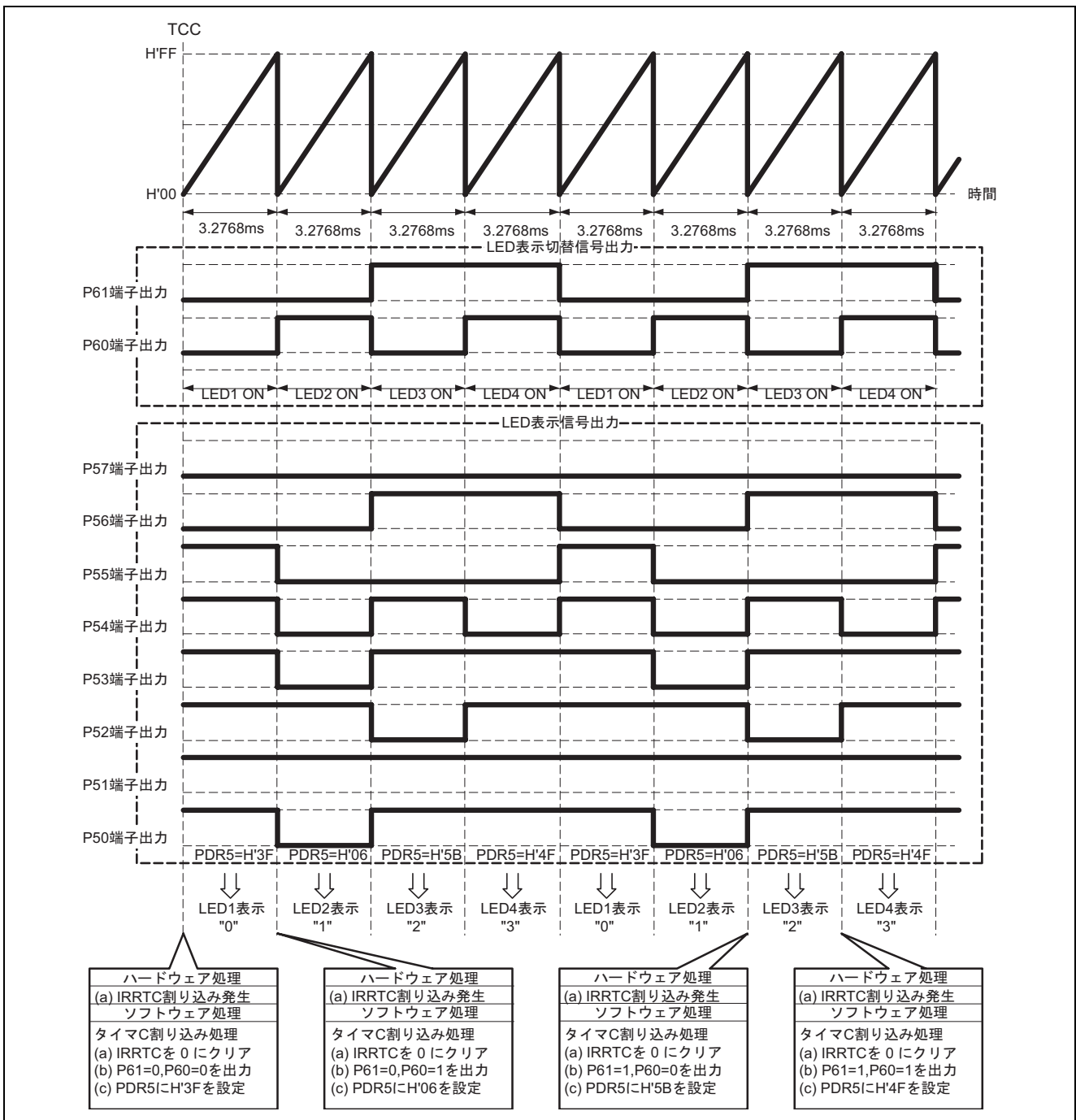


図7 7セグメント LED 表示制御の動作原理

4. ソフトウェア説明

(1) モジュール説明

表 5 に本タスク例におけるモジュール説明を示します。

表 5 モジュール説明

モジュール名	ラベル名	機能
メインルーチン	main	初期設定, 割り込みの許可
タイマ A 割り込み 処理ルーチン	tmra	割り込みフラグのクリア, A/D 変換データを LED 表示データに変換し RAM に格納する
タイマ C 割り込み 処理ルーチン	tmrc	割り込みフラグのクリア, LED 表示データの出力と LED 表示切り替え の制御

(2) 引数説明

本タスク例では, 引数を使用しておりません。

(3) 使用内部レジスタ説明

本タスク例の使用内部レジスタを表 6 に示します。

表 6 使用内部レジスタ説明

レジスタ名	機能説明	アドレス	設定値
TMA	タイマモードレジスタ A : プリスケーラ, 入力クロックの選択	H'FFB0	H'0C (初期設定時)
	TMA3 インターナルクロックセレクト 3 : タイマ A の動作モードの選択 TMA3 = 1 設定時, : プリスケーラ W の出力をカウントする時計用タイムベースとして動作	ビット 3	1
	TMA2	ビット 2	0/1
	TMA1	ビット 1	0
	TMA0 TMA2 = 1, TMA1 = 0, TMA0 = 0 設定時, : TCA リセット TMA2 = 0, TMA1 = 0, TMA0 = 1 設定時, : TCA オーバフロー周期は 0.5s	ビット 0	0/1
TMC	タイマモードレジスタ C : オートリロードの選択, カウンタのアップ/ダウン制御, 入力クロックの制御	H'FFB4	H'1B
	TMC7 オートリロード機能の選択 : TMC7 = 0 のとき, インターバル機能を選択	ビット 7	0
	TMC6	ビット 6	0
	TMC5 : TMC6 = 0, TMC5 = 0 のとき, TCC はアップカウンタ	ビット 5	0
	TMC2 クロックセレクト	ビット 2	0
	TMC1 : TMC2 = 0, TMC = 1, TMC = 1 のとき, 内部クロック	ビット 1	1
	TMC0 /64 でカウント	ビット 0	1
TLC	タイマロードレジスタ C : TCC のリロード値を設定	H'FFB5	H'00

表 6 使用内部レジスタ説明(つづき)

レジスタ名	機能説明	アドレス	設定値
AMR	A/D モードレジスタ : A/D 変換スピードの設定, 外部トリガの選択, アナログ入力端子の指定	H'FFC6	H'36
	ADSF A/D 変換スピードの設定 = 5MHz 設定時, : CKS = 0 のとき, 12.4 μ s	ビット 7	0
	TRGE 外部トリガ入力による A/D 変換の開始を許可または禁止 : TRGE = 0 のとき, 外部トリガによる A/D 変換の開始を禁止	ビット 6	0
	CH3	ビット 3	0
	CH2 チャンネルセレクト 3~0	ビット 2	1
	CH1 : CH3 = 0, CH2 = 1, CH1 = 1, CH0 = 0 のとき, AN2 を選択	ビット 1	1
	CH0	ビット 0	0
ADSR	A/D スタートレジスタ : A/D 変換の開始または停止を指定	H'FFC7	—
	ADSF A/D 変換の開始および終了の確認リード時 : ADSF = 0 のとき, A/D 変換の終了 : ADSF = 1 のとき, A/D 変換中ライト時 : ADSF = 0 のとき, A/D 変換を強制終了 : ADSF = 1 のとき, A/D 変換を開始	ビット 7	0/1
ADRRH	A/D リザルトレジスタ : 上位 8 ビットが格納	H'FFC4	—
ADRRL	A/D リザルトレジスタ : 下位 2 ビットがビット 7, ビット 6 に格納	H'FFC5	—
PUCR6	ポートプルアップコントロールレジスタ 6 : 入力ポートに設定されたポート 6 の各端子のプルアップ MOS をビットごとに制御 PUCR6 = H'00 のとき, : P67 ~ P60 端子のプルアップ MOS はオフ	H'FFE3	H'00
PDR6	ポートデータレジスタ 6 : ポート 6 の汎用入出力ポートデータレジスタ	H'FFD9	H'00
PCR6	ポートコントロールレジスタ 6 : ポート 6 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR6 = H'FF のとき, : P67 ~ P60 端子は汎用出力端子として機能	H'FFE9	H'FF

表 6 使用内部レジスタ説明(つづき)

レジスタ名	機能説明	アドレス	設定値
PMR5	ポートモードレジスタ 5 : ポート 5 の端子機能を設定	H'FFCC	H'00
	WKP7 P57/_WKP7/SEG7 端子機能切り替え : 0 のとき P57 汎用入出力ポート機能	ビット 7	0
	WKP6 P56/_WKP6/SEG6 端子機能切り替え : 0 のとき P56 汎用入出力ポート機能	ビット 6	0
	WKP5 P55/_WKP5/SEG5 端子機能切り替え : 0 のとき P55 汎用入出力ポート機能	ビット 5	0
	WKP4 P54/_WKP4/SEG4 端子機能切り替え : 0 のとき P54 汎用入出力ポート機能	ビット 4	0
	WKP3 P53/_WKP3/SEG3 端子機能切り替え : 0 のとき P53 汎用入出力ポート機能	ビット 3	0
	WKP2 P52/_WKP2/SEG2 端子機能切り替え : 0 のとき P52 汎用入出力ポート機能	ビット 2	0
	WKP1 P51/_WKP1/SEG1 端子機能切り替え : 0 のとき P51 汎用入出力ポート機能	ビット 1	0
	WKP0 P50/_WKP0/SEG0 端子機能切り替え : 0 のとき P50 汎用入出力ポート機能	ビット 0	0
PUCR5	ポートプルアップコントロールレジスタ 5 : 入力ポートに設定されたポート 5 の各端子のプルアップ MOS をビットごとに制御 PUCR5 = H'00 のとき, : P57 ~ P50 端子のプルアップ MOS はオフ	H'FFE2	H'00
PDR5	ポートデータレジスタ 5 : ポート 5 の汎用入出力ポートデータレジスタ	H'FFD8	H'00
PCR5	ポートコントロールレジスタ 5 : ポート 5 の汎用入出力ポートとして使用する端子の入出力をビットごとに選択 PCR5 = H'FF のとき, : P57 ~ P50 端子は汎用出力端子として機能	H'FFE8	H'FF
IENR1	割り込み許可レジスタ 1 : 割り込み要求の許可 / 禁止を制御	H'FFF3	—
	IENTA タイマ A 割り込み要求イネーブル : 1 のとき, タイマ A のオーバフロー割り込み要求を許可	ビット 5	1
IRR1	割り込み要求レジスタ 1 : タイマ A, IRQ4, IRQ3, IRQAEC, IRQ1, IRQ0 割り込み要求が発生すると対応するフラグが 1 にセットされる	H'FFF6	—
	IRRТА タイマ A 割り込み要求フラグ : タイマ A のカウンタ値がオーバフロー(H'FF H'00)したときに 1 にセット : IRRТА に 0 をライトしたときに 0 クリア	ビット 7	0/1

表 6 使用内部レジスタ説明(つづき)

レジスタ名	機能説明	アドレス	設定値
IENR2	割り込み許可レジスタ 2 : 割り込み要求の許可 / 禁止を制御	H'FFF4	—
	IENTC タイマ C 割り込み要求イネーブル : 1 のとき, タイマ C のオーバフローまたはアンダーフロー割り込み要求を許可	ビット 1	1
IRR2	割り込み要求レジスタ 2 : 直接遷移, A/D 変換器, タイマ G, タイマ FH, タイマ FL, タイマ C, 非同期イベントカウンタ割り込み要求が発生すると対応するフラグが 1 にセットされる	H'FFF7	—
	IRRTC タイマ C 割り込み要求フラグ : タイマ C のカウンタ値がオーバフロー(H'FF H'00), またはアンダーフロー(H'00 H'FF)したときに 1 にセット : IRRTC に 0 をライトしたときに 0 クリア	ビット 7	0/1

(4) 使用 RAM 説明

表 7 に本タスク例における使用 RAM 説明を示します。

表 7 使用 RAM 説明

ラベル名	機能	アドレス	使用モジュールラベル名
dig_0	LED1 の表示データを格納(1 byte)	H'FB80	main, tmra
dig_1	LED2 の表示データを格納(1 byte)	H'FB81	main, tmra
dig_3	LED3 の表示データを格納(1 byte)	H'FB82	main, tmra
dig_4	LED4 の表示データを格納(1 byte)	H'FB83	main, tmra
cnt	LED1 ~ LED4 の表示切り替えのための 8 ビットカウンタ (1 byte)	H'FB84	main, tmrc

(5) データテーブル説明

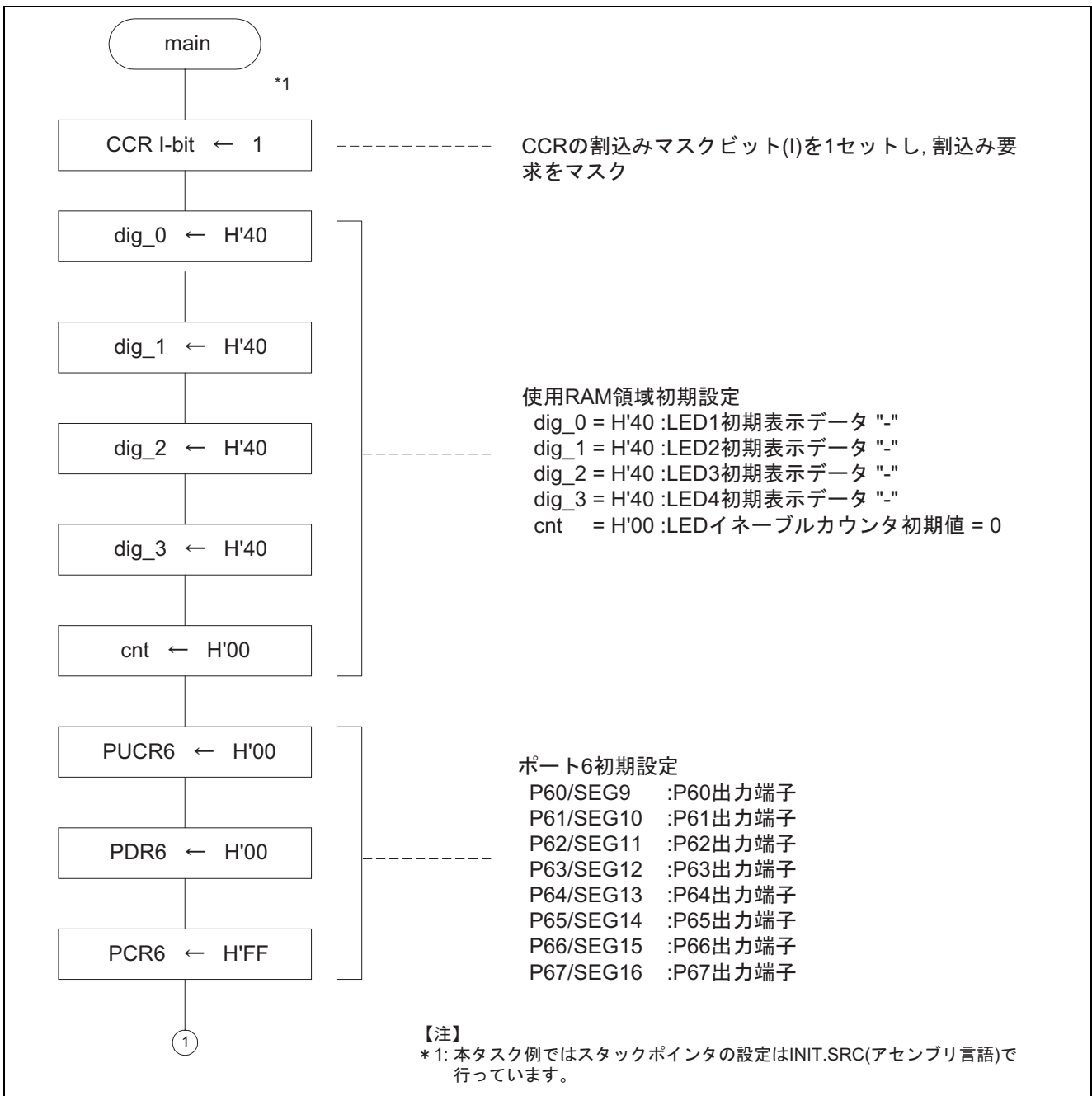
本タスク例では7セグメントLEDの表示データを1次列のデータテーブルとしてROMに格納しています。表8に7セグメントLED表示データテーブル(dsp_data[])の説明を示します。

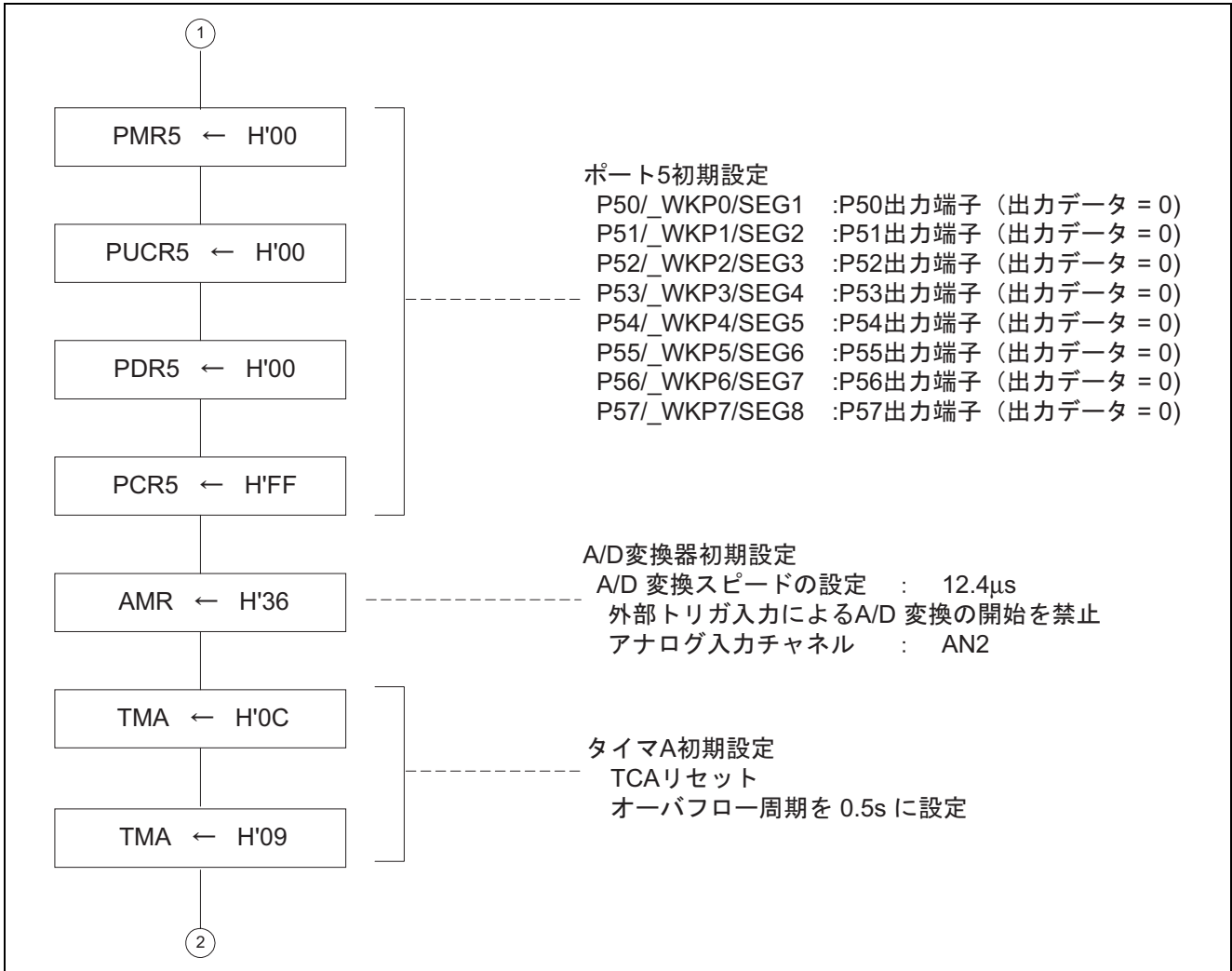
表8 7セグメントLED表示データテーブル(dsp_data[])説明

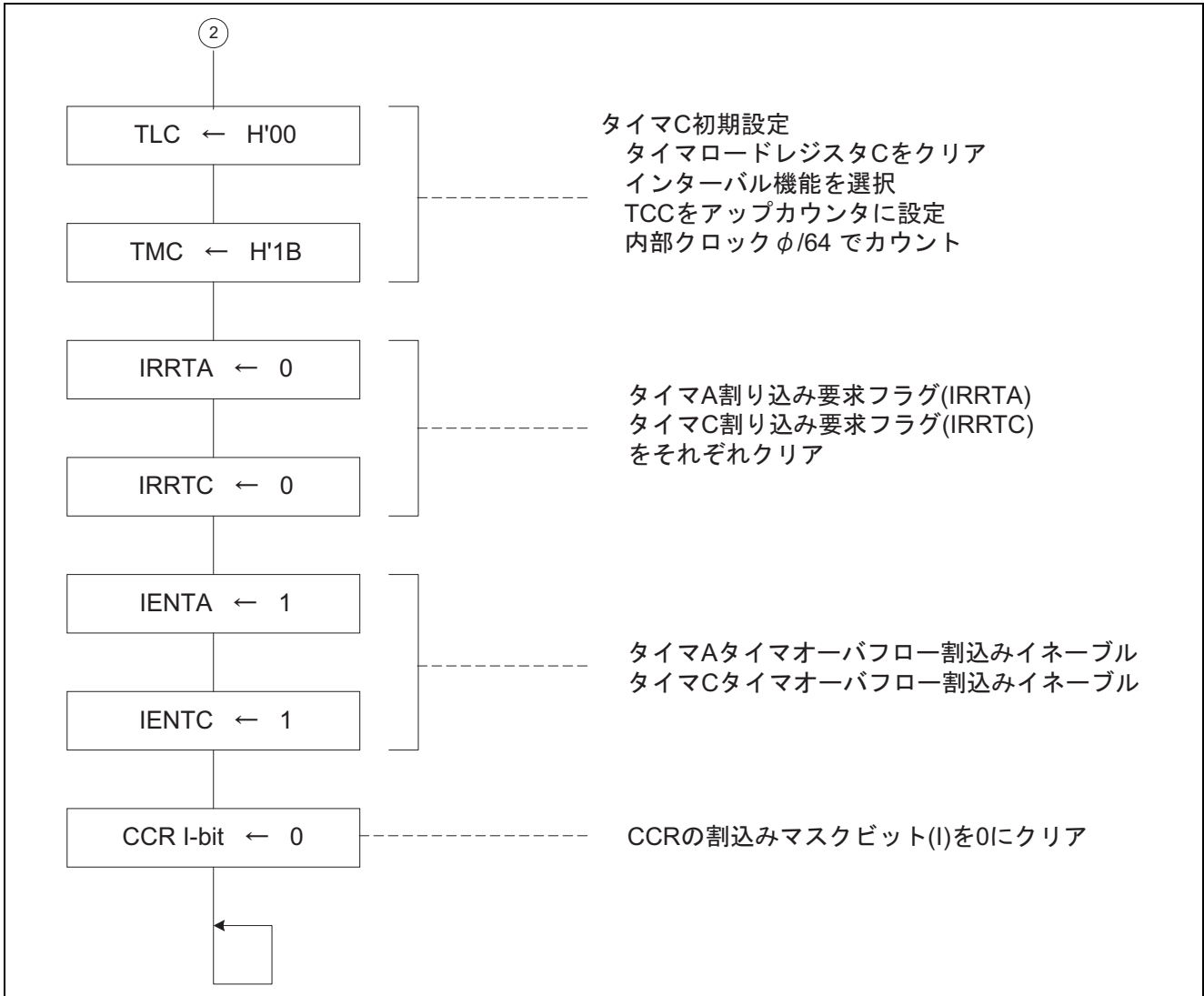
配列名	データ	データ説明	データサイズ	アドレス
dsp_data[0]	H'3F	LEDに"0"を表示させるためのポート5出力データ	1 byte	H'01EC
dsp_data[1]	H'06	LEDに"1"を表示させるためのポート5出力データ	1 byte	H'01ED
dsp_data[2]	H'5B	LEDに"2"を表示させるためのポート5出力データ	1 byte	H'01EE
dsp_data[3]	H'4F	LEDに"3"を表示させるためのポート5出力データ	1 byte	H'01EF
dsp_data[4]	H'66	LEDに"4"を表示させるためのポート5出力データ	1 byte	H'01F0
dsp_data[5]	H'6D	LEDに"5"を表示させるためのポート5出力データ	1 byte	H'01F1
dsp_data[6]	H'7D	LEDに"6"を表示させるためのポート5出力データ	1 byte	H'01F2
dsp_data[7]	H'27	LEDに"7"を表示させるためのポート5出力データ	1 byte	H'01F3
dsp_data[8]	H'7F	LEDに"8"を表示させるためのポート5出力データ	1 byte	H'01F4
dsp_data[9]	H'6F	LEDに"9"を表示させるためのポート5出力データ	1 byte	H'01F5
dsp_data[10]	H'77	LEDに"A"を表示させるためのポート5出力データ	1 byte	H'01F6
dsp_data[11]	H'7C	LEDに"b"を表示させるためのポート5出力データ	1 byte	H'01F7
dsp_data[12]	H'39	LEDに"C"を表示させるためのポート5出力データ	1 byte	H'01F8
dsp_data[13]	H'5E	LEDに"d"を表示させるためのポート5出力データ	1 byte	H'01F9
dsp_data[14]	H'79	LEDに"E"を表示させるためのポート5出力データ	1 byte	H'01FA
dsp_data[15]	H'71	LEDに"F"を表示させるためのポート5出力データ	1 byte	H'01FB

5. フローチャート

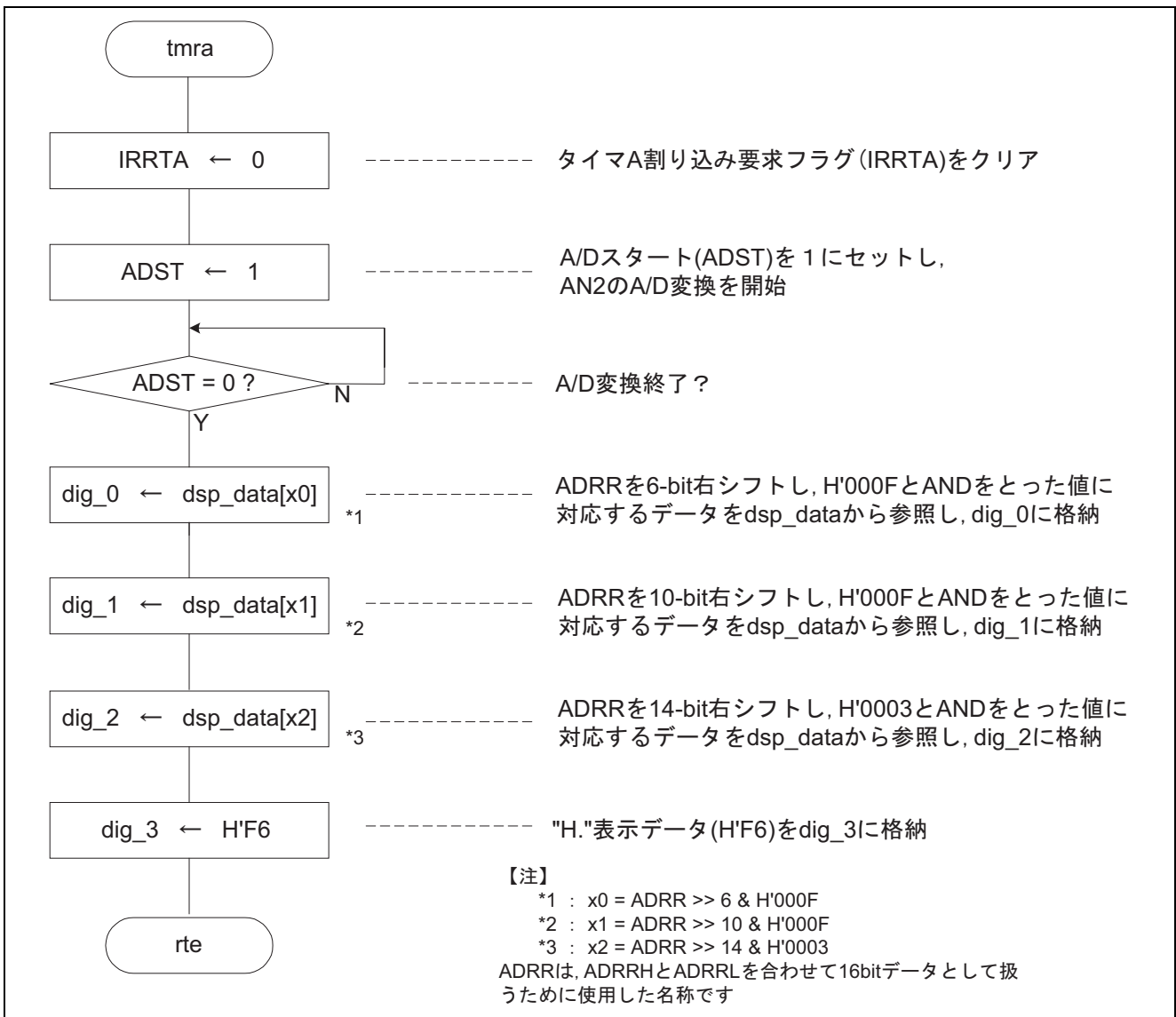
(1) メインルーチン(main)



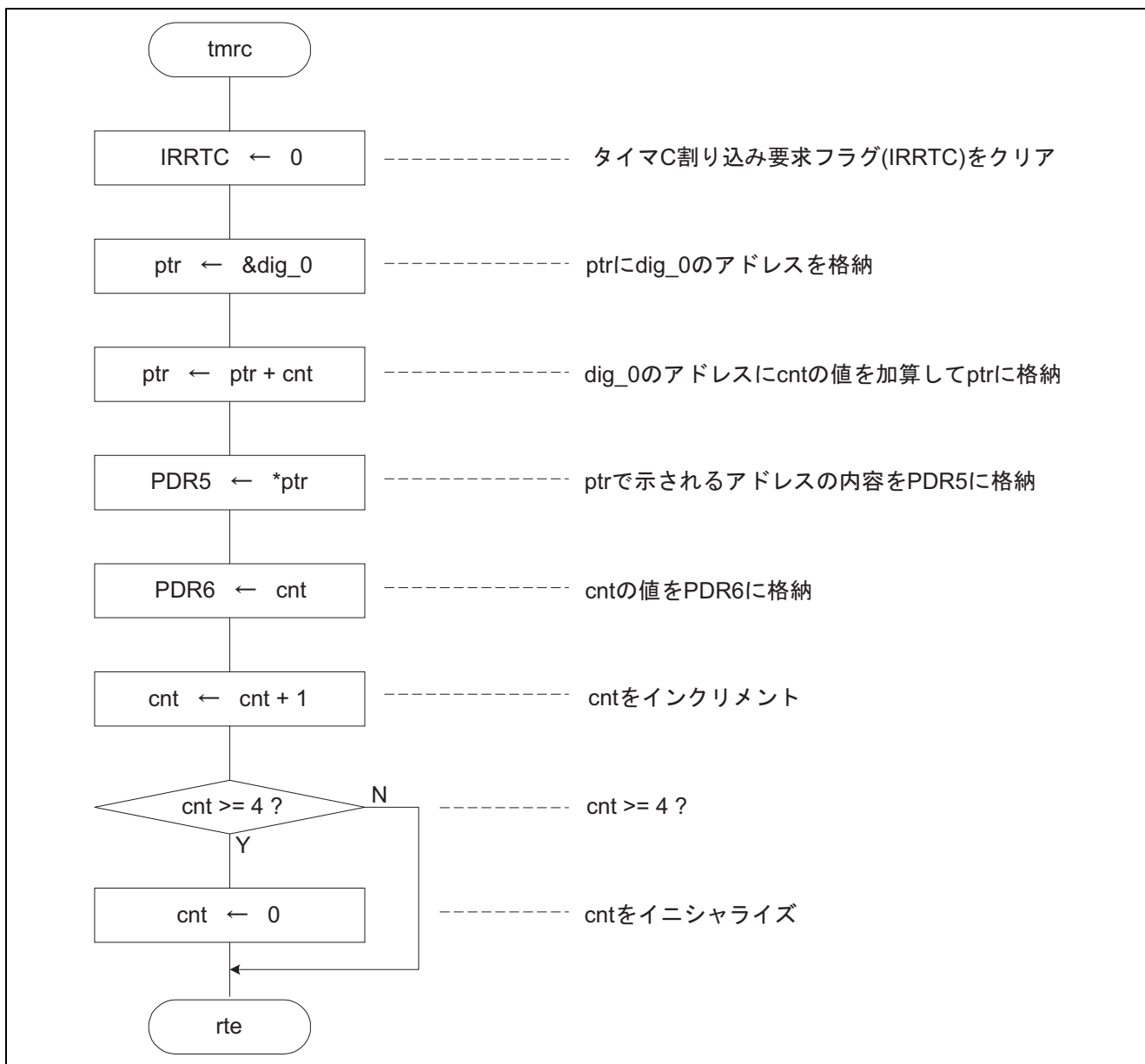




(2) タイマ A 割り込み処理ルーチン(tmra)



(3) タイマ C 割り込み処理ルーチン(tmrc)



6. プログラムリスト

6.1 INIT.SRC (プログラムリスト)

```

.export _INIT
.import _main
;
.section P, CODE
_INIT:
mov.w #h'ff80,r7
ldc.b #b'10000000, ccr
jmp @_main
;
.end

```

```

/* Super Low Power Series -H8/38024- Application note */
/* 応用編 */
/* サーミスタ接続例 */

```

```
#include <machine.h>
```

```
/* Symbol definition */
```

```

struct BIT {
    unsigned char b7:1; /* bit 7 */
    unsigned char b6:1; /* bit 6 */
    unsigned char b5:1; /* bit 5 */
    unsigned char b4:1; /* bit 4 */
    unsigned char b3:1; /* bit 3 */
    unsigned char b2:1; /* bit 2 */
    unsigned char b1:1; /* bit 1 */
    unsigned char b0:1; /* bit 0 */
};

```

```

#define PUCR6 *(volatile unsigned char *)0xFFE3 /* Port pull-up control register 6 */
#define PDR6 *(volatile unsigned char *)0xFFD9 /* Port data register 6 */
#define PCR6 *(volatile unsigned char *)0xFFE9 /* Port control register 6 */

```

```

#define PMR5 *(volatile unsigned char *)0xFFCC /* Port mode register 5 */
#define PUCR5 *(volatile unsigned char *)0xFFE2 /* Port pull-up control register 5 */
#define PDR5 *(volatile unsigned char *)0xFFD8 /* Port data register 5 */
#define PCR5 *(volatile unsigned char *)0xFFE8 /* Port control register 5 */

```

```

#define TMA*(volatile unsigned char *)0xFFB0 /* Timer mode register A */
#define CKSTPR1 *(volatile unsigned char *)0xFFFA /* Clock stop register 1 */

```

```

#define TMC*(volatile unsigned char *)0xFFB4 /* Timer mode register C */
#define TLC*(volatile unsigned char *)0xFFB5 /* Timer Load register C */

```

```

#define ADDR *(volatile unsigned int *)0xFFC4 /* A/D result register (word access) */
#define ADDRH *(volatile unsigned int *)0xFFC4 /* A/D result register (byte access) */
#define ADDRRL *(volatile unsigned int *)0xFFC5 /* A/D result register (byte access) */
#define AMR*(volatile unsigned char *)0xFFC6 /* A/D mode register */
#define ADSR *(volatile unsigned char *)0xFFC7 /* A/D start register */

```

```

#define ADSR_BIT  (*(struct BIT *)0xFFC7)
#define ADST  ADSR_BIT.b7  /* A/D start */

#define IRR1  *(volatile unsigned char *)0xFFF6  /* Interrupt request register 1 */
#define IRR1_BIT  (*(struct BIT *)0xFFF6)
#define IRRTA  IRR1_BIT.b7  /* Timer A interrupt request flag */
#define IENR1  *(volatile unsigned char *)0xFFF3  /* Interrupt enable register 1 */
#define IENR1_BIT  (*(struct BIT *)0xFFF3)
#define IENTA  IENR1_BIT.b7  /* Timer A interrupt enable */

#define IRR2  *(volatile unsigned char *)0xFFF7  /* Interrupt request register 2 */
#define IRR2_BIT  (*(struct BIT *)0xFFF7)
#define IRRTC  IRR2_BIT.b1  /* Timer C interrupt request flag */
#define IENR2  *(volatile unsigned char *)0xFFF4  /* Interrupt enable register 2 */
#define IENR2_BIT  (*(struct BIT *)0xFFF4)
#define IENTC  IENR2_BIT.b1  /* Timer C interrupt enable */

#pragma interrupt (tmra)
#pragma interrupt (tmrc)

/* 関数定義 */
extern void INIT(void);  /* Stack pointer set */
void main(void);  /* main routine */
void tmra(void);  /* Timer A interrupt routine */
void tmrc(void);  /* Timer C interrupt routine */

/* Data table */
const unsigned char dsp_data[16] =
{
    0x3f,  /* LED display data = "0" */
    0x06,  /* LED display data = "1" */
    0x5b,  /* LED display data = "2" */
    0x4f,  /* LED display data = "3" */
    0x66,  /* LED display data = "4" */
    0x6d,  /* LED display data = "5" */
    0x7d,  /* LED display data = "6" */
    0x27,  /* LED display data = "7" */
    0x7f,  /* LED display data = "8" */
    0x6f,  /* LED display data = "9" */
    0x77,  /* LED display data = "A" */
    0x7c,  /* LED display data = "B" */
    0x39,  /* LED display data = "C" */
    0x5e,  /* LED display data = "D" */
    0x79,  /* LED display data = "E" */
    0x71  /* LED display data = "F" */
};

/* RAM define */
unsigned char dig_0;  /* Dig-0 LED display data store */
unsigned char dig_1;  /* Dig-1 LED display data store */
unsigned char dig_2;  /* Dig-2 LED display data store */
unsigned char dig_3;  /* Dig-3 LED display data store */
unsigned char cnt;  /* LED enable counter */

/* Vector address */
#pragma section V1  /* Vector section set */

```



```

void (*const VEC_TBL1[])(void) = {
    INIT                /* H'0000 Reset vector */
};
#pragma section V2                /* Vector section set */
void (*const VEC_TBL2[])(void) = {
    tmra                /* H'0016 Timer A interrupt vector */
};
#pragma section V3                /* Vector section set */
void (*const VEC_TBL3[])(void) = {
    tmrc                /* H'001a Timer C interrupt vector */
};
#pragma section                /* P */

/*****
/* Main program                */
*****/
void main(void)
{
    set_imask_ccr(1);                /* CCR I-bit = 1 */

    dig_0 = 0x40;                /* Used RAM area initialize */
    dig_1 = 0x40;                /* Used RAM area initialize */
    dig_2 = 0x40;                /* Used RAM area initialize */
    dig_3 = 0x40;                /* Used RAM area initialize */
    cnt = 0x00;                /* Used RAM area initialize */

    PUCR6 = 0x00;                /* Port 6 initialize */
    PDR6 = 0x00;
    PCR6 = 0xFF;

    PMR5 = 0x00;                /* Port 5 initialize */
    PUCR5 = 0x00;
    PDR5 = 0x00;
    PCR5 = 0xff;

    AMR = 0x36;                /* A/D converter initialize (AN2) */

    TMA = 0x0c;                /* Clear Timer Counter A to 0 */
    TMA = 0x09;                /* Timer A initialize */
    TLC = 0x00;                /* Clear Timer Load register C to 0 */
    TMC = 0x1b;                /* Timer C initialize */

    IRRTA = 0;                /* Clear IRRTA to 0 */
    IRRTC = 0;                /* Clear IRRTC to 0 */
    IENTA = 1;                /* Timer A interrupt enable */
    IENTC = 1;                /* Timer C interrupt enable */

    set_imask_ccr(0);                /* CCR I-bit = 0 */

    while(1);
}

/*****
/* Timer A Interrupt                */
*****/

```

```

/*****/
void tmra(void)
{
    IRRTA = 0;                /* Clear IRRTA to 0 */
    ADST = 1;                /* A/D converter start */
    while(ADST == 1);        /* A/D converter end ? */
    dig_0 = dsp_data[ADRR >> 6 & 0x000f];    /* Dig-0 LED display data set */
    dig_1 = dsp_data[ADRR >> 10 & 0x000f];    /* Dig-1 LED display data set */
    dig_2 = dsp_data[ADRR >> 14 & 0x0003];    /* Dig-2 LED display data set */
    dig_3 = 0xf6;            /* Dig-3 LED display data set */
}

/*****/
/* Timer C Interrupt */
/*****/
void tmrc(void)
{
    unsigned char *ptr;      /* Pointer set */

    IRRTC = 0;               /* Clear IRRTC to 0 */

    ptr = &dig_0;            /* LED display data store address set */
    ptr += cnt;              /* LED display data read */
    PDR5 = *ptr;             /* LED display data output */
    PDR6 = cnt;              /* LED enable data output */

    cnt++;                   /* "cnt" increment */
    if (cnt >= 4){           /* 4 times end ? */
        cnt = 0;             /* "cnt" initialize */
    }
}

```

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2003.12.19	—	初版発行

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気づきの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。