

## M16C/63,64A,64C,65,65C,6C,5LD,56D,5L,56,5M,57グループ

R01AN0732JJ0100

シリアルインタフェース

Rev.1.00

高速通信時のDMACを使用したクロック同期スレーブ受信方法

2011.07.29

## 要旨

本アプリケーションノートでは、M16Cグループを使用し、高速通信時にシリアルインタフェースのクロック同期形シリアルI/OモードとDMACを使用してスレーブ受信する方法について説明します。

クロック同期形シリアルI/Oモードのスレーブ受信時、連続受信モードにおいても、送受信クロックが高速になると、正しくデータが受信できなくなる場合があります。高速通信時は、連続受信モードを使用せずにDMACを応用して通信することで、正しくデータを受信することができます。

## 対象デバイス

M16C/63グループ  
M16C/64Aグループ  
M16C/64Cグループ  
M16C/65グループ  
M16C/65Cグループ  
M16C/6Cグループ  
M16C/5LDグループ  
M16C/56Dグループ  
M16C/5Lグループ  
M16C/56グループ  
M16C/5Mグループ  
M16C/57グループ

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

## 目次

|       |                             |    |
|-------|-----------------------------|----|
| 1.    | 仕様.....                     | 3  |
| 1.1   | クロック同期形シリアルI/Oモードの注意事項..... | 4  |
| 2.    | 動作確認条件.....                 | 5  |
| 3.    | ソフトウェア説明.....               | 6  |
| 3.1   | 動作概要.....                   | 7  |
| 3.2   | 必要メモリサイズ.....               | 8  |
| 3.3   | 定数一覧.....                   | 8  |
| 3.4   | 変数一覧.....                   | 8  |
| 3.5   | 関数一覧.....                   | 9  |
| 3.6   | 関数仕様.....                   | 9  |
| 3.7   | フローチャート.....                | 10 |
| 3.7.1 | メイン処理.....                  | 10 |
| 3.7.2 | 周辺機能初期化処理.....              | 11 |
| 4.    | サンプルコード.....                | 13 |
| 5.    | 参考ドキュメント.....               | 13 |

## 1. 仕様

クロック同期形シリアルI/OモードとDMACを2チャンネル使用します。1バイトずつ連続で受信し、計256バイトのデータを受信します。連続受信モードは使用しません。DMACを使用して、UiTBレジスタへのダミーデータの書き込みと、UiRBレジスタからの受信データの読み出しを行います。

連続受信モードを使用する場合、送受信クロックが高速になると、図 1.1 のように UiRB レジスタの読み出しタイミングが注意事項(「1.1 クロック同期形シリアルI/Oモードの注意事項」参照)を違反し、正しくデータの受信ができない場合があります。DMACを使用して通信することで、送受信クロックが高速の場合でも図 1.2 のように注意事項を守り正しくデータを受信することができます。

表 1.1 に使用する周辺機能と用途を、図 1.1 に連続受信モードのタイミング図を、図 1.2 にDMACを使用した連続受信のタイミング図を示します。

表 1.1 使用する周辺機能と用途

| 周辺機能               | 用途          |
|--------------------|-------------|
| シリアルインタフェース(UART0) | データの受信      |
| DMAC(DMA0)         | ダミーデータの書き込み |
| DMAC(DMA1)         | 受信データの読み出し  |

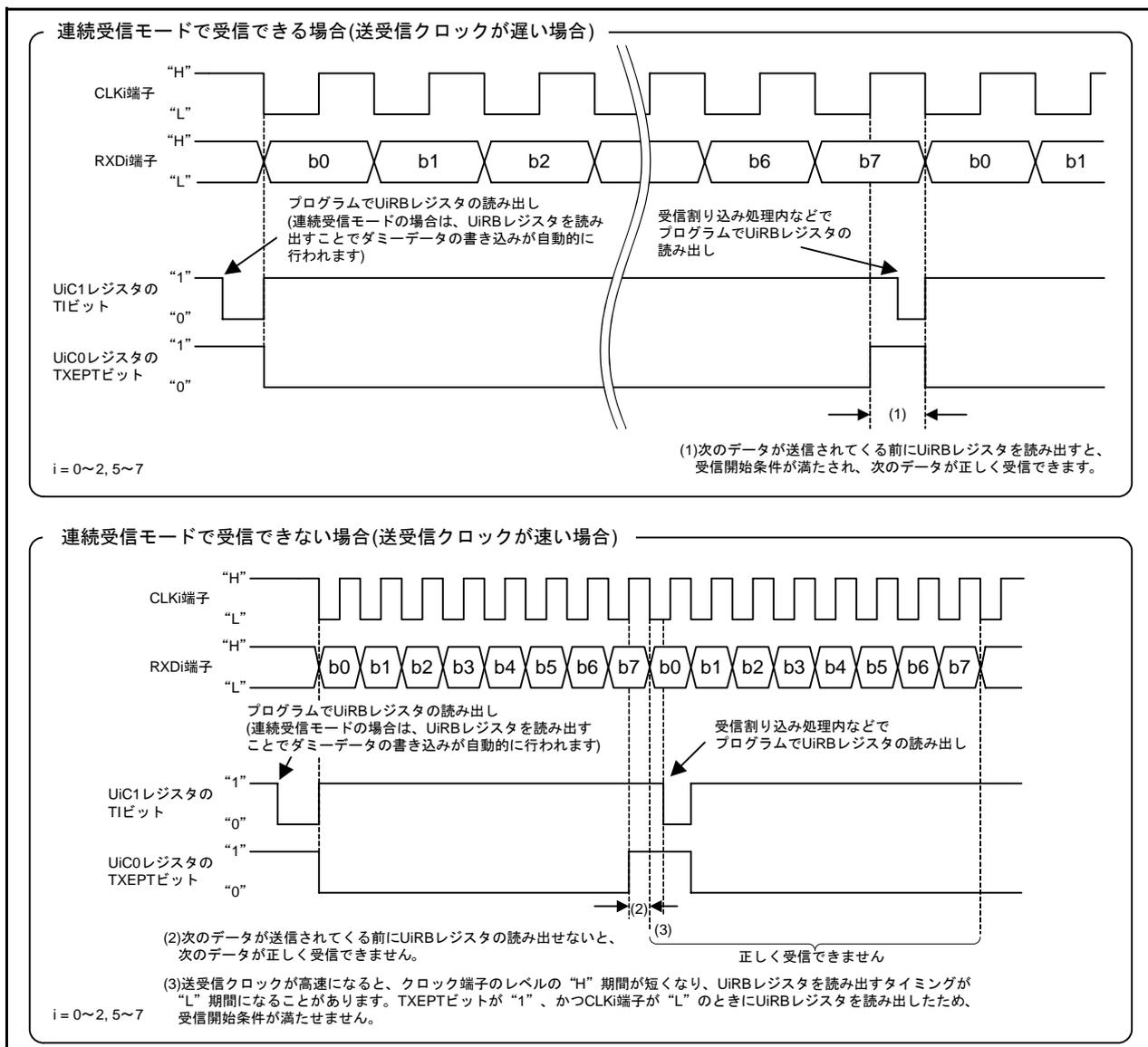


図 1.1 連続受信モードのタイミング図

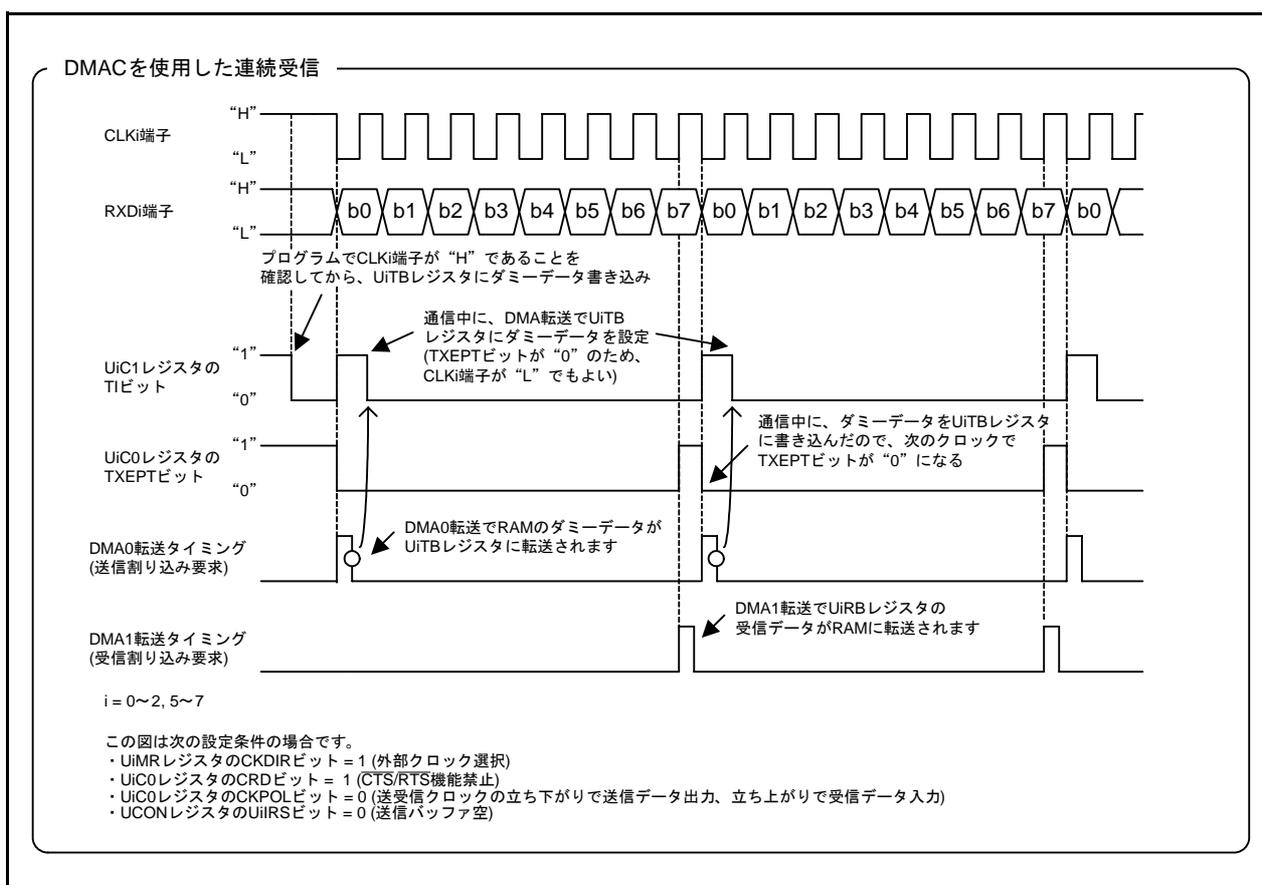


図 1.2 DMACを使用した連続受信のタイミング図

## 1.1 クロック同期形シリアルI/Oモードの注意事項

M16C/63,64A,64C,65,65C,6C,5LD,56D,5L,56,5M,57グループのクロック同期形シリアルI/Oモードの送受信には以下の注意事項があります。

外部クロックを選択し、UIC0レジスタのTXEPTビットが“1”(送信レジスタにデータなし)の状態から送受信を始める場合は、外部クロックが下に示すレベルのときに、受信開始条件を満たすようにしてください。

- ・ UIC0レジスタのCKPOLビットが“0”(送受信クロックの立ち下がりで送信データ出力、立ち上がりで受信データ入力)の場合、外部クロックが“H”
- ・ CKPOLビットが“1”(送受信クロックの立ち上がりで送信データ出力、立ち下がりで受信データ入力)の場合、外部クロックが“L”

## 2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表 2.1 動作確認条件

| 項目            | 内容  |
|---------------|---|
| 使用マイコン        | M16C/65グループ   |
| 動作周波数         | ・ XINクロック : 8MHz<br>・ CPUクロック : 32MHz(PLLクロック : 2分周、8逡倍)  |
| 動作電圧          | 5V(3.3V~5Vで動作可能です)  |
| 統合開発環境        | ルネサス エレクトロニクス製<br>High-performance Embedded Workshop Version 4.09   |
| Cコンパイラ        | ルネサス エレクトロニクス製<br>M16C Series, R8C Family Compiler V.5.45 Release 01<br>コンパイルオプション<br>-c -info -dir "\$(CONFIGDIR)"<br>(統合開発環境のデフォルト設定を使用しています) |
| 動作モード         | シングルチップモード  |
| サンプルコードのバージョン | Version 1.00  |

### 3. ソフトウェア説明

サンプルコードでは、UART0のクロック同期形シリアルI/Oモード、DMAC0およびDMAC1を組み合わせて、計256バイトのデータを受信します。

UART0、DMAC0およびDMAC1の設定条件を表3.1~表3.3に示します。

表 3.1 UART0設定条件

| 項目        | 内容                                  |
|-----------|-------------------------------------|
| 動作モード     | クロック同期形シリアルI/Oモード                   |
| 送受信クロック   | 外部クロック                              |
| CTS/RTS機能 | 機能禁止                                |
| CLK極性選択   | 送受信クロックの立ち下がりで送信データ出力、立ち上がりで受信データ入力 |
| ビットオーダ    | LSBファースト                            |
| 送信割り込み要因  | 送信バッファ空(TI=1)                       |
| 連続受信モード   | 連続受信モード禁止                           |

表 3.2 DMAC0設定条件

| 項目                       | 内容      |
|--------------------------|---------|
| 転送単位                     | 8ビット    |
| 転送モード                    | 単転送     |
| 転送元アドレス(RAMのアドレス)方向      | 固定      |
| 転送先アドレス(U0TBレジスタのアドレス)方向 | 固定      |
| DMA要求要因                  | UART0送信 |
| 転送回数                     | 255回    |

表 3.3 DMAC1設定条件

| 項目                       | 内容      |
|--------------------------|---------|
| 転送単位                     | 8ビット    |
| 転送モード                    | 単転送     |
| 転送元アドレス(U0RBレジスタのアドレス)方向 | 固定      |
| 転送先アドレス(RAMのアドレス)方向      | 順方向     |
| DMA要求要因                  | UART0受信 |
| 転送回数                     | 256回    |

### 3.1 動作概要

- (1) 受信開始条件の設定  
U0C1レジスタのREビットに“1”(受信許可)、TEビットに“1”(送信許可)を設定します。プログラムでCLK0端子が“H”であることを確認してから、U0TBレジスタにダミーデータを書き込みます。
- (2) DMA0転送の発生  
U0TBレジスタのデータが送信レジスタに転送されると、U0C1レジスタのTIビットが“1”(U0TBレジスタにデータなし)に、U0C0レジスタのTXEPTビットが“0”(送信レジスタにデータあり)になります。このとき、UART0送信割り込み要求によりDMA0転送が発生し、RAMからU0TBレジスタにダミーデータが転送されます。
- (3) 送信中(TXEPT=0のとき)に受信開始条件を設定  
DMA0転送によってU0TBレジスタにダミーデータが書き込まれると、TIビットが“0”(U0TBレジスタにデータあり)になります。(TXEPTビットが“0”のため「1.1 クロック同期形シリアルI/Oモードの注意事項」に該当しません。)
- (4) DMA1転送の発生  
受信が完了すると、U0C1レジスタのRIビットが“1”(U0RBレジスタにデータあり)になります。このとき、UART0受信割り込み要求によりDMA1転送が発生し、U0RBレジスタからRAMに受信データが転送されます。計256バイト受信するまで(2)~(4)を行ないます。
- (5) 256バイト受信完了  
計256バイトの受信が完了すると、以降のデータは受信しません。

図 3.1 にタイミング図を示します。

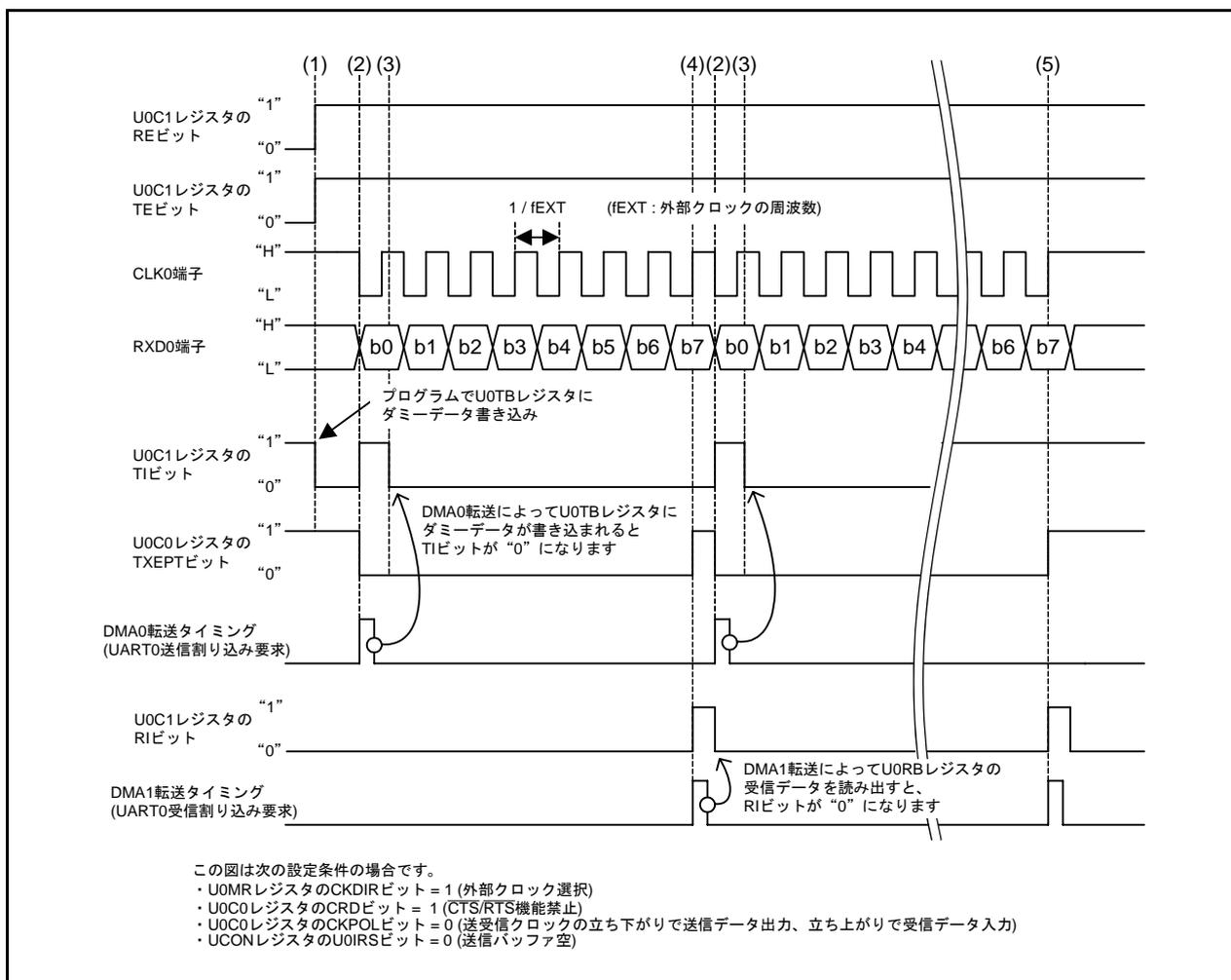


図 3.1 タイミング図

### 3.2 必要メモリサイズ

表 3.4に必要メモリサイズを示します。

表 3.4 必要メモリサイズ

| 使用メモリ        | サイズ    | 備考                  |
|--------------|--------|---------------------|
| ROM          | 229バイト | r01an0732_srcモジュール内 |
| RAM          | 257バイト | r01an0732_srcモジュール内 |
| 最大使用ユーザスタック  | 14バイト  |                     |
| 最大使用割り込みスタック | 0バイト   |                     |

必要メモリサイズはCコンパイラのバージョンやコンパイルオプションにより異なります。

### 3.3 定数一覧

表 3.5にサンプルコードで使用する定数を示します。

表 3.5 サンプルコードで使用する定数

| 定数名        | 設定値 | 内容     |
|------------|-----|--------|
| DUMMY_DATA | FFh | ダミーデータ |

### 3.4 変数一覧

表 3.6にグローバル変数を示します。

表 3.6 グローバル変数

| 型             | 変数名           | 内容       | 使用関数                 |
|---------------|---------------|----------|----------------------|
| unsigned char | trn_data      | 送信データ    | peripheral_init      |
| unsigned char | rcv_data[256] | 受信データ格納用 | main、peripheral_init |

### 3.5 関数一覧

表 3.7 関数を示します。

表 3.7 関数

| 関数名             | 概要         |
|-----------------|------------|
| mcu_init        | CPU初期設定処理  |
| peripheral_init | 周辺機能初期設定処理 |

### 3.6 関数仕様

サンプルコードの関数仕様を示します。

---

#### mcu\_init

---

|       |                                 |
|-------|---------------------------------|
| 概 要   | CPU初期設定処理                       |
| ヘッダ   | なし                              |
| 宣 言   | void mcu_init(void)             |
| 説 明   | CPUクロックにPLLクロック(2分周、8通倍)を設定します。 |
| 引 数   | なし                              |
| リターン値 | なし                              |
| 備 考   |                                 |

---

#### peripheral\_init

---

|       |                                |
|-------|--------------------------------|
| 概 要   | 周辺機能初期設定処理                     |
| ヘッダ   | なし                             |
| 宣 言   | void peripheral_init(void)     |
| 説 明   | UART0、DMAC0およびDMAC1の初期設定を行います。 |
| 引 数   | なし                             |
| リターン値 | なし                             |
| 備 考   |                                |

### 3.7 フローチャート

#### 3.7.1 メイン処理

図 3.2にメイン処理のフローチャートを示します。

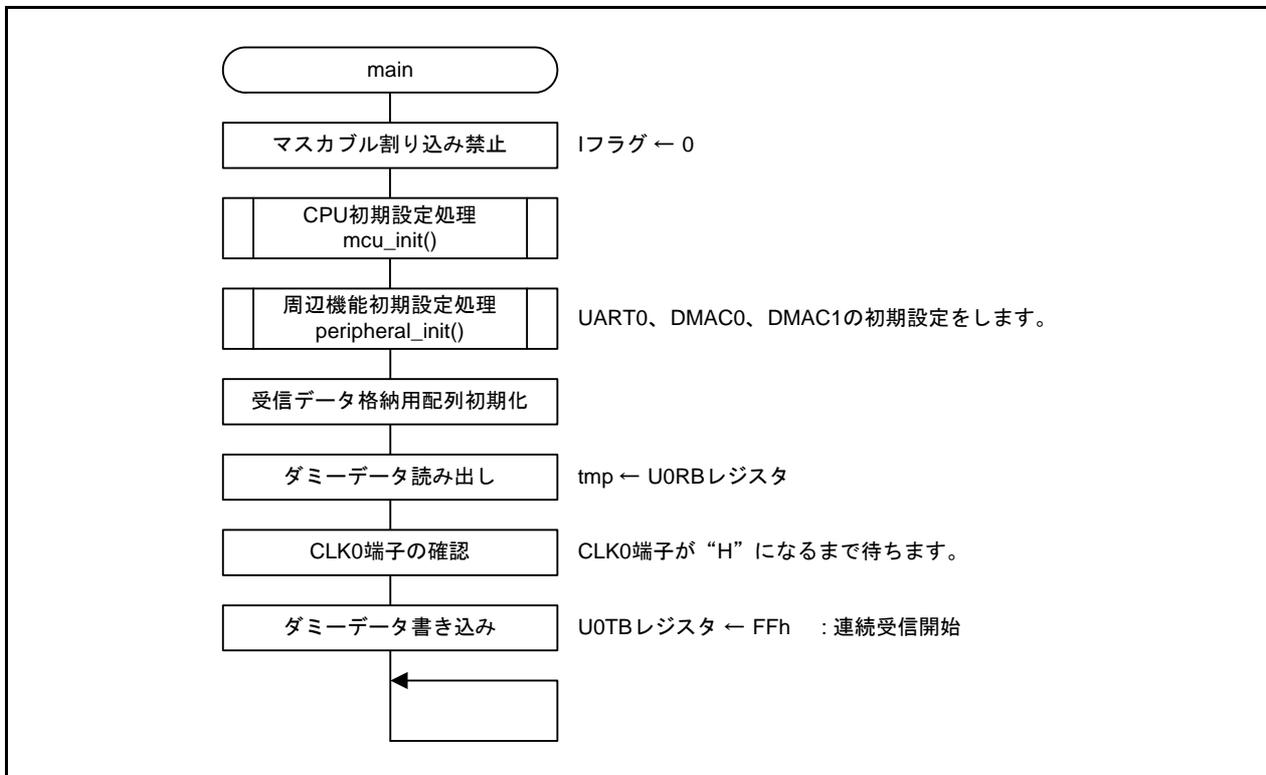


図 3.2 メイン処理

### 3.7.2 周辺機能初期化処理

図 3.3~図 3.4に周辺機能初期化処理のフローチャートを示します。

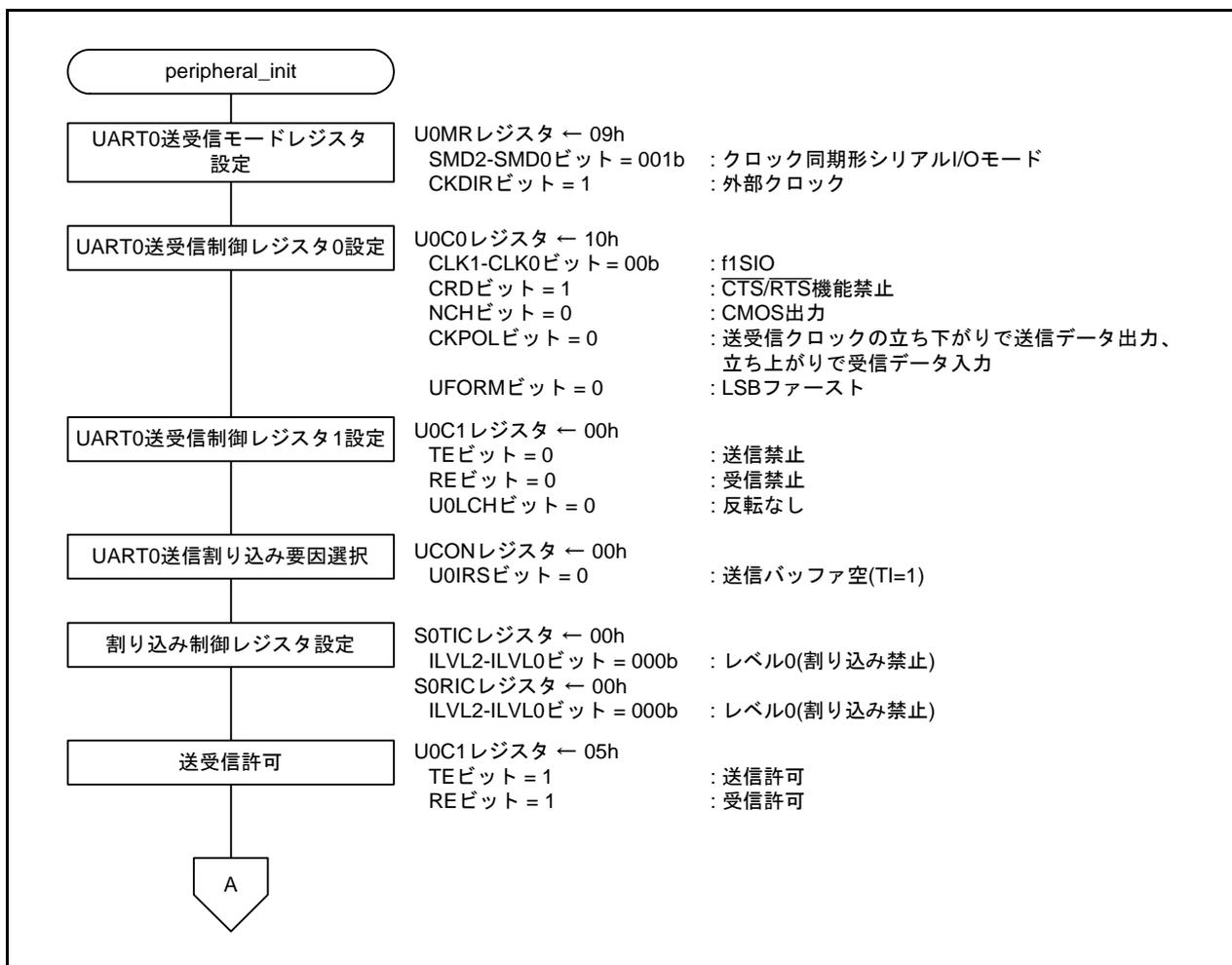


図 3.3 周辺機能初期化処理 (1/2)

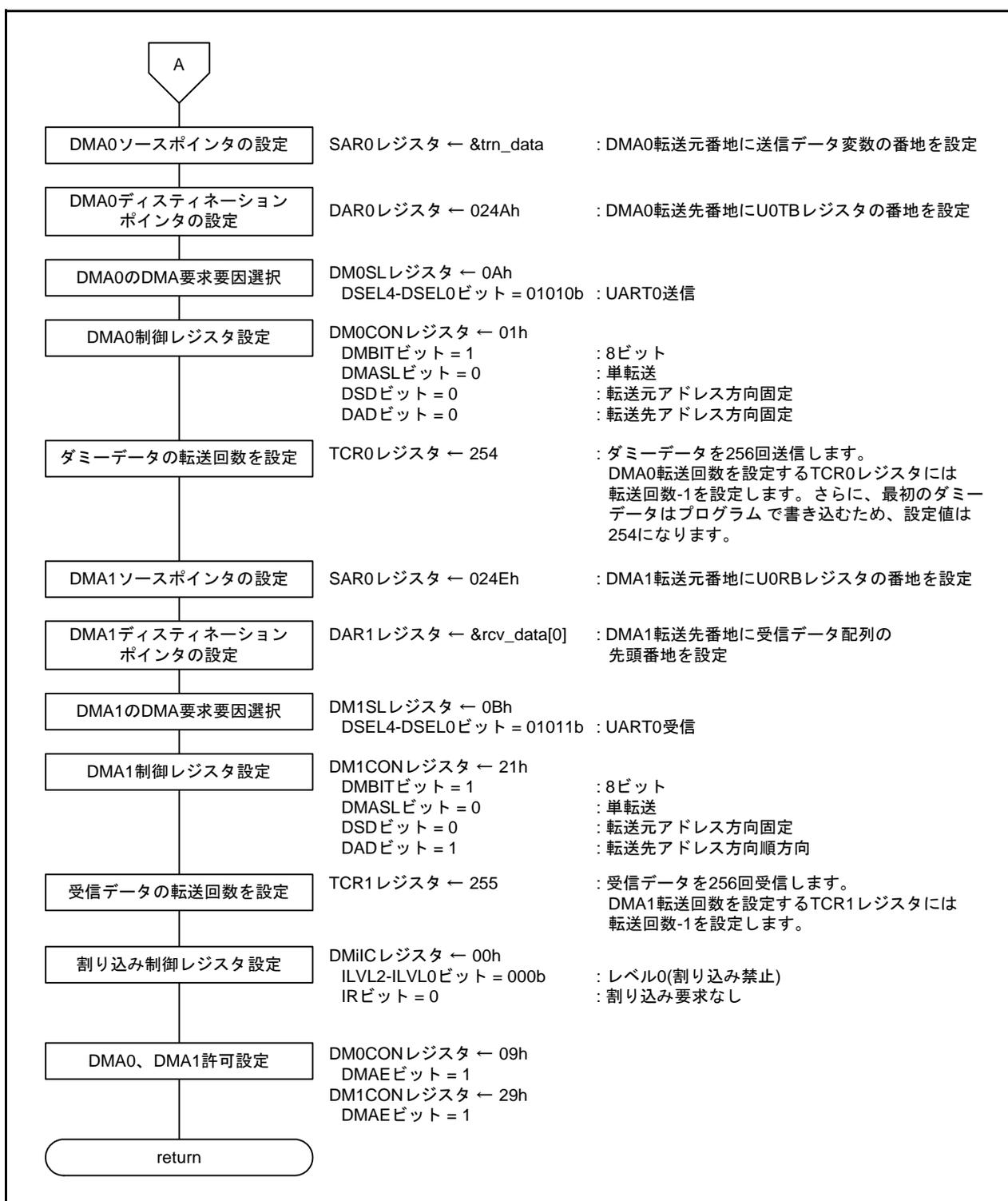


図 3.4 周辺機能初期化処理 (2/2)

## 4. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

## 5. 参考ドキュメント

M16C/63グループ ユーザーズマニュアル ハードウェア編 Rev.2.00  
M16C/64Aグループ ユーザーズマニュアル ハードウェア編 Rev.2.00  
M16C/64Cグループ ユーザーズマニュアル ハードウェア編 Rev.1.00  
M16C/65グループ ユーザーズマニュアル ハードウェア編 Rev.2.00  
M16C/65Cグループ ユーザーズマニュアル ハードウェア編 Rev.1.00  
M16C/6Cグループ ユーザーズマニュアル ハードウェア編 Rev.2.00  
M16C/5LD, M16C/56Dグループ ユーザーズマニュアル ハードウェア編 Rev.1.10  
M16C/5L, M16C/56グループ ユーザーズマニュアル ハードウェア編 Rev.1.00  
M16C/5M, M16C/57グループ ユーザーズマニュアル ハードウェア編 Rev.1.01  
(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース  
(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

Cコンパイラマニュアル  
M16Cシリーズ, R8Cファミリ Cコンパイラパッケージ V5.45  
Cコンパイラユーザーズマニュアル Rev.2.00  
(最新版をルネサス エレクトロニクスホームページから入手してください。)

## ホームページとサポート窓口

ルネサス エレクトロニクスホームページ  
<http://japan.renesas.com/>

お問合せ先  
<http://japan.renesas.com/inquiry>

|      |   |
|------|---|
| 改訂記録 | M16C/63,64A,64C,65,65C,6C,5LD,56D,5L,56,5M,57<br>グループ<br>シリアルインタフェース<br>高速通信時のDMACを使用したクロック同期スレーブ受信方法 |
|------|---|

| Rev. | 発行日        | 改訂内容 |      |
|------|------------|------|------|
|      |            | ページ  | ポイント |
| 1.00 | 2011.07.29 | -    | 初版発行 |

すべての商標および登録商標は、それぞれの所有者に帰属します。

## 製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の記載が優先するものとします。

### 1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

### 2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。

外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

### 3. リザーブアドレス（予約領域）のアクセス禁止

【注意】リザーブアドレス（予約領域）のアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

### 4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。

リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

### 5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

同じグループのマイコンでも型名が違うと、内部 ROM、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

## ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事情報の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。  
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット  
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）  
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更になることがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。

総合お問合せ窓口：<http://japan.renesas.com/inquiry>