

お客様各位

カタログ等資料中の旧社名の扱いについて

2010 年 4 月 1 日を以って NEC エレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010 年 4 月 1 日

ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社がその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

H8/300H Tiny シリーズ

8 ビット 2 進数を 2 桁の ASCII コードに変換

要旨

8 ビット 2 進数を 2 桁の ASCII コードに変換します。

動作確認デバイス

H8/300H Tiny シリーズ

目次

1. 引数	2
2. 内部レジスタ変化およびフラグ変化.....	2
3. プログラミング仕様	3
4. 説明	4
5. フローチャート	6
6. プログラムリスト	7

1. 引数

	内容	格納場所	データ長
入力	8 ビット 2 進数	R0L	1
出力	2 桁の ASCII コード	R1	2

2. 内部レジスタ変化およびフラグ変化

	31	16	15	8	7	0
ER0				ワーク		8ビット2進数
ER1				2桁のASCIIコード		
ER2				ワーク		
ER3						
ER4						
ER5						
ER6						
ER7 (SP)						

I	UI	H	U	N	Z	V	C
—	—	↓	—	↓	↓	↓	↓

—: 不変
 ↓: 変化
 0: 0固定
 1: 1固定

3. プログラミング仕様

プログラムメモリ (バイト)
38
データメモリ (バイト)
0
スタック (バイト)
0
ステート数
72
リエントラント
可
リロケーション
可
途中割り込み
可

4. 説明

4.1 機能説明

(1) 引数の詳細は以下のとおりです。

R0L : 入力引数として、ASCII コードに変換する 8 ビット 2 進数を設定します。

R1 : 出力引数として、8 ビット 2 進数の上位 4 ビットと下位 4 ビットにそれぞれ 1 桁の ASCII コードに変換したデータが設定されます。

(2) 図 1 にソフトウェア COBYTE 実行例を示します。

入力引数を図 1 のように設定すると、図 1 のように 8 ビット 2 進数を ASCII コードに変換したデータを R1 に設定します。

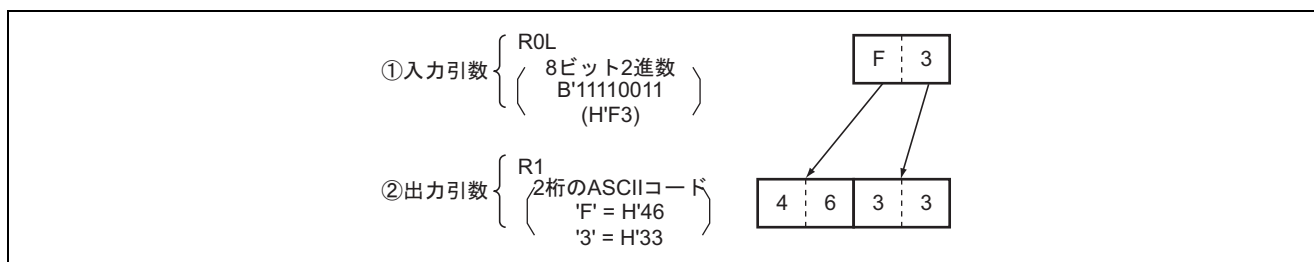


図 1 ソフトウェア COBYTE の実行例

4.2 使用上の注意

R0L に設定されている 8 ビット 2 進数は、ソフトウェア COBYTE 実行後、破壊されます。

4.3 データメモリの説明

ソフトウェア COBYTE では、データメモリを使用していません。

4.4 使用例

8 ビット 2 進数を設定し、ソフトウェア COBYTE をサブルーチンコールします。

```

WORK1  .RES.B  1          ..... ユーザプログラムで8ビットの2進数を設定するデータメモリエリアを確保

      .ALIGN  2
WORK2  .RES.W  1          ..... ユーザプログラムで2桁のASCIIコードを設定するデータメモリエリアを確保
      .
      .
      .
MOV.B  @WORK1,R0L        ..... ユーザプログラムで設定した8ビットの2進数をR0Lに設定

JSR    @COBYTE           ..... ソフトウェアCOBYTEをサブルーチンコール

MOV.W  R1,@WORK2         ..... 出力引数に設定された2桁のASCIIコードをユーザプログラムの
                           データメモリエリアに格納
    
```

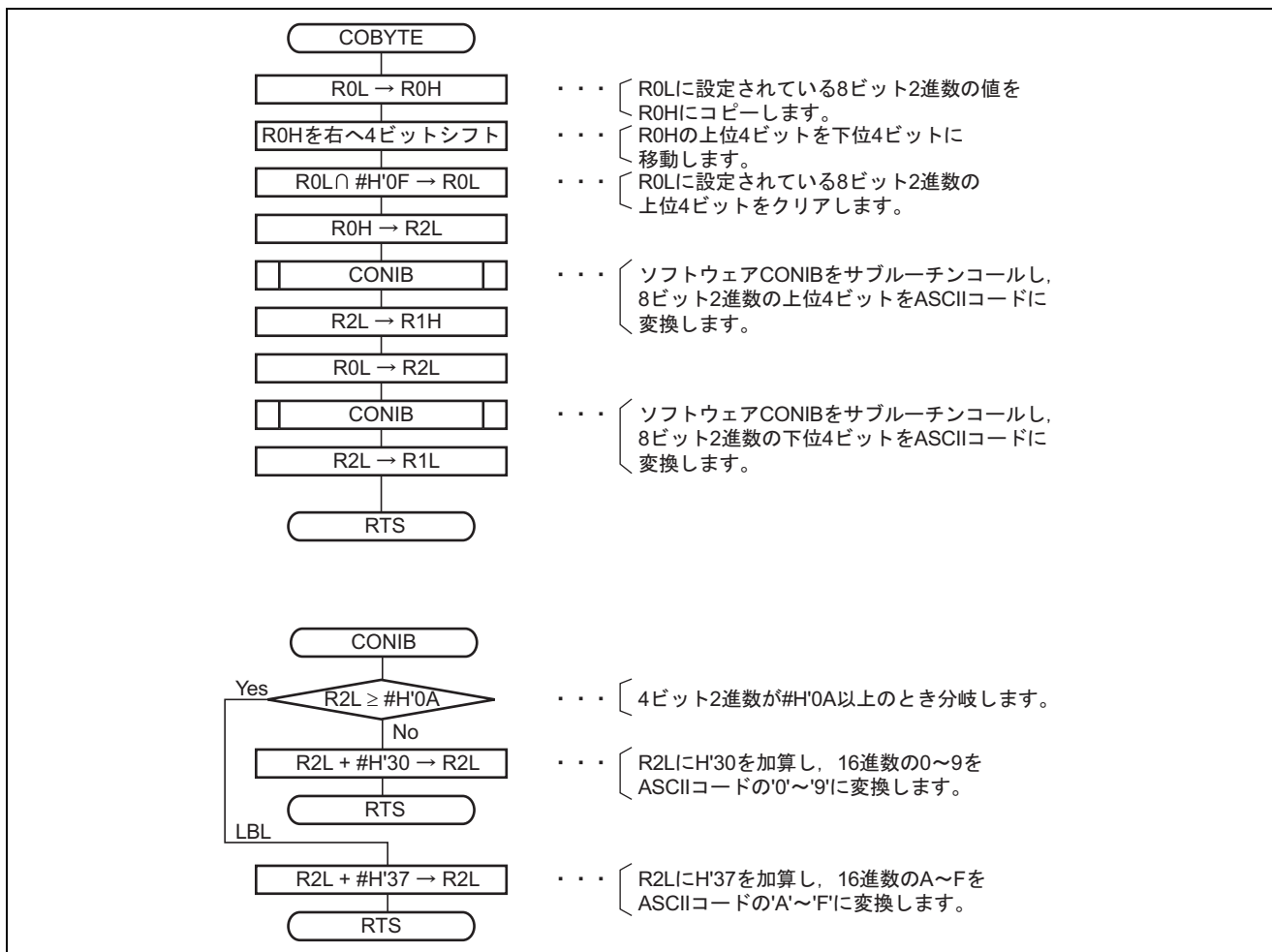
4.5 動作原理

- (1) R0L に設定された 8 ビットの 2 進数を上位 4 ビットと下位 4 ビットに分けます。
- (2) 上位, 下位 4 ビットに分けたデータを比較命令 (CMP.B 命令) で判断し, データが H'00 ~ H'09 (表 1 ASCII コード表の 部分) の場合 H'30 を, H'0A ~ H'0F (表 1 ASCII コード表の 部分) の場合 H'37 をそれぞれ加算し, ASCII コードに変換します。

表 1 ASCII コード表

	MSD	0	1	2	3	4	5	6	7
LSD		000	001	010	011	100	101	110	111
0	0000	NUL	DLE	SP	0	@	P	`	p
1	0001	SOH	DC1	!	1	A	Q	a	q
2	0010	STX	DC2	"	2	B	R	b	r
3	0011	ETX	DC3	#	3	C	S	c	s
4	0100	EOT	DC4	\$	4	D	T	d	t
5	0101	ENG	NAK	%	5	E	U	e	u
6	0110	ACK	SYN	&	6	F	V	f	v
7	0111	BEL	ETB	'	7	G	W	g	w
8	1000	BS	CAN	(	8	H	X	h	x
9	1001	HT	EM	)	9	I	Y	i	y
A	1010	LF	SUB	*	:	J	Z	j	z
B	1011	VT	ESC	+	;	K	[	k	{
C	1100	FF	FS	,	<	L	\	l	
D	1101	CR	GS	-	=	M	]	m	}
E	1110	SO	RS	.	>	N	↑	n	~
F	1111	SI	VS	/	?	O	←	o	DEL

5. フローチャート



6. プログラムリスト

```

1          1  ;*****
2          2  ;*
3          3  ;*      NAME      :CHANGE 8 BIT BINARY
4          4  ;*      TO 2 BYTE ASCII CODE (COBYTE)
5          5  ;*
6          6  ;*****
7          7  ;*
8          8  ;*      ENTRY   :R0L      (8 BIT BINARY)
9          9  ;*
10         10 ;*      RETURN  :R1      (2 BYTE ASCII CODE)
11        11 ;*
12        12 ;*****
13        13 ;
14        14      .CPU      300HN
15 0000    15      .SECTION COBYTE_code, CODE, ALIGN=2
16        16      .EXPORT  COBYTE
17        17 ;
18        18 COBYTE .EQU    $          ;Entry point
19 0000 0C80 19      MOV.B   R0L,R0H
20        20 ;
21 0002 1100 21      SHLR    R0H
22 0004 1100 22      SHLR    R0H
23 0006 1100 23      SHLR    R0H
24 0008 1100 24      SHLR    R0H          ;Shift high 4 bits to low 4 bits (R0H)
25        25 ;
26 000A E80F 26      AND.B   #H'0F,R0L    ;Select lower 4 bits (R0L)
27        27 ;
28 000C 0C0A 28      MOV.B   R0H,R2L
29 000E 550A 29      BSR     CONIB        ;Branch subroutine CONIB
30 0010 0CA1 30      MOV.B   R2L,R1H      ;Set 1st ASCII code in R1H
31        31 ;
32 0012 0C8A 32      MOV.B   R0L,R2L
33 0014 5504 33      BSR     CONIB        ;Branch subroutine CONIB
34 0016 0CA9 34      MOV.B   R2L,R1L      ;Set 2nd ASCII code in R1L
35        35 ;
36 0018 5470 36      RTS
37        37 ;-----
38 001A    38 CONIB          ;Change R2L to ASCII code
39 001A AA0A 39      CMP.B   #H'0A,R2L
40 001C 4404 40      BCC     LBL          ;Branch if R2L will be ASCII "A"-"F"
41 001E 8A30 41      ADD.B   #H'30,R2L    ;Reshape R2L to ASCII "0"-"9"
42 0020 5470 42      RTS
43        43 ;
44 0022 8A37 44      LBL     ADD.B   #H'37,R2L
45 0024 5470 45      RTS
46        46 ;
47        47      .END
*****  TOTAL  ERRORS  0
*****  TOTAL  WARNINGS 0

```

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
2.00	2006.02.28	-	日立版からルネサス版へフォーマット変更

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご注意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したものです。万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気づきの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。