

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願い申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】 <http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

H8/300H Tiny シリーズ

符号付き 32 ビット 2 進数の除算 (除数 32 ビット)

要旨

被除数 (符号付き 32 ビット) ÷ 除数 (符号付き 32 ビット) = 商 (符号付き 32 ビット) … 剰余 (符号付き 32 ビット) の除算を行います。

動作確認デバイス

H8/300H Tiny シリーズ

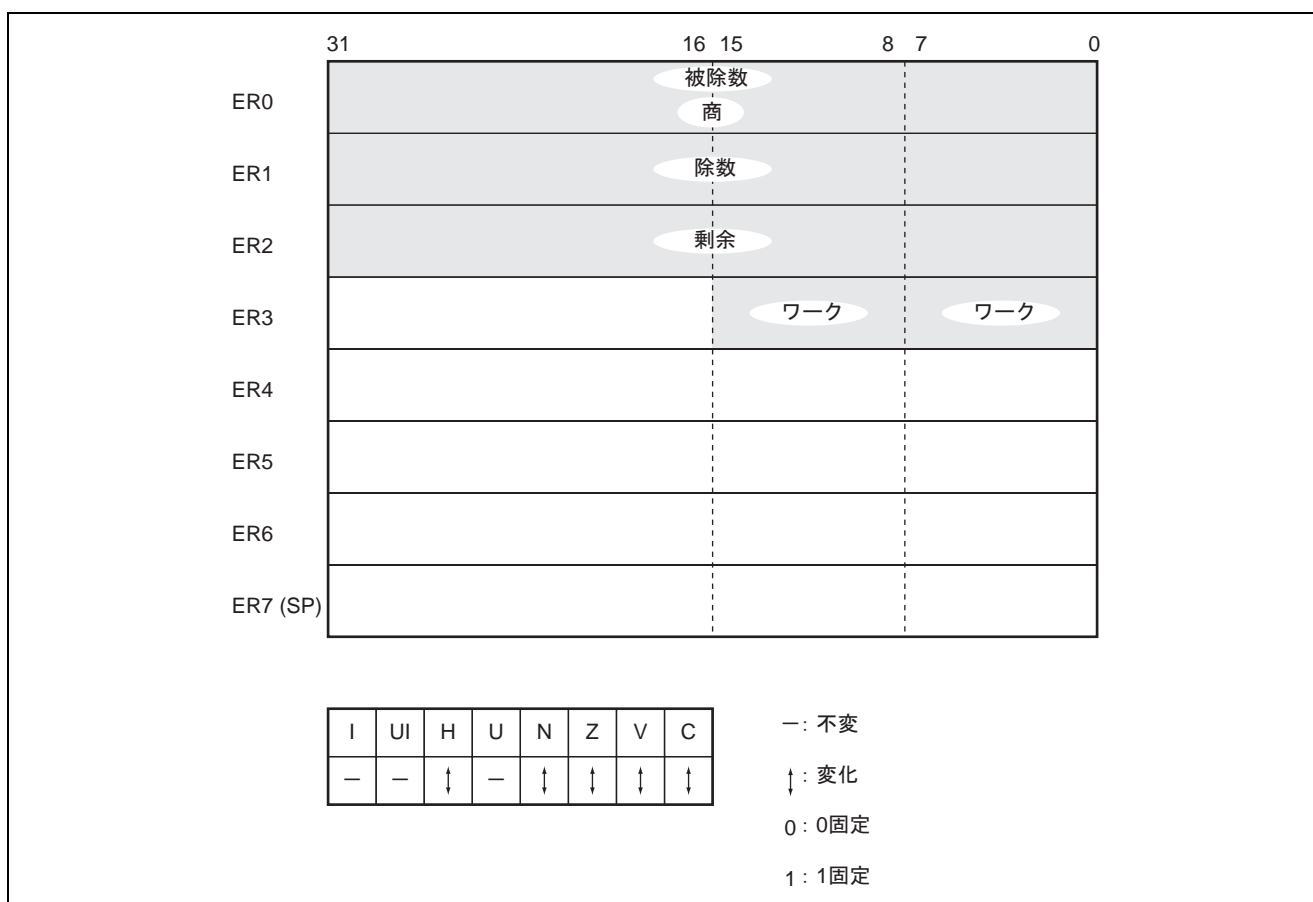
目次

1. 引数	2
2. 内部レジスタ変化およびフラグ変化.....	2
3. プログラミング仕様	3
4. 注意事項.....	3
5. 説明	4
6. プログラムリスト.....	6

1. 引数

	内容	格納場所	データ長
入力	被除数 (符号付き 32 ビット)	ER0	4
	除数 (符号付き 32 ビット)	ER1	4
出力	商 (符号付き 32 ビット)	ER0	4
	剰余 (符号付き 32 ビット)	ER2	4
	エラーの有無	Z フラグ (CCR)	-

2. 内部レジスタ変化およびフラグ変化



3. プログラミング仕様

プログラムメモリ (バイト)	66
データメモリ (バイト)	0
スタック (バイト)	0
ステート数	770
リエントラント	可
リロケーション	可
途中割り込み	可

4. 注意事項

プログラミング仕様のステート数は、 $H'80000000 \div H'7FFFFFFF$ を計算した場合の値です。

5. 説明

5.1 機能説明

(1) 引数の詳細は以下のとおりです。

ER0 : 入力引数として、被除数 (符号付き 32 ビット) をセットします。

出力引数として、商 (符号付き 32 ビット) がセットされます。

ER1 : 入力引数として、除数 (符号付き 32 ビット) をセットします。

ER2 : 出力引数として、剰余 (符号付き 32 ビット) がセットされます。

Z フラグ (CCR) : ソフトウェア DIVS の実行後のエラー (0 による除算) の有無を示します。

Z フラグ = 1 : 実行した除算にエラーが生じたことを示します。

Z フラグ = 0 : 実行した除算にエラーが生じなかったことを示します。

(2) 図 1 にソフトウェア DIVS の実行例を示します。

図 1①のように入力引数をセットすると、図 1②に示すように、商が ER0、剰余が ER2 にセットされます。

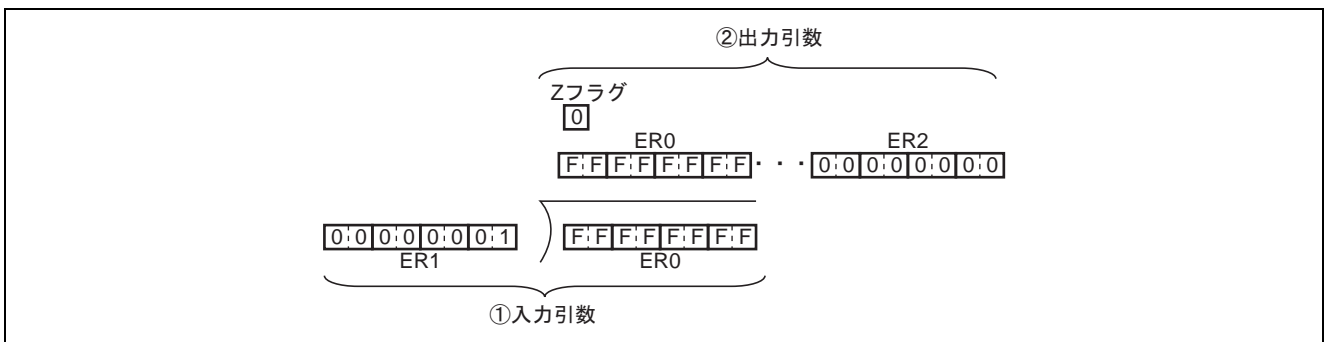


図 1 ソフトウェア DIVS の実行例

(3) 除数が 0 の場合は、直ちにソフトウェア DIVS を終了します。

5.2 使用上の注意

ソフトウェア DIVS 実行後、ER0 には商がセットされるため、被除数は破壊されます。

ソフトウェア DIVS 実行後も、被除数を必要とする場合、被除数をあらかじめメモリ上に退避してください。

5.3 データメモリの説明

ソフトウェア DIVS では、データメモリを使用していません。

5.4 使用例

被除数および除数をセットしてからソフトウェア DIVS をサブルーチンコールします。

```

WORK1  .RES.L 1      ..... ユーザプログラムで被除数 (符号付き32ビット) をセットするデータメモリエリアの確保
WORK2  .RES.L 1      ..... ユーザプログラムで除数 (符号付き32ビット) をセットするデータメモリエリアの確保
      .
      .
      .
MOV.L  @WORK1,ER0   ..... ユーザプログラムでセットした被除数を (符号付き32ビット) 入力引数にセット
MOV.L  @WORK2,ER1   ..... ユーザプログラムでセットした除数を (符号付き32ビット) 入力引数にセット

      [ JSR      @DIVS ] ..... ソフトウェアDIVSをサブルーチンコール
    
```

5.5 動作原理

- (1) 被除数または除数が負ならば、被除数または除数を正に変換します。
- (2) 除算は、減算を繰り返すことにより商および剰余を求めます。図 2 に除算例 (H'0D ÷ H'03) を示し、詳細について説明します。
 - (a) シフト回数を示すカウンタ R3L にシフト回数をセットします。
 - (b) 被除数を左へ 1 ビットシフトし、C ビットにロードされた最上位ビットを剰余の格納される ER2 の最下位ビットにセットします。
 - (c) ER2 から除数を減算します。
減算結果が正の場合、ER0 の最下位ビットをセットします。(図 2①→②→③)
減算結果が負の場合、ER0 の最下位ビットをクリアし、減算結果に除数を加算することにより、減算する前の状態に戻します。(図 2④→⑤→⑥)
 - (d) (a) でセットしたシフトカウンタをデクリメントします。
 - (e) シフトカウンタが-1 になるまで、(b) ~ (d) の処理を繰り返します。

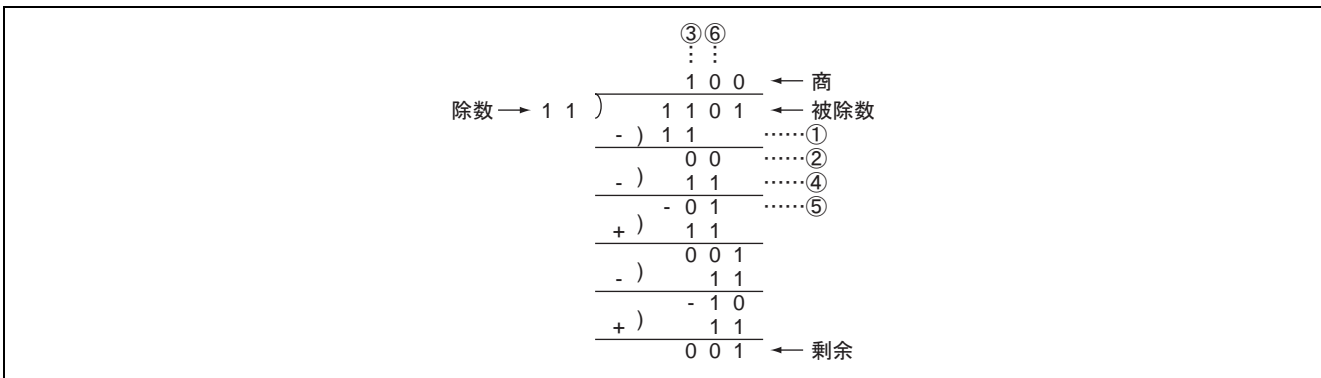


図 2 除算例

- (3) 表 1 に示すように商および剰余の正負フラグが 1 ならば、商および剰余を負に変換します。

表 1 除算結果の正負と正負フラグの関係

被除数	除数	商	剰余	商の正負フラグ	剰余の正負フラグ
正	正	正	正	0	0
正	負	負	正	1	0
負	正	負	負	1	1
負	負	正	正	0	0

6. プログラムリスト

```

1          1 ;*****
2          2 ;*
3          3 ;*      NAME : 32 BIT SIGNED DIVISION (DIVS)
4          4 ;*
5          5 ;*****
6          6 ;*
7          7 ;*      ENTRY : ER0      (DIVIDEND)
8          8 ;*                ER1      (DIVISOR)
9          9 ;*      RETURNS: ER0      (QUOTIENT)
10         10 ;*                ER2      (REMAINDER)
11        11 ;*
12        12 ;*****
13        13 ;
14        14          .CPU      300HA
15 001000 15          .SECTION A, CODE, LOCATE=H'001000
16          00001000 16 DIVS    .EQU    $          ;Entry point
17 001000 0F91      17          MOV.L   ER1, ER1      ;
18 001002 5870004E 18          BEQ     DIVS7      ;
19 001006 1833      19          SUB.B   R3H, R3H      ;Clear FLAG
20 001008 0F80      20          MOV.L   ER0, ER0      ;
21 00100A 58A00004 21          BPL     DIVS1      ;
22 00100E 17B0      22          NIG.L   ER0          ;If minus then change to plus
23 001010 7173      23          BNOT    #7, R3H      ;Clear FLAG
24 001012 0F91      24 DIVS1   MOV.L   ER1, ER1      ;
25 001014 58A00008 25          BPL     DIVS2      ;
26 001018 17B1      26          NEG.L   ER1          ;If minus then change to plus
27 00101A 7173      27          BNOT    #7, R3H      ;Clear FLAG
28 00101C 58000008 28          BRA     DIVS22     ;
29 001020 7373      29 DIVS2   BTST    #7, R3H      ;
30 001022 58700002 30          BEQ     DIVS22     ;
31 001026 7003      31          BSET    #0, R3H      ;
32 001028 FB20      32 DIVS22  MOV.B   #32, R3L      ;Set shift counter
33 00102A 1AA2      33          SUB.L   ER2, ER2      ;Clear remainder
34 00102C 1030      34 DIVS3   SHLL.L  ER0          ;Shift dividend 1 bit left
35 00102E 1232      35          ROTXL.L ER2          ;Set MSB of dividend to LSB of remainder
36 001030 1A92      36          SUB.L   ER1, ER2      ;Sub divisor from residual
37 001032 58400006 37          BCC     DIVS4      ;Branch if residual >= divisor
38 001036 0A92      38          ADD.L   ER1, ER2      ;Add divisor to residual
39 001038 58000002 39          BRA     DIVS5      ;Branch always
40 00103C 7008      40 DIVS4   BSET    #0, R0L      ;Set 1 to dividend LSB
41 00103E 1A0B      41 DIVS5   DEC.B   R3L          ;Decrement shift counter
42 001040 46EA      42          BNE     DIVS3      ;Branch until shift counter = 0
43 001042 7373      43          BTST    #7, R3H      ;
44 001044 58700002 44          BEQ     DIVS55     ;
45 001048 17B0      45          NEG.L   ER0          ;If FLAG = 1 then change to minus
46 00104A 7303      46 DIVS55  BTST    #0, R3H      ;
47 00104C 58700002 47          BEQ     DIVS6      ;
48 001050 17B2      48          NEG.L   ER2          ;quotient and residual
49 001052 06B2      49 DIVS6   ANDC    #B'11111011, CCR ;
50 001054 5470      50          RTS
51          51          .END
*****  TOTAL  ERRORS  0
*****  TOTAL  WARNINGS 0

```


本アプリケーションノートに記載されているプログラムリストは、H8/300H CPU のアドバンスモードでコンパイルするオプションによって記述されております。

H8/300H Tiny シリーズでご使用なされる場合は、

.CPU 300HA の部分を

.CPU 300HN に変更してください。

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
2.00	2006.02.28	-	日立版からルネサス版へフォーマット変更

安全設計に関するお願い

1. 弊社は品質、信頼性の向上に努めておりますが、半導体製品は故障が発生したり、誤動作する場合があります。弊社の半導体製品の故障又は誤動作によって結果として、人身事故、火災事故、社会的損害などを生じさせないような安全性を考慮した冗長設計、延焼対策設計、誤動作防止設計などの安全設計に十分ご留意ください。

本資料ご利用に際しての留意事項

1. 本資料は、お客様が用途に応じた適切なルネサス テクノロジ製品をご購入いただくための参考資料であり、本資料中に記載の技術情報についてルネサス テクノロジが所有する知的財産権その他の権利の実施、使用を許諾するものではありません。
2. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他応用回路例の使用に起因する損害、第三者所有の権利に対する侵害に関し、ルネサス テクノロジは責任を負いません。
3. 本資料に記載の製品データ、図、表、プログラム、アルゴリズムその他全ての情報は本資料発行時点のものであり、ルネサス テクノロジは、予告なしに、本資料に記載した製品または仕様を変更することがあります。ルネサス テクノロジ半導体製品のご購入に当たりましては、事前にルネサス テクノロジ、ルネサス販売または特約店へ最新の情報をご確認頂きますとともに、ルネサス テクノロジホームページ(<http://www.renesas.com>)などを通じて公開される情報に常にご注意ください。
4. 本資料に記載した情報は、正確を期すため、慎重に制作したのですが万一本資料の記述誤りに起因する損害がお客様に生じた場合には、ルネサス テクノロジはその責任を負いません。
5. 本資料に記載の製品データ、図、表に示す技術的な内容、プログラム及びアルゴリズムを流用する場合は、技術内容、プログラム、アルゴリズム単位で評価するだけでなく、システム全体で十分に評価し、お客様の責任において適用可否を判断してください。ルネサス テクノロジは、適用可否に対する責任を負いません。
6. 本資料に記載された製品は、人命にかかわるような状況の下で使用される機器あるいはシステムに用いられることを目的として設計、製造されたものではありません。本資料に記載の製品を運輸、移動体用、医療用、航空宇宙用、原子力制御用、海底中継用機器あるいはシステムなど、特殊用途へのご利用をご検討の際には、ルネサス テクノロジ、ルネサス販売または特約店へご照会ください。
7. 本資料の転載、複製については、文書によるルネサス テクノロジの事前の承諾が必要です。
8. 本資料に関し詳細についてのお問い合わせ、その他お気づきの点がございましたらルネサス テクノロジ、ルネサス販売または特約店までご照会ください。