

お客様各位

カタログ等資料中の旧社名の扱いについて

2010年4月1日を以ってNECエレクトロニクス株式会社及び株式会社ルネサステクノロジが合併し、両社の全ての事業が当社に承継されております。従いまして、本資料中には旧社名での表記が残っておりますが、当社の資料として有効ですので、ご理解の程宜しくお願ひ申し上げます。

ルネサスエレクトロニクス ホームページ (<http://www.renesas.com>)

2010年4月1日
ルネサスエレクトロニクス株式会社

【発行】ルネサスエレクトロニクス株式会社 (<http://www.renesas.com>)

【問い合わせ先】<http://japan.renesas.com/inquiry>

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りが無いことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注 1. 本資料において使用されている「当社」とは、ルネサスエレクトロニクス株式会社およびルネサスエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

インフォメーション

Pch パワーMOSFET NPシリーズ Pspiceネットリスト シミュレーション用モデル・パラメータ

対象デバイス

NP36P06SLG
NP36P04KDG
NP36P06KDG
NP50P04KDG
NP50P06KDG
NP83P04PDG
NP83P06PDG
NP100P04PDG
NP100P06PDG
NP100P04PLG
NP100P06PLG

- 本資料に記載されている内容は2007年5月現在のもので、今後、予告なく変更することがあります。量産設計の際には最新の個別データ・シート等をご参照ください。
- 文書による当社の事前の承諾なしに本資料の転載複製を禁じます。当社は、本資料の誤りに関し、一切その責を負いません。
- 当社は、本資料に記載された当社製品の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、一切その責を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
- 本資料に記載された回路、ソフトウェアおよびこれらに関する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責を負いません。
- 当社は、当社製品の品質、信頼性の向上に努めておりますが、当社製品の不具合が完全に発生しないことを保証するものではありません。当社製品の不具合により生じた生命、身体および財産に対する損害の危険を最小限度にするために、冗長設計、延焼対策設計、誤動作防止設計等安全設計を行ってください。
- 当社は、当社製品の品質水準を「標準水準」、「特別水準」およびお客様に品質保証プログラムを指定していただく「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。

標準水準：コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット

特別水準：輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器

特定水準：航空機器、航空宇宙機器、海底中継機器、原子力制御システム、生命維持のための医療機器、生命維持のための装置またはシステム等

当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。意図されていない用途で当社製品の使用をお客様が希望する場合には、事前に当社販売窓口までお問い合わせください。

(注)

- (1) 本事項において使用されている「当社」とは、NECエレクトロニクス株式会社およびNECエレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいう。
- (2) 本事項において使用されている「当社製品」とは、(1)において定義された当社の開発、製造製品をいう。

M8E 02.11

目 次

使用上の注意	...	4
NP36P06SLG	...	5
NP36P04KDG	...	6
NP36P06KDG	...	7
NP50P04KDG	...	8
NP50P06KDG	...	9
NP83P04PDG	...	10
NP83P06PDG	...	11
NP100P04PDG	...	12
NP100P06PDG	...	13
NP100P04PLG	...	14
NP100P06PLG	...	15

使用上の注意

- ・ 掲載のPspiceネットリストは、当社の任意条件下にて抽出した参考データであり、対象製品の特性を保証するものではないことをご了承ください。
- ・ 本ネットリストをご使用の際は、開発・設計等の目安としてご使用いただきますようお願いいたします。
- ・ 本ネットリストを用いたシミュレーション結果について、当社はその責を負うものではありませんのであらかじめご了承ください。
- ・ 回路シミュレータ上へのネットリストのインポート方法に関しましては、回路シミュレータ・メーカーへお問い合わせください。

NP36P06SLG

($V_{bss} = -60\text{ V}$ ($V_{Gs} = 0\text{ V}$) / $I_{D(DC)} = \mp 36\text{ A}$ ($T_c = 25^\circ\text{C}$) / $R_{Ds(on)} = 30\text{ m}\Omega\text{ MAX.}$ ($V_{Gs} = -10\text{ V}$, $I_D = -18\text{ A}$) / TO-252)

```
.SUBCKT NP36P06SLG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=8761675u L=0.46u
DDS 1 3 DDS
CGS 5 3 4.7E-10
RG 2 5 23
RD 1 4 RTEMP 0.008
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 1.48498E-9
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.68E-6 LD = 0
+ TPG = 1 RS = 0.00084 RD = 6.00E-3
+ NSUB = 1.5E17 IS = 0 UO = 600
+ NFS = 1.49E12 THETA = 0.6
+ ETA = 0 KAPPA = 0.5
+ KP = 4.6E-6 PHI = 1.18
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=5.31139E-10 VJ=0.684567618 M=0.485011899
+RS=0.004292298 IS=3.296E-11 TT=18E-9 N=1.150066897 BV=75)
*****
.MODEL DDG D (CJO=3.70975E-10 VJ=3 M=0.474697737
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=0.0100340427303266 TC2=1.84403089845529E-05)
*****
.ENDS NP36P06SLG
```

NP36P04KDG

($V_{bss} = -40\text{ V}$ ($V_{gs} = 0\text{ V}$) / $I_{d(DC)} = \mp 36\text{ A}$ ($T_c = 25^\circ\text{C}$) / $R_{ds(on)} = 17\text{ m}\Omega\text{ MAX.}$ ($V_{gs} = -10\text{ V}$, $I_d = -18\text{ A}$) / TO-263)

```
.SUBCKT NP36P04KDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=8761675u L=0.46u
DDS 1 3 DDS
CGS 5 3 2.5E-10
RG 2 5 27
RD 1 4 RTEMP 0.0045
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 1.38498E-9
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.69E-6 LD = 0
+ TPG = 1 RS = 0.0002 RD = 1.40E-3
+ NSUB = 1.55E17 IS = 0 UO = 600
+ NFS = 1.10E12 THETA = 0.5
+ ETA = 0 KAPPA = 1.0
+ KP = 5.0E-6 PHI = 1.08
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=5.91189931809546E-10 VJ=0.802739251450836 M=0.481214198548974
+RS=0.00346655660080218 IS=2.76988327809275E-11 TT=16.7E-9 N=1.1489603477616 BV=53)
*****
.MODEL DDG D (CJO=5.23669372940343E-10 VJ=2.32287929965381 M=0.3929270111338
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=5.0135E-03 TC2=4.89059917003783E-06)
*****
.ENDS NP36P04KDG
```


NP36P06KDG

(V_{bss} = -60 V (V_{gs} = 0 V) / I_{d(DC)} = ±36 A (T_c = 25°C) / R_{ds(on)} = 29.5 mΩ MAX. (V_{gs} = -10 V, I_d = -18 A) / TO-263)

```
.SUBCKT NP36P06KDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=8761675u L=0.46u
DDS 1 3 DDS
CGS 5 3 4.7E-10
RG 2 5 23
RD 1 4 RTEMP 0.0083
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 1.48498E-9
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.68E-6 LD = 0
+ TPG = 1 RS = 0.00084 RD = 5.3E-3
+ NSUB = 1.6E17 IS = 0 UO = 600
+ NFS = 1.49E12 THETA = 0.95
+ ETA = 0 KAPPA = 1.4
+ KP = 6.6E-6 PHI = 1.22
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=5.31139E-10 VJ=0.684567618 M=0.485011899
+RS=0.004292298 IS=3.296E-11 TT=17.0E-9 N=1.150066897 BV=75)
*****
.MODEL DDG D (CJO=4.00975E-10 VJ=3 M=0.474697737
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=0.0100340427303266 TC2=1.34403089845529E-05)
*****
.ENDS NP36P06KDG
```

NP50P04KDG

($V_{bss} = -40\text{ V}$ ($V_{gs} = 0\text{ V}$) / $I_{d(DC)} = \mp 50\text{ A}$ ($T_c = 25^\circ\text{C}$) / $R_{ds(on)} = 10\text{ m}\Omega\text{ MAX.}$ ($V_{gs} = -10\text{ V}$, $I_d = -25\text{ A}$) / TO-263)

```
.SUBCKT NP50P04KDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=15657419u L=0.46u
DDS 1 3 DDS
CGS 5 3 0.5E-09
RG 2 5 18.7
RD 1 4 RTEMP 0.0041
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 2.08691E-09
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.68E-6 LD = 0
+ TPG = 1 RS = 0.00060 RD = 0.50E-3
+ NSUB = 1.72E17 IS = 0 UO = 600
+ NFS = 1.0E12 THETA = 0.33
+ ETA = 0 KAPPA = 1.0
+ KP = 5.00E-6 PHI = 1.00
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=1.28139833471756E-09 VJ=0.730939532858116 M=0.477623332649249
+RS=0.00260051856875559 IS=3.03864584069454E-11 TT=16.5E-9 N=1.11934509869255 BV=53)
*****
.MODEL DDG D (CJO=8.5499056794865E-10 VJ=1.81199101042095 M=0.375347406826502
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=5.2354E-03 TC2=1.0916E-05)
*****
.ENDS NP50P04KDG
```

NP50P06KDG

(V_{bss} = -60 V (V_{Gs} = 0 V) / I_{D(DC)} = ±50 A (T_c = 25°C) / R_{Ds(on)} = 17 mΩ MAX. (V_{Gs} = -10 V, I_D = -25 A) / TO-263)

```
.SUBCKT NP50P06KDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=15657419u L=0.46u
DDS 1 3 DDS
CGS 5 3 0.25E-09
RG 2 5 19
RD 1 4 RTEMP 0.006
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 3.17744E-09
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.68E-6 LD = 0
+ TPG = 1 RS = 0.00060 RD = 1.90E-3
+ NSUB = 1.72E17 IS = 0 UO = 600
+ NFS = 1.1E12 THETA = 0.7
+ ETA = 0 KAPPA = 1.0
+ KP = 5.00E-6 PHI = 1.00
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=1.06011E-09 VJ=0.755668466 M=0.479087203
+RS=0.002691503 IS=4.171E-11 TT=18.1E-9 N=1.137068491 BV=75)
*****
.MODEL DDG D (CJO=6.09733E-10 VJ=1.675558237 M=0.384203622
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=7.974675E-03 TC2=1.615196E-05)
*****
.ENDS NP50P06KDG
```

NP83P04PDG

(V_{bss} = -40 V (V_{gs} = 0 V) / I_{d(DC)} = ±83 A (T_c = 25°C) / R_{ds(on)} = 5.3 mΩ MAX. (V_{gs} = -10 V, I_d = -41.5 A) / TO-263)

```
.SUBCKT NP83P04PDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=30452668.48u L=0.46u
DDS 1 3 DDS
CGS 5 3 0.473E-09
RG 2 5 7.0
RD 1 4 RTEMP 0.00185
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 6.07963E-09
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.69E-6 LD = 0
+ TPG = 1 RS = 0.0004 RD = 0.5E-5
+ NSUB = 1.72E17 IS = 0 UO = 600
+ NFS = 1.0E12 THETA = 0.45
+ ETA = 0 KAPPA = 1.0
+ KP = 5.00E-6 PHI = 1.0500
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=2.05230393811736E-09 VJ=2.08637189174298 M=0.612349305901633
+RS=0.00143285502982623 IS=8.05474847600198E-11 TT=17.6E-9 N=1.1254610245906 BV=53)
*****
.MODEL DDG D (CJO=1.2641692421482E-09 VJ=5 M=0.415640951974002
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=6.441167E-03 TC2=6.706646E-06)
*****
.ENDS NP83P04PDG
```

NP83P06PDG

($V_{bss} = -60\text{ V}$ ($V_{gs} = 0\text{ V}$) / $I_{d(DC)} = \mp 83\text{ A}$ ($T_c = 25^\circ\text{C}$) / $R_{ds(on)} = 8.8\text{ m}\Omega\text{ MAX.}$ ($V_{gs} = -10\text{ V}$, $I_d = -41.5\text{ A}$) / TO-263)

```
.SUBCKT NP83P06PDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=30452668.48u L=0.46u
DDS 1 3 DDS
CGS 5 3 2.073E-09
RG 2 5 6.7
RD 1 4 RTEMP 0.0043
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 2.07963E-09
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.69E-6 LD = 0
+ TPG = 1 RS = 0.00009 RD = 0.5E-5
+ NSUB = 1.66E17 IS = 0 UO = 600
+ NFS = 1.06E12 THETA = 0.7
+ ETA = 0 KAPPA = 1.0
+ KP = 5.00E-6 PHI = 1.100
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=2.09032271546114E-09 VJ=0.773346011244905 M=0.559752629432811
+RS=0.00148431744387135 IS=9.99950931144374E-11 TT=20.2E-9 N=1.13979990721074 BV=75)
*****
.MODEL DDG D (CJO=1.1041692421482E-09 VJ=4 M=0.415640951974002
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=5.679798E-03 TC2=7.848100E-06)
*****
.ENDS NP83P06PDG
```

NP100P04PDG

(V_{bss} = -40 V (V_{gs} = 0 V) / I_{d(DC)} = ±100 A (T_c = 25°C) / R_{DS(on)} = 3.5 mΩ MAX. (V_{gs} = -10 V, I_d = -50 A) / TO-263)

```
.SUBCKT NP100P04PDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=47475821u L=0.46u
DDS 1 3 DDS
CGS 5 3 2.073E-09
RG 2 5 5.0
RD 1 4 RTEMP 0.0012
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 1.00963E-08
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.69E-6 LD = 0
+ TPG = 1 RS = 0.00035 RD = 0.5E-5
+ NSUB = 1.60E17 IS = 0 UO = 600
+ NFS = 0.93E12 THETA = 0.6
+ ETA = 0 KAPPA = 0.3
+ KP = 5.50E-6 PHI = 1.080
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=4.56643040042724E-09 VJ=1.83578193108246 M=0.641522747451055
+RS=0.00100880290432017 IS=6.11470881539364E-11 TT=19E-9 N=1.10358544873459 BV=53)
*****
.MODEL DDG D (CJO=1.5641692421482E-09 VJ=5.5 M=0.415640951974002
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=5.329216E-03 TC2=5.002181E-06)
*****
.ENDS NP100P04PDG
```

NP100P06PDG

(V_{bss} = -60 V (V_{gs} = 0 V) / I_{d(DC)} = ±100 A (T_c = 25°C) / R_{ds(on)} = 6.0 mΩ MAX. (V_{gs} = -10 V, I_d = -50 A) / TO-263)

```
.SUBCKT NP100P06PDG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=47475821u L=0.46u
DDS 1 3 DDS
CGS 5 3 0.303E-08
RG 2 5 5.0
RD 1 4 RTEMP 0.0021
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 8.07963E-09
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.69E-6 LD = 0
+ TPG = 1 RS = 0.0003 RD = 0.5E-5
+ NSUB = 1.66E17 IS = 0 UO = 600
+ NFS = 1.00E12 THETA = 0.85
+ ETA = 0 KAPPA = 1.1
+ KP = 5.10E-6 PHI = 1.100
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=4.22357960510747E-09 VJ=0.840416870164626 M=0.565166445096076
+RS=0.00148431744387135 IS=9.99950931144374E-11 TT=20.3E-9 N=1.13979990721074 BV=75)
*****
.MODEL DDG D (CJO=1.3641692421482E-09 VJ=4 M=0.415640951974002
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=6.887279E-03 TC2=9.373361E-06)
*****
.ENDS NP100P06PDG
```

NP100P04PLG

(V_{bss} = -40 V (V_{gs} = 0 V) / I_{d(DC)} = ±100 A (T_c = 25°C) / R_{ds(on)} = 3.7 mΩ MAX. (V_{gs} = -10 V, I_d = -50 A) / TO-263)

```
.SUBCKT NP100P04PLG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=47475821u L=0.46u
DDS 1 3 DDS
CGS 5 3 2.073E-09
RG 2 5 5.0
RD 1 4 RTEMP 0.0012
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 1.00963E-08
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.69E-6 LD = 0
+ TPG = 1 RS = 0.00035 RD = 0.5E-5
+ NSUB = 1.60E17 IS = 0 UO = 600
+ NFS = 0.93E12 THETA = 0.6
+ ETA = 0 KAPPA = 0.3
+ KP = 5.50E-6 PHI = 1.080
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=4.56643040042724E-09 VJ=1.83578193108246 M=0.641522747451055
+RS=0.00100880290432017 IS=6.11470881539364E-11 TT=19E-9 N=1.10358544873459 BV=53)
*****
.MODEL DDG D (CJO=1.5641692421482E-09 VJ=5.5 M=0.415640951974002
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=5.329216E-03 TC2=5.002181E-06)
*****
.ENDS NP100P04PLG
```


NP100P06PLG

(V_{bss} = -60 V (V_{gs} = 0 V) / I_{d(DC)} = ±100 A (T_c = 25°C) / R_{ds(on)} = 6.0 mΩ MAX. (V_{gs} = -10 V, I_d = -50 A) / TO-263)

```
.SUBCKT NP100P06PLG 1 2 3
*****
*      Model Generated by NEC      *
*      All Rights Reserved        *
*Commercial Use or Resale Restricted *
*****
* Model generated on December 1, 2000
* MODEL FORMAT: SPICE2G.6
* POWER MOSFET Model (Version 3.1)
* External Node Designations
* Node 1 -> Drain
* Node 2 -> Gate
* Node 3 -> Source
*****
M1 4 5 3 3 PMOS W=47475821u L=0.46u
DDS 1 3 DDS
CGS 5 3 0.303E-08
RG 2 5 5.0
RD 1 4 RTEMP 0.0021
FGD 1 5 VFGD 1
EVGD 7 0 1 5 1
DDG1 8 0 DD1
DDG2 8 7 DD1
EGD1 9 0 8 0 1
EGD2 10 0 7 8 1
COX 10 11 8.07963E-09
DCRR 9 11 DDG
VFGD 11 0 0
*****
.MODEL PMOS PMOS (LEVEL = 3 TOX = 440E-10
+ XJ = 0.69E-6 LD = 0
+ TPG = 1 RS = 0.0003 RD = 0.5E-5
+ NSUB = 1.66E17 IS = 0 UO = 600
+ NFS = 1.00E12 THETA = 0.85
+ ETA = 0 KAPPA = 1.1
+ KP = 5.10E-6 PHI = 1.100
+ CGSO = 0 CGDO = 0 CGBO = 0 )
*****
.MODEL DDS D (CJO=4.22357960510747E-09 VJ=0.840416870164626 M=0.565166445096076
+RS=0.00148431744387135 IS=9.99950931144374E-11 TT=20.3E-9 N=1.13979990721074 BV=75)
*****
.MODEL DDG D (CJO=1.3641692421482E-09 VJ=4 M=0.415640951974002
+IS=1.00E-32 N=50 FC=1.00E-08)
*****
.MODEL DD1 D (CJO=0 N=1)
*****
.MODEL RTEMP RES (TC1=6.887279E-03 TC2=9.373361E-06)
*****
.ENDS NP100P06PLG
```

【発 行】

NECエレクトロニクス株式会社

〒211-8668 神奈川県川崎市中原区下沼部1753

電話（代表）：044(435)5111

—— お問い合わせ先 ——

【ホームページ】

NECエレクトロニクスの情報がインターネットでご覧になれます。

URL(アドレス) <http://www.necel.co.jp/>

【営業関係，技術関係お問い合わせ先】

半導体ホットライン

(電話：午前 9:00～12:00，午後 1:00～5:00)

電 話 : 044-435-9494

E-mail : info@necel.com

【資料請求先】

NECエレクトロニクスのホームページよりダウンロードいただくか，NECエレクトロニクスの販売特約店へお申し付けください。
