

2010年9月29日

μPD48011318、μPD48011336、μPD48011418 和 μPD48011436 的产品技术规范

产品编号	μPD48011318	μPD48011336	μPD48011418	μPD48011436
存储容量	1.1Gb			
位宽	x18	x36	x18	x36
库的数量	8			
突发长度	2		4	
电源电压	VDD	1.5V +/-7%		
	VDDQ	1.0V +/-0.05V		
	VEXT	2.5V +/-0.2V		
工作频率	525MHz/600MHz		667MHz/800MHz	
延迟	tRC	13.3ns		13.75ns
	tRL	tRC+2 (无数据反演)		
	tWL	tRL+1		
终端	VDDQ (高端)			
封装	180-引脚 BGA (14 x 18.5mm)			
地址输入机制	DDR			
地址输入引脚数	14-引脚 (A[13:0])		7-引脚 (A[6:0])	
新特性	可编程片内终端、逐引脚去歪斜、数据反演			

敬请登录：[网站](#) 了解更多瑞萨电子新款网络存储器件