

2010年7月14日

μ PD720200A の仕様

- USB Implementers Forum, Inc が策定した Universal Serial Bus 3.0 Specification Revision 1.0 準拠
- Intel 社が策定した eXtensible Host Controller Interface (xHCI) Specification Revision 0.96 準拠
- PCI SIG が策定した PCI Express®(※1)Base Specification 2.0 準拠
- 以下の USB データ伝送速度をサポート
 - Low-speed(1.5Mbps)/Full-speed(12Mbps)/High-speed(480Mbps)/Super-speed (5Gbps)
- 以下の USB データ転送タイプをサポート
 - Control/Bulk/Interrupt/Isochronous transfer
- 2つの USB ダウンストリームポートをサポート
- USB レガシー機能サポート
- PCI Express の各種拡張カード仕様などをサポート
 - ExpressCard®(※2)Standard Release1.0
 - PCI Express Card Electromechanical Specification Revision 2.0
 - PCI Bus Power Management Interface Specification Revision 1.2
- PCI メモリ空間に制御レジスタを直接配置
- Serial Peripheral Interface(SPI) タイプの FLASH PROM を外付け
- 低消費電力対応(デバイス未接続時に、約 50mW)
- 24MHz 水晶振動子または 48MHz 外部クロック動作
- 動作電圧:3.3V、1.05V
- 176ピン・プラスチック FBGA (10x10mm, 0.65mm ball pitch)

(※1) PCI Express は、PCI-SIG 社の登録商標です。

(※2) ExpressCard は、PCMCIA の登録商標です。

以上

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。