

Renesas Peripheral Driver Library および Peripheral Driver Generator ご使用上のお願い --プログラマブルパルスジェネレータ (PPG) 設定時の 注意事項--

Renesas Peripheral Driver Library および Peripheral Driver Generatorの 使用上の注意事項を連絡します。

- プログラマブルパルスジェネレータ (PPG) 設定時の注意事項

1. 該当製品

- RX62N Group Renesas Peripheral Driver Library V.1.02
- RX630 Group Renesas Peripheral Driver Library V.1.00
- RX63N Group Renesas Peripheral Driver Library V.1.01
- Peripheral Driver Generator V.2.01以降

2. 内容

R_PPG_Create関数を使用してプログラマブルパルスジェネレータ (以下、PPG) を"偶数グループ"、"奇数グループ"の順で設定すると、ネクストデータレジスタH (NDRH)に誤った値が設定され、PPGの端子から意図しないレベルが出力されることがあります。

上記は、Renesas Peripheral Driver Libraryの制限事項ですが、マニュアルに記載されていませんでした。

3. 発生条件

- (1) Renesas Peripheral Driver Libraryの場合

R_PPG_Create関数で"偶数グループ"、"奇数グループ"の順に設定している。

【例】

```
R_PPG_Create(  
    PDL_PPG_PO0_PIN_P20,      /* グループ0を設定 */  
    PDL_PPG_TRIGGER_MTU0 | PDL_PPG_NORMAL | PDL_PPG_DIRECT, 0x00);
```

```
R_PPG_Create(  
    PDL_PPG_PO4_PIN_P24,      /* グループ1を設定 */  
    PDL_PPG_TRIGGER_MTU0 | PDL_PPG_NORMAL | PDL_PPG_DIRECT, 0x10);
```

(2) Peripheral Driver Generatorの場合

RX62N, RX630, RX63N または RX631のPPGを使用している、かつ、R_PG_PPG_StartOutput_Um_G*関数で"偶数グループ"、"奇数グループ"の順に設定している。

【例】

```
R_PG_PPG_StartOutput_U1_G0();  
R_PG_PPG_StartOutput_U1_G1();
```

4. 回避策

Renesas Peripheral Driver Library および Peripheral Driver Generatorで該当関数でPPGを設定するときは、奇数グループから設定してください。

(1) Renesas Peripheral Driver Libraryの場合

【例】

```
R_PPG_Create(  
    PDL_PPG_PO4_PIN_P24,      /* グループ1を設定 */  
    PDL_PPG_TRIGGER_MTU0 | PDL_PPG_NORMAL | PDL_PPG_DIRECT, 0x10);
```

```
R_PPG_Create(  
    PDL_PPG_PO0_PIN_P20,      /* グループ0を設定 */  
    PDL_PPG_TRIGGER_MTU0 | PDL_PPG_NORMAL | PDL_PPG_DIRECT, 0x00);
```

(2) Peripheral Driver Generatorの場合

【例】

```
R_PG_PPG_StartOutput_U1_G1();  
R_PG_PPG_StartOutput_U1_G0();
```

5. 恒久対策

今後のバージョンに付随するマニュアルに本制限事項を追記予定です。

[免責事項]

過去のニュース内容は発行当時の情報をもとにしており、現時点では変更された情報や無効な情報が含まれている場合があります。ニュース本文中のURLを予告なしに変更または中止することがありますので、あらかじめご承知ください。

© 2010-2016 Renesas Electronics Corporation. All rights reserved.