

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社

問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0051A/J	Rev.	第1版
題名	RA6M4 グループ、RA6M5 グループ、CSn コントロールレジスタ 2(CSnCR)のビット情報修正		情報分類	技術情報	
適用製品	RA6M4 グループ	対象ロット等	関連資料	Renesas RA6M4 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10 Renesas RA6M5 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10	
	RA6M5 グループ	すべて			

CSn コントロールレジスタ 2 (CSnCR) の EMODE ビットに関する記述を修正します。

・修正前

14. バス

14.3 レジスタの説明

14.3.3 CSnCR：CSn コントロールレジスタ 2 (n = 0~7)

EMODE ビット (エンディアンモード)

各領域のエンディアンを設定します。コアはリトルエンディアンで固定されているので、領域ごとのエンディアン設定が、MCU のエンディアン設定と異なる設定を行った領域に命令コードは配置できません。命令コードを外部空間に配置する場合は、リトルエンディアンに設定された領域に配置してください。

・修正後

14. バス

14.3 レジスタの説明

14.3.3 CSnCR：CSn コントロールレジスタ 2 (n = 0~7)

EMODE ビット (エンディアンモード)

各領域のエンディアンを設定します。コアはリトルエンディアンで固定されているので、領域ごとのエンディアン設定が、MCU のエンディアン設定と異なる設定を行った領域に命令コードは配置できません。命令コードを外部空間に配置する場合は、リトルエンディアンに設定された領域に配置してください。

ビッグエンディアン領域にアクセス可能なのは CPU, DMAC, DTC のみです。

ビッグエンディアン領域のメモリタイプは"Device-Memory"に設定してください。

メモリタイプの変更は、ARMv8-M Architecture Reference Manual を参照してください。