

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: [csc@renesas.com](mailto:csc@renesas.com)

|      |                                                      |        |                 |                                                                  |     |
|------|------------------------------------------------------|--------|-----------------|------------------------------------------------------------------|-----|
| 製品分類 | MPU & MCU                                            | 発行番号   | TN-RZ*-A0074A/J | Rev.                                                             | 第1版 |
| 題名   | RZ/A2Mグループ OctaメモリコントローラのOctaRAM接続時の最大アクセス領域に関する注意事項 |        | 情報分類            | 技術情報                                                             |     |
| 適用製品 | RZ/A2M グループ                                          | 対象ロット等 | 関連資料            | RZ/A2M グループ ユーザーズ<br>マニュアル ハードウェア編 Rev.4.00<br>(R01UH0746JJ0400) |     |
|      |                                                      | 全ロット   |                 |                                                                  |     |

RZ/A2MグループのOctaメモリコントローラにおいて、OctaRAM接続時の最大アクセス領域に関する注意事項がありますので連絡いたします。

## 1. 22.4.5 デバイスサイズレジスタ\_1 (DSR1) ビット29 ~ 0の説明

[変更前]

| ビット   | ビット名            | 初期値      | R/W | 説明                                                                                                       |
|-------|-----------------|----------|-----|----------------------------------------------------------------------------------------------------------|
| 31、30 | DV1TYP<br>[1:0] | 00       | R/W | デバイス1タイプ設定<br>01 に設定してください。                                                                              |
| 29~0  | DV1SZ<br>[29:0] | すべて<br>0 | R/W | デバイス1容量設定<br>デバイス1として接続されている対象を30ビットでサイズを設定します。<br>設定例：H'01000000: 16MByte RAM<br>H'00800000: 8MByte RAM |

[変更後]

| ビット   | ビット名            | 初期値      | R/W | 説明                                                                                                                                                   |
|-------|-----------------|----------|-----|------------------------------------------------------------------------------------------------------------------------------------------------------|
| 31、30 | DV1TYP<br>[1:0] | 00       | R/W | デバイス1タイプ設定<br>01 に設定してください。                                                                                                                          |
| 29~0  | DV1SZ<br>[29:0] | すべて<br>0 | R/W | デバイス1容量設定<br>デバイス1として接続されている対象を30ビットでサイズを設定します。<br>設定例： <del>H'01000000: 16MByte RAM</del><br>H'00800000: 8MByte RAM<br><br>注：H'00800000以下の値が設定可能です。 |

## 2. 22.5.2 アドレスマップの説明

[変更前]

### 22.5.2 アドレスマップ

メモリマップモード時、OctaFlash はOctaFlash 空間(H'50000000 ～ H'5FFFFFFF)、OctaRAM はOctaRAM 空間(H'60000000 ～ H'6FFFFFFF) に割り当てられます。

OctaFlash、OctaRAM はそれぞれ1つの接続が可能で、最大でそれぞれ256M バイトまでアクセス可能です。

|           | 内部アドレス                | 最大アクセス領域   |
|-----------|-----------------------|------------|
| OctaFlash | H'50000000～H'5FFFFFFF | 最大で256Mバイト |
| OctaRAM   | H'60000000～H'6FFFFFFF | 最大で256Mバイト |

[変更後]

### 22.5.2 アドレスマップ

メモリマップモード時、OctaFlash はOctaFlash 空間(H'50000000 ～ H'5FFFFFFF)、OctaRAM はOctaRAM 空間(H'60000000 ～ H'6FFFFFFF) に割り当てられます。

OctaFlash、OctaRAM はそれぞれ1つの接続が可能で、~~最大でそれぞれ256M バイトまでアクセス可能~~です。

|           | 内部アドレス                | 最大アクセス領域   |
|-----------|-----------------------|------------|
| OctaFlash | H'50000000～H'5FFFFFFF | 最大で256Mバイト |
| OctaRAM   | H'60000000～H'607FFFFF | 最大で8Mバイト   |

以上