

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲3-2-24 豊洲フォレシア  
ルネサス エレクトロニクス株式会社

問合せ窓口 <http://japan.renesas.com/contact/>

E-mail: [csc@renesas.com](mailto:csc@renesas.com)

製品分類	MPU & MCU	発行番号	TN-RX*-A139A/J	Rev.	第1版
題名	RX230 グループ I/O ポートに関するユーザーズマニュアルの誤記訂正		情報分類	技術情報	
適用製品	RX230 グループ	対象ロット等	関連資料	RX230 グループ、RX231 グループ ユーザーズマニュアルハードウェア編 Rev.1.00 (R01UH0496JJ0100)	
		全ロット			

上記適用製品のユーザーズマニュアルに、ポート H に関する存在しないレジスタが記載されていたので、以下の通り訂正いたします。

## 1. Page 150 of 1967

### 5.1 I/O レジスタアドレス一覧(アドレス順)

#### 表 5.1 I/O レジスタアドレス一覧(24/42)

以下の通り PORTH.ODR0 レジスタを削除いたします。

#### 【変更前】

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセ ス サイズ	アクセスサイクル数		参照章
						ICLK $\geq$ PCLK の場合	ICLK $<$ PCLK の場合	
0008 C09Dh	PORTE	オープンドレイン制御レジスタ 1	ODR1	8	8, 16	2~3PCLKB	2ICLK	21 章
0008 C0A2h	PORTH	オープンドレイン制御レジスタ 0	ODR0	8	8, 16	2~3PCLKB	2ICLK	21 章
0008 C0A4h	PORTJ	オープンドレイン制御レジスタ 0	ODR0	8	8, 16	2~3PCLKB	2ICLK	21 章

#### 【変更後】

アドレス	モジュール シンボル	レジスタ名	レジスタ シンボル	ビット 数	アクセ ス サイズ	アクセスサイクル数		参照章
						ICLK $\geq$ PCLK の場合	ICLK $<$ PCLK の場合	
0008 C09Dh	PORTE	オープンドレイン制御レジスタ 1	ODR1	8	8, 16	2~3PCLKB	2ICLK	21 章
0008 C0A4h	PORTJ	オープンドレイン制御レジスタ 0	ODR0	8	8, 16	2~3PCLKB	2ICLK	21 章

## 2. Page 536 of 1967

### 21.3.5 オープンドレイン制御レジスタ 0(ODR0)

以下の通り PORTH.ODR0 レジスタを削除いたします。また、変数 m についても「H」を削除いたします。

#### 【変更前】

PORT1.ODR0 0008 C082h, PORT2.ODR0 0008 C084h, PORT3.ODR0 0008 C086h, PORT5.ODR0 0008 C08Ah  
PORTA.ODR0 0008 C094h, PORTB.ODR0 0008 C096h, PORTC.ODR0 0008 C098h, PORTE.ODR0 0008 C09Ch,  
**PORTH.ODR0 0008 C0A2h**, PORTJ.ODR0 0008 C0A4h

m = 1~3,5,A~C,E,**H**,J

## 【変更後】

PORT1.ODR0 0008 C082h, PORT2.ODR0 0008 C084h, PORT3.ODR0 0008 C086h, PORT5.ODR0 0008 C08Ah  
PORTA.ODR0 0008 C094h, PORTB.ODR0 0008 C096h, PORTC.ODR0 0008 C098h, PORTE.ODR0 0008 C09Ch,  
PORTJ.ODR0 0008 C0A4h

m = 1~3,5,A~C,E,J