

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社問合せ窓口 <http://japan.renesas.com/contact/>E-mail: csc@renesas.com

製品分類	システムLSI	発行番号	TN-RIN-A010A/J	Rev.	第1版
題名	R-IN32M3-EC 10Base-T の半二重通信時の設定に関する詳細説明		情報分類	技術情報	
適用製品	下記参照	対象ロット等	関連資料	R-IN32M3 シリーズ ユーザーズ・マニュアル 周辺機能編・R-IN32M3-EC・R-IN32M3-CL Rev.8.00 (R18UZ0006JJ0800) R-IN32M3 シリーズ ユーザーズ・マニュアル・R-IN32M3-EC Rev.4.00 (R18UZ0002JJ0400)	
		全ロット			

R-IN32M3-EC において、10Base-T の半二重通信の不具合対策が完了しました。正常に動作させるためには 2 つのレジスタの設定が新たに必要となります。お手数をおかけしますが、本内容をご配慮の上、ご使用くださいますようお願いいたします。

1 適用製品

製品分類	マーク型名	製品型名
R-IN32M3-EC	MC-10287BF1	MC-10287BF1-HN4-A
		MC-10287BF1-HN4-M1-A

不具合改訂前製品(MC-10287F1)では動作しませんので、上記の製品をご使用願います。

2 対応方法

10Base-T の半二重モードでリンクしているポートに対して、以下の 2 つのレジスタの対象ビットを 1 にセットしてください。

① ETHER SWITCH 10Mbps/半二重モード設定レジスタ (ETHSW10HDEN) (★改訂製品にて新規追加)

対象ビット：SW10HDEN1 (ビット 1) および SW10HDEN0 (ビット 0)

注意：10Base-T の半二重モード以外でリンクしている場合は、0 をセットしてください。

② イーサネット PHY レジスタ 27 - スペシャルコントロール/ステータス指示レジスタ (ポート 0/1 で 2 つ存在)

対象ビット：SQEOFF (ビット 11)

注意：10Base-T の半二重モード以外でリンクしている場合も、1 をセットし続けても問題ありません。

3 サンプルソフトウェア

上記方法を反映したサンプルソフトウェアは弊社 WEB にて公開しています。

[R-IN32M3 サンプルソフトウェア ダウンロード・サイト]

http://japan.renesas.com/products/soc/fa_lsi/multi_protocol_communication/peer/sample_software.jsp

[対象サンプルソフトウェア]

対象	発行日	提供データ
TCP/IP,UDP/IP	2016年3月11日	r-in32m3_tcpip_evaluation.zip

以上