

RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア
ルネサス エレクトロニクス株式会社
問合せ窓口 <https://www.renesas.com/jp/ja/support/contact/>

製品分類	MPU & MCU	発行番号	TN-RA*-A0028A/J	Rev.	第1版
題名	RA4M2 グループ、RA4M3 グループ、RA6M4 グループ、RA6M5 グループ、SRAM パリティエラー検出後動作レジスタ(PARIOAD)の修正		情報分類	技術情報	
適用製品	RA4M2 グループ	対象ロット等 すべて	関連資料	Renesas RA4M2 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10 Renesas RA4M3 グループ ユーザーズ マニュアル ハードウェア編 Rev1.20 Renesas RA6M4 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10 Renesas RA6M5 グループ ユーザーズ マニュアル ハードウェア編 Rev1.10	
	RA4M3 グループ				
	RA6M4 グループ				
	RA6M5 グループ				

SRAM パリティエラー検出後動作レジスタ (PARIOAD) の記述を修正します。

・修正前

PARIOAD : SRAM パリティエラー検出後動作レジスタ

ビット	シンボル	機能	RW
0	OAD	検出後の動作 0: リセット 1: ノンマスカブル割り込み	R/W
7:1	—	読むと 0 が読めます。書く場合、0 としてください。	R/W

・修正後

PARIOAD : SRAM パリティエラー検出後動作レジスタ

ビット	シンボル	機能	RW
0	OAD	検出後の動作 0: ノンマスカブル割り込み 1: リセット	R/W
7:1	—	読むと 0 が読めます。書く場合、0 としてください。	R/W