

# RENESAS TECHNICAL UPDATE

〒135-0061 東京都江東区豊洲 3-2-24 豊洲フォレシア  
 ルネサス エレクトロニクス株式会社  
 問合せ窓口 <http://japan.renesas.com/contact/>  
 E-mail: [csc@renesas.com](mailto:csc@renesas.com)

|      |   |        |                 |   |     |
|------|---|--------|-----------------|---|-----|
| 製品分類 | MPU & MCU   | 発行番号   | TN-RX*-A0207A/J | Rev.  | 第1版 |
| 題名   | マルチファンクションタイムパルスユニット (MTU3) のビット設定に関する誤記訂正          |        | 情報分類            | 技術情報  |     |
| 適用製品 | RX64M グループ、<br>RX65N グループ、RX651 グループ、<br>RX71M グループ | 対象ロット等 | 関連資料            | 各製品のユーザーズマニュアル<br>ハードウェア編<br>(詳細は最終ページの表をご参照ください) |     |
|      |   | 全ロット   |                 |   |     |

上記適用製品のユーザーズマニュアル ハードウェア編のマルチファンクションタイムパルスユニット (MTU3) 章において、TIOR レジスタの設定値に誤記がありましたので、以下のとおり訂正いたします。

なお、ページ番号、章番号などは RX64M グループを例に記載しています。その他の製品のページ番号、章番号などにつきましては最終ページの表を参照してください。

## •Page 873 of 2984

「表 24.25 TIORH (MTU8)」において、MTU8.TGRB をインプットキャプチャレジスタとして使用する場合の IOB[2] ビットの設定値に誤記がありましたので、以下のとおり訂正いたします。

### 【訂正前】

表 24.25 TIORH (MTU8)

| ビット7   | ビット6   | ビット5   | ビット4   | 説明             |  |
|--------|--------|--------|--------|----------------|--|
| IOB[3] | IOB[2] | IOB[1] | IOB[0] | MTU8.TGRB の機能  | MTIOC8B 端子の機能  |
| (省略)   |        |        |        |                |  |
| 1      | x      | 0      | 0      | インプットキャプチャレジスタ | 立ち上がりエッジでインプットキャプチャ  |
| 1      | x      | 0      | 1      |                | 立ち下がりエッジでインプットキャプチャ  |
| 1      | x      | 1      | x      |                | 両エッジでインプットキャプチャ  |
| 1      | 1      | x      | x      |                | キャプチャ入力元は MTU1/カウントクロック<br>MTU1.TCNT (LWA=0) または MTU1.TCNTLW (LWA=1) の<br>カウントアップ/カウントダウンでインプットキャプチャ |

x : Don't care

【訂正後】

表 24.25 TIORH (MTU8)

| ビット7   | ビット6   | ビット5   | ビット4   | 説明             |   |
|--------|--------|--------|--------|----------------|---|
| IOB[3] | IOB[2] | IOB[1] | IOB[0] | MTU8.TGRB の機能  | MTIOC8B 端子の機能   |
| (省略)   |        |        |        |                |   |
| 1      | 0      | 0      | 0      | インプットキャプチャレジスタ | 立ち上がりエッジでインプットキャプチャ   |
| 1      | 0      | 0      | 1      |                | 立ち下がりエッジでインプットキャプチャ   |
| 1      | 0      | 1      | x      |                | 両エッジでインプットキャプチャ   |
| 1      | 1      | x      | x      |                | キャプチャ入力元は MTU1/カウントクロック MTU1.TCNT (LWA=0) または MTU1.TCNTLW (LWA=1) のカウントアップ/カウントダウンでインプットキャプチャ |

x : Don't care

【関連資料】

| グループ                     | マニュアル名称 (資料番号)   | ページ番号            | 項番号    | 表番号     |
|--------------------------|--|------------------|--------|---------|
| RX64M グループ               | RX64M グループユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0377JJ0110)            | Page 873 of 2984 | 24.2.6 | 表 24.25 |
| RX65N グループ<br>RX651 グループ | RX65N グループ、RX651 グループユーザーズマニュアル ハードウェア編 Rev.2.10 (R01UH0590JJ0210) | Page 912 of 2727 | 24.2.6 | 表 24.25 |
| RX71M グループ               | RX71M グループユーザーズマニュアル ハードウェア編 Rev.1.10 (R01UH0493JJ0110)            | Page 878 of 2996 | 24.2.6 | 表 24.25 |

以上