

RL78/G23

高速オンチップ・オシレータ・クロック 周波数補正

要旨

本アプリケーションノートでは、RL78/G23 に搭載されている高速オンチップ・オシレータ・トリミング・レジスタ (HIOTRM) を使用して高速オンチップ・オシレータの発振クロック周波数を補正する方法を説明します。

サブシステム・クロックまたは外部入力信号を使用して高速オンチップ・オシレータの発振周波数のずれを検出し、高速オンチップ・オシレータ・トリミング・レジスタ (HIOTRM) を調整して高速オンチップ・オシレータの発振周波数を 32MHz に近づけます。

動作確認デバイス

RL78/G23

本アプリケーションノートを他のマイコンへ適用する場合、そのマイコンの仕様にあわせて変更し、十分評価してください。

目次

1. 仕様	3
1.1 仕様概要	3
1.2 動作概要	4
1.3 キャリブレーション方法の説明	6
2. 動作確認条件	8
3. ハードウェア説明	9
3.1 ハードウェア構成例	9
3.2 使用端子一覧	10
4. ソフトウェア説明	11
4.1 オプション・バイトの設定一覧	11
4.2 定数一覧	11
4.3 変数一覧	12
4.4 関数一覧	12
4.5 関数仕様	13
4.6 フローチャート	15
4.6.1 メイン処理	15
4.6.2 XT1 発振使用のキャリブレーション処理	17
4.6.3 外部入力クロック使用のキャリブレーション処理	18
4.6.4 高速オンチップ・オシレータ補正処理関数	20
4.7 周辺ドライバの変更箇所	22
5. サンプルコード	23
6. 参考ドキュメント	23
改訂記録	24

1. 仕様

1.1 仕様概要

本アプリケーションノートでは、サブシステム・クロックまたは外部入力信号を利用して、高速オンチップ・オシレータのクロック周波数のずれを検出します。HIOTRM レジスタを調整して高速オンチップ・オシレータの発振周波数を 32MHz に近づけます。

サブシステム・クロック、外部入力信号のどちらを使用するかは、パラメータ・スイッチにより指定します。スタート・スイッチが押されると、サブシステム・クロックまたは外部入力信号の周期（パルス間隔）を 32 ビット・インターバル・タイマでカウントします。32 ビット・インターバル・タイマのカウント・クロックは高速オンチップ・オシレータを使用します。32 ビット・インターバル・タイマで計測されたカウント値が目標範囲外の場合、HIOTRM レジスタを調整して高速オンチップ・オシレータの発振周波数を 32MHz に近づけます。カウント値が目標範囲内になるまで HIOTRM レジスタを調整します。高速オンチップ・オシレータ発振周波数の目標範囲は、 $32\text{MHz} \pm 0.1\%$ (31.968MHz ~ 32.032MHz) とします。

サブシステム・クロックを使用する場合、32 ビット・インターバル・タイマでサブシステム・クロックの周期（パルス間隔）を測定します。精度向上のため、パルス間隔を 4 回測定して高速オンチップ・オシレータの発振周波数のずれを検出します。

外部入力信号を使用する場合、32 ビット・インターバル・タイマでタイマ入力信号の周期（パルス間隔）を測定します。タイマ入力信号には、周期が 512Hz (Duty 50%) の方形波を使用します。

本サンプルコードでは、補正結果を確認するためにクロック出力／ブザー出力制御回路により常に 2MHz (fMAIN/2⁴) のクロックを出力しています。補正結果を確認する場合は、周波数計等を利用し PCLBUZ0 端子から出力されるクロック周波数を確認してください。

注意 本サンプルコードでの設定時間、キャリブレーションの方法は一例です。本サンプルコードでは、フローの簡略化、理解の容易さを考慮し、スタート・スイッチ入力でキャリブレーションを開始しています。システムに応じて、キャリブレーション処理の開始タイミングや開始間隔の調整を行ってください。本アプリケーションノートでは、2つのキャリブレーション処理を説明しています。実際に使用する場合は、システムに応じて適した処理を選択してください。

表 1-1 に使用する周辺機能と用途を示します。

表 1-1 使用する周辺機能と用途

周辺機能	用途
端子入力エッジ検出割り込み	補正開始スイッチに使用します。
32 ビット・インターバル・タイマ チャンネル 0, 1	高速オンチップ・オシレータのキャリブレーション処理に使用します。
32 ビット・インターバル・タイマ チャンネル 2, 3	補正開始スイッチのチャタリング除去に使用します。
クロック出力／ブザー出力制御回路	2MHz のクロック出力を行います。
ロジック & イベント・リンク・コントローラ (ELCL)	外部入力信号を 32 ビット・インターバル・タイマへ接続します。

1.2 動作概要

使用する周辺機能の設定条件を記載します。

① 外部割込み (INTP0) の初期設定

表 1-2 の通り、初期設定を行います。

表 1-2 外部割込み (INTP0) の初期設定条件

設定項目	設定条件
有効エッジ	立ち下がりエッジ

② 32 ビット・インターバル・タイマの初期設定

16 ビット・キャプチャ・モードで 사용합니다。

表 1-3、表 1-4 の通り、初期設定を行います。

表 1-3 32 ビット・インターバル・タイマの初期設定条件 (チャンネル 0, チャンネル 1)

設定項目	設定条件
動作モード	16 ビット・キャプチャ・モード
動作クロック (fITL0)	fIHP
クロックソース	fITL0 (分周なし)
キャプチャ・トリガ	fSXP

表 1-4 32 ビット・インターバル・タイマの初期設定条件 (チャンネル 2, チャンネル 3)

設定項目	設定条件
動作モード	16 ビット・キャプチャ・モード
動作クロック (fITL1)	fSXP
クロックソース	fITL1 (分周なし)
インターバル時間	10 ms

③ クロック出力／ブザー出力制御回路の初期設定

表 1-5 の通り、初期設定を行います。

表 1-5 クロック出力／ブザー出力制御回路の初期設定

設定項目	設定条件
出力クロック	2 MHz ($f_{MAIN}/2^4$)

- ④ ロジック&イベント・リンク・コントローラ(ELCL) の初期設定
入力端子 (P50) の信号を、32 ビット・インターバル・タイマ (ITL キャプチャ・トリガ) にリンクします。
表 1 - 6 の通り、初期設定を行います。

表 1 - 6 ロジック&イベント・リンク・コントローラ(ELCL) の初期設定

設定項目	設定条件
イベント発生元	入力端子 (P50/SI11/INTP1)
使用する入力信号セクタ	0
使用する論理セルブロック	L1、スルー回路
使用する出力信号セクタ	7
リンク先	ITL キャプチャ・トリガ

1.3 キャリブレーション方法の説明

本アプリケーションノートで使用する2つのキャリブレーション方法について説明します。

(1) サブシステム・クロックを使用したキャリブレーション処理

32ビット・インターバル・タイマのチャンネル0,1をキャプチャ・モードで使用し、サブシステム・クロックの周期を測定します。

キャプチャ・トリガにサブシステム・クロック (32.768kHz、30.517578125 μ s 周期) を選択し、カウント・クロックには高速オンチップ・オシレータのクロック (32MHz) を選択します。

測定精度向上のため、サブシステム・クロックの周期を連続して4回測定し、4回分のキャプチャ値の和から高速オンチップ・オシレータの発振クロック周波数のずれを検出します。

周波数が 32MHz、32MHz $\pm$ 0.1% (31.968MHz)、32MHz $\pm$ 0.1% (32.032MHz) のとき、キャプチャ4回分のカウント値の計算上の値は次の表の値になります。

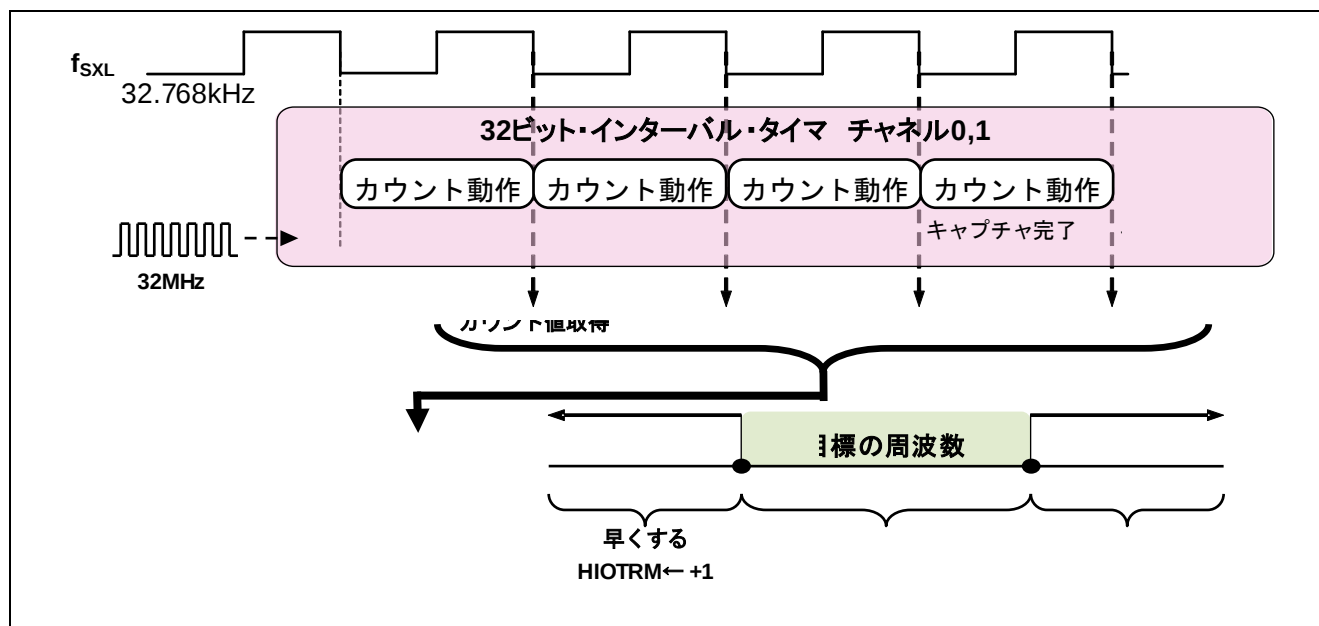
表 1-7 サブシステム・クロック利用時のカウント値の範囲

高速オンチップ・オシレータ のクロック周波数 (f_{IH})		キャプチャ4回分のカウント値 (計算値)
32MHz		3906.25
32MHz $\pm$ 0.1%	31.968MHz	3902.34375
32MHz $\pm$ 0.1%	32.032MHz	3910.15625

表 1-7 より、周波数の目標範囲 32MHz $\pm$ 0.1% (31.968~32.032MHz) での4回分のカウント値の目標範囲を 3903~3909 とします。取得した4回分のカウント値が 3902 以下の場合、高速オンチップ・オシレータのクロックが目標の周波数より遅いことを示します。取得したカウント値が 3910 以上の場合、高速オンチップ・オシレータのクロックが目標の周波数より速いことを示します。カウント値から HIOTRM レジスタの補正方向 (速くする/遅くする) を判断し、HIOTRM レジスタの設定値を $\pm$ 1 ずつ変更し、再度キャリブレーションを行います。カウント値が目標範囲内の値になるとキャリブレーションを終了します。

図 1-1 にサブシステム・クロックを使用したキャリブレーションの動作例を示します。

図 1-1 サブシステム・クロックを使用したキャリブレーションの動作例



(2) 外部入力信号を使用したキャリブレーション処理

32 ビット・インターバル・タイマのチャンネル 0, 1 をキャプチャ・モードで使用し、外部入力信号の周期を測定します。

P50 端子に方形波 (512Hz、デューティ 50%) を入力し、ロジック&イベント・リンク・コントローラ (ELCL) を使用してキャプチャ・トリガとして接続します。カウント・クロックには高速オンチップ・オシレータのクロック (32MHz) を選択します。

正確な信号の周期を計測することで高速オンチップ・オシレータのクロックずれを検出します。

周波数が 32MHz、 $32\text{MHz} - 0.1\%$ (31.968MHz)、 $32\text{MHz} + 0.1\%$ (32.032MHz) のとき、カウント値の計算上の値は次の表の値になります。

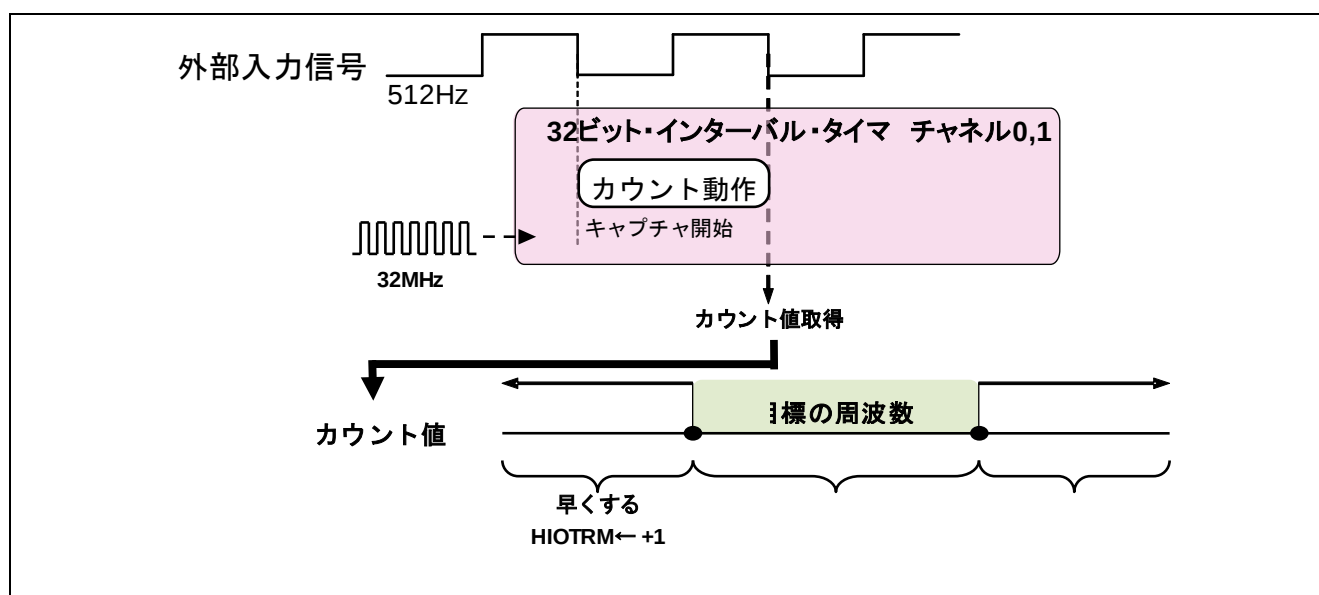
表 1-8 外部信号を利用したキャリブレーションのカウント値

高速オンチップ・オシレータ のクロック周波数 (f_{IH})		カウント値 (計算結果)
32MHz		62500
$32\text{MHz} - 0.1\%$	31.968MHz	62437.5
$32\text{MHz} + 0.1\%$	32.032MHz	62562.5

表 1-8 より、周波数の目標範囲 $32\text{MHz} \pm 0.1\%$ (31.968~32.032MHz) でのカウント値の目標範囲を 62438~62561 とします。取得したカウント値が 62437 以下の場合、高速オンチップ・オシレータのクロックが目標の周波数より遅いことを示します。取得したカウント値が 62562 以上の場合、高速オンチップ・オシレータのクロックが目標の周波数より速いことを示します。カウント値から HIOTRM レジスタの補正方向 (速くする/遅くする) を判断し、HIOTRM レジスタの設定値を ± 1 ずつ変更し、再度キャリブレーションを行います。カウント値が目標範囲内の値になるとキャリブレーションを終了します。

図 1-2 に外部信号を使用したキャリブレーションの動作例を示します。

図 1-2 外部信号を使用したキャリブレーションの動作例



2. 動作確認条件

本アプリケーションノートのサンプルコードは、下記の条件で動作を確認しています。

表 2 - 1 動作確認条件

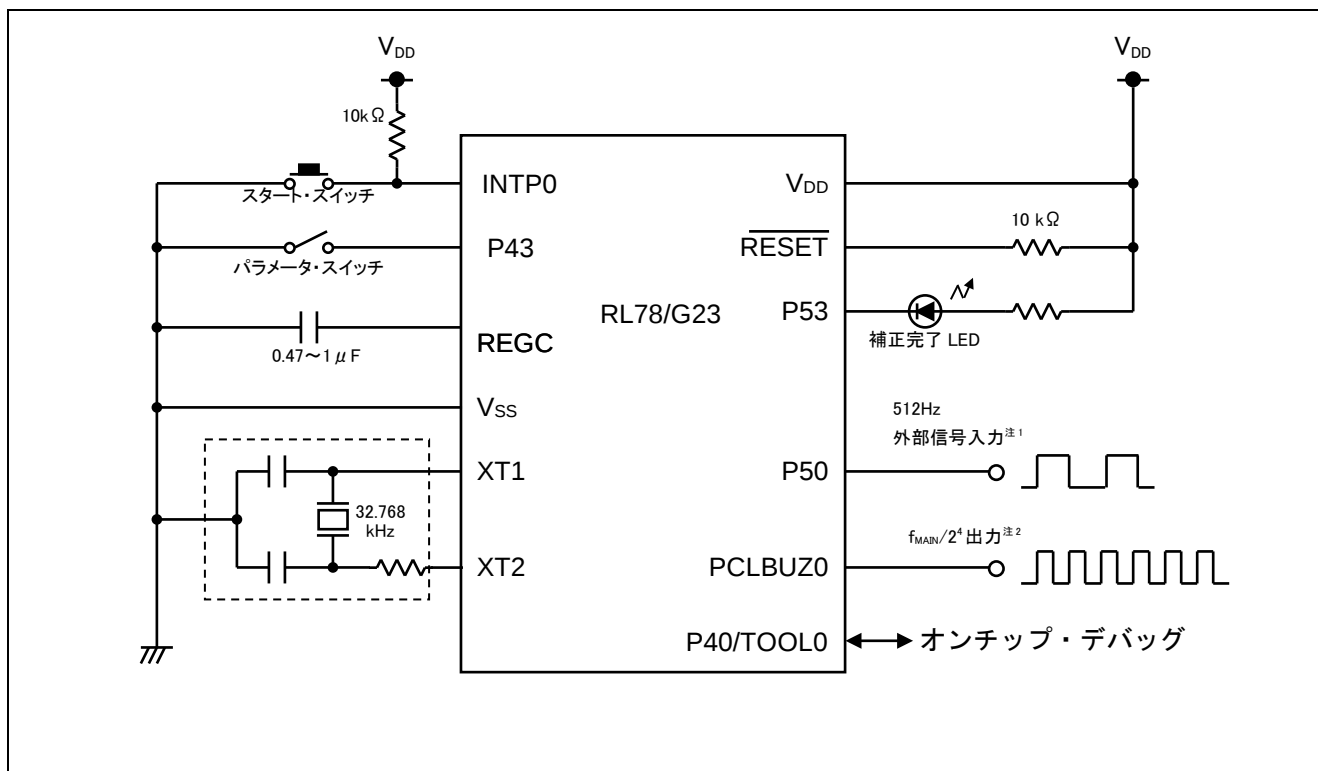
項目	内容
使用マイコン	RL78/G23 (R7F100GLG)
使用ボード	RL78/G23 Fast Prototyping Board (RTK7RLG230CLG000BJ)
動作周波数	高速オンチップ・オシレータ・クロック: 32MHz CPU/周辺ハードウェア・クロック: 32MHz
動作電圧	3.3V (1.8V~5.5V で動作可能) LVD0 検出電圧: リセット・モード 立ち上がり時 TYP. 1.90 V (1.84 V ~ 1.95 V) 立ち下がり時 TYP. 1.86 V (1.80 V ~ 1.91 V)
統合開発環境 (CS+)	ルネサス エレクトロニクス製 CS+ V8.05.00
C コンパイラ (CS+)	ルネサス エレクトロニクス製 CC-RL V1.10.00
統合開発環境 (e2studio)	ルネサス エレクトロニクス製 e2 studio V2021-04 (21.4.0)
C コンパイラ (e2studio)	ルネサス エレクトロニクス製 CC-RL V1.10.00
統合開発環境 (IAR)	IAR Systems 製 IAR Embedded Workbench for Renesas RL78 V4.21.1
C コンパイラ (IAR)	IAR Systems 製 IAR C/C++ Compiler for Renesas RL78 V4.21.1
スマート・コンフィグレータ (SC)	ルネサス エレクトロニクス製 V1.0.1
ボードサポートパッケージ (BSP)	ルネサス エレクトロニクス製 V1.00

3. ハードウェア説明

3.1 ハードウェア構成例

図 3 - 1 に本アプリケーションノートで使用するハードウェア構成例を示します。

図 3 - 1 ハードウェア構成



注 1. 512Hz、デューティ 50%の信号を入力してください。

注 2. キャリブレーションにより出力周波数が 2MHz に近づきます。周波数計で周波数を確認してください。

注意 1. この回路イメージは接続の概要を示す為に簡略化しています。実際に回路を作成される場合は、端子処理などを適切に行い、電気的特性を満たすように設計してください (入力専用ポートは個別に抵抗を介して VDD 又は VSS に接続して下さい)。

注意 2. EVSS で始まる名前の端子がある場合には VSS に、EVDD で始まる名前の端子がある場合には VDD にそれぞれ接続してください。

注意 3. VDD は LVD にて設定したリセット解除電圧 (VLVD) 以上にしてください。

3.2 使用端子一覧

表 3 - 1 に使用端子と機能を示します。

表 3 - 1 使用端子と機能

端子名	入出力	内容
P137/INTP0	入力	スタート・スイッチ: キャリブレーション開始用のスイッチを接続します。
P43	入力	パラメータ・スイッチ: キャリブレーション方法選択用のスイッチを接続します。
P53	出力	補正完了 LED: 補正完了表示用の LED を接続します。
P123/XT1	入力	サブシステム・クロック: 32.768 kHz の水晶発振子を接続します。
P124/XT2	入力	
P50	入力	外部入力信号端子: 256Hz、デューティ 50% の信号を入力します。
P140/PCLBUZ0	出力	クロック出力: 常に $f_{\text{MAIN}}/2^4$ (2MHz) を出力します。

注意 本アプリケーションノートは、使用端子のみを端子処理しています。実際に回路を作成される場合は、端子処理などを適切に行い、電気的特性を満たすように設計してください。

4. ソフトウェア説明

4.1 オプション・バイトの設定一覧

表 4-1 にオプション・バイト設定を示します。

表 4-1 オプション・バイト設定

アドレス	設定値	内容
000C0H/010C0H	11101111B	ウォッチドッグ・タイマ 動作停止 (リセット解除後、カウント停止)
000C1H/010C1H	11111110B	LVD0 検出電圧: リセット・モード 立ち上がり時 TYP. 1.90 V (1.84 V ~ 1.95 V) 立ち下がり時 TYP. 1.86 V (1.80 V ~ 1.91 V)
000C2H/010C2H	11101000B	HS モード、高速オンチップ・オシレータ: 32MHz
000C3H/010C3H	10000101B	オンチップ・デバッグ許可

4.2 定数一覧

表 4-2 にサンプルコードで使用する定数を示します。

表 4-2 サンプルコードで使用する定数

定数名	設定値	内容
HIOTRM_MAX	00111111B	HIOTRM レジスタの最大値
HIOTRM_MIN	00000000B	HIOTRM レジスタの最小値
CCNT_XT1_MAX	3910	サブシステム・クロックカウントの上限しきい値
CCNT_XT1_MIN	3902	サブシステム・クロックカウントの下限しきい値
CCNT_EXT_MAX	62562	外部入力信号カウントの上限しきい値
CCNT_EXT_MIN	62437	外部信号入力カウントの下限しきい値

4.3 変数一覧

表 4-3 にグローバル変数を示します。

表 4-3 グローバル変数

Type	Variable Name	Contents	Function Used
uint8_t	calibration_count	キャリブレーションのカウント値	R_Main_UseXT1() R_Main_ExternalClock() R_Trimming_OCO()
uint8_t	calibrate_history	キャリブレーションの履歴	R_Main_UseXT1() R_Main_ExternalClock() R_Trimming_OCO()
uint16_t	count_value	カウント値 (R_Trimming_OCO の引数として使用)	R_Main_UseXT1() R_Main_ExternalClock() R_Trimming_OCO()
uint16_t	max	カウントの上限しきい値	R_Main_UseXT1() R_Main_ExternalClock() R_Trimming_OCO()
uint16_t	min	カウントの下限しきい値	R_Main_UseXT1() R_Main_ExternalClock() R_Trimming_OCO()

4.4 関数一覧

表 4-4 に関数を示します。

表 4-4 関数

関数名	概要
R_Main_UseXT1	サブシステム・クロックによるキャリブレーション処理
R_Main_ExternalClock	外部入力信号によるキャリブレーション処理
R_ELCL_Enable	ELCL 動作許可処理
R_ELCL_Disable	ELCL 動作禁止処理
R_Trimming_OCO	高速オンチップ・オシレータ・クロックの補正処理

4.5 関数仕様

サンプルコードの関数仕様を示します。

[関数名] R_Main_UseXT1

概要	サブシステム・クロックによるキャリブレーション処理
ヘッダ	なし
宣言	void R_Main_UseXT1(void)
説明	サブシステム・クロックのカウント値キャプチャおよび補正処理。
引数	なし
リターン値	なし
備考	なし

[関数名] R_Main_ExternalClock

概要	外部入力信号によるキャリブレーション処理
ヘッダ	なし
宣言	void R_Main_ExternalClock(void)
説明	外部入力信号のカウント値キャプチャおよび補正処理。
引数	なし
リターン値	なし
備考	なし

[関数名] R_ELCL_Enable

概要	ELCL 動作許可処理
ヘッダ	なし
宣言	void R_ELCL_Enable(void);
説明	ELCL を有効にし、P50 への入力信号を 32 ビット・インターバル・タイマのキャプチャ・トリガへ接続する。
引数	• なし
リターン値	• なし
備考	なし

[関数名] R_ELCL_Disable

概要	ELCL 動作禁止処理
ヘッダ	なし
宣言	void R_ELCL_Disable(void);
説明	ELCL を無効にする。
引数	• なし
リターン値	• なし
備考	なし

[関数名] R_Trimming_OCO

概要	高速オンチップ・オシレータ・クロック補正処理
ヘッダ	なし
宣言	uint8_t R_Trimming_OCO(uint16_t count)
説明	引数を元に HIOTRM を設定し、キャリブレーションの継続可否を判定する処理。
引数	count : [対象クロックのカウント値]
リターン値	[0]の場合: キャリブレーション完了 [1]の場合: キャリブレーション継続
備考	なし

4.6 フローチャート

4.6.1 メイン処理

図 4 - 1、図 4 - 2 にメイン処理のフローチャートを示します。

図 4 - 1 メイン処理 (1/2)

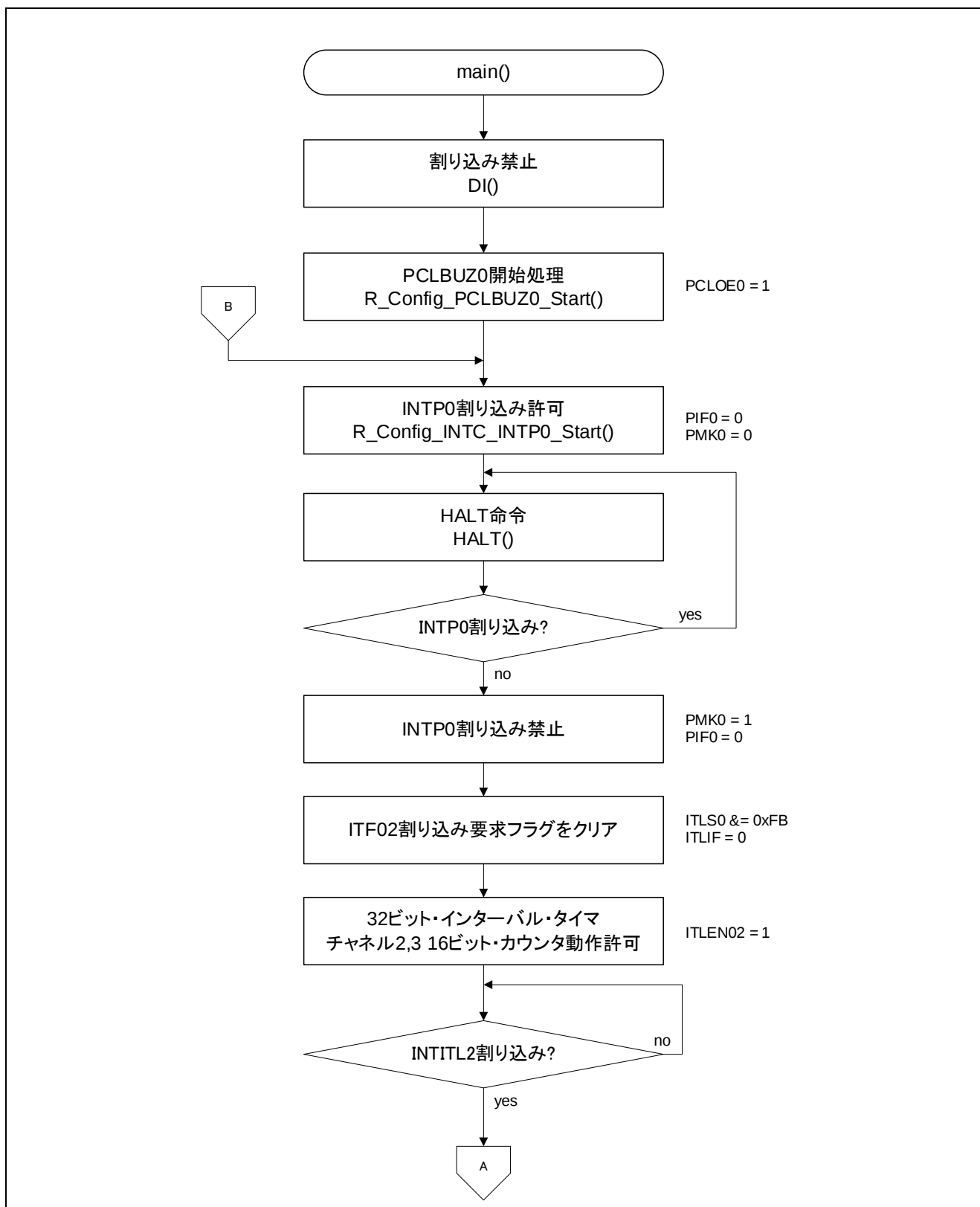
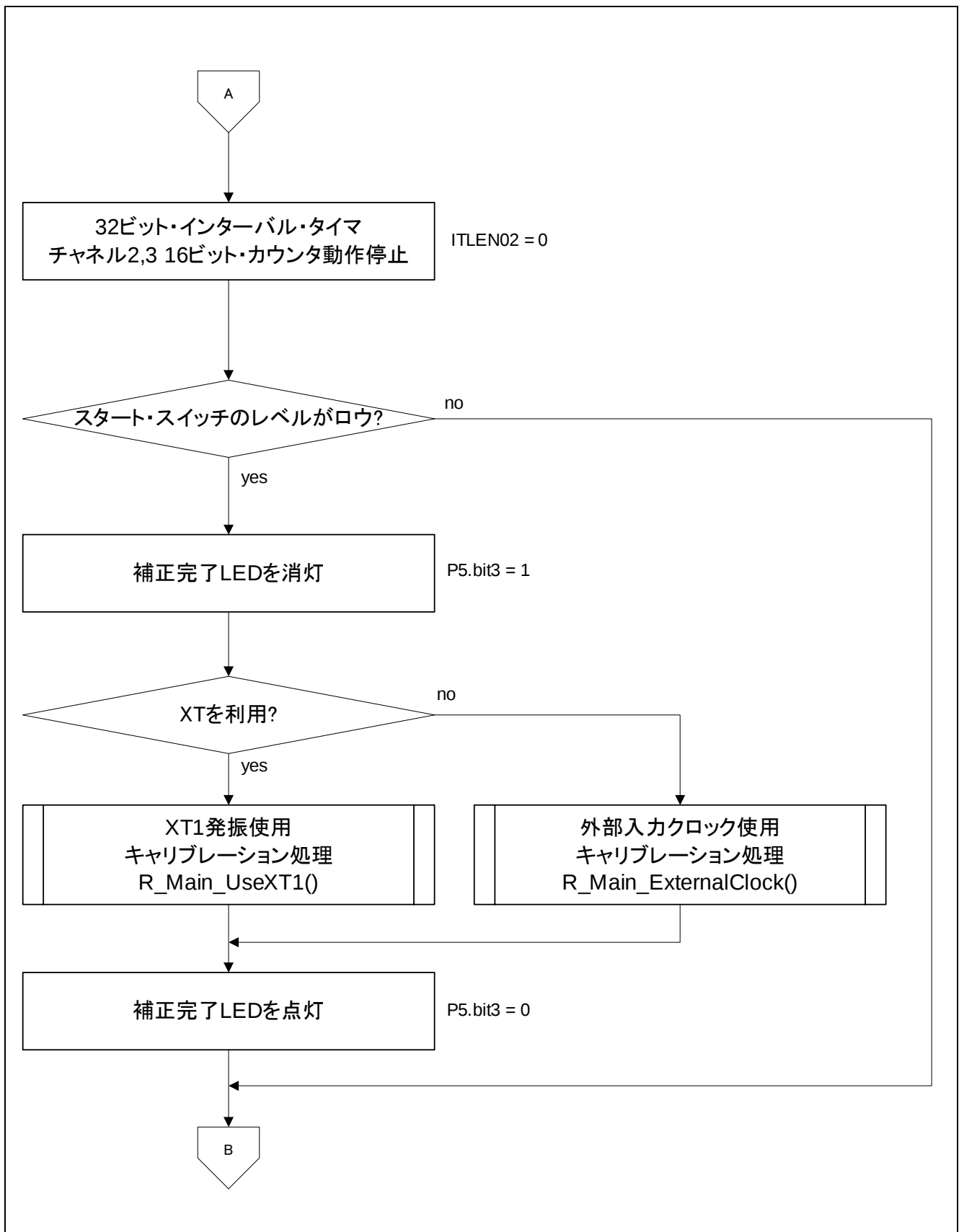


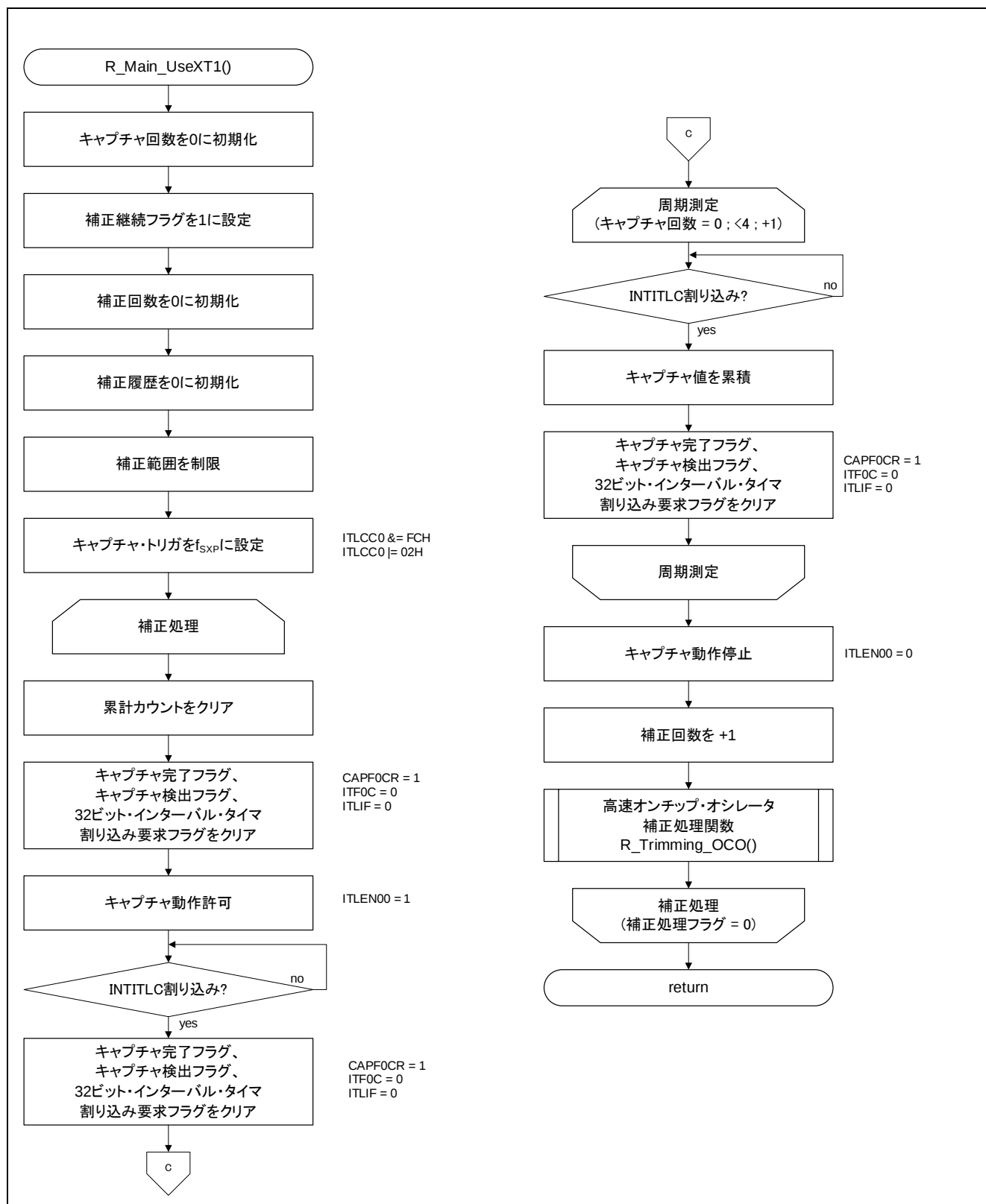
図 4 - 2 メイン処理 (2/2)



4.6.2 XT1 発振使用のキャリブレーション処理

図 4 - 3 に XT1 発振使用のキャリブレーション処理のフローチャートを示します。

図 4 - 3 XT1 発振使用のキャリブレーション処理



4.6.3 外部入力クロック使用のキャリブレーション処理

図 4-4、図 4-5 に外部入力クロック使用のキャリブレーション処理のフローチャートを示します。

図 4-4 外部入力クロック使用のキャリブレーション処理 (1/2)

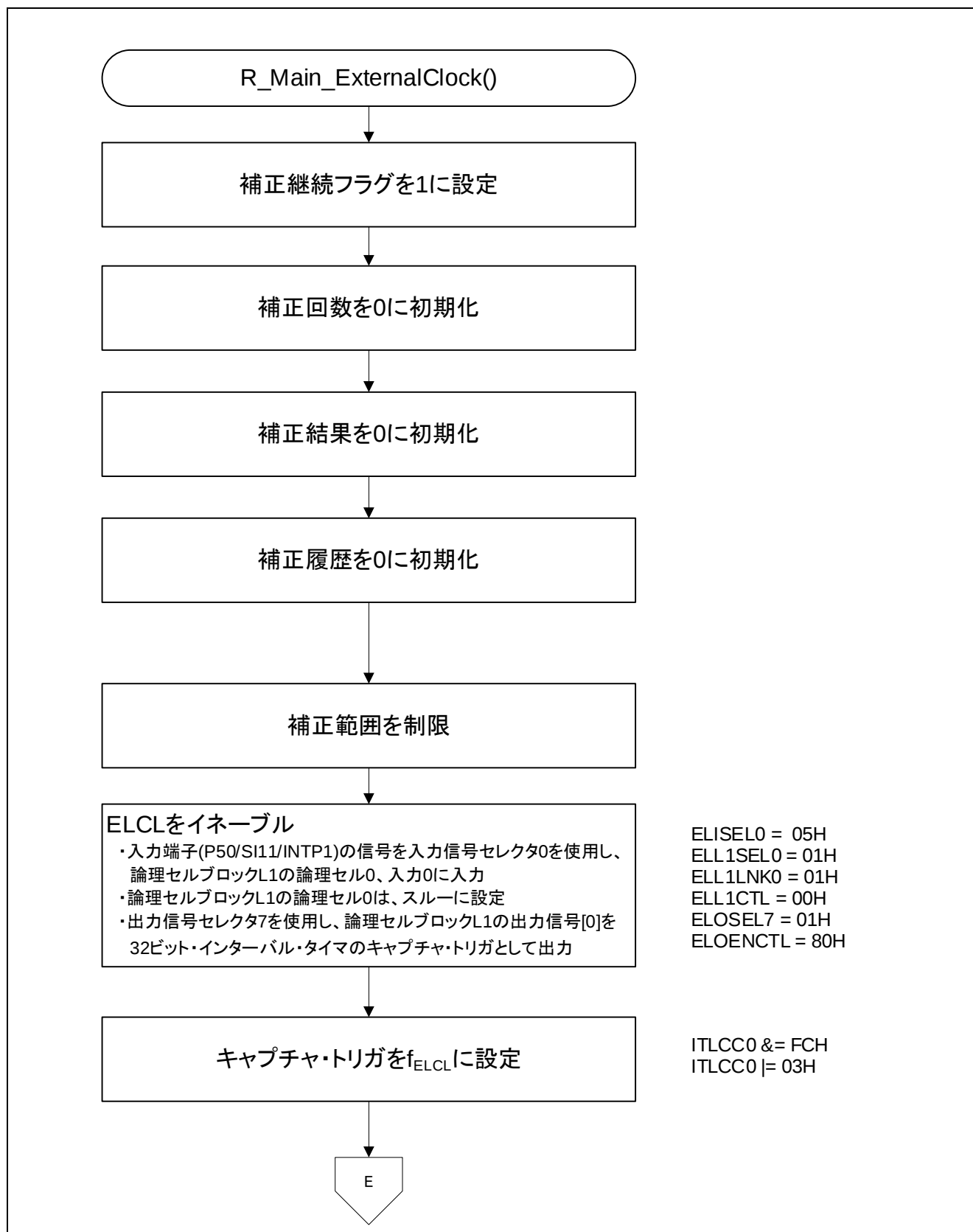
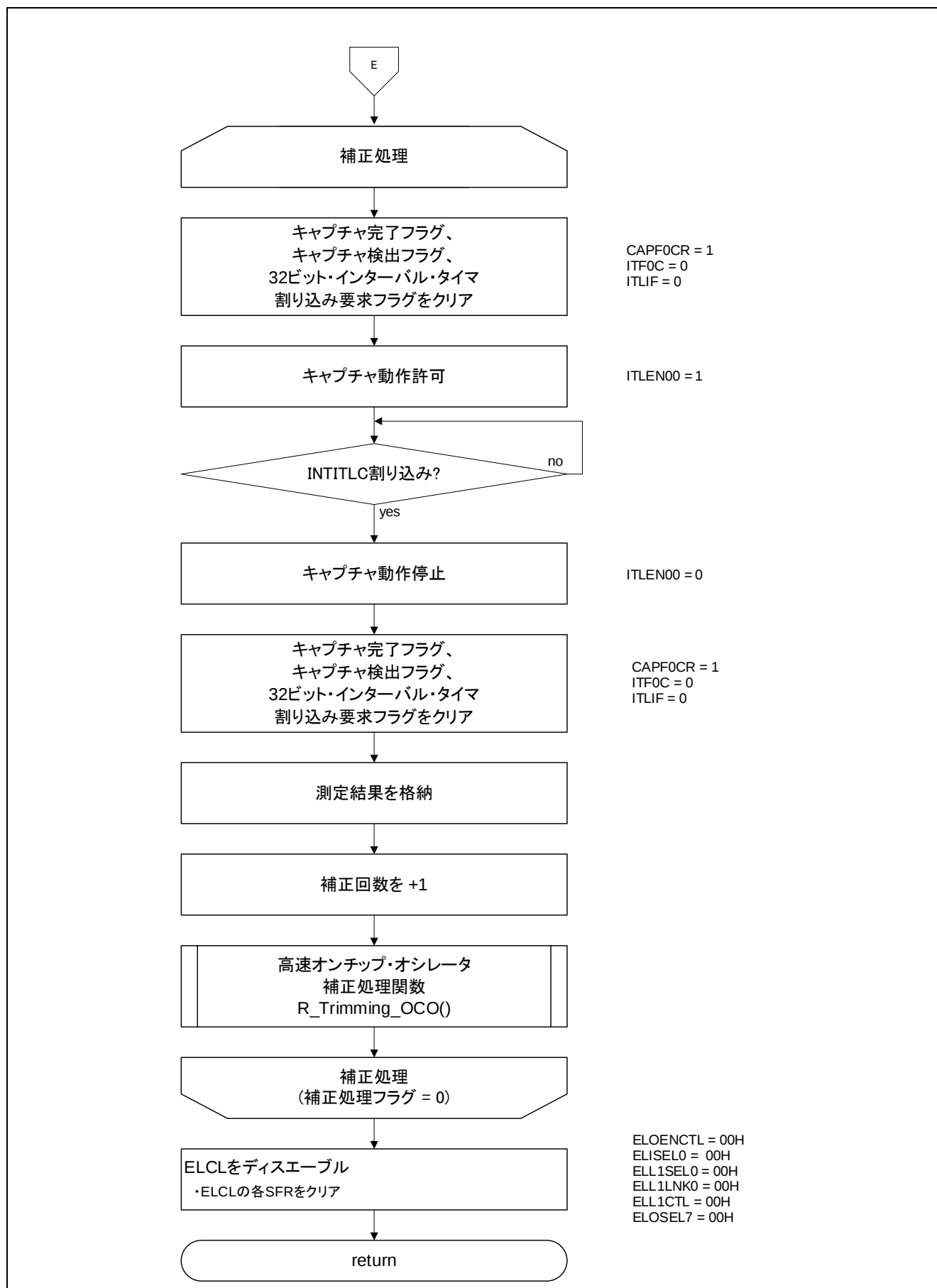


図 4 - 5 外部入力クロック使用のキャリブレーション処理 (2/2)



4.6.4 高速オンチップ・オシレータ補正処理関数

図 4 - 6、図 4 - 7 に高速オンチップ・オシレータ補正処理関数のフローチャートを示します。

図 4 - 6 高速オンチップ・オシレータ補正処理関数 (1/2)

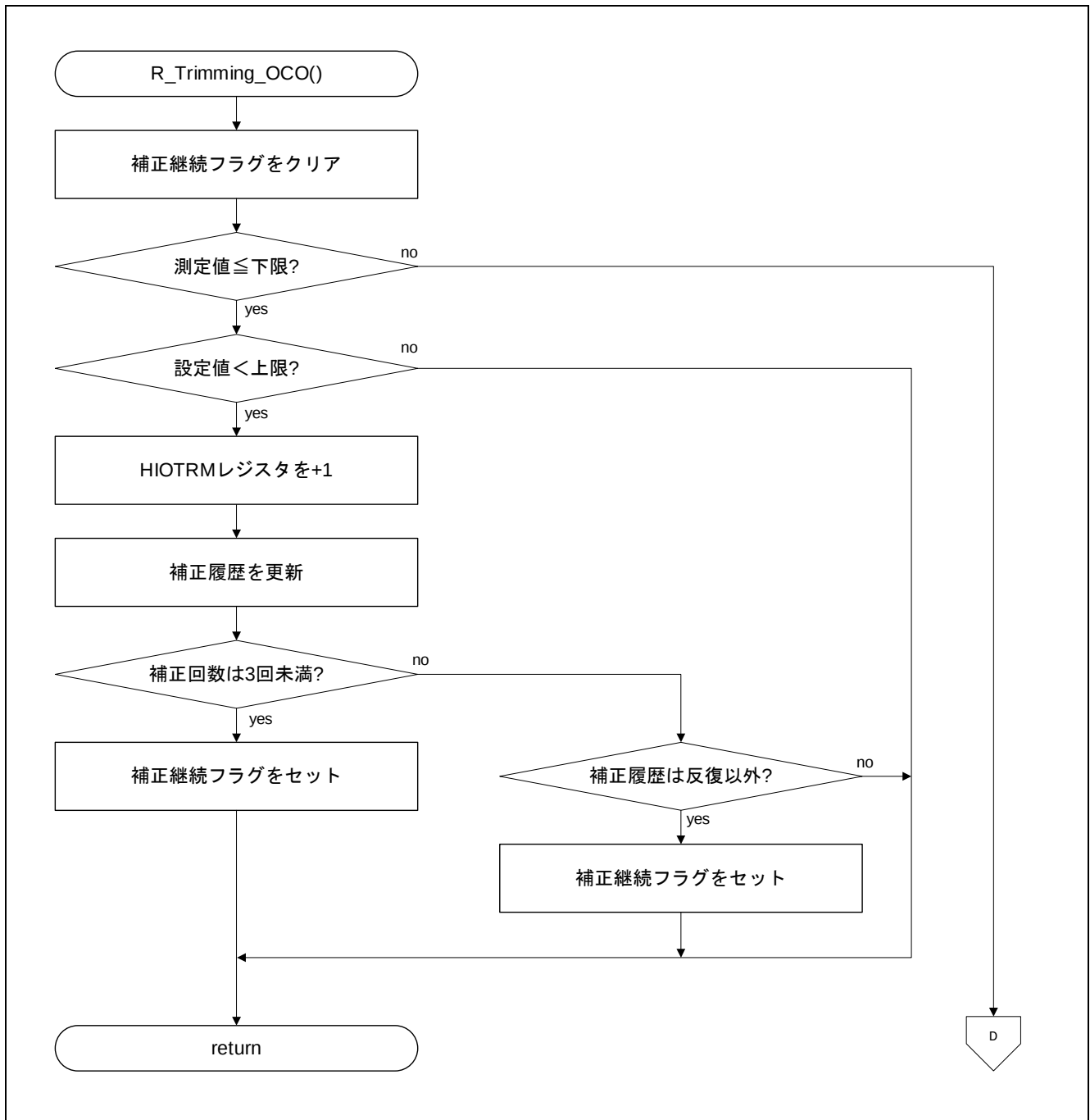
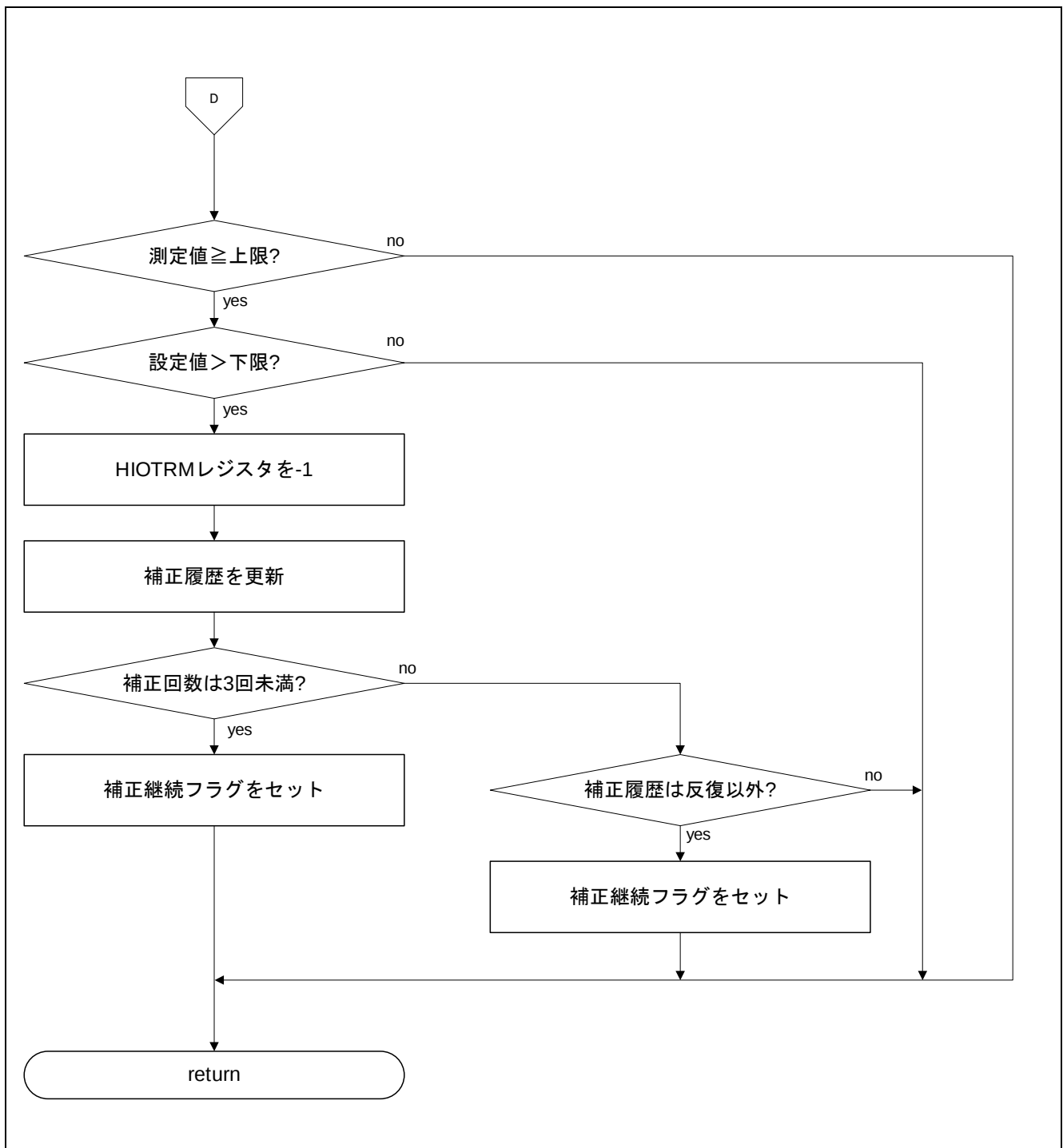


図 4 - 7 高速オンチップ・オシレータ補正処理関数 (2/2)



4.7 周辺ドライバの変更箇所

本アプリケーションノートでは、Smart Configurator で生成した周辺ドライバのソースコードを下記の通りに変更して使用しています。Smart Configurator の設定値は、サンプルプログラムを参照してください。

関数名	変更前	変更後
<pre>void R_Config_ITL012_ITL013_Create(void);</pre>	<pre>/* Stop 32-bit interval timer */ ITLCTL0 = 0x00U; /* 32-bit interval timer used as 16-bit timer */ ITLCTL0 = _40_ITL_MODE_16BIT; ITLCSEL0 &= _F8_ITL_CLOCK_FITL0_CLEAR; ITLCSEL0 = _04_ITL_CLOCK_FITL0_FSXP; ITLFDIV01 &= _F8_ITL_ITL012_FITL0_CLEAR; ITLFDIV01 = _00_ITL_ITL012_FITL0_1; ITLCMP01 = _0147_ITL_ITLCMP01_VALUE; R_Config_ITL012_ITL013_Create_UserInit();</pre>	<pre>/* Stop 32-bit interval timer */ ITLCTL0 = 0x00U; /* 32-bit interval timer used as 16-bit timer */ ITLCTL0 = _40_ITL_MODE_16BIT; ITLCSEL0 &= _8F_ITL_CLOCK_FITL1_CLEAR; ITLCSEL0 = _40_ITL_CLOCK_FITL1_FSXP; ITLCMP01 = _0147_ITL_ITLCMP01_VALUE; R_Config_ITL012_ITL013_Create_UserInit();</pre>

5. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

6. 参考ドキュメント

RL78/G23 ユーザーズマニュアル ハードウェア編 (R01UH0896)

RL78 ファミリ ユーザーズマニュアル ソフトウェア編 (R01US0015)

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問合せ先

<http://japan.renesas.com/contact>

改訂記録

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	Apr.01.21	—	初版
1.01	May.18.21	8	動作確認条件を更新

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本ドキュメントおよびテクニカルアップデートを参照してください。

1. 静電気対策

CMOS 製品の取り扱いの際は静電気防止を心がけてください。CMOS 製品は強い静電気によってゲート絶縁破壊を生じることがあります。運搬や保存の際には、当社が出荷梱包に使用している導電性のトレーやマガジンケース、導電性の緩衝材、金属ケースなどを利用し、組み立て工程にはアースを施してください。プラスチック板上に放置したり、端子を触ったりしないでください。また、CMOS 製品を実装したボードについても同様の扱いをしてください。

2. 電源投入時の処置

電源投入時は、製品の状態は不定です。電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. 電源オフ時における入力信号

当該製品の電源がオフ状態のときに、入力信号や入出力プルアップ電源を入れないでください。入力信号や入出力プルアップ電源からの電流注入により、誤動作を引き起こしたり、異常電流が流れ内部素子を劣化させたりする場合があります。資料中に「電源オフ時における入力信号」についての記載のある製品は、その内容を守ってください。

4. 未使用端子の処理

未使用端子は、「未使用端子の処理」に従って処理してください。CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。

5. クロックについて

リセット時は、クロックが安定した後、リセットを解除してください。プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

6. 入力端子の印加波形

入力ノイズや反射波による波形歪みは誤動作の原因になりますので注意してください。CMOS 製品の入力がノイズなどに起因して、 V_{IL} (Max.) から V_{IH} (Min.) までの領域にとどまるような場合は、誤動作を引き起こす恐れがあります。入力レベルが固定の場合はもちろん、 V_{IL} (Max.) から V_{IH} (Min.) までの領域を通過する遷移期間中にチャタリングノイズなどが入らないように使用してください。

7. リザーブアドレス（予約領域）のアクセス禁止

リザーブアドレス（予約領域）のアクセスを禁止します。アドレス領域には、将来の拡張機能用に割り付けられている リザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

8. 製品間の相違について

型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。同じグループのマイコンでも型名が違くと、フラッシュメモリ、レイアウトパターンの相違などにより、電気的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。回路、ソフトウェアおよびこれらに関連する情報を使用する場合、お客様の責任において、お客様の機器・システムを設計ください。これらの使用に起因して生じた損害（お客様または第三者いずれに生じた損害も含みます。以下同じです。）に関し、当社は、一切その責任を負いません。
2. 当社製品または本資料に記載された製品データ、図、表、プログラム、アルゴリズム、応用回路例等の情報の使用に起因して発生した第三者の特許権、著作権その他の知的財産権に対する侵害またはこれらに関する紛争について、当社は、何らの保証を行うものではなく、また責任を負うものではありません。
3. 当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
4. 当社製品を組み込んだ製品の輸出入、製造、販売、利用、配布その他の行為を行うにあたり、第三者保有の技術の利用に関するライセンスが必要となる場合、当該ライセンス取得の判断および取得はお客様の責任において行ってください。
5. 当社製品を、全部または一部を問わず、改造、改変、複製、リバースエンジニアリング、その他、不適切に使用しないでください。かかる改造、改変、複製、リバースエンジニアリング等により生じた損害に関し、当社は、一切その責任を負いません。
6. 当社は、当社製品の品質水準を「標準水準」および「高品質水準」に分類しており、各品質水準は、以下に示す用途に製品が使用されることを意図しております。

標準水準： コンピュータ、OA 機器、通信機器、計測機器、AV 機器、家電、工作機械、パーソナル機器、産業用ロボット等

高品質水準： 輸送機器（自動車、電車、船舶等）、交通制御（信号）、大規模通信機器、金融端末基幹システム、各種安全制御装置等

当社製品は、データシート等により高信頼性、Harsh environment 向け製品と定義しているものを除き、直接生命・身体に危害を及ぼす可能性のある機器・システム（生命維持装置、人体に埋め込み使用するもの等）、もしくは多大な物的損害を発生させるおそれのある機器・システム（宇宙機器と、海底中継器、原子力制御システム、航空機制御システム、プラント基幹システム、軍事機器等）に使用されることを意図しておらず、これらの用途に使用することは想定していません。たとえ、当社が想定していない用途に当社製品を使用したことにより損害が生じても、当社は一切その責任を負いません。

7. あらゆる半導体製品は、外部攻撃からの安全性を 100%保証されているわけではありません。当社ハードウェア／ソフトウェア製品にはセキュリティ対策が組み込まれているものもありますが、これによって、当社は、セキュリティ脆弱性または侵害（当社製品または当社製品が使用されているシステムに対する不正アクセス・不正使用を含みますが、これに限りません。）から生じる責任を負うものではありません。当社は、当社製品または当社製品が使用されたあらゆるシステムが、不正な改変、攻撃、ウイルス、干渉、ハッキング、データの破壊または窃盗その他の不正な侵入行為（「脆弱性問題」といいます。）によって影響を受けないことを保証しません。当社は、脆弱性問題に起因したまたはこれに関連して生じた損害について、一切責任を負いません。また、法令において認められる限りにおいて、本資料および当社ハードウェア／ソフトウェア製品について、商品性および特定目的との合致に関する保証ならびに第三者の権利を侵害しないことの保証を含め、明示または黙示のいかなる保証も行いません。
8. 当社製品をご使用の際は、最新の製品情報（データシート、ユーザーズマニュアル、アプリケーションノート、信頼性ハンドブックに記載の「半導体デバイスの使用上の一般的な注意事項」等）をご確認の上、当社が指定する最大定格、動作電源電圧範囲、放熱特性、実装条件その他指定条件の範囲内でご使用ください。指定条件の範囲を超えて当社製品をご使用された場合の故障、誤動作の不具合および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めていますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は、データシート等において高信頼性、Harsh environment 向け製品と定義しているものを除き、耐放射線設計を行っておりません。仮に当社製品の故障または誤動作が生じた場合であっても、人身事故、火災事故その他社会的損害等を生じさせないよう、お客様の責任において、冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、お客様の機器・システムとしての出荷保証を行ってください。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様の機器・システムとしての安全検証をお客様の責任で行ってください。
10. 当社製品の環境適合性等の詳細につきましては、製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制する RoHS 指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。かかる法令を遵守しないことにより生じた損害に関して、当社は、一切その責任を負いません。
11. 当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器・システムに使用することはできません。当社製品および技術を輸出、販売または移転等する場合は、「外国為替及び外国貿易法」その他日本国および適用される外国の輸出管理関連法規を遵守し、それらの定めるところに従い必要な手続きを行ってください。
12. お客様が当社製品を第三者に転売等される場合には、事前に当該第三者に対して、本ご注意書き記載の諸条件を通知する責任を負うものとしします。
13. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを禁じます。
14. 本資料に記載されている内容または当社製品についてご不明な点がございましたら、当社の営業担当者までお問合せください。

注 1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社が直接的、間接的に支配する会社をいいます。

注 2. 本資料において使用されている「当社製品」とは、注 1 において定義された当社の開発、製造製品をいいます。

(Rev.5.0-1 2020.10)

本社所在地

〒135-0061 東京都江東区豊洲 3-2-24（豊洲フォレシア）

www.renesas.com

お問合せ窓口

弊社の製品や技術、ドキュメントの最新情報、最寄の営業お問合せ窓口に関する情報などは、弊社ウェブサイトをご覧ください。

www.renesas.com/contact/

商標について

ルネサスおよびルネサスロゴはルネサス エレクトロニクス株式会社の商標です。すべての商標および登録商標は、それぞれの所有者に帰属します。