
M16C/5M,57 グループ

R01AN0234JJ0101

シリアルバスインタフェースを使用した送受信
4線式シリアルバスモード(標準モード)

Rev.1.01

2011.10.31

1. 要約

この資料は、シリアルバスインタフェース (SBI0) の 4 線式シリアルバスモードを使用して送受信を行うプログラムについて説明します。

2. はじめに

この資料で説明する応用例は、次のマイコンでの利用に適用されます。

- マイコン : M16C/5M,57 グループ

本アプリケーションノートは、上記グループと同様のSFR(周辺機能制御レジスタ)を持つM16Cファミリマイコンでも使用できます。ただし、一部の機能を変更している場合がありますのでユーザーズマニュアルで確認してください。また、本アプリケーションノートで説明しているプログラムを使用される場合は十分な評価を行ってください。

3. 応用例の説明

SBI0には、クロック同期式シリアル通信モード、4線式シリアルバスモード(標準モード、双方向モード)があります。また、マスタデバイスとして動作するか、スレーブデバイスとして動作するかを選択することができます。

ここでは、2つのマイクロコンピュータ(M16C/5M グループ)を用いて、4線式シリアルバスモード(標準モード)で送受信する方法を説明します。

3.1 動作概要

この応用例では、マスタデバイスは $\overline{\text{INT0}}$ 割り込み要求を受け付けるとマスタ送信を開始します。マスタデバイスから16ビット(1フレーム)を3回送信し、スレーブデバイスで受信します。次にスレーブデバイスから16ビット(1フレーム)を3回送信し、マスタデバイスで受信します。

図 3.1にタイミングチャートを示します。

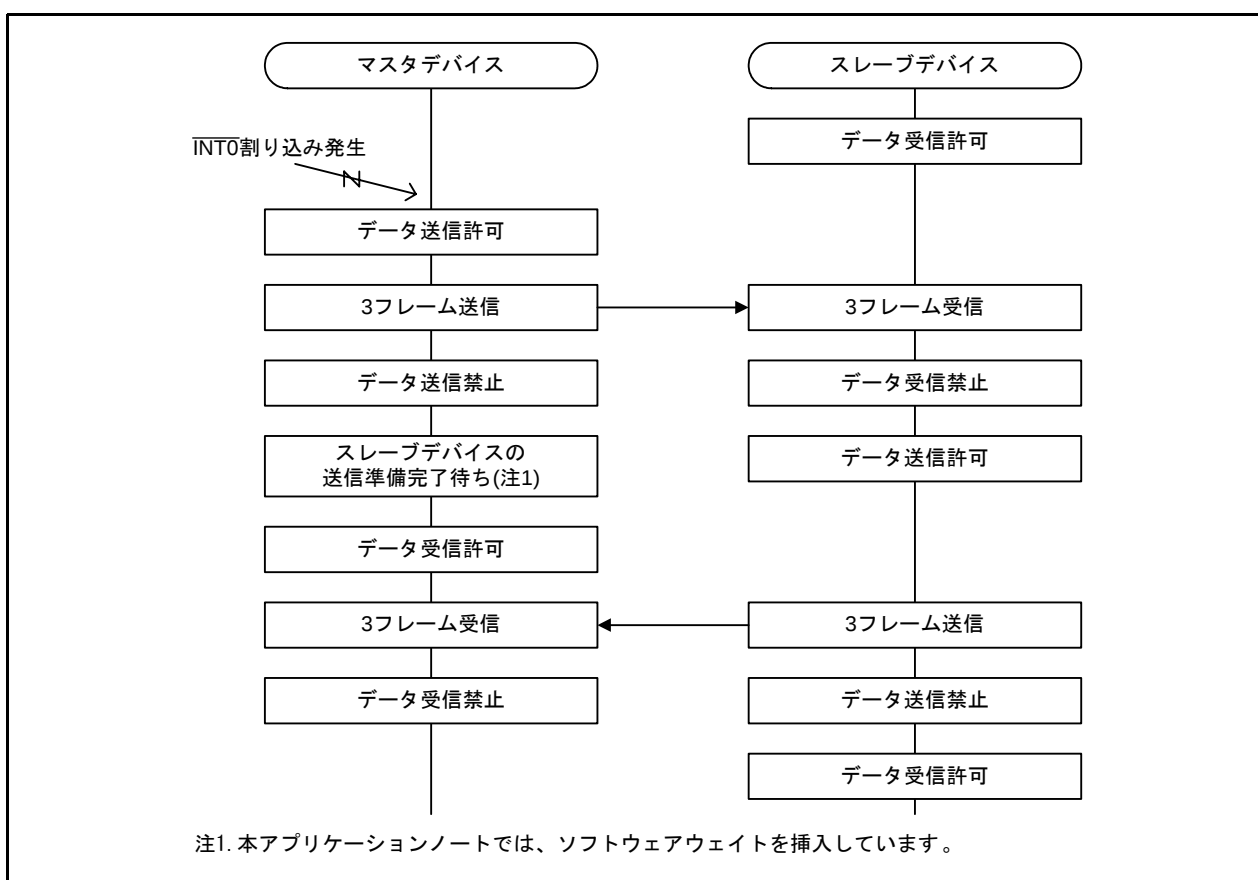


図 3.1 タイミングチャート

3.2 端子説明

本アプリケーションノートで、4線式シリアルバスモード(標準モード)で使用する端子の状態を表 3.1 に示します。

表 3.1 4線式シリアルバスモード(標準モード)での端子の状態

デバイス	通信状態	端子の状態			
		SCS0(P3_3)	SSCK0(P3_0)	SSI0(P3_1)	SSO0(P3_2)
マスタデバイス	マスタ送信	SCS0出力	クロック出力	(注1)	データ出力
	マスタ受信	SCS0出力	クロック出力	データ入力	(注1)
スレーブデバイス	スレーブ受信	SCS0入力	クロック入力	(注1)	データ入力
	スレーブ送信	SCS0入力	クロック入力	データ出力	(注1)

注1. プログラマブル入出力ポートとして使用できます。本アプリケーションノートでは、入力ポートになります。

マスタデバイスは、送信時、SCS0端子から“L”を出力した後、SSCK0端子からクロック、SSO0端子からデータを出力します。受信時、SCS0端子から“L”を出力した後、SSCK0端子からクロックを出力し、SSI0端子に入力されたデータを受信します。

スレーブデバイスは、受信時、SCS0端子に“L”が入力されている状態でSSCK0端子にクロックが入力されると、SSO0端子に入力されたデータを受信します。送信時、SCS0端子に“L”が入力されている状態でSSCK0端子にクロックが入力されると、SSI0端子からデータを出力します。

図 3.2に4線式シリアルバスモード(標準モード)の接続例を示します。

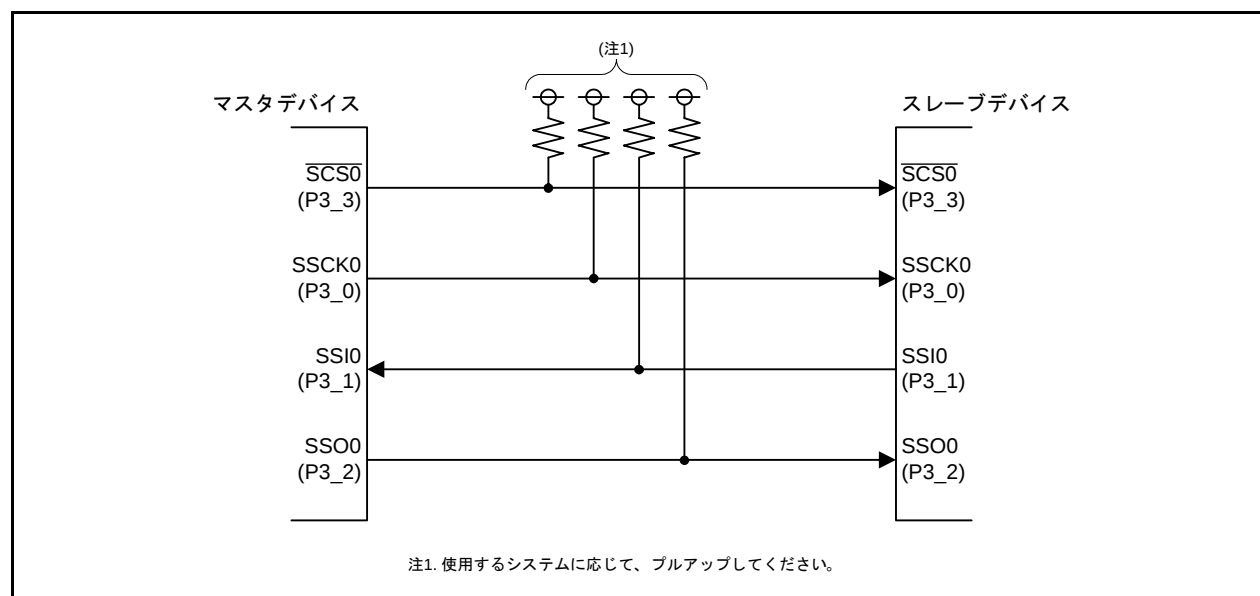


図 3.2 4線式シリアルバスモード(標準モード)接続例

3.3 応用例の仕様

送受信の仕様を次に示します。

- 送受信クロック : $f_1/32$
- クロック位相 : 奇数エッジでデータ変化、偶数エッジでデータ取り込み
- クロック極性 : クロック停止時“H”
- データ転送方向 : MSBファーストで送受信
- データ転送長 : 16ビット
- 割り込み : シリアルバスインタフェース割り込み(割り込み優先レベル : 2)
: INT0割り込み(割り込み優先レベル : 1)

3.4 タイミング図

3.4.1 マスタ送信

図 3.3 にマスタ送信タイミング図を示します。

- (1) シリアルバスインタフェースの初期設定を行います。
- (2) INT0 端子に立ち下がりエッジが入力されると、INT0 割り込みが発生します。
- (3) INT0 割り込み処理内で、SS0ER レジスタの TE ビットを“1”(送信許可)、TIE ビットを“1”(送信データレジスタエンプティ割り込み許可)を設定します。このとき、SS0SR レジスタの TDRE ビットも“1”(SS0TDR レジスタにデータなし)になり、送信データレジスタエンプティ割り込みが発生します。
- (4) 送信データレジスタエンプティ割り込み処理内で、1フレーム目のデータを SS0TDR レジスタに書き込みます。このとき、TDRE ビットが“0”(SS0TDR レジスタにデータあり)になり、SS0IC レジスタの IR ビットも“0”になります。また、SCS0 端子が“L”になり、送受信クロックが出力されます。
- (5) 1フレーム目のデータが送受信シフトレジスタに転送されると、TDRE ビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (6) 送信データレジスタエンプティ割り込み処理内で、2フレーム目のデータを SS0TDR レジスタに書き込みます。
- (7) 2フレーム目のデータが送受信シフトレジスタに転送されると、TDRE ビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (8) 送信データレジスタエンプティ割り込み処理内で、TIE ビットを“0”(送信データレジスタエンプティ割り込みを禁止)、TEIE ビットを“1”(送信完了割り込み許可)を設定した後、SS0TDR レジスタに最終フレームのデータを書き込みます。
- (9) 最終フレームのデータが送受信シフトレジスタに転送されると、TDRE ビットが“1”になりますが、IR ビットは“1”になりません。
- (10) 最終ビットが送出されると、TDRE ビットが“1”の場合、SS0SR レジスタの TEND ビットが“1”(送信完了)になり、送信完了割り込みが発生します。
- (11) 送受信クロックが停止すると、SCS0 端子が“H”になります。
- (12) 送信完了割り込み処理内で、TEND ビットを“0”(送信継続)、TE ビットを“0”(送信禁止)、TEIE ビットを“0”(送信完了割り込み禁止)に設定します。また、受信準備を行います。

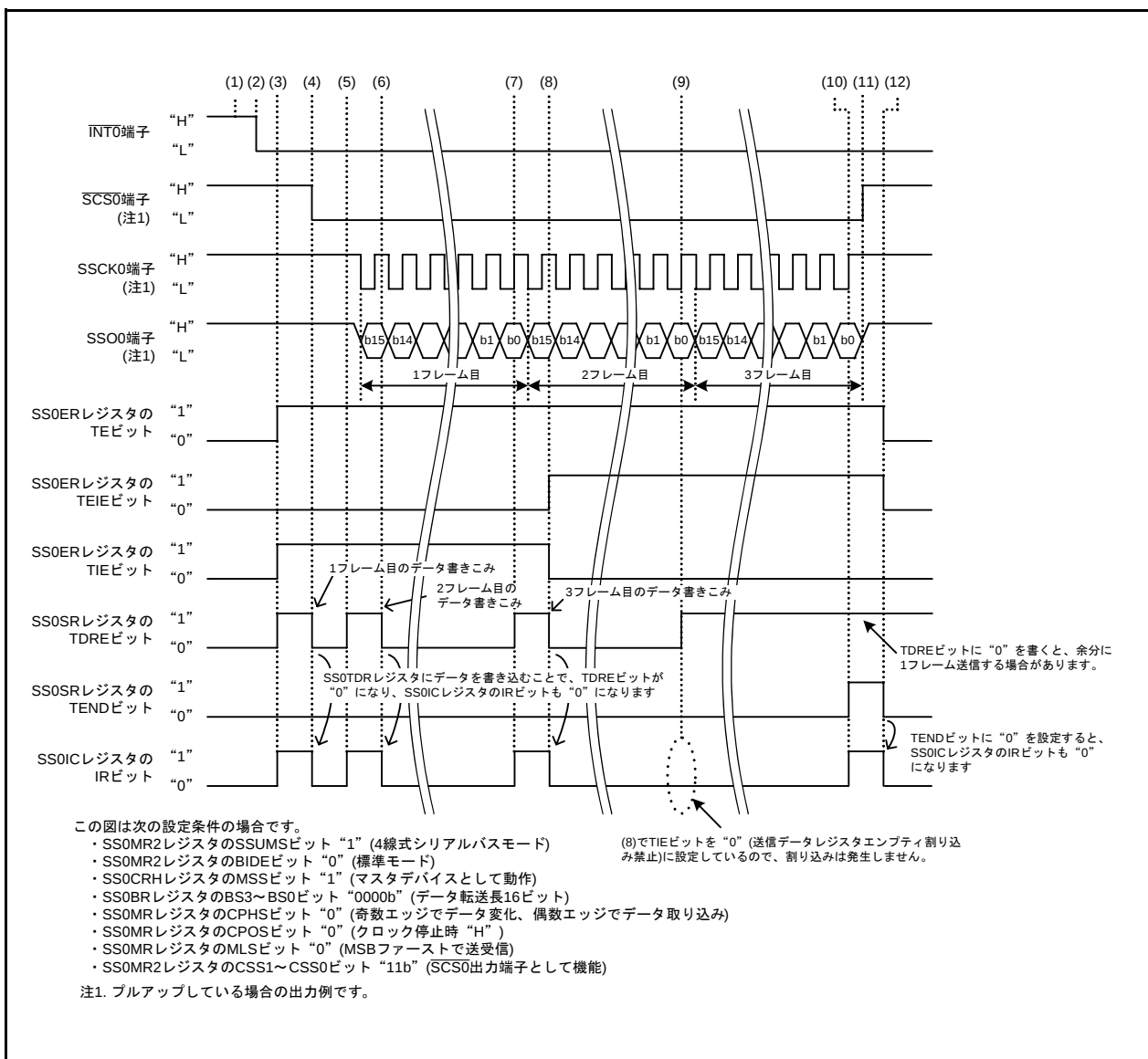


図 3.3 マスタ送信タイミング図

3.4.2 マスタ受信

図 3.4にマスタ受信タイミング図を示します。

- (1) SS0ERレジスタのREビットを“1”(受信許可)、RIEビットを“1”(受信データレジスタフル/オーバーランエラー割り込み許可)に設定します。(マスタ送信の(12)と同じタイミングです。)
- (2) SS0RDRレジスタをダミーリードすると、SCS0端子が“L”になり、送受信クロックが出力されます。
- (3) 1フレームのデータを受信すると、SS0SRレジスタのRDRFビットが“1”(受信データあり)になり、SS0RDRレジスタに受信データが格納されます。このとき、受信データレジスタフル割り込みが発生します。
- (4) 受信データレジスタフル割り込み処理内で、SS0RDRレジスタから受信データを読み出します。このとき、RDRFビットが“0”(受信データなし)になるため、SS0ICレジスタのIRビットも“0”になります。
- (5) 受信データレジスタフル割り込み処理内で、最終フレームを受信するため、SS0CRHレジスタのRSSTPビットを“1”(現在のフレーム受信後、受信動作を終了)に設定します。SS0RDRレジスタから受信データを読み出します。
- (6) 送受信クロックが停止すると、SCS0端子が“H”になります。
- (7) 受信データレジスタフル割り込み処理内で、最終フレームのデータを読み出す前に、RSSTPビットを“0”(現在のフレームを受信後、続けて次のフレームを受信)、REビットを“0”(受信禁止)、RIEビットを“0”(受信データレジスタフル/オーバーランエラー割り込み禁止)に設定します。
- (8) SS0RDRレジスタから受信データを読み出します。

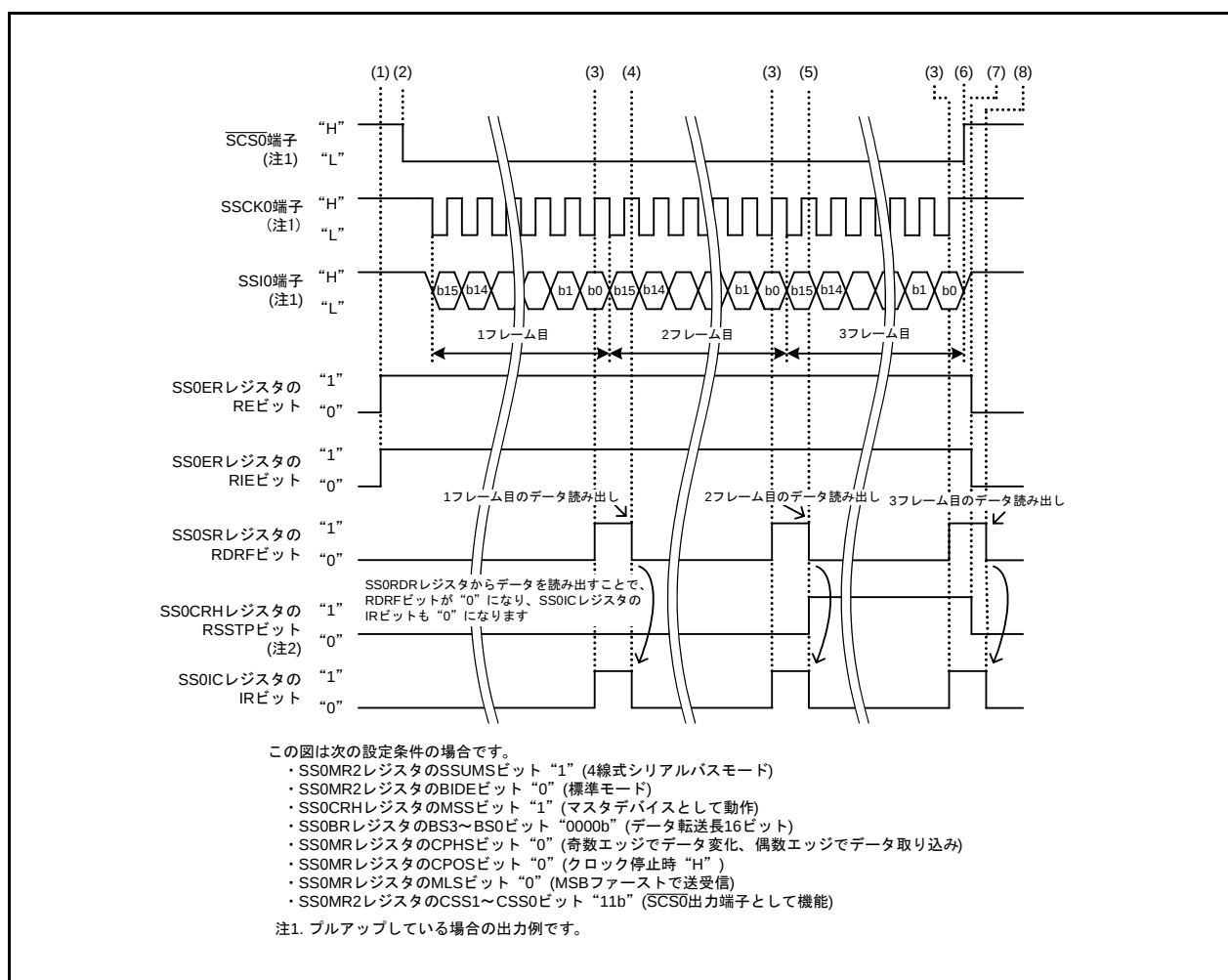


図 3.4 マスタ受信タイミング図

3.4.3 スレーブ受信

図 3.5にスレーブ受信タイミング図を示します。

- (1) シリアルバスインタフェースの初期設定を行います。SS0ERレジスタのREビットを“1”(受信許可)、RIEビットを“1”(受信データレジスタフル/オーバーランエラー割り込み許可)に設定します。また、SS0RDRレジスタをダミーリードします。
- (2) SCS0端子が“L”の状態でSSCK0端子にクロックが入力されると、データを受信します。
- (3) 1フレームデータを受信すると、SS0SRレジスタのRDRFビットが“1”(受信データあり)になり、SS0RDRレジスタに受信データが格納されます。このとき、受信データレジスタフル割り込みが発生します。
- (4) 受信データレジスタフル割り込み処理内で、SS0RDRレジスタから受信データを読み出します。このとき、RDRFビットが“0”(受信データなし)になり、SS0ICレジスタのIRビットも“0”になります。
- (5) 最終フレームを受信したとき、RIEビットを“0”(受信データレジスタフル/オーバーランエラー割り込み禁止)、REビットを“0”(受信禁止)に設定します。また、送信準備を行います。

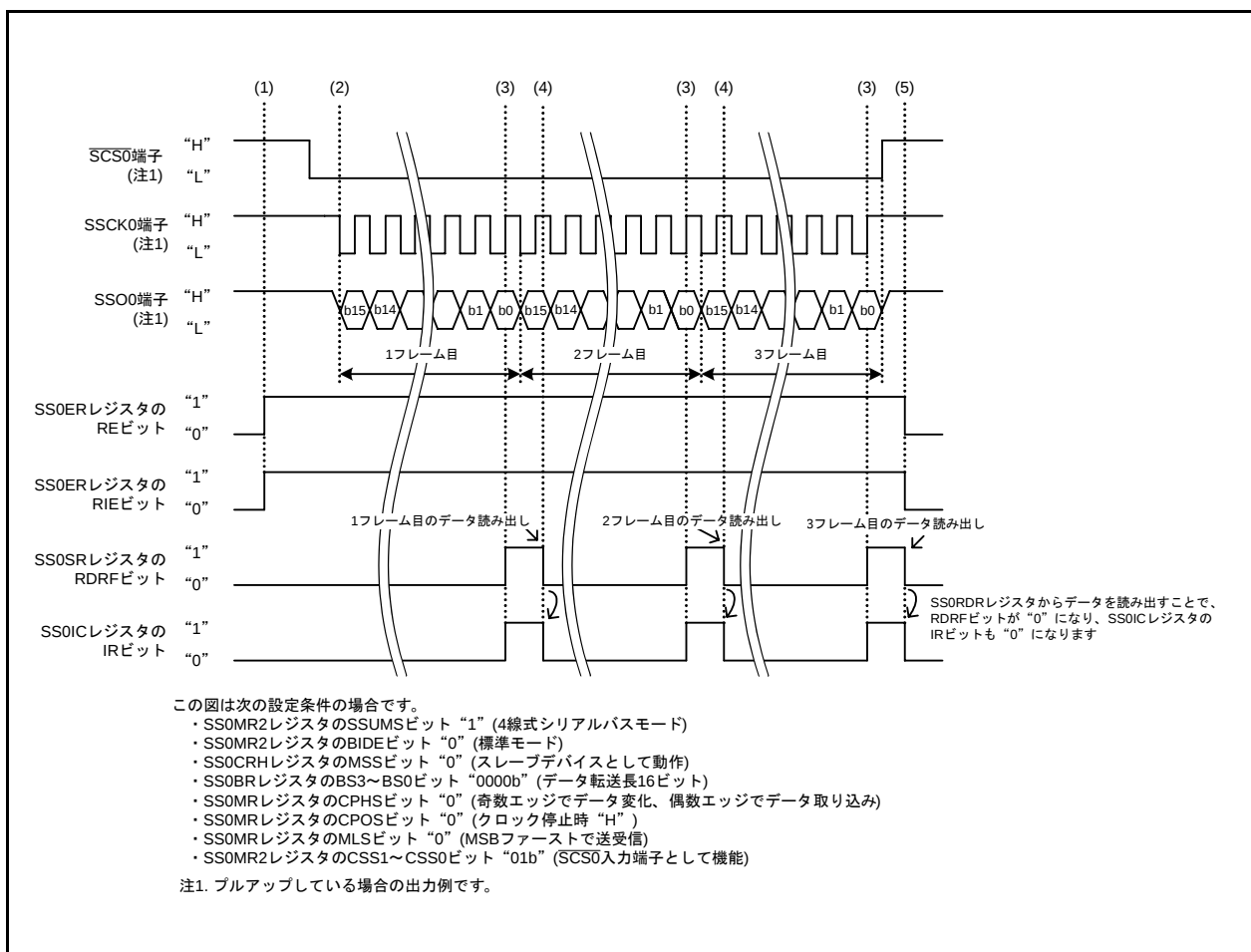


図 3.5 スレーブ受信タイミング図

3.4.4 スレーブ送信

図 3.6にスレーブ送信タイミング図を示します。

- (1) SS0ERレジスタのTIEビットを“1”(送信データレジスタエンプティ割り込み許可)、TEビットを“1”(送信許可)を設定します。このとき、SS0SRレジスタのTDREビットも“1”(SS0TDRレジスタにデータなし)になり、送信データレジスタエンプティ割り込みが発生します。(スレーブ受信の(5)と同じタイミングです。)
- (2) 送信データレジスタエンプティ割り込み処理内で、1フレーム目のデータをSS0TDRレジスタに書き込みます。このとき、TDREビットが“0”(SS0TDRレジスタにデータあり)になり、SS0ICレジスタのIRビットも“0”になります。
- (3) 1フレーム目のデータが送受信シフトレジスタに転送されると、TDREビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (4) SCS0端子が“L”の状態でSSCK0端子にクロックが入力されると、データを送信します。
- (5) 送信データレジスタエンプティ割り込み処理内で、2フレーム目のデータをSS0TDRレジスタに書き込みます。
- (6) 2フレーム目のデータが送受信シフトレジスタに転送されると、TDREビットが“1”になり、送信データレジスタエンプティ割り込みが発生します。
- (7) 送信データレジスタエンプティ割り込み処理内で、SS0ERレジスタのTIEビットを“0”(送信データレジスタエンプティ割り込み禁止)、TEIEビットを“1”(送信完了割り込み許可)を設定します。最終フレームのデータをSS0TDRレジスタに書きこみます。
- (8) 最終フレームのデータが送受信シフトレジスタに転送されると、TDREビットが“1”になりますが、TIEビットが“0”のため、送信データレジスタエンプティ割り込みは発生しません。
- (9) 最終ビットが送出されると、TDREビットが“1”の場合、SS0SRレジスタのTENDビットが“1”(送信完了)になり、送信完了割り込みが発生します。
- (10) 送信完了割り込み処理内で、TENDビットを“0”(送信継続)、TEビットを“0”(送信禁止)、TEIEビットを“0”(送信データ完了割り込み禁止)に設定します。

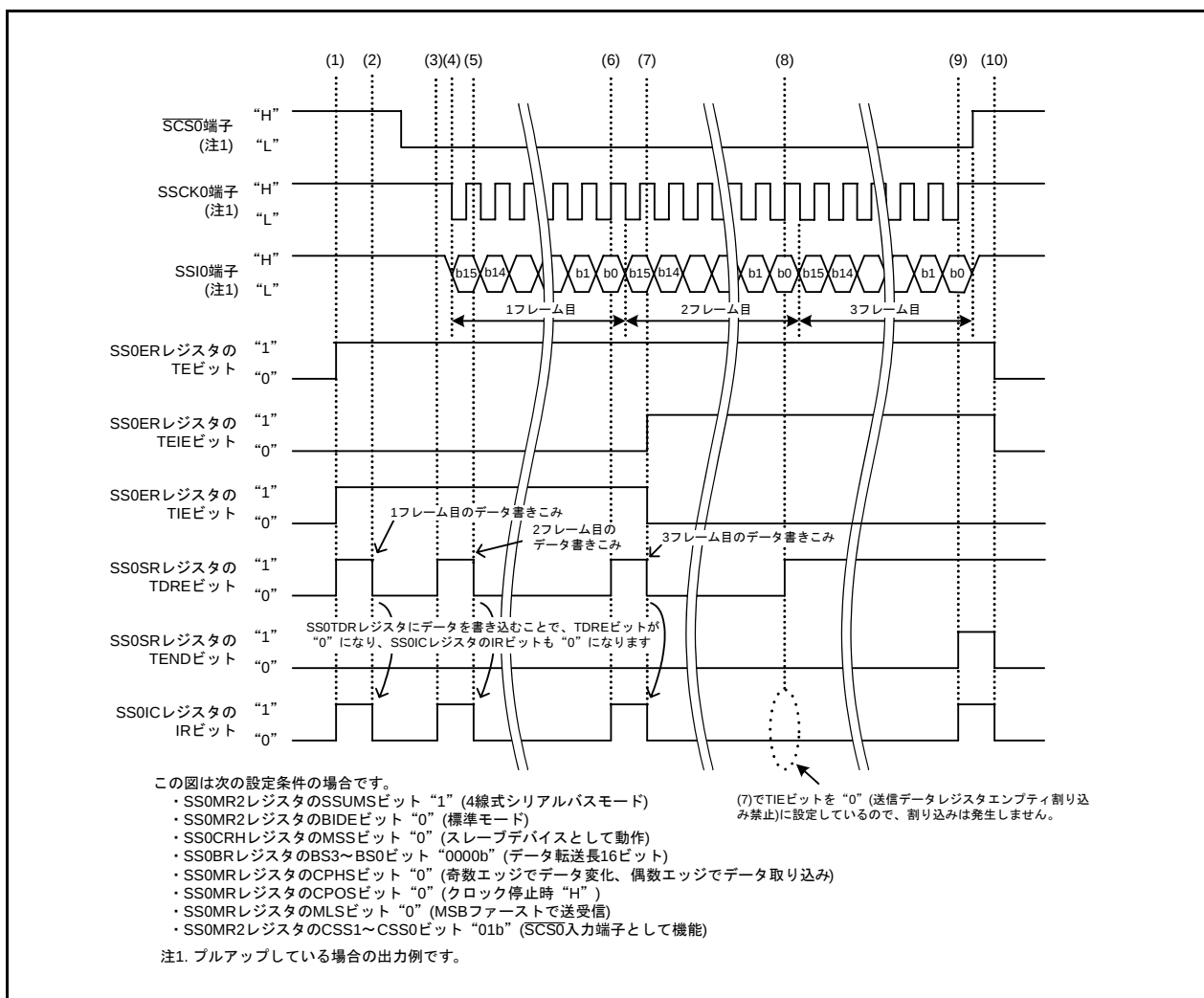


図 3.6 スレーブ送信タイミング図

3.5 使用メモリ

表 3.2に使用メモリを、表 3.3に使用RAMと定義を示します。

表 3.2 使用メモリ

使用メモリ	サイズ		備考
	マスタ	スレーブ	
ROM(プログラムのみ)	155バイト	163バイト	r01an0234_src_master.cまたは r01an0234_src_slave.cモジュール 内のみ
RAM	15バイト	15バイト	
最大使用ユーザスタック	23バイト	23バイト	main関数: 10バイト(マスタ) 10バイト(スレーブ) peripheral_init関数: 7バイト(マスタ) 7バイト(スレーブ)
最大使用割り込みスタック	21バイト	22バイト	

表 3.3 使用RAMと定義

シンボル名	型	サイズ	内容
snd_data[3]	unsigned short	6バイト	送信データ格納用バッファ
snd_cnt	unsigned char	1バイト	送信カウンタ
rcv_dada[3]	unsigned short	6バイト	受信データ格納用バッファ
rcv_cnt	unsigned char	1バイト	受信カウンタ
f_snd_rcv	unsigned char	1バイト	送受信フラグ

4. 関数表

4.1 マスタ送受信プログラムの関数表

宣言	void peripheral_init(void)		
概要	周辺機能初期設定関数		
引数	引数名	意味	
	なし	—	
使用変数 (グローバル)	変数名	使用内容	
	なし	—	
戻り値	型	値	意味
	なし	—	—
機能説明	シリアルバスインタフェースをマスタデバイスとして使用するための設定を行います。		

宣言	void _int0(void)		
概要	INT0 割り込み処理関数		
引数	引数名	意味	
	なし	—	
使用変数 (グローバル)	変数名	使用内容	
	unsigned char snd_cnt	送信カウンタ	
	unsigned char f_snd_rcv	送受信フラグ	
戻り値	型	値	意味
	なし	—	—
機能説明	コンフリクトエラーが発生していない場合、送信許可の設定を行います。		

宣言	void _sbi(void)		
概要	シリアルバスインタフェース割り込み処理関数		
引数	引数名	意味	
	なし	—	
使用変数 (グローバル)	変数名	使用内容	
	unsigned short snd_data[]	送信データ格納用バッファ	
	unsigned char snd_cnt	送信カウンタ	
	unsigned short rcv_data[]	受信データ格納用バッファ	
	unsigned char rcv_cnt	受信カウンタ	
	unsigned char f_snd_rcv	送受信フラグ	
戻り値	型	値	意味
	なし	—	—
機能説明	送受信フラグを確認し、割り込み要因の判別をします。判別した割り込み要因に対して、以下の処理を行います。 • 送信レジスタエンプティ割り込み 送信するデータをSS0TDRレジスタに書き込みます。最後のデータを設定する場合は、送信レジスタエンプティ割り込み禁止、送信完了割り込み許可を設定します。 • 送信完了割り込み 送信完了割り込み禁止、送信禁止を設定します。 また、受信準備を行います。 • オーバランエラー割り込み 受信禁止状態にします。 • 受信データレジスタフル割り込み SS0RDRレジスタに格納された受信データを読み出します。 最終フレームの1つ前のデータを受信した場合は、SS0CRHレジスタのRSSTPビットを“1”(現在のフレーム受信後、受信動作を終了(受信クロック停止))に設定した後、受信データを読み出します。 最終フレームのデータを受信した場合は、SS0ERレジスタのREビットを“0”(受信禁止)、RSSTPビットを“0”に設定した後、受信データを読み出します。		

4.2 スレーブ送受信プログラムの関数表

宣言	void peripheral_init(void)		
概要	周辺機能初期設定関数		
引数	引数名	意味	
	なし	—	
使用変数 (グローバル)	変数名	使用内容	
	unsigned char rcv_cnt	受信カウンタ	
	unsigned char f_snd_rcv	送受信フラグ	
戻り値	型	値	意味
	なし	—	—
機能説明	シリアルバスインタフェースをスレーブデバイスとして使用するための設定を行います。		

宣言	void _sbi(void)		
概要	シリアルバスインタフェース割り込み処理関数		
引数	引数名	意味	
	なし	—	
使用変数 (グローバル)	変数名	使用内容	
	unsigned short snd_data[]	送信データ格納用バッファ	
	unsigned char snd_cnt	送信カウンタ	
	unsigned short rcv_data[]	受信データ格納用バッファ	
	unsigned char rcv_cnt	受信カウンタ	
	unsigned char f_snd_rcv	送受信フラグ	
戻り値	型	値	意味
	なし	—	—
機能説明	送受信フラグを確認し、割り込み要因の判別をします。判別した割り込み要因に対して、以下の処理を行います。 •送信レジスタエンpty割り込み 送信するデータをSS0TDRレジスタに書き込みます。最後のデータを設定する場合は、送信レジスタエンpty割り込み禁止、送信完了割り込み許可を設定します。 •送信完了割り込み 送信完了割り込み禁止、送信禁止を設定します。 また、受信準備を行います。 •オーバランエラー割り込み 受信禁止状態にします。 •受信データレジスタフル割り込み SS0RDRレジスタに格納された受信データを読み出します。 最後のデータを受信した場合は、受信禁止、受信割り込み禁止を設定します。 また、送信準備を行います。		

5. フローチャート

5.1 マスタ送受信プログラム

5.1.1 メイン関数

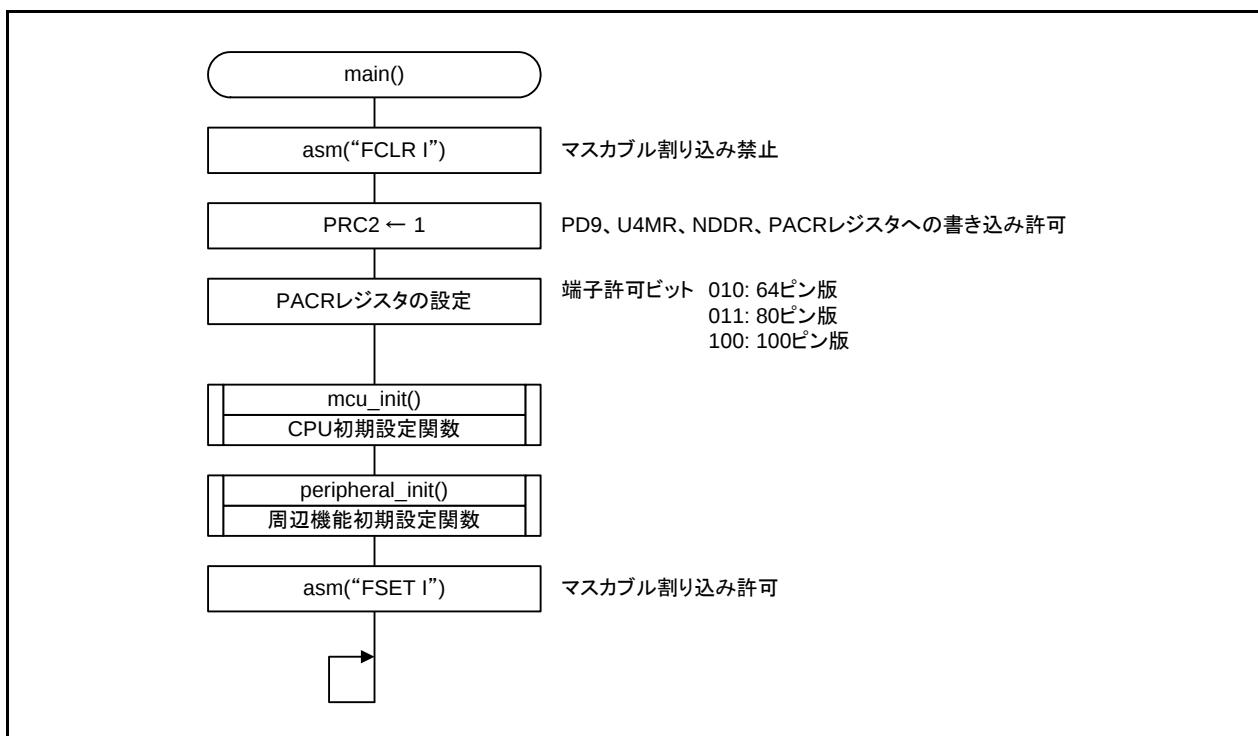


図 5.1 メイン関数

5.1.2 周辺機能初期設定関数

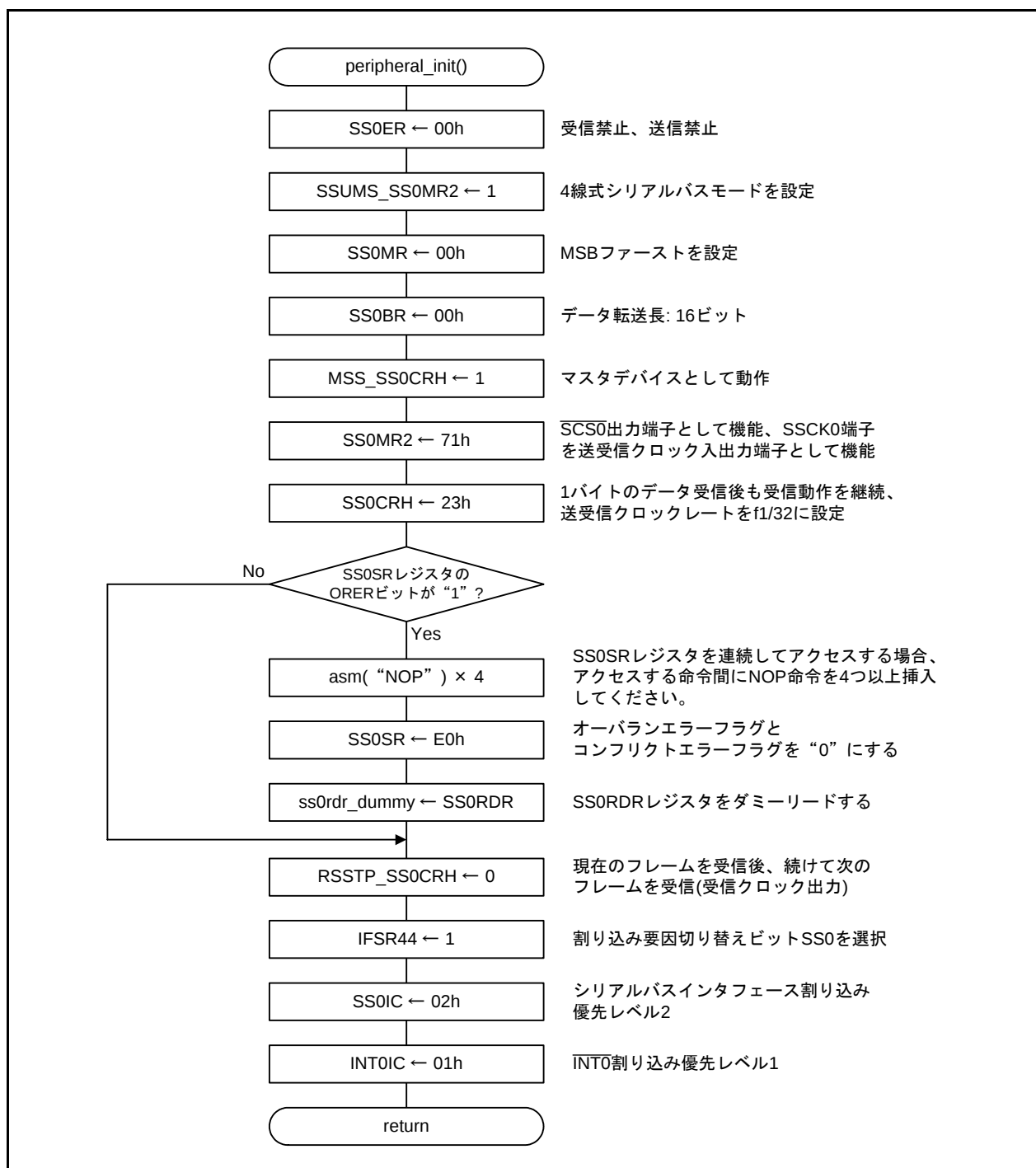


図 5.2 周辺機能初期設定関数

5.1.3 INT0 割り込み処理関数

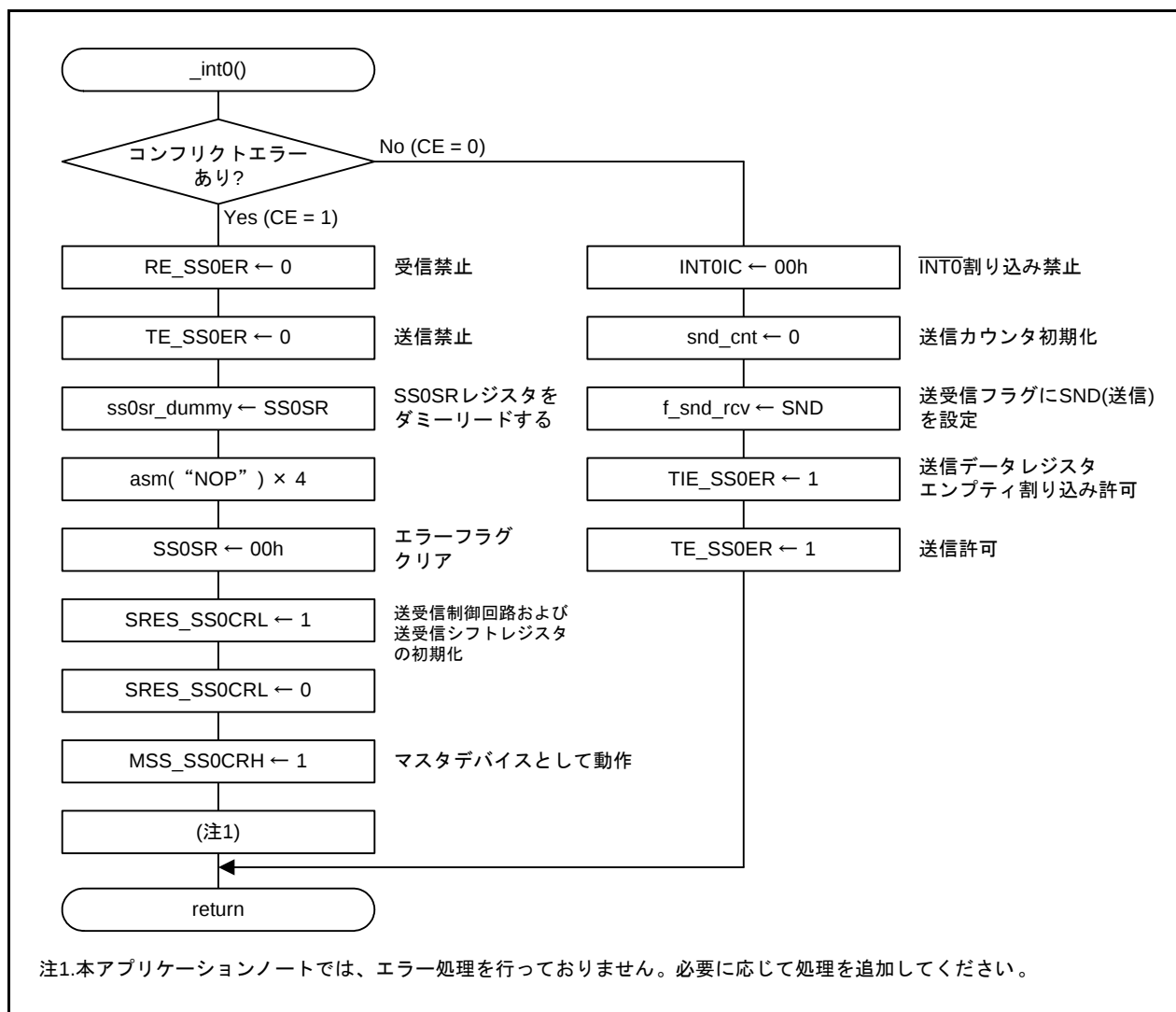


図 5.3 INT0 割り込み処理関数

5.1.4 シリアルバスインタフェース割り込み処理関数

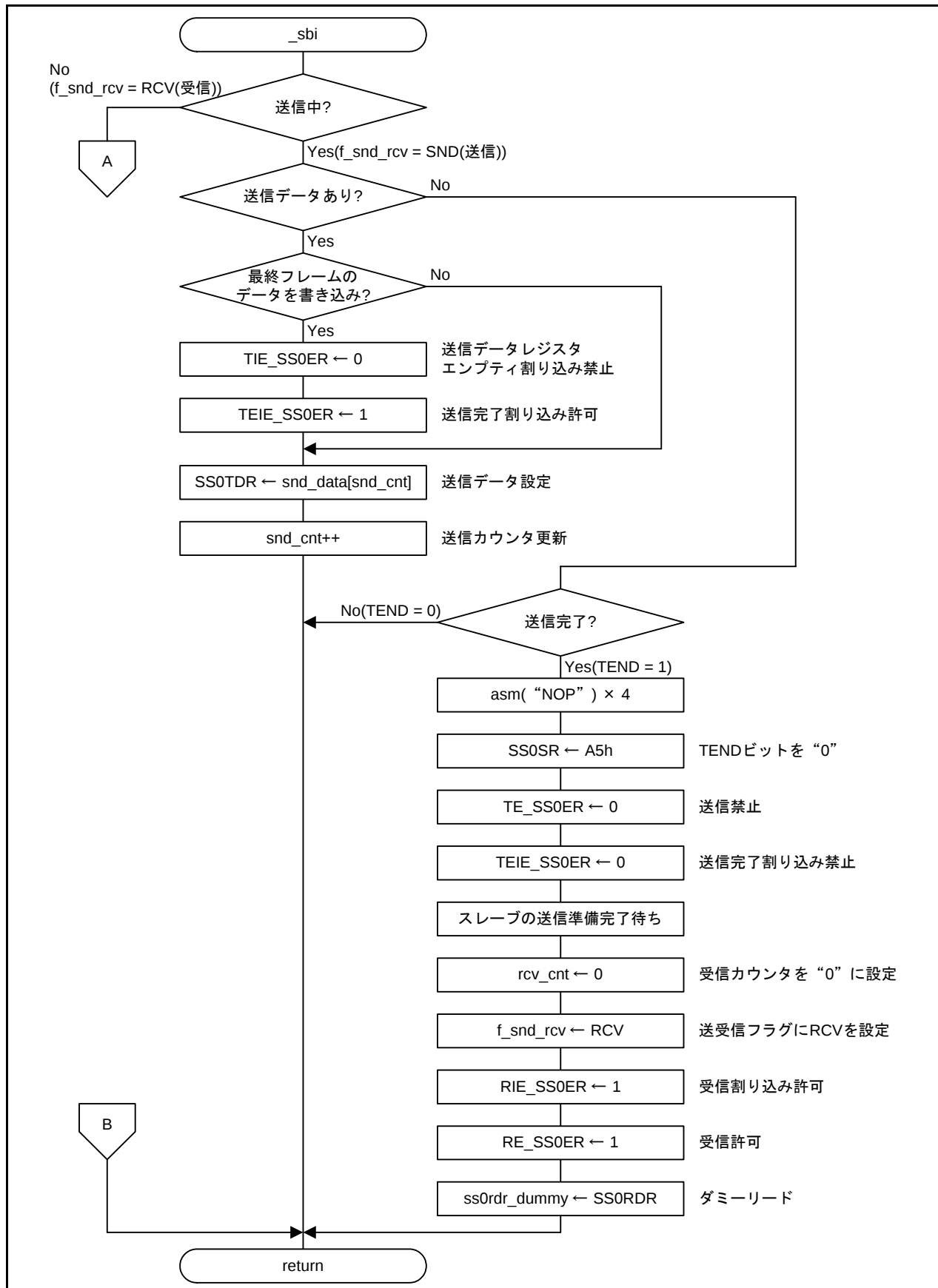


図 5.4 シリアルバスインタフェース割り込み処理関数(1)

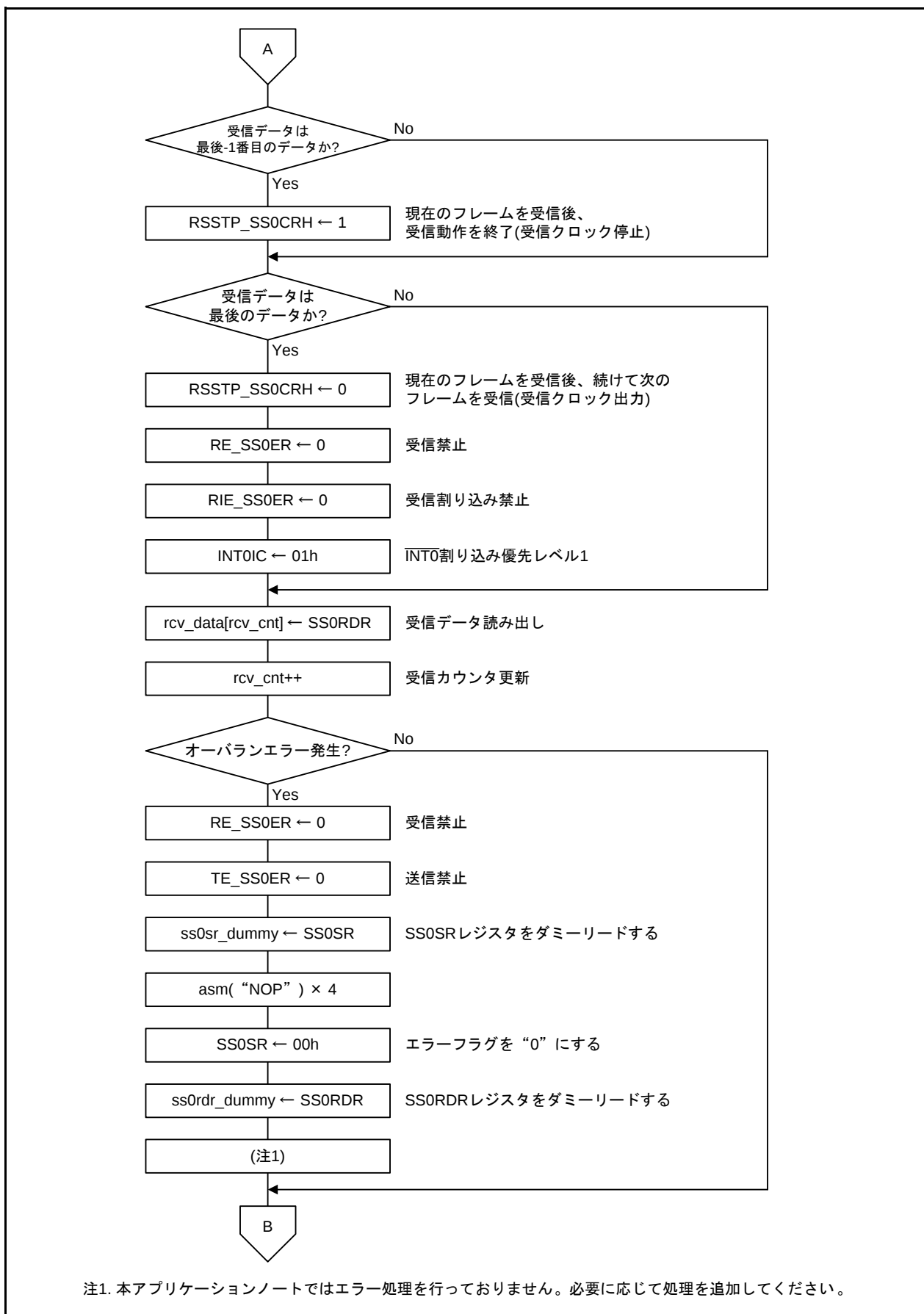


図 5.5 シリアルバスインタフェース割り込み処理関数(2)

5.2 スレーブ送受信プログラム

5.2.1 メイン関数

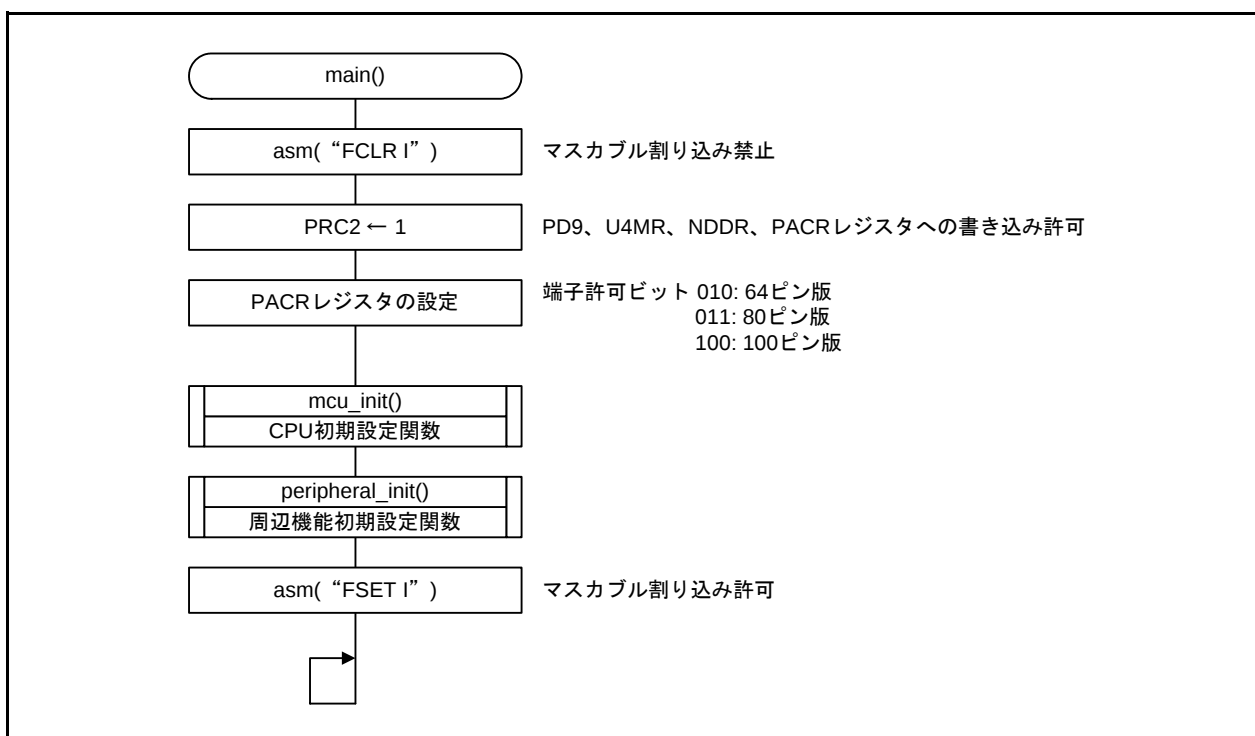


図 5.6 メイン関数

5.2.2 周辺機能初期設定関数

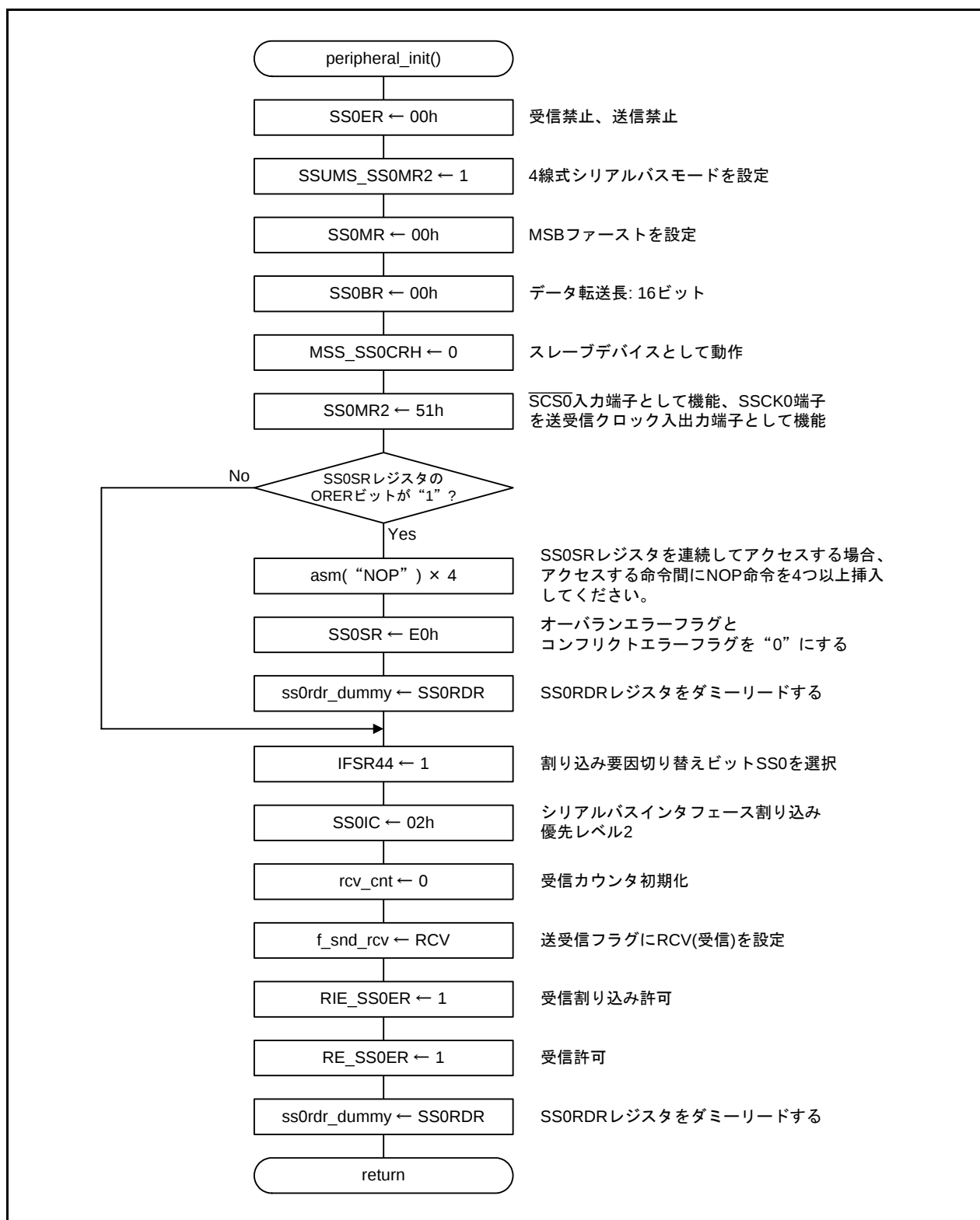


図 5.7 周辺機能初期設定関数

5.2.3 シリアルバスインタフェース割り込み処理関数

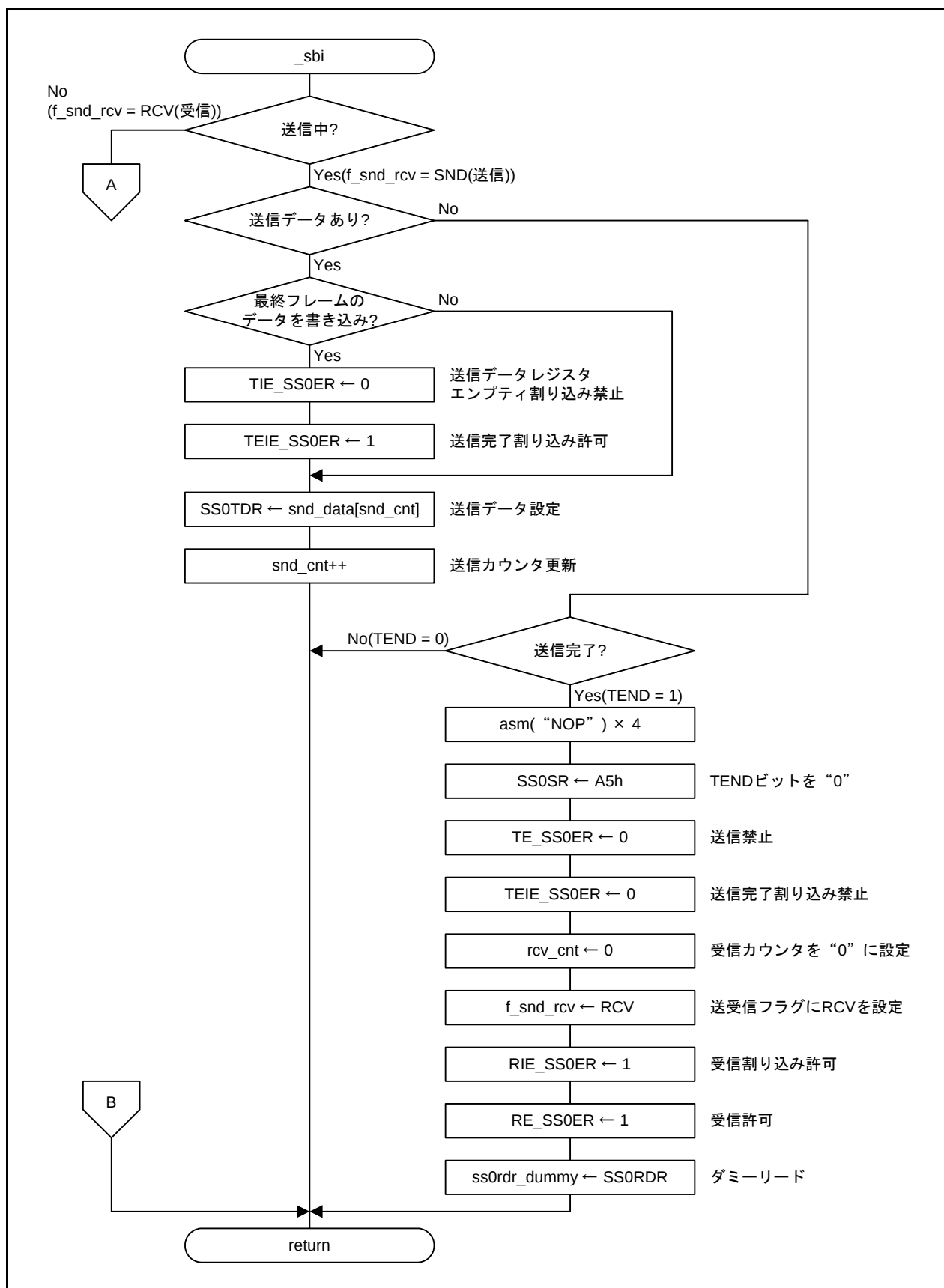


図 5.8 シリアルバスインタフェース割り込み処理関数(1)

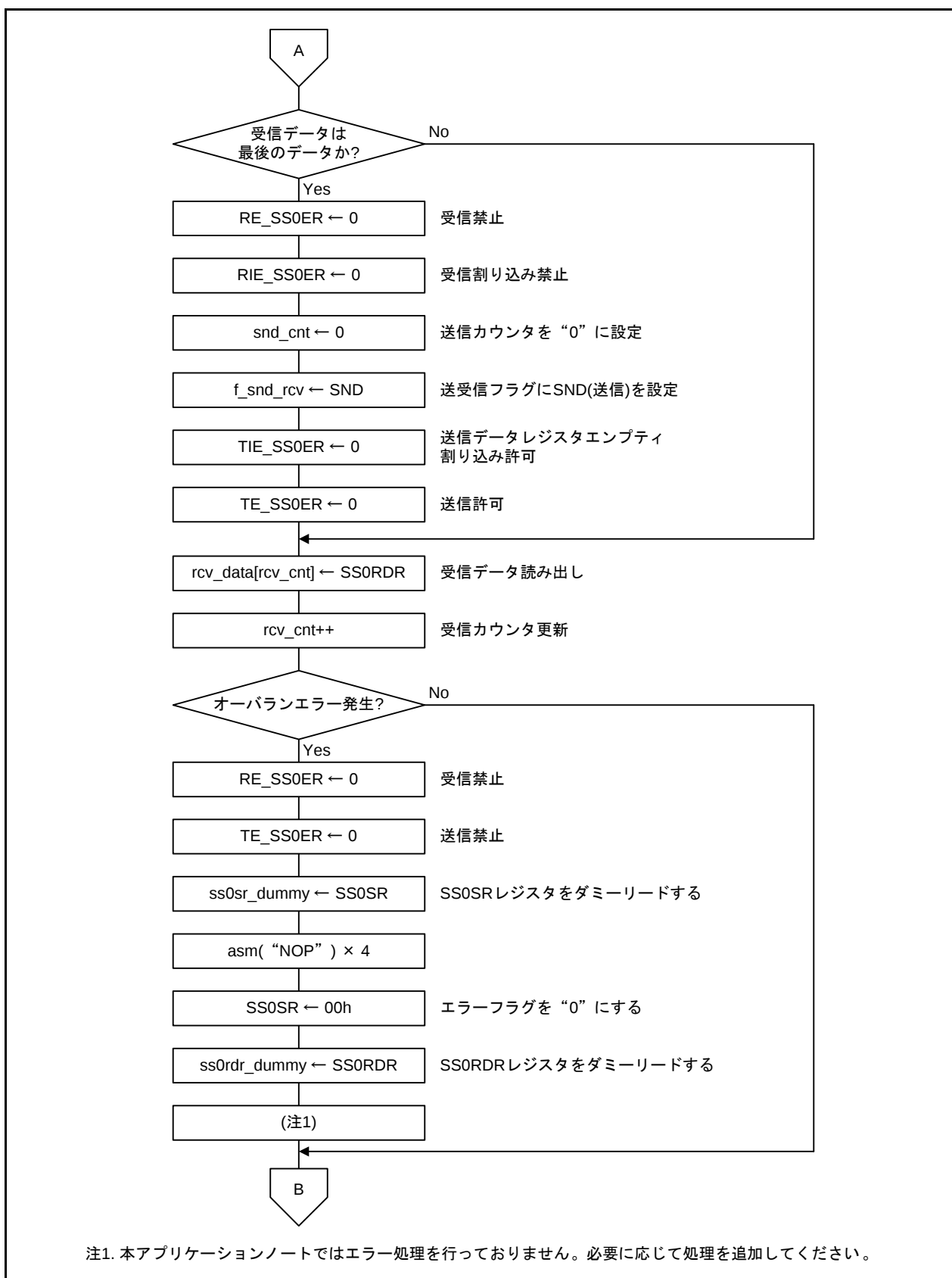


図 5.9 シリアルバスインタフェース割り込み処理関数(2)

6. サンプルコード

サンプルコードは、ルネサス エレクトロニクスホームページから入手してください。

7. 参考ドキュメント

M16C/5M,57グループ ユーザーズマニュアル ハードウェア編 Rev.1.01

(最新版をルネサス エレクトロニクスホームページから入手してください。)

テクニカルアップデート/テクニカルニュース

(最新の情報をルネサス エレクトロニクスホームページから入手してください。)

Cコンパイラマニュアル

M16Cシリーズ,R8Cファミリ用Cコンパイラパッケージ V.5.45

Cコンパイラユーザーズマニュアル Rev.2.00

(最新版をルネサス エレクトロニクスホームページから入手してください。)

ホームページとサポート窓口

ルネサス エレクトロニクスホームページ

<http://japan.renesas.com/>

お問合せ先

<http://japan.renesas.com/inquiry>

改訂記録	M16C/5M,57グループ シリアルバスインタフェースを使用した送受信 4線式シリアルバスモード(標準モード)
------	--

Rev.	発行日	改訂内容	
		ページ	ポイント
1.00	2010.12.28	－	初版発行
1.01	2011.10.31	－	アプリケーションノートタイトル変更
		3	3.2 誤記「SSCK」→「SSCK0」
		4	誤記「MBS」→「MSB」
		5	(8) 変更「最終～設定します。」→「TIEビット～書き込みます。」
		8	図3.5 誤記「SSI0端子」→「SSO0端子」
		10	図3.6 誤記「SSO0端子」→「SSI0端子」
		11	表3.2 使用メモリサイズを変更
		15,20	図5.1、図5.6 処理順変更「asm(“FCLR I”)」
		16,21	図5.2、図5.7 「SS0SR←E1h」→「SS0SR←E0h」、 処理追加「SS0RDRレジスタをダミーリード」
		17	図5.3 処理追加「MSS_SS0CRH←1」
		17~23	図5.3~図5.9 「SND」→「SND(送信)」、「RCV」→「RCV(受信)」
		18,22	図5.4、図5.8 誤記「SS0SR←A3h」→「SS0SR←A5h」

すべての商標および登録商標は、それぞれの所有者に帰属します。

製品ご使用上の注意事項

ここでは、マイコン製品全体に適用する「使用上の注意事項」について説明します。個別の使用上の注意事項については、本文を参照してください。なお、本マニュアルの本文と異なる記載がある場合は、本文の記載が優先するものとします。

1. 未使用端子の処理

【注意】未使用端子は、本文の「未使用端子の処理」に従って処理してください。

CMOS 製品の入力端子のインピーダンスは、一般に、ハイインピーダンスとなっています。未使用端子を開放状態で動作させると、誘導現象により、LSI 周辺のノイズが印加され、LSI 内部で貫通電流が流れたり、入力信号と認識されて誤動作を起こす恐れがあります。未使用端子は、本文「未使用端子の処理」で説明する指示に従い処理してください。

2. 電源投入時の処置

【注意】電源投入時は、製品の状態は不定です。

電源投入時には、LSI の内部回路の状態は不確定であり、レジスタの設定や各端子の状態は不定です。

外部リセット端子でリセットする製品の場合、電源投入からリセットが有効になるまでの期間、端子の状態は保証できません。

同様に、内蔵パワーオンリセット機能を使用してリセットする製品の場合、電源投入からリセットのかかる一定電圧に達するまでの期間、端子の状態は保証できません。

3. リザーブアドレス（予約領域）のアクセス禁止

【注意】リザーブアドレス（予約領域）のアクセスを禁止します。

アドレス領域には、将来の機能拡張用に割り付けられているリザーブアドレス（予約領域）があります。これらのアドレスをアクセスしたときの動作については、保証できませんので、アクセスしないようにしてください。

4. クロックについて

【注意】リセット時は、クロックが安定した後、リセットを解除してください。

プログラム実行中のクロック切り替え時は、切り替え先クロックが安定した後に切り替えてください。

リセット時、外部発振子（または外部発振回路）を用いたクロックで動作を開始するシステムでは、クロックが十分安定した後、リセットを解除してください。また、プログラムの途中で外部発振子（または外部発振回路）を用いたクロックに切り替える場合は、切り替え先のクロックが十分安定してから切り替えてください。

5. 製品間の相違について

【注意】型名の異なる製品に変更する場合は、製品型名ごとにシステム評価試験を実施してください。

同じグループのマイコンでも型名が違うと、内部 ROM、レイアウトパターンの相違などにより、電氣的特性の範囲で、特性値、動作マージン、ノイズ耐量、ノイズ輻射量などが異なる場合があります。型名が違う製品に変更する場合は、個々の製品ごとにシステム評価試験を実施してください。

ご注意書き

1. 本資料に記載されている内容は本資料発行時点のものであり、予告なく変更することがあります。当社製品のご購入およびご使用にあたりましては、事前に当社営業窓口で最新の情報をご確認いただきますとともに、当社ホームページなどを通じて公開される情報に常にご注意ください。
2. 本資料に記載された当社製品および技術情報の使用に関連し発生した第三者の特許権、著作権その他の知的財産権の侵害等に関し、当社は、一切その責任を負いません。当社は、本資料に基づき当社または第三者の特許権、著作権その他の知的財産権を何ら許諾するものではありません。
3. 当社製品を改造、改変、複製等しないでください。
4. 本資料に記載された回路、ソフトウェアおよびこれらに関連する情報は、半導体製品の動作例、応用例を説明するものです。お客様の機器の設計において、回路、ソフトウェアおよびこれらに関連する情報を使用する場合には、お客様の責任において行ってください。これらの使用に起因しお客様または第三者に生じた損害に関し、当社は、一切その責任を負いません。
5. 輸出に際しては、「外国為替及び外国貿易法」その他輸出関連法令を遵守し、かかる法令の定めるところにより必要な手続を行ってください。本資料に記載されている当社製品および技術を大量破壊兵器の開発等の目的、軍事利用の目的その他軍事用途の目的で使用しないでください。また、当社製品および技術を国内外の法令および規則により製造・使用・販売を禁止されている機器に使用することができません。
6. 本資料に記載されている情報は、正確を期すため慎重に作成したのですが、誤りがないことを保証するものではありません。万一、本資料に記載されている情報の誤りに起因する損害がお客様に生じた場合においても、当社は、一切その責任を負いません。
7. 当社は、当社製品の品質水準を「標準水準」、「高品質水準」および「特定水準」に分類しております。また、各品質水準は、以下に示す用途に製品が使われることを意図しておりますので、当社製品の品質水準をご確認ください。お客様は、当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途に当社製品を使用することができません。また、お客様は、当社の文書による事前の承諾を得ることなく、意図されていない用途に当社製品を使用することができません。当社の文書による事前の承諾を得ることなく、「特定水準」に分類された用途または意図されていない用途に当社製品を使用したことによりお客様または第三者に生じた損害等に関し、当社は、一切その責任を負いません。なお、当社製品のデータ・シート、データ・ブック等の資料で特に品質水準の表示がない場合は、標準水準製品であることを表します。
標準水準： コンピュータ、OA機器、通信機器、計測機器、AV機器、家電、工作機械、パーソナル機器、産業用ロボット
高品質水準： 輸送機器（自動車、電車、船舶等）、交通用信号機器、防災・防犯装置、各種安全装置、生命維持を目的として設計されていない医療機器（厚生労働省定義の管理医療機器に相当）
特定水準： 航空機器、航空宇宙機器、海中継機器、原子力制御システム、生命維持のための医療機器（生命維持装置、人体に埋め込み使用するもの、治療行為（患部切り出し等）を行うもの、その他直接人命に影響を与えるもの）（厚生労働省定義の高度管理医療機器に相当）またはシステム等
8. 本資料に記載された当社製品のご使用につき、特に、最大定格、動作電源電圧範囲、放熱特性、実装条件その他諸条件につきましては、当社保証範囲内でご使用ください。当社保証範囲を超えて当社製品をご使用された場合の故障および事故につきましては、当社は、一切その責任を負いません。
9. 当社は、当社製品の品質および信頼性の向上に努めておりますが、半導体製品はある確率で故障が発生したり、使用条件によっては誤動作したりする場合があります。また、当社製品は耐放射線設計については行っておりません。当社製品の故障または誤動作が生じた場合も、人身事故、火災事故、社会的損害などを生じさせないようお客様の責任において冗長設計、延焼対策設計、誤動作防止設計等の安全設計およびエージング処理等、機器またはシステムとしての出荷保証をお願いいたします。特に、マイコンソフトウェアは、単独での検証は困難なため、お客様が製造された最終の機器・システムとしての安全検証をお願いいたします。
10. 当社製品の環境適合性等、詳細につきましては製品個別に必ず当社営業窓口までお問合せください。ご使用に際しては、特定の物質の含有・使用を規制するRoHS指令等、適用される環境関連法令を十分調査のうえ、かかる法令に適合するようご使用ください。お客様がかかる法令を遵守しないことにより生じた損害に関し、当社は、一切その責任を負いません。
11. 本資料の全部または一部を当社の文書による事前の承諾を得ることなく転載または複製することを固くお断りいたします。
12. 本資料に関する詳細についてのお問い合わせその他お気付きの点等がございましたら当社営業窓口までご照会ください。

注1. 本資料において使用されている「当社」とは、ルネサス エレクトロニクス株式会社およびルネサス エレクトロニクス株式会社とその総株主の議決権の過半数を直接または間接に保有する会社をいいます。

注2. 本資料において使用されている「当社製品」とは、注1において定義された当社の開発、製造製品をいいます。



ルネサス エレクトロニクス株式会社

■営業お問合せ窓口

<http://www.renesas.com>

※営業お問合せ窓口の住所・電話番号は変更することがあります。最新情報につきましては、弊社ホームページをご覧ください。

ルネサス エレクトロニクス販売株式会社 〒100-0004 千代田区大手町2-6-2（日本ビル）

(03)5201-5307

■技術的なお問合せおよび資料のご請求は下記へどうぞ。
総合お問合せ窓口：<http://japan.renesas.com/inquiry>