NewsReleaseNewsReleaseNewsRelease

2018 年 2 月 28 日

■R-Car V3H の主な仕様

Arm® Cortex®-A53 (1000MHz) CPU×4

ロックステップ方式採用による Arm Cortex-R7 (800MHz) CPU×2

32 ビットの LPDDR4-3200 向けメモリ・コントローラ

画像認識エンジン (IMP-X5-V3H)

信号処理プロセッサ (ISP)

ローレーテンシ・ビデオ・エンコーダ

ビデオ出力（4レーン×LVDS 1 チャネル、デジタルディスプレイ 1 チャネル）

ビデオ入力（4レーン×MIPI-CSI2 2 チャネル、 デジタル 2 チャネル）

CAN-FD interface 2 チャネル

Ethernet AVB interface 1 チャネル

FlexRay interface 2 チャネル

PCI Express interface 1 チャネル

＊Arm および Cortex は、Arm Limited（またはその子会社）の EU またはその他の国における登録商標です。その他、本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。