

2016年10月6日

■「R-Car W1R」の主な仕様

製品名(型名)	R-Car W1R (uPD35901)
準拠規格	ARIB STD-T109 (Rev.1.2) PHY/MAC protocol
周波数帯域	760MHz
電源電圧	3.3V (IO)、1.2V(Core)
CPU コア	32bit (動作周波数 160MHz)
内蔵メモリ	RAM/128kBytes, ROM/32kBytes
ホストインタフェース	SDIO
メモリインタフェース	I2C
パッケージ	176pin Plastic FBGA 10mm x 10mm /0.65 ball pitch
動作温度	Ta=-40 to +85°C (JEDEC JESD 51-9), Tj = -40 to +125 °C

■「R-Car W2H」の主な仕様

製品名(型名)	R-Car W2H (R8A77460)	
電源電圧	1.8 V: (SD and JTAG), 1.2 V: (Core), 1.5 V: (DDR3-I/O SSTL), 2.5V : (PCI-express) ,3.3 V: (Others)	
CPU コア	ARM®Cortex®-A7 Dual	SH-4AL
キャッシュメモリ	L1 命令キャッシュ: 32K バイト L1 データキャッシュ: 32K バイト L2 キャッシュ: 512K バイト	L1 命令キャッシュ: 32K バイト L1 データキャッシュ: 32K バイト
外部メモリ	・DDR 専用バスに DDR3-SDRAM を接続可能 ・データバス幅: 32 ビット	
ストレージ インタフェース	・SD card host インタフェース ・USB2.0 host/function インタフェース	
外部通信インタフェース	・PCI Express インタフェース ・コントローラエリアネットワーク(CAN)インタフェース	
V2X セキュリティ機能	ハイスピード ECDSA エンジン NIST P-256~512, Brainpool をサポート NIST / Brainpool の Dynamic switch 機能 AES 128~256 サポート RSA, ハッシュ関数, TRNG	
パッケージ	501pin FC-BGA 21mm x 21mm /0.80 ball pitch	
動作温度	Ta=-40 to +85°C (JEDEC JESD 51-9), Tc = -40 to +115 °C	

* 本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以上