

2016 年 10 月 5 日

■「RL78/L1A グループ」の主な仕様

グループ名		RL78/L1A グループ	
		80 ピン LQFP 0.5mm ピッチ	100 ピン LQFP 0.5mm ピッチ
フラッシュ ROM (KB)		48-96	64-128
RAM (KB)		5.5	5.5
Data Flash (KB)		8	8
I/O ポート		59	79
CPU		RL78 CPU コア	
メイン・システム・クロック	高速システム・クロック	1~20MHz : Vdd=2.7~3.6V 1~8MHz : Vdd=1.8~2.7V	
	高速オンチップ・オシレータ・クロック	HS(高速メイン)動作モード : 1~24MHz (Vdd=2.7~3.6V) HS(高速メイン)動作モード : 1~16MHz (Vdd=2.4~3.6V) LS(低速メイン)動作モード : 1~8MHz (Vdd=1.8~3.6V)	
サブシステム・クロック		32.768kHz : Vdd=1.8~3.6V	
低速オンチップ・オシレータ・クロック		15kHz(TYP) : Vdd=1.8V~3.6V	
タイマ	16ビット・タイマ TAU	8 チャンネル(タイマ出力 8 本、PWM 出力 7 本 ^{注1})	
	8/16ビット・インターバル・タイマ	2 チャンネル(8 ビット)/1 チャンネル(16 ビット)	
	ウォッチドッグ・タイマ	1 チャンネル	
	12ビット・インターバル・タイマ	1 チャンネル	
	リアルタイム・クロック 2	1 チャンネル	
	RTC 出力	1 本 1Hz(サブシステム・クロック : f _{SUB} = 32.768kHz)	
クロック出力/ブザー出力		2 本	
12ビット分解能 A/D コンバータ		10 チャンネル	14 チャンネル
12ビット分解能 D/A コンバータ		2 チャンネル	
ボルテージリファレンス		2.5V / 2.048V / 1.8V / 1.5V	
オペアンプ	合計	3 チャンネル	
	うちアナログスイッチ内蔵	2 チャンネル (各 2 入出力)	2 チャンネル (各 4 入出力)
コンパレータ		1 チャンネル	
シリアル・インタフェース		CSI(SPI 対応):1 チャンネル/UART:1 チャンネル/簡易 I ² C:1 チャンネル	

		CSI:1 チャンネル/UART:1 チャンネル/簡易 I ² C:1 チャンネル CSI:1 チャンネル/UART:1 チャンネル/簡易 I ² C:1 チャンネル CSI:1 チャンネル/UART:1 チャンネル/簡易 I ² C:1 チャンネル	
I ² C バス		1 チャンネル	
LCD コントローラ/ドライバ		内部昇圧/容量分割/外部抵抗分割の選択が可能	
	セグメント信号出力	32(28)本 ^{注2}	45(41)本 ^{注2}
	コモン信号出力	4(8)本 ^{注2}	
データトランスファコントローラ(DTC)		30 要因	
イベントリンクコントローラ(ELC)		イベント: 22、イベントトリガ出力:8	
ベクタ要因割り込み	内部	31	
	外部	9	
キー割り込み		8	
パワーオン・リセット回路		パワーオン・リセット: 1.51±0.04V パワーダウン・リセット: 1.50±0.04V	
電圧検出回路		立上り: 1.88V～3.13V(10 段階) 立下り: 1.84V～3.06V(10 段階)	
オンチップ・デバッグ機能		あり	
電源電圧		V _{DD} = 1.8V～3.6V	
動作周囲温度		T _A = -40～+85℃	

(注1) マスタの数と使用チャンネルの設定によって、出力数は変わります。

(注2) ()内は 8com 使用時の信号出力本数です。

※本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。

以 上