

2014年10月22日

## 主な仕様

製品名(型名)	R-Car E2 (R8A7794)	
電源電圧	3.3/1.8V (IO), 1.5/1.35V (DDR3), 1.0V (Core)	
CPU コア	ARM® Cortex™-A7 Dual	SH-4A
キャッシュメモリ	L1 命令キャッシュ: 32K バイト L1 データキャッシュ: 32K バイト L2 キャッシュ: 512K バイト	L1 命令キャッシュ: 32K バイト L1 データキャッシュ: 32K バイト
外部メモリ	<ul style="list-style-type: none"> <li>•DDR 専用バスに DDR3-SDRAM を接続可能</li> <li>•データバス幅:32ビット</li> </ul>	
外部拡張	<ul style="list-style-type: none"> <li>•FLASH ROM や SRAM を直結可能</li> <li>•データバス幅:8/16ビット</li> </ul>	
グラフィクス	PowerVR™SGX540	
ビデオ機能	ビデオ表示インタフェース x 2 チャンネル(RGB888)	
	ビデオ入力インタフェース x 2 チャンネル	
	ビデオ codec モジュール VCP3 (H.264/AVC、MPEG-2/4、VC-1 等)	
	IP 変換モジュール	
	TS インタフェース x 1 チャンネル	
	ビデオ画像処理機能 (色変換、画像拡大・縮小、フィルタ処理)	
	歪み補正モジュール x 1 チャンネル	
オーディオ機能	オーディオ DSP	
	サンプリングレート変換 x 6 チャンネル	
	シリアルサウンドインタフェース x 10 チャンネル	
	MOST DTCP 暗号対応	
ストレージ インタフェース	USB 2.0 ホストインタフェース x 2 ポート(wPHY)	
	SD ホストインタフェース x 3 チャンネル(SDXC 対応、UHS-I 対応)	

製品名(型名)	R-Car E2 (R8A7794)
	マルチメディアカードインタフェース x 1 チャンネル
車載インタフェース	メディアローカルバス(MLB)インタフェース x 1 チャンネル
	コントローラエリアネットワーク(CAN)インタフェース x 2 チャンネル
	IEBus バスインタフェース
暗号処理部	暗号処理エンジン(AES、DES、ハッシュ関数、RSA)
	SecureRAM
その他周辺機能	LBSC 内蔵 DMAC:3 チャンネル/SYS-DMAC:30 チャンネル/ Audio-DMAC:13 チャンネル/Audio(周辺)-DMAC:29 チャンネル
	32bit タイマ x 12 チャンネル
	PWM タイマ x 7 チャンネル
	I2C バスインタフェース x 8 チャンネル
	シリアルコミュニケーションインタフェース(SCIF) x 18 チャンネル
	クワッド・シリアルペリフェラルインタフェース(QSPI) x 1 チャンネル(ブート対応)
	クロック同期シリアルインタフェース(MSIOF) x 3 チャンネル(SPI/IIS サポート)
	Ethernet コントローラ AVB 対応(IEEE802.1BA、802.1AS、802.1Qav および IEEE1722 対応、GMII/MII インタフェース、PHY デバイスと接続可能)
	Ethernet コントローラ(IEEE802.3u に準拠した MAC 内蔵、RMII インタフェース、PHY デバイスと接続可能)
	割り込みコントローラ(INTC)
	クロック発振器(CPG): PLL 内蔵
オンチップデバッグ機能	
パッケージ	501 ピン FCBGA (21mm x 21mm)

以上

\* ARM は ARM Limited の登録商標です。Cortex™-A7 および Cortex™-A15 は ARM Limited の登録商標です。本リリース中の製品名やサービス名は全てそれぞれの所有者に属する商標または登録商標です。